



جمهوری اسلامی ایران

وزارت علوم، تحقیقات و فناوری

# برنامه درسی

( بازنگری شده )

دوره: کارشناسی

رشته: مهندسی کامپیوتر



گروه فنی و مهندسی

کمیته مهندسی کامپیوتر

مصوبه جلسه هشتصد و هشتمین شورای برنامه‌ریزی آموزش عالی

وزارت علوم، تحقیقات و فناوری مورخ ۹۲/۲/۸

بسم الله الرحمن الرحيم

برنامه درسی مقطع کارشناسی رشته مهندسی کامپیوتر

گروه: فنی و مهندسی

کمیته تخصصی: مهندسی کامپیوتر

رشته: مهندسی کامپیوتر

گرایش: معماری سیستم های کامپیوتری، نرم افزار، رایانش امن و فناوری اطلاعات

مقطع: کارشناسی

کد رشته:

شورای برنامه ریزی آموزش عالی، در هشتصد و بیست و هشتمین جلسه مورخ ۹۲/۲/۸، برنامه درسی بازنگری شده مقطع کارشناسی رشته مهندسی کامپیوتر با ۴ گرایش معماری سیستم های کامپیوتری، نرم افزار، رایانش امن و فناوری اطلاعات را به شرح زیر تصویب کرد:

**ماده ۱:** برنامه درسی بازنگری شده مقطع کارشناسی رشته مهندسی کامپیوتر با ۴ گرایش معماری سیستم های کامپیوتری، نرم افزار، رایانش امن و فناوری اطلاعات از تاریخ تصویب برای کلیه دانشگاهها و مؤسسات آموزش عالی کشور که مشخصات زیر را دارند، لازم الاجراء است:

**الف)** دانشگاهها و مؤسسات آموزش عالی که زیر نظر وزارت علوم، تحقیقات و فناوری اداره می شوند.

**ب)** مؤسساتی که با اجازه رسمی وزارت علوم، تحقیقات و فناوری و بر اساس قوانین تأسیس می شوند و تابع مصوبات شورای گسترش آموزش عالی هستند.

**ماده ۲:** این برنامه بازنگری شده از تاریخ ۱۳۹۲/۲/۸ جایگزین برنامه درسی مقطع کارشناسی رشته مهندسی کامپیوتر گرایشهای سخت افزار و نرم افزار مصوب سیصد و شصت و پنجمین جلسه شورای برنامه ریزی آموزش عالی مورخ ۱۳۷۷/۸/۲۴ و کارشناسی مهندسی فناوری اطلاعات و مهندسی رباتیک مصوب سیصد و سی و هشتمین جلسه (فوق العاده) شورای سرپرستان مورخ ۱۳۸۱/۲/۲۹ که در ادامه جلسه ۴۱۴ شورای برنامه ریزی آموزش عالی است می باشد و برای دانشجویانی که از این تاریخ به بعد وارد دانشگاه می شوند لازم الاجراء است.

**ماده ۳:** برنامه درسی بازنگری شده مقطع کارشناسی رشته مهندسی کامپیوتر با ۴ گرایش معماری سیستم های کامپیوتری، نرم افزار، رایانش امن و فناوری اطلاعات در سه فصل: مشخصات کلی، جداول دروس و سرفصل دروس برای اجراء به دانشگاهها و مؤسسات آموزش عالی ابلاغ می شود. رأی صادره هشتصد و بیست و هشتمین جلسه شورای برنامه ریزی آموزش عالی مورخ ۹۲/۲/۸ درخصوص برنامه درسی بازنگری شده مقطع کارشناسی رشته مهندسی کامپیوتر با ۴ گرایش معماری سیستم های کامپیوتری، نرم افزار، رایانش امن و فناوری اطلاعات:

۱. برنامه درسی بازنگری شده مقطع کارشناسی رشته مهندسی کامپیوتر با ۴ گرایش معماری سیستم های کامپیوتری، نرم افزار، رایانش امن و فناوری اطلاعات که از سوی کمیته تخصصی مهندسی کامپیوتر پیشنهاد شده بود، با اکثریت آراء به تصویب رسید.
۲. این برنامه از تاریخ تصویب به مدت پنج سال قابل اجراء است و پس از آن نیازمند بازنگری است.



حسین نادری منش  
نایب رئیس شورای برنامه ریزی آموزش عالی

سعید قدیمی  
دبیر شورای برنامه ریزی آموزش عالی

# فصل اول



## مشخصات کلی

### دوره کارشناسی مهندسی کامپیوتر

مقدمه

#### ۱. تعریف و اهداف

هدف از طراحی این دوره آموزشی تربیت انسانی است خود اتکا، خودباور، مسلط به فناوری، معتقد به اینکه ماشین باید در خدمت و به فرمان انسانیت و ارزش‌های اسلامی-انسانی جامعه باشد؛ دارای غرور و خود باوری ملی؛ خود را هم‌سطح جوامع دیگر و با تلاش برای کسب ارزش‌های والای اخلاقی و اسلامی دارای قابلیت پیشتازی و هدایت‌گری می‌داند؛ معتقد به همکاری بین‌المللی است و نه بردگی، تابعیت و دنبال روی؛ معتقد و به دنبال رویه فنی اجرای بدیع و نوآورانه مأموریت‌های محوله؛ نوآور و پیشتاز در عرصه اقتصادی؛ معتقد به کسب اقتدار و قدرت و ثروت با تلاش و شایستگی و برتری اخلاقی-کاری-علمی؛ پیشتاز و الهام‌بخش و متعامل با دنیای اطراف برای کسب و پخش خیر کثیر، علم و نیکی می‌باشد. دستیابی به این مهم از طریق تربیت مهندسیین توانمند و آشنا و بلکه مسلط به اصول و پایه‌های علمی صورت می‌گیرد که با زمینه‌های کاربردی و مهندسی آشنایی نظری و تئوری لازم را با ترکیب متناسب نظر و عمل یافته‌اند.

با توجه به سرعت بالای تحولات علمی و توسعه فناوری در عرصه‌های مرتبط با مهندسی کامپیوتر و تاثیر مستقیم آن در همه رشته‌های علمی دیگر و در زندگی انسان امروز، این ضرورت احساس می‌شود که به روز شدن شکل و قالب دوره و تجدید نظر در دروسها و محتوای آنها صورت پذیرد تا بدینوسیله هم رشته مهندسی کامپیوتر و هم تمامی رشته‌ها و عرصه‌های کاری صنعتی و خدماتی در کشور از این تحولات سریع به صورت نهادینه و نظام مند بهره مند گردند. در این بازنگری ضمن مراجعه و ارزیابی مقایسه ای برنامه‌های دانشگاه‌های معتبر دنیا از نظرات و مشورتهای بیش از صد نفر از اساتید متخصص زمینه‌های گوناگون مهندسی کامپیوتر و صاحب‌نظران صنعتی در کشور به صورت مستقیم بهره گرفته شده است و در عین حال این عزیزان همکار با سایر متخصصان و اساتید دانشگاه‌های سرتاسر ایران مشورت و نظرخواهی نموده‌اند. در تدوین این برنامه ضمن حرکت پایابای با

تحولات روز دنیا، جنبه های کاربردی و شکل گیری تفکر و نگاه نقادانه و مبتکرانه در میان دانش آموختگان و آماده سازی آنها برای راهبری بازارهای ملی با نگاه رقابت پذیری جهانی مد نظر قرار گرفته است.

در جریان آموزش های دوره دانشجویان با اصول و مبانی و کاربردهای مهندسی کامپیوتر و فناوری اطلاعات و با دانش و فناوری روز مرتبط با سیستم های کامپیوتری و سطح طراحی آنها آشنا می گردند و بر سطوح پیاده سازی، پشتیبانی و بهینه سازی سیستم های مهندسی کامپیوتری مورد نیاز جامعه مسلط می شوند و آمادگی برای انجام پژوهش و کسب قابلیت طراحی سیستم های جدید در دوره های تحصیلات تکمیلی را حاصل می کنند.

## ۲. طول دوره و شکل نظام

طول دوره و شکل نظام مطابق آیین نامه های مصوب وزارت علوم تحقیقات و فناوری می باشد. دوره کارشناسی مهندسی کامپیوتر دارای ۴ گرایش است. لازم است در طول دوره دانشجویان ۲۲ واحد دروسهای عمومی، ۲۰ واحد دروسهای پایه، ۵۹ واحد دروسهای اصلی رشته مهندسی کامپیوتر و ۳۱ واحد دروسهای تخصصی خود را در یکی از گرایش ها (و تمرکزهای مجاز تعریف شده در زیر) اختیار کنند و با اخذ ۸ واحد اختیاری مدرک کارشناسی مهندسی کامپیوتر که حداکثر با نام چهار گرایش همراه می گردد، به ایشان اعطا می شود. این گرایش ها عبارتند از:

- معماری سیستم های کامپیوتری (۱۹ واحد تخصصی بعلاوه ۱۲ واحد از یکی از پنج تمرکز تخصصی سیستم های مجتمع، شبکه های کامپیوتری، هوش مصنوعی، بازی های کامپیوتری و امنیت رایانه و ۸ واحد از فهرست دروسهای اختیاری با رعایت پیشنهاد)
- نرم افزار (۱۹ واحد تخصصی بعلاوه ۱۲ واحد از یکی از هفت تمرکز تخصصی سیستم های اطلاعاتی، الگوریتم و محاسبات، سیستم های نرم افزاری، امنیت رایانه، بازی های کامپیوتری، هوش مصنوعی و شبکه های کامپیوتری و ۸ واحد از فهرست دروسهای اختیاری با رعایت پیشنهاد)
- رایانش امن (۳۱ واحد تخصصی بعلاوه ۸ واحد از فهرست دروسهای اختیاری با رعایت پیشنهاد). این گرایش فعلا فقط در دانشگاه های بند ز ماده پنجاه قانون برنامه چهارم توسعه قابل عرضه است.
- فناوری اطلاعات (۳۱ واحد تخصصی بعلاوه ۸ واحد از فهرست دروسهای اختیاری با رعایت پیشنهاد)

دانشجویان گرایش های معماری سیستم های کامپیوتری و نرم افزار می توانند ضمن گذراندن ۱۹ واحد تخصصی یکی از بسته های تمرکز تخصصی اختیاری ۱۲ واحدی را، که با توجه به قابلیت های آموزشی، تخصص اساتید و اولویتهای بومی دانشکده محل تحصیل اجرای آن توسط دانشکده تصویب و عرضه می گردد را اخذ نمایند. دانشکده ها لازم است برای ارائه گرایش معماری سیستم های کامپیوتری و گرایش نرم افزار دوره مهندسی کامپیوتر حداقل یک تمرکز مجاز برای هر گرایش را عرضه نمایند و همچنین در صورت ارائه تمرکزهای متعدد مجاز هستند با توجه به امکانات خود برای ورود به هر تمرکز یک ظرفیت حداکثر تعیین نمایند. در برخی موارد ورود به یک هسته تمرکز ممکن است یک یا دو درس پیشنهاد لازم داشته باشد که لازم است از سهمیه باقیمانده دروسهای اختیاری توسط دانشجو اخذ گردد. ۸ واحد باقیمانده دروسهای اختیاری است که در میان آن ها اخذ دو واحد آزمایشگاه یا کارگاه با نظر دانشکده الزامی است. دروسهای اختیاری می توانند از جدول دروسهای اختیاری و از جمله از جدولهای دروسهای تخصصی سایر گرایش ها و تمرکزها با رعایت دروسهای پیشنهاد انتخاب گردند. بنا بر تشخیص دانشگاه محل پذیرش، دانشجویان ورودی دوره می توانند با گرایش های جداگانه از کنکور ورودی انتخاب شوند و یا با عنوان دوره کارشناسی مهندسی کامپیوتر وارد گردند و پس از طی دو سال با توجه به تمایل دانشجویان و اولویت معدل تحصیلی آنان و ظرفیت گرایشها در دانشکده تعیین گرایش گردند. بسته های تمرکز تخصصی ۱۲ واحدی همگام با تحولات علم و فناوری می توانند به صورت پیوسته با پیشنهاد یک



دانشگاه و تصویب کمیته برنامه‌ریزی مهندسی کامپیوتر اضافه یا حذف یا اصلاح کردند و چون عنوان بسته‌های تمرکز تخصصی در عنوان مدرک کارشناسی ذکر نمی‌شود امکان دارد که به صورت سریع‌تری همگام با تحولات روز بهینه و اصلاح گردند. پس با این تعبیر تعداد درسهای اختیاری برخی گرایش‌های دوره کارشناسی مهندسی کامپیوتر به ۲۰ واحد ارتقا یافته است. بسته‌های تمرکز تخصصی اختیاری عبارتند از:

**عناوین تمرکزهای تخصصی اختیاری:**

۱. سیستم‌های مجتمع
۲. شبکه‌های کامپیوتری
۳. هوش مصنوعی
۴. امنیت رایانه
۵. بازی‌های کامپیوتری
۶. سیستم‌های نرم‌افزاری
۷. الگوریتم و محاسبات
۸. سیستم‌های اطلاعاتی



### ۳. واحدهای درسی



۲۲ واحد	درسهای عمومی
۲۰ واحد	درسهای پایه
۵۹ واحد	درسهای اصلی
۱۹ واحد	درسهای تخصصی گرایش‌های معماری سیستم‌های کامپیوتری و نرم‌افزار
۱۲ واحد	درسهای تمرکزهای تخصصی اختیاری گرایش‌های معماری سیستم‌های کامپیوتری و نرم‌افزار
۳۱ واحد	درسهای تخصصی گرایش‌های فناوری اطلاعات و رایانش امن
۸ واحد	درسهای اختیاری
۱۴۰ واحد	جمع

\*در جدول بالا مجموع درس‌های تخصصی گرایش‌های معماری سیستم‌های کامپیوتری و نرم‌افزار به علاوه درس‌های تمرکزهای تخصصی این گرایش‌ها ۳۱ واحد است که معادل درس‌های تخصصی گرایش‌های فناوری اطلاعات و رایانش امن می‌باشد و در هر یک از چهار گرایش تعریف شده مجموع کل واحد‌ها ۱۴۰ واحد است.

### ۴. توانمندی‌ها و قابلیت‌های دانش‌آموختگان

#### ۴.۱. توانمندی‌ها

مهندس فارغ‌التحصیل رشته مهندسی کامپیوتر علاوه بر نگاه قوی تحلیلی و سیستمی و تسلط به مبانی علمی و فناوری روز دارای دید و تجربه عملی و تخصص کارگاهی و آزمایشگاهی و مهارت کاربردی برای زمینه‌های زیر است:

- آشنا و مسلط به اصول سیستمی، معماری، امنیتی سخت‌افزاری و نرم‌افزاری طراحی و بکارگیری سیستم‌های مهندسی کامپیوتری مدرن، مسلط در به‌کارگیری علمی یک زبان خارجی، آشنا با روش جستجو و بهره‌برداری از تازه‌ها و تحولات علم و فناوری، مسلط به دانش تحلیلی ریاضی و فیزیک مدرن و ریاضیات گسسته، مسلط به استفاده از زبان‌های برنامه‌نویسی و توصیف سخت‌افزار و سیستم دیجیتال، ساختارها و الگوریتم‌های ذخیره، بازیابی و به‌روزرسانی ساختمان‌های داده، اصول سیستم‌های هوشمند، اصول مدارها و سیستم‌های پردازش و ذخیره الکترونیکی، اصول طراحی، برنامه‌نویسی، امنیت و بکارگیری شبکه‌های مخابراتی و کامپیوتری، امنیت داده‌ها و اطلاعات، طراحی سیستم‌های نهفته بهنگام و طراحی سیستم‌های قابل اطمینان کامپیوتری.
- همچنین در ابعاد کاربردی قادر به طرح سیستم‌ها و انتخاب سخت‌افزار و نرم‌افزار و راه‌اندازی سرورهای کامپیوتری شبکه‌ای برای کاربردهای اداری، آموزشی، اقتصادی، مالی، بهداشتی و دفاعی، طراحی و راه‌اندازی سخت‌افزار و نرم‌افزارهای بردهای کامپیوتری برای کاربردهای خاص نظیر اتوماسیون صنعتی، رباتیک، کنترل تردد، کنترل فرآیندهای صنعتی، سیستم‌های تصویربرداری صنعتی و پزشکی و ذخیره، پردازش و انتقال امن داده‌ها، طراحی و راه‌اندازی شبکه‌های بایسیم و بی‌سیم امن و مطمئن برای تبادل داده‌های چند رسانه‌ای، طراح سخت‌افزارهای برنامه‌پذیر و مدارهای مجتمع برای سیستم‌های کامپیوتری و طراحی نرم‌افزارهای مورد نیاز آنها، لحاظ کردن ملاحظات امنیت سیستم و شبکه و طراحی متناسب با آن.

## ۴.۲. قابلیت‌های دانش آموختگان

از نظر ارتباط رشته با نیازهای علمی، صنعتی، خدماتی، فرهنگی و اجتماعی جامعه فعالیت‌های زیر در جامعه با کمک مهندسان دانش‌آموخته رشته مهندسی کامپیوتر به صورت روزآمد و رقابت پذیر در سطح جهان و همگام با تحولات سریع علم و فناوری در این عرصه قابل انجام است:

- طراحی سیستم‌های اتوماسیون بخش‌های دولتی و خصوصی
- طراحی و ساخت شبکه‌های ارتباطی محلی و ملی
- به‌روز و مدرن‌سازی موتورهای محاسباتی مورد نیاز در سیستم‌های خدماتی، پزشکی، صنعتی (خودرو/نفت/حمل و نقل/مسکن/کشاورزی/متالورژی/دفاعی و انتظامی)
- تضمین امنیت روزآمد سیستم‌های کامپیوتری و ارتباطی
- کسب و حفظ برتری راهبردی و استقلال کشور در عرصه‌های پردازشی و ارتباطی مهم با زمینه‌سازی برای نوآوری مستمر
- طراحی، پیاده‌سازی، راه‌اندازی و نگهداری و ارتقاء سیستم‌های سخت‌افزاری مورد نیاز کشور
- طراحی، پیاده‌سازی، راه‌اندازی و نگهداری و ارتقاء سیستم‌های نرم‌افزاری مورد نیاز کشور
- طراحی، پیاده‌سازی، راه‌اندازی و نگهداری و ارتقاء سیستم‌های فناوری اطلاعات مورد نیاز کشور
- طراحی و تامین مراکز داده‌های مورد نیاز امنیت و ارتباطات اجتماعی-اقتصادی-سیاسی-نظامی کشور



## ۵. راه‌اندازی دوره‌های جدید بین رشته‌ای و توسعه‌های آینده

از آنجائیکه تقریباً تمامی رشته‌های دیگر دانشگاهی کشور می‌توانند سطح کارآیی، عرضه مطالب و تاثیر بخشی رشته‌های خود را با به کارگیری علوم، ابزار و روش‌های نوین رشته مهندسی کامپیوتر ارتقا دهند، لازم است روش‌های مشخص و مدونی برای ارتباط متقابل سایر رشته‌ها با رشته مهندسی کامپیوتر و در برخی موارد ایجاد رشته‌های تخصصی مشترک تعریف شود. در حال حاضر این ارتباط، بهره‌وری و تحول به صورت نامنظم و موردی صورت می‌گیرد. برای ساماندهی خدمات رشته مهندسی کامپیوتر به سایر رشته‌ها دو قالب زیر پیشنهاد می‌گردد:

### ۱. اعطای مدرک به دوره‌های میان رشته‌ای با تخصص اصلی مهندسی کامپیوتر و تخصص فرعی رشته دیگر

این مدرک با گذراندن واحدهای عمومی و پایه و اصلی مهندسی کامپیوتر جمعاً به میزان ۱۰۱ واحد و سپس طی ۳۹ واحد باقیمانده از میان درس‌های پیشنهادی رشته دیگر با توافق کمیته برنامه‌ریزی کامپیوتر و با عنوان "مهندسی کامپیوتر-رشته دیگر" اعطا می‌گردد. برخی مثال‌های احتمالی رشته‌های دیگر می‌توانند حقوق، هنر، پزشکی، داروسازی، آمار، اقتصاد، حسابداری و نظایر آن باشد.

### ۲. اعطای مدرک به دوره‌های میان رشته‌ای با تخصص اصلی رشته دیگر و تخصص فرعی مهندسی کامپیوتر

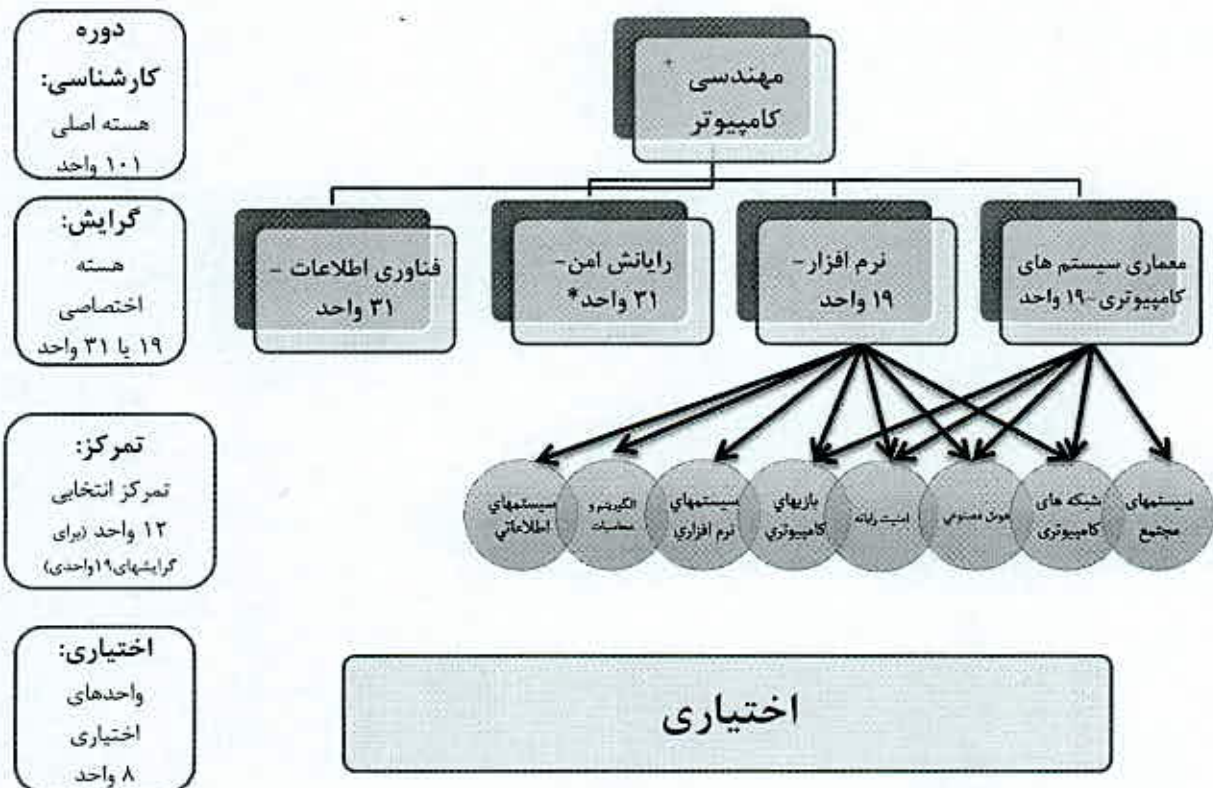
برای اعطای مدرک تخصصی به صورت "رشته دیگر- مهندسی کامپیوتر" لازم است داوطلبان ضمن گذراندن درس‌های اصلی رشته خود، حداقل ۳۹ واحد تخصصی با توافق کمیته برنامه‌ریزی کامپیوتر را طی نمایند.





# فصل دوم

## جدولهای درسهای برنامه



\* فقط دانشگاههای بند "ز" ماده پنجاه برنامه چهارم مجاز به عرضه گرایش رایانش امن هستند.

۱-۲ درسهای عمومی (۲۲ واحد)

دروس عمومی و معارف اسلامی				
ساعات تدریس	تعداد واحد	نام درس	گرایش	ردیف
۳۲	۲	اندیشه اسلامی ۱ (مبدأ و معاد)	مبانی نظری اسلام	۱
۳۲	۲	اندیشه اسلامی ۲ (نبوت و امامت)		
۳۲	۲	انسان در اسلام		
۳۲	۲	حقوق اجتماعی و سیاسی در اسلام		
۳۲	۲	فلسفه اخلاق (با تکیه بر مباحث تربیتی)	اخلاق اسلامی	۲
۳۲	۲	اخلاق اسلامی (مبانی و مفاهیم)		
۳۲	۲	آیین زندگی (اخلاق کاربردی)		
۳۲	۲	عرفان عملی اسلامی		
۳۲	۲	انقلاب اسلامی ایران	انقلاب اسلامی	۳
۳۲	۲	آشنایی با قانون اساسی جمهوری اسلامی ایران		
۳۲	۲	اندیشه سیاسی امام خمینی «ره»		
۳۲	۲	تاریخ فرهنگ و تمدن اسلامی	تاریخ و تمدن اسلامی	۴
۳۲	۲	تاریخ تحلیلی صدر اسلام		
۳۲	۲	تاریخ امامت		
۳۲	۲	تفسیر موضوعی قرآن	آشنایی با منابع اسلامی	۵
۳۲	۲	تفسیر موضوعی نهج البلاغه		
۴۸	۳	زبان فارسی	-	۶
۴۸	۳	زبان انگلیسی	-	۷
۳۲	۱	تربیت بدنی ۱	-	۸
۳۲	۱	تربیت بدنی ۲	-	۹
۳۲	۲	دانش خانواده و جمعیت	-	۱۰
	۲۲	جمع کل واحدهای عمومی		



- دو درس به ارزش ۴ واحد از مجموعه درسهای مبانی نظری اسلام
- یک درس به ارزش ۲ واحد از مجموعه درسهای اخلاق اسلامی
- یک درس به ارزش ۲ واحد از مجموعه درسهای انقلاب اسلامی
- یک درس به ارزش ۲ واحد از مجموعه درسهای تاریخ تمدن اسلامی
- یک درس به ارزش ۲ واحد از مجموعه درسهای آشنایی با منابع اسلامی

۲-۲ دروسهای پایه (۲۰ واحد)

درسهای پایه					
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز
۱	ریاضی عمومی ۱	۳	نظری	۴۸	-
۲	ریاضی عمومی ۲	۳	نظری	۴۸	ریاضی عمومی ۱
۳	فیزیک ۱	۳	نظری	۴۸	-
۴	فیزیک ۲	۳	نظری	۴۸	ریاضی عمومی ۱
۵	آمار و احتمال مهندسی	۳	نظری	۴۸	ریاضی عمومی ۲
۶	معادلات دیفرانسیل	۳	نظری	۴۸	ریاضی عمومی ۱
۷	کارگاه کامپیوتر	۱	عملی	۴۸	مبانی کامپیوتر و برنامه سازی
۸	آزمایشگاه فیزیک ۲	۱	عملی	۳۲	فیزیک ۲
	جمع	۲۰			





۲-۳ دروسهای اصلی (۵۹ واحد)

درسهای اصلی						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	مبانی کامپیوتر و برنامه‌سازی	۳	نظری	۴۸	-	
۲	مدارهای الکتریکی	۳	نظری	۴۸	معادلات دیفرانسیل	
۳	ریاضیات گسسته	۳	نظری	۴۸		ریاضی عمومی ۱ و مبانی کامپیوتر و برنامه‌سازی
۴	برنامه‌سازی پیشرفته	۳	نظری	۴۸	مبانی کامپیوتر و برنامه‌سازی	
۵	ساختمان‌های داده	۳	نظری	۴۸	ریاضیات گسسته و برنامه‌سازی پیشرفته	
۶	مدارهای منطقی	۳	نظری	۴۸		ریاضیات گسسته
۷	نظریه زبان‌ها و ماشین‌ها	۳	نظری	۴۸	ساختمان‌های داده	
۸	زبان تخصصی	۲	نظری	۳۲	زبان خارجی	
۹	روش پژوهش و ارائه	۲	نظری	۳۲	زبان تخصصی	
۱۰	ریاضیات مهندسی	۳	نظری	۴۸	ریاضی عمومی ۲ و معادلات دیفرانسیل	
۱۱	معماری کامپیوتر	۳	نظری	۴۸	مدارهای منطقی	
۱۲	سیستم‌های عامل	۳	نظری	۴۸	ساختمان‌های داده و معماری کامپیوتر	
۱۳	طراحی الگوریتم‌ها	۳	نظری	۴۸	ساختمان‌های داده	
۱۴	طراحی کامپیوتری سیستم‌های دیجیتال	۳	نظری	۴۸	معماری کامپیوتر	
۱۵	سیگنال‌ها و سیستم‌ها	۳	نظری	۴۸	ریاضیات مهندسی	
۱۶	ریزپردازنده و زبان اسمبلی	۳	نظری	۴۸	معماری کامپیوتر	
۱۷	شبکه‌های کامپیوتری	۳	نظری	۴۸	سیستم‌های عامل	
۱۸	هوش مصنوعی و سیستم‌های خبره	۳	نظری	۴۸	ساختمان‌های داده	
۱۹	اصول طراحی کامپایلر	۳	نظری	۴۸	ساختمان‌های داده	
۲۰	آزمایشگاه سیستم‌های عامل	۱	عملی	۳۲		سیستم‌های عامل
۲۱	آزمایشگاه مدارهای منطقی و معماری کامپیوتر	۱	عملی	۳۲	مدارهای منطقی	معماری کامپیوتر

درسهای اصلی						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۲۲	آزمایشگاه ریزپردازنده	۱	عملی	۳۲	ریزپردازنده و زبان اسمبلی	
۲۳	آزمایشگاه شبکه‌های کامپیوتری	۱	عملی	۳۲		شبکه‌های کامپیوتری
جمع		۵۹				



۴-۲ دروسهای تخصصی گرایش‌های چهارگانه رشته مهندسی کامپیوتر

- دروسهای تخصصی گرایش معماری سیستم‌های کامپیوتری (۱۹ واحد)

درسهای تخصصی گرایش معماری سیستم‌های کامپیوتری						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	مدارهای الکترونیکی	۳	نظری	۴۸	مدارهای الکتریکی	
۲	الکترونیک دیجیتال	۳	نظری	۴۸	مدارهای الکترونیکی	
۳	انتقال داده‌ها	۳	نظری	۴۸	آمار و احتمال مهندسی و سیگنال‌ها و سیستم‌ها	
۴	سیستم‌های کنترل خطی	۳	نظری	۴۸	سیگنال‌ها و سیستم‌ها	
۵	آزمایشگاه مدارهای الکترونیکی	۱	عملی	۳۲		هم‌نیاز مدارهای الکترونیکی
۶	آزمایشگاه الکترونیک دیجیتال	۱	عملی	۳۲	الکترونیک دیجیتال	
۷	آزمایشگاه ابزارهای طراحی یا کمک کامپیوتر	۱	عملی	۳۲	طراحی کامپیوتری سیستم‌های دیجیتال	الکترونیک دیجیتال
۸	کارآموزی	۱	عملی		بعد از ۸۰ واحد	
۹	پروژه معماری کامپیوتر	۳	عملی		بعد از ۱۰۰ واحد	
	جمع	۱۹				



- دروسهای تخصصی گرایش نرم افزار (۱۹ واحد)

دروسهای تخصصی گرایش نرم افزار						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	تحلیل و طراحی سیستمها	۳	نظری	۴۸	برنامه‌سازی پیشرفته	
۲	پایگاه داده‌ها	۳	نظری	۴۸	ساختمان‌های داده	
۳	طراحی زبان‌های برنامه‌سازی	۳	نظری	۴۸	اصول طراحی کامپایلر	
۴	مهندسی نرم افزار	۳	نظری	۴۸	تحلیل و طراحی سیستمها	
۵	مهندسی اینترنت	۳	نظری	۴۸	شبکه‌های کامپیوتری	پایگاه داده‌ها
۶	کارآموزی	۱	عملی		بعد از ۸۰ واحد	
۷	پروژه نرم افزار	۳	عملی		بعد از ۱۰۰ واحد	
	جمع	۱۹				



- دروسهای تخصصی گرایش رایانش امن (۳۱ واحد)

درسهای تخصصی گرایش رایانش امن						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	پایگاه داده‌ها	۳	نظری	۴۸	ساختمان‌های داده	
۲	تحلیل و طراحی سیستم‌ها	۳	نظری	۴۸	برنامه‌سازی پیشرفته	
۳	امنیت شبکه	۳	نظری	۴۸	شبکه‌های کامپیوتری	
۴	مبانی رایانش امن	۳	نظری	۴۸	سیستم‌های عامل	شبکه‌های کامپیوتری
۵	امنیت سیستم‌های پایه	۳	نظری	۴۸	پایگاه داده‌ها سیستم‌های عامل	
۶	مدیریت امنیت اطلاعات	۳	نظری	۴۸	مبانی رایانش امن	
۷	مبانی رمزنگاری	۳	نظری	۴۸	مبانی رایانش امن	
۸	توسعه امن نرم‌افزار	۳	نظری	۴۸	تحلیل و طراحی سیستم‌ها	
۹	حقوق و ادله الکترونیکی در امنیت	۳	نظری	۴۸	امنیت شبکه، امنیت سیستم‌های پایه	
۱۰	کارآموزی (در زمینه رایانش امن)	۱	عملی		بعد از ۸۰ واحد	
۱۱	پروژه رایانش امن	۳	عملی		بعد از ۱۰۰ واحد	
	جمع	۳۱				





- دروسهای تخصصی گرایش فناوری اطلاعات (۳۱ واحد)

درسهای تخصصی گرایش فناوری اطلاعات						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	تحلیل و طراحی سیستم‌ها	۳	نظری	۴۸	برنامه‌سازی پیشرفته	
۲	پایگاه داده‌ها	۳	نظری	۴۸	تحلیل و طراحی سیستم‌ها	
۳	اصول فناوری اطلاعات	۳	نظری	۴۸		
۴	اصول مدیریت و برنامه‌ریزی راهبردی فناوری اطلاعات	۳	نظری	۴۸		
۵	مدیریت پروژه‌های فناوری اطلاعات	۳	نظری	۴۸		
۶	یکپارچه‌سازی کاربردهای سازمانی	۳	نظری	۴۸	تحلیل و طراحی سیستم‌ها، شبکه‌های کامپیوتری	
۷	مبانی رایانش امن	۳	نظری	۴۸	شبکه‌های کامپیوتری	
۸	اقتصاد مهندسی	۳	نظری	۴۸		
۹	تجارت الکترونیکی	۳	نظری	۴۸	اقتصاد مهندسی، شبکه‌های کامپیوتری	
۱۰	کارآموزی	۱	عملی		بعد از ۸۰ واحد	
۱۱	پروژه فناوری اطلاعات	۳	عملی		بعد از ۱۰۰ واحد	
	جمع	۳۱				



۵-۲ درسهای تمرکزهای تخصصی اختیاری (۱۲ واحد تمرکز برای گرایش‌های با ۱۸ واحد تخصصی)

درسهای تمرکز تخصصی سیستم‌های مجتمع						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	هم‌طراحی سخت‌افزار - نرم‌افزار	۳	نظری	۴۸	معماری کامپیوتر	
۲	سیستم‌های نهفته و بیدرنگ	۳	نظری	۴۸	سیستم‌های عامل و ریزپردازنده و زبان اسمبلی	
۳	طراحی سیستم‌های مجتمع پرتراکم	۳	نظری	۴۸	الکترونیک دیجیتال	
۴	معماری شتاب دهنده‌های شی‌گرا	۳	نظری	۴۸	معماری کامپیوتر و برنامه‌سازی پیشرفته	
۵	طراحی مدارهای واسط	۳	نظری	۴۸	ریزپردازنده و زبان اسمبلی	
۶	طراحی مدارهای دیجیتال فرکانس بالا	۳	نظری	۴۸	مدارهای الکتریکی	
	جمع	۱۲				

اخذ چهار درس از شش درس الزامی است.

درسهای تمرکز تخصصی شبکه‌های کامپیوتری						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	امنیت شبکه	۳	نظری	۴۸	شبکه‌های کامپیوتری	
۲	سیستم‌های نهفته و بیدرنگ	۳	نظری	۴۸	سیستم‌های عامل و ریزپردازنده و زبان اسمبلی	
۳	۱- یکی از دو درس زیر: مهندسی اینترنت یا انتقال داده	۳	نظری	۴۸	پیشنیاز تعیین شده هر یک	
۴	مبانی شبکه‌های بی‌سیم	۳	نظری	۴۸	انتقال داده‌ها	
	جمع	۱۲				

۱- مهندسی اینترنت برای دانشجویان گرایش معماری سیستم‌های کامپیوتری و انتقال داده برای دانشجویان گرایش نرم‌افزار.



درسهای تمرکز تخصصی هوش مصنوعی						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	مبانی هوش محاسباتی	۳	نظری	۴۸	برنامه‌سازی پیشرفته	
۲	مبانی بینایی کامپیوتر	۳	نظری	۴۸	مبانی هوش محاسباتی	
۳	مبانی پردازش زبان و گفتار	۳	نظری	۴۸	آمار و احتمال مهندسی، سیگنال‌ها و سیستم‌ها	
۴	اصول ریاتیکز	۳	نظری	۴۸	سیگنال‌ها و سیستم‌ها	
	جمع	۱۲				

درسهای تمرکز تخصصی سیستم‌های نرم‌افزاری						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	تعامل انسان و کامپیوتر	۳	نظری	۴۸	تحلیل و طراحی سیستم‌ها	
۲	آزمون نرم‌افزار	۳	نظری	۴۸	تحلیل و طراحی سیستم‌ها	
۳	روش‌های رسمی در مهندسی نرم‌افزار	۳	نظری	۴۸	تحلیل و طراحی سیستم‌ها	
۴	طراحی شی‌گرای سیستم‌ها	۳	نظری	۴۸	برنامه‌سازی پیشرفته	
	جمع	۱۲				



درسهای تمرکز تخصصی الگوریتم و محاسبات						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌تبار
۱	نظریه و الگوریتم‌های گراف	۳	نظری	۴۸	ریاضیات گسسته	
۲	نظریه محاسبات	۳	نظری	۴۸	نظریه زبان‌ها و ماشین‌ها	
۳	مبانی نظریه بازی‌ها	۳	نظری	۴۸	طراحی الگوریتم‌ها	
۴	الگوریتم‌های پیشرفته	۳	نظری	۴۸	طراحی الگوریتم‌ها	
۵	مقدمه‌ای بر مسابقات برنامه‌نویسی	۳	نظری	۴۸	طراحی الگوریتم‌ها	
۶	منطق در علوم و مهندسی کامپیوتر	۳	نظری	۴۸	ساختارهای گسسته و مبانی کامپیوتر و برنامه‌سازی	
	جمع	۱۲				

اخذ چهار درس از شش درس الزامی است.

درسهای تمرکز تخصصی بازی‌های کامپیوتری						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌تبار
۱	سیستم‌های چند رسانه‌ای	۳	نظری	۴۸	آمار و احتمال مهندسی، سیگنال‌ها و سیستم‌ها	
۲	طراحی بازی‌های کامپیوتری	۳	نظری	۴۸	برنامه‌سازی پیشرفته	
۳	گرافیک کامپیوتری	۳	نظری	۴۸	برنامه‌سازی پیشرفته	
۴	مبانی پویا نمایی کامپیوتری	۳	نظری	۴۸	گرافیک کامپیوتری	
	جمع	۱۲				



درسهای تمرکز تخصصی سیستم‌های اطلاعاتی						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	پیاده‌سازی سیستم پایگاه داده	۳	نظری	۴۸	اصول طراحی پایگاه داده	
۲	مبانی داده کاوی	۳	نظری	۴۸	اصول طراحی پایگاه داده، ساختمان‌های داده	
۳	مبانی بازیابی اطلاعات و جستجوی وب	۳	نظری	۴۸	طراحی الگوریتم‌ها	
۴	سیستم‌های اطلاعات مدیریت	۳	نظری	۴۸	تحلیل و طراحی سیستم‌ها	
	جمع	۱۲				

درسهای تمرکز تخصصی امنیت رایانه						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیاز	هم‌نیاز
۱	امنیت شبکه	۳	نظری	۴۸	شبکه‌های کامپیوتری	
۲	مبانی رایانش امن	۳	نظری	۴۸		
۳	امنیت سیستم‌های پایه	۳	نظری	۴۸	پایگاه داده‌ها و سیستم‌های عامل	
۴	مدیریت امنیت اطلاعات	۳	نظری	۴۸		مبانی رایانش امن
	جمع	۱۲				



۶-۲ دروسهای اختیاری: اخذ دو واحد آزمایشگاه یا کارگاه در میان دروسهای اختیاری با تصویب گروه تخصصی الزامی است.

دروسهای اختیاری						
همه گرایشها						
ردیف	عنوان	تعداد واحد	نوع واحد	ساعات تدریس	پیشنیز	هم نیاز
۱	یک درس از کارشناسی ارشد رشته مهندسی کامپیوتر	۳	نظری	۴۸		
۲	مباحث ویژه ۱	۳	نظری	۴۸	دروسهای جدید و روزآمد با مجوز دانشکده در این قالب می تواند عرضه شود.	
۳	مباحث ویژه ۲	۳	نظری	۴۸	دروسهای جدید و روزآمد با مجوز دانشکده در این قالب می تواند عرضه شود.	
۴	تا هشت واحد از درسهای گرایشها یا تمرکزهای دیگر مهندسی کامپیوتر	تا ۸ واحد			با رعایت پیشنهاد در هر مورد	
۵	یک درس از دوره کارشناسی دانشکدههای دیگر	۳	نظری	۴۸		
۷	نمونه سازی سیستمهای پیچیده ساخت افزاری نرم افزاری	۳	نظری	۴۸	معماری کامپیوتر و سیستمهای عامل	
۱۱	مقدمهای بر علم اعصاب	۳	نظری	۴۸		
۲۲	آزمایشگاه مهندسی نرم افزار	۱	عملی	۳۲	هم نیاز درس تحلیل و طراحی سیستمها	
۲۳	آزمایشگاه اصول طراحی کامپایلر	۱	عملی	۳۲	هم نیاز درس	
۲۴	آزمایشگاه پایگاه داده	۱	عملی	۳۲	هم نیاز درس	
۲۵	آزمایشگاه مدارهای الکتریکی	۱	عملی	۳۲	هم نیاز درس	
۲۶	آزمایشگاه مدارهای واسط	۱	عملی	۳۲	طراحی مدارهای واسط	
۲۷	آزمایشگاه اصول رباتیک	۱	عملی	۳۲	هم نیاز درس	
۲۸	آزمایشگاه گرافیک کامپیوتری	۱	عملی	۳۲	هم نیاز درس	
۲۹	آزمایشگاه بازیهای کامپیوتری	۱	عملی	۳۲	هم نیاز درس طراحی بازیهای کامپیوتری	
۳۰	آزمایشگاه واقعیت مجازی	۱	عملی	۳۲	هم نیاز درس	
۳۱	آزمایشگاه امنیت شبکه	۱	عملی	۳۲	هم نیاز درس	
۳۲	کارگاه ساخت ربات	۱	عملی	۴۸	درس پایه جایگزین "کارگاه عمومی" به صورت اختیاری عرضه می شود.	



۳۳	کارگاه برنامه‌نویسی متلب	۱	عملی	۴۸	هم‌تایز درس سیگنال‌ها و سیستم‌ها
۳۴	آزمایشگاه اتوماسیون صنعتی	۱	عملی	۳۲	سیستم‌های کنترل خطی
۳۵	آزمایشگاه سیستم‌های کنترل خطی	۱	عملی	۳۲	سیستم‌های کنترل خطی
۳۶	سیستم‌های اتوماسیون صنعتی	۳	نظری	۴۸	ریز پردازنده و زبان اسمبلی
۳۷	علوم و معارف دفاع مقدس	۲	نظری	۳۲	-
	جمع واحدهای اختیاری	۸	واحد		

\* لازم است مجموع دروسهای اختیاری اخذ شده از این جدول ۸ واحد باشد.



# فصل سوم

## سرفصل درس‌های دوره کارشناسی مهندسی کامپیوتر





درس پایه ۱: ریاضی عمومی ۱

ریاضی عمومی ۱		نام درس
Calculus 1		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
		مقطع
		هم‌نیازها
		پیش‌نیازها
<p>[1] James Stewart, <i>Single Variable Calculus: Concepts and Contexts</i>. 4th edition, Cengage Learning, 2009.</p> <p>[2] George Simmons, <i>Calculus with Analytic Geometry</i>. 2nd edition, McGraw-Hill Science/Engineering/Math, 1996.</p> <p>[3] Tom Apostol, <i>Calculus, Vol. 1: One-Variable Calculus, with an Introduction to Linear Algebra</i>. Wiley; 2nd edition, 1991.</p>		کتاب(های) مرجع
<p>۱- مختصات دکارتی و مختصات قطبی</p> <p>۲- اعداد مختلط، جمع و ضرب و ریشه و نمایش هندسی اعداد مختلط، نمایش قطبی اعداد مختلط</p> <p>۳- جبر توابع</p> <p>۴- دستورهای مشتق‌گیری، تابع معکوس و مشتق آن، مشتق توابع مثلثاتی و توابع معکوس آنها، قضیه رل، قضیه میانگین</p> <p>۵- کاربردهای هندسی و فیزیکی مشتق، منحنی‌ها و شتاب در مختصات قطبی، کاربرد مشتق در تقریب ریشه-های معادلات</p> <p>۶- تعریف انتگرال توابع پیوسته و قطعه قطعه پیوسته، قضایای اساسی حساب دیفرانسیل و انتگرال، تابع اولیه، روشهای تقریبی برآورد انتگرال</p> <p>۷- کاربرد انتگرال در محاسبه مساحت و حجم و طول منحنی و گشتاور و مرکز ثقل و کار ... (در مختصات دکارتی و قطبی)</p> <p>۸- لگاریتم و تابع نمایی و مشتق آنها، تابع‌های هذلولی</p> <p>۹- روش‌های انتگرال‌گیری مانند تعویض متغیر و جزء به جزء و تجزیه به کسرها</p> <p>۱۰- برخی تعویض متغیرهای خاص، دنباله و سری عددی و قضایای مربوطه، سری توان و قضیه تیلور با باقیمانده بسط تیلور</p>		فهرست مباحث



درس پایه ۲: ریاضی عمومی ۲

ریاضی عمومی ۲		نام درس
Calculus 2 (Vector and Multivariable Calculus)		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
پایه		مقطع
کارشناسی		هم‌نیازها
-		پیش‌نیازها
ریاضی عمومی ۱		کتاب(های) مرجع
<p>[1] James Stewart, <i>Multivariable Calculus</i>. Cengage Learning, 7th edition, 2011.                  [2] Tom Apostol, <i>Calculus, Vol. 2: Multi-Variable Calculus and Linear Algebra with Applications to Differential Equations and Probability</i>. Wiley, 1969.                  [3] George Simmons, <i>Calculus with Analytic Geometry</i>. 2nd edition, McGraw-Hill Science/Engineering/Math, 1996.                  [4] Ron Larson and Bruce Edwards, <i>Calculus Multivariable</i>. Cengage Learning; 9th edition, 2009.</p>		فهرست مباحث
<p>۱- معادلات پارامتری                  ۲- مختصات فضایی                  ۳- بردار در فضا و انواع ضرب بردارها                  ۴- ماتریس‌های <math>3 \times 3</math>، دستگاه معادلات خطی سه مجهولی، معکوس ماتریس، حل دستگاه معادلات، استقلال خطی، پایه در <math>R^2, R^3</math>، تبدیل خطی، دترمینان <math>3 \times 3</math>، مقدار و بردار ویژه                  ۵- معادلات خط، صفحه و روبه درجه دو                  ۶- تابع برداری و مشتق آن، سرعت و شتاب، خمیدگی و بردارهای قائم بر منحنی                  ۷- تابع چند متغیره، مشتق کلی و جزئی، صفحه مماس و خط قائم گرادبان، قاعده زنجیره‌ای برای مشتق جزئی، دیفرانسیل کامل                  ۸- انتگرال‌های دوگانه و سه گانه و کاربرد آنها در مسائل هندسی و فیزیکی، تغییر متغیر در انتگرال‌گیری (بدون اثبات دقیق) مختصات استوانه‌ای و کروی                  ۱- میدان برداری، انتگرال منحنی‌الخط، انتگرال روبه‌ای دیورژانس، لاپلاسین، پتانسیل، قضایای گرین و دیورژانس و استوکس</p>		



درس پایه ۳: فیزیک ۱

فیزیک ۱ (حرارت و مکانیک)		نام درس
Physics (Heat and Mechanics)		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
		مقطع
		هم‌نیازها
		پیش‌نیازها
[1] D. Halliday, R. Resnick, and J. Walker, <i>Fundamentals of Physics</i> . 9 <sup>th</sup> edition, Wiley, 2010.		کتاب(های) مرجع
<p>۱- تعادل: شروط تعادل تحت اثر نیروها و گشتاورها، قوانین مربوطه</p> <p>۲- حرکت در یک بعد و دو بعد: سرعت و شتاب، انواع حرکت، حرکت زمین و مشابه نفل</p> <p>۳- کار و انرژی: مقدمه، کار، انرژی جنبشی، انرژی پتانسیل الاستیک، نیروهای پایستار و ناپایستار، کار داخلی، انرژی پتانسیل داخلی، توان و سرعت، پایستگی انرژی مکانیکی</p> <p>۴- ضربه، قانون پایستگی تکانه، قوانین مربوط به برخورد</p> <p>۵- دوران: سرعت زاویه‌ای، شتاب زاویه‌ای، دوران با شتاب زاویه‌ای ثابت و متغیر، رابط بین سرعت و سرعت زاویه‌ای و شتاب و شتاب زاویه‌ای، گشتاور نیرو، لختی دورانی، انرژی جنبشی دورانی، کار یک گشتاور، تکانه زاویه‌ای، پایستگی تکانه زاویه‌ای، دوران حول محورهای ثابت و متحرک، حرکت غلتشی</p> <p>۶- دما، گرما و قانون اول ترمودینامیک، قانون صفرم ترمودینامیک، اندازه‌گیری دما</p> <p>۷- نظریه جنبشی گازها: گازهای کامل، انرژی جنبشی انتقالی، پویا آزاد میانگین، درجه آزادی و گرمای ویژه مولی</p> <p>۸- آنتروپی و قانون دوم ترمودینامیک: فرآیند یکسویه، تغییر در آنتروپی، قانون دوم ترمودینامیک</p>		فهرست مباحث





درس پایه ۴: فیزیک ۲

نام درس	فیزیک ۲ (الکتریسته و مغناطیس)		
نام درس به انگلیسی	Physics (Electricity and Magnetism)		
نوع واحد	پایه	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	ریاضی عمومی ۱		
کتاب(های) مرجع	[1] D. Halliday, R. Resnick, and J. Walker, <i>Fundamentals of Physics</i> . 9 <sup>th</sup> edition, Wiley, 2010.		
فهرست مباحث	<p>بار الکتریکی: بار الکتریکی، قانون کولن، پایداری بار الکتریکی</p> <p>میدان الکتریکی: میدان الکتریکی، خطوط میدان، میدان الکتریکی حاصل از بار نقطه‌ای، میدان الکتریکی دو قطبی، میدان الکتریکی حاصل از خط باردار، حرکت بار نقطه‌ای در یک میدان الکتریکی، دوران دو قطبی در یک میدان الکتریکی</p> <p>قانون گوس: شار الکتریکی، شار یک میدان الکتریکی، رابطه قانون گوس و کولن، رسانای باردار منزوی، کاربردهای قانون گوس</p> <p>پتانسیل الکتریکی: انرژی پتانسیل الکتریکی، پتانسیل الکتریکی، پتانسیل بار نقطه‌ای، پتانسیل گروه ذرات باردار، پتانسیل حاصل از توزیع پیوسته بار، محاسبه میدان از پتانسیل</p> <p>ظرفیت: ظرفیت خازنی، محاسبه ظرفیت، ذخیره انرژی در میدان الکتریکی، خازن یا دی الکتریک، دی الکتریک‌ها و قانون گوس</p> <p>جریان برق و مقاومت الکتریکی: جریان، مقاومت، قانون اهم، توان در مدار الکتریکی</p> <p>مدارها: کار و انرژی و EMF، مدار یک حلقه‌ای، مدارهای چند حلقه‌ای، آمپر سنج و ولت سنج، مدارهای RC</p> <p>میدان‌های مغناطیسی: شدت میدان مغناطیسی، میدان‌های متعامد (اثر هال)، نیروی مغناطیسی وارد بر بار متحرک، نیروی مغناطیسی وارد بر سیم حامل جریان، گشتاور بر یک حلقه جریان، دو قطبی مغناطیسی</p> <p>میدان مغناطیسی حاصل از جریان الکتریکی: محاسبه میدان مغناطیسی حاصل از جریان، قانون آمپر، میدان مغناطیسی سیم‌پیچ و جنبره، پیچ‌خامنه به عنوان دو قطبی مغناطیسی</p> <p>القاه: قانون القای فارادی، قانون لنز، القاء و انتقال انرژی، میدان‌های الکتریکی القایی، القاگرها، خود القاء، مدارهای RL، انرژی ذخیره شده در میدان مغناطیسی، چگالی انرژی میدان مغناطیسی، القاء متقابل</p> <p>نوسان‌های الکترومغناطیسی و جریان متناوب: نوسان‌های LC، جریان متناوب، مدار RLC، توان در مدارهای جریان متناوب، معادلات ماکسول، جریان جابجایی</p> <p>امواج الکترومغناطیسی: موج الکترومغناطیسی در حال حرکت، انتقال انرژی و بردار پوینتینگ</p> <p>آشنایی با خاصیت دوگانی موج و ذره، تداخل نور، پراش نور، نسبیت، تشعشع اتم هیدروژن</p>		

درس پایه ۵: آمار و احتمال مهندسی

نام درس		آمار و احتمال مهندسی	
نام درس به انگلیسی		Engineering Probability and Statistics	
نوع واحد	پایه	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	ریاضی عمومی ۲		
کتاب(های) مرجع	<p>[1] Alberto Leon-Garcia, <i>Probability, Statistics, and Random Processes For Electrical Engineering</i>. Prentice Hall, 3rd edition, 2008.</p> <p>[2] Ronald E. Walpole, Raymond H. Myers, Sharon L. Myers, and Keying E. Ye, <i>Probability and Statistics for Engineers and Scientists</i>. Pearson, 9th edition, 2011.</p>		
فهرست مباحث	<p>۱- اشاره‌ای به تئوری مجموعه‌ها، نمونه‌ها و نمایش جدولی آنها همراه با میانگین، نما، میانه و واریانس</p> <p>۲- تبدیل و ترکیب احتمالات و فضای مربوطه</p> <p>۳- متغیرهای تصادفی پیوسته و گسسته</p> <p>۴- میانه، میانگین و واریانس توابع دو جمله‌ای، بواسن، فوق هندسی، نمایی، نرمال، ...</p> <p>۵- توزیع مشترک چند متغیر تصادفی، همبستگی و استقلال متغیرها</p> <p>۶- توزیع شرطی</p> <p>۷- توابع مشخصه و مولد گشتاور</p> <p>۸- قضیه حد مرکزی</p> <p>۹- نامساوی‌های مارکف، چبی شف، ...</p> <p>۱۰- توابع متغیرهای تصادفی</p> <p>۱۱- اشاره به مبحث آمار</p>		



درس پایه ۶: معادلات دیفرانسیل

معادلات دیفرانسیل		نام درس
Differential Equations		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
پایه		مقطع
کارشناسی		هم‌نیازها
ریاضی عمومی ۱		پیش‌نیازها
[1] Yunus Cengel and William Palm, <i>Differential Equations for Engineers and Scientists</i> . McGraw-Hill Science/Engineering/Math, First edition, 2012.		کتاب(های) مرجع
<p>۱- طبیعت معادلات دیفرانسیل و حل آنها</p> <p>۲- خانواده منحنی‌ها و مسیرهای قائم</p> <p>۳- معادله جدا شدنی</p> <p>۴- معادله دیفرانسیل خطی مرتبه اول، معادله همگن</p> <p>۵- معادله خطی مرتبه دوم، معادله همگن یا ضرائب ثابت، روش ضرائب نامعین، روش تغییر پارامترها</p> <p>۶- کاربرد معادلات مرتبه دوم در فیزیک و مکانیک</p> <p>۷- حل معادله دیفرانسیل با سری‌ها، توابع بسل و گاما</p> <p>۸- چند جمله‌ای لژاندر</p> <p>۹- مقدمه‌ای بر دستگاه معادلات دیفرانسیل</p> <p>۱۰- تبدیل لاپلاس و کاربرد آن در حل معادلات دیفرانسیل</p>		فهرست مباحث



درس پایه ۷: کارگاه کامپیوتر

کارگاه کامپیوتر		نام درس
Computer Workshop		نام درس به انگلیسی
۱ واحد	مهندسی کامپیوتر	نوع واحد
پایه		مقطع
کارشناسی		هم‌نیازها
مبانی کامپیوتر و برنامه‌سازی		پیش‌نیازها
مراجع آنلاین در محیط وب		کتاب(های) مرجع
<p>۱- آشنایی با اصول ایمنی و بهداشت کارگاه‌ها و طرز استفاده از وسائل و ابزار مورد استفاده</p> <p>۲- آشنایی با مباحث پایه در کار عملی با کامپیوترها</p> <p>۳- آشنایی با مباحث پایه در کار عملی با سخت افزارهای سیستم‌های کامپیوتری</p> <p>۴- آشنایی با مباحث پایه در کار عملی با نرم افزارهای سیستم‌های کامپیوتری</p> <p>۵- آشنایی با مباحث پایه در امنیت اطلاعات در سیستم‌های کامپیوتری</p> <p>۶- آشنایی با مباحث پایه در امنیت نرم افزار، سخت افزار و سیستم‌های تجاری الکترونیکی</p> <p>۷- نوشتن ماکرو در مدیریت نرم افزارها و سیستم‌های کامپیوتری</p> <p>۸- اتصال، بکارگیری و برنامه‌ریزی افزارهای مختلف در یک محیط کاری و ارتباطی هوشمند بی‌سیم با اتصالات بلوتوث، زیگ‌بی و شبکه محلی</p> <p>۹- کار عملی با اتصالات و کارت‌های شبکه و میکروکنترلرها در یک محیط شبکه‌ای</p> <p>۱۰- نوشتن برنامه‌های کاربردی ساده در محیط وب و طراحی صفحات وب</p>		فهرست مباحث



درس پایه ۸ : آزمایشگاه فیزیک ۲

نام درس		آزمایشگاه فیزیک ۲ (الکتریسیته و مغناطیس)	
نام درس به انگلیسی		Physics Laboratory 2 (Electricity and Magnetism)	
نوع واحد	پایه	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	فیزیک ۲ (الکتریسیته و مغناطیس)		
کتاب(های) مرجع	[1] D. Halliday, R. Resnick, and J. Walker, <i>Fundamentals of Physics</i> . 9 <sup>th</sup> edition, Wiley, 2010.		
فهرست مباحث	<p>۱- بررسی قوانین اهم و کیرشهف در مدارهای جریان مستقیم                      آشنایی با دستگاه‌های اندازه‌گیری (ولت‌متر - آمپر‌متر - اهم‌متر)</p> <p>۲- بررسی پل‌های اندازه‌گیری جریان مستقیم</p> <p>۳- بررسی شارژ و دشارژ خازن در مدار RC با تحریک پله‌ای</p> <p>۴- پاسخ پایدار مدار RC به تحریک سینوسی</p> <p>۵- پاسخ پایدار مدار RL به تحریک سینوسی</p> <p>۶- مغناطیس و جریان الکتریکی (بررسی قوانین لنز و فارادی)                      آشنایی با اوسیلوسکوپ</p> <p>۷- بررسی اساس کار ترانسفورماتورها</p> <p>۸- فرومغناطیس (بررسی اثر هسته فرومغناطیس بر روی میدان مغناطیسی)</p> <p>۹- بررسی اساس کار ژنراتورها و الکتروموتورها و موتورهای پله‌ای (Stepper Motor)</p> <p>۱۰- مولد DC یا دینامو</p>		





درس اصلی ۱: مبانی کامپیوتر و برنامه‌سازی

نام درس		مبانی کامپیوتر و برنامه‌سازی	
نام درس به انگلیسی		Fundamentals of Computer Programming	
نوع واحد	اصلی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	-		
مطالب پیش‌نیاز	-		
کتاب(های) مرجع	[1] P. Deitel and H. Deitel, <i>C: How to Program</i> , 6th Edition, Prentice Hall, 2009.		
اهداف درس	<p>هدف از این درس، آشنایی دانشجویان با مبانی کامپیوتر و برنامه‌سازی است. دانشجویان پس از فراگیری ساختار پایه ماشین و مبانی محاسبات در سخت‌افزار، با سازماندهی اجزاء یک کامپیوتر امروزی آشنا می‌شوند. تأکید دیگر این درس بر برنامه‌نویسی به زبان C، نوشتن کد مهندسی‌ساز (ماژولار نویسی، کد تمیز، کامنت-گذاری، فاصله‌گذاری)، و توانایی پیاده‌سازی شبه‌کد است.</p>		
نتایج درس	<p>۱- آشنایی دانشجویان با مبانی کامپیوتر و برنامه‌سازی                  ۲- کسب توانایی برنامه‌نویسی به زبان C                  ۳- کسب توانایی نوشتن و پیاده‌سازی شبه‌کد</p>		
فهرست مباحث	<p>۱- مفاهیم اولیه                  ۲- محاسبات در کامپیوتر                  ۳- مقدمات برنامه‌سازی                  ۴- فرمت‌بندی ورودی/خروجی                  ۵- آشنایی با الگوریتم، فلوجارت و شبه‌کد                  ۶- دستورات                  ۷- توابع                  ۸- آشنایی با تست و عیب‌یابی برنامه                  ۹- آرایه‌ها                  ۱۰- اشاره‌گرها                  ۱۱- کاراکترها و رشته‌ها                  ۱۲- ساختارها                  ۱۳- ورودی و خروجی با فایل‌ها</p>		
نرم‌افزارهای مورد نیاز	کامپایلر و محیط برنامه‌سازی C		
تکالیف پیشنهادی	۵ تکلیف دستی - ۵ تکلیف عملی		
پروژه‌های پیشنهادی	-		
نمره‌دهی پیشنهادی	تکالیف	۳۰٪	
	آزمون‌ها	۷۰٪	
سایر مراجع	-		



درس اصلی ۲: مدارهای الکتریکی

نام درس	مدارهای الکتریکی		
نام درس به انگلیسی	Electric Circuits		
نوع واحد	اصلی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	معادلات دیفرانسیل		
مطالب پیش‌نیاز	آشنایی با مبانی فیزیک الکتریسته و معادلات دیفرانسیل		
کتاب(های) مرجع	<p>[1] W. H. Hayt, J. E. Kemmerly, and S. M. Durbin, <i>Engineering Circuit Analysis</i>. 6<sup>th</sup> Edition, McGraw Hill, 2002.</p> <p>[۲] دکتر پرویز جبه‌دار مارالانی (مترجم)، نظریه اساسی مدارها و شبکه‌ها (ویرایش دوم)، انتشارات دانشگاه تهران، ۱۳۷۹.</p>		
اهداف درس	<p>۱- آشنایی دانشجویان با مبانی و قضایای حاکم و روش‌های تجزیه و تحلیل مدارهای الکتریکی</p> <p>۲- کسب توانایی تجزیه و تحلیل رفتار دینامیکی مدار به عنوان یک سیستم انرژی</p>		
نتایج درس	<p>۱- درک مهندسی از مفاهیم تاخیر و انرژی در سیستم‌های الکتریکی و قضایای حاکم بر رفتار آنها</p> <p>۲- شناسایی ساختارهای مشابه و جایگزین و فهم انواع پاسخ‌های مدار به محرک‌های پریودیک و غیر پریودیک</p>		
فهرست مباحث	<p>(۱) قوانین و تعاریف</p> <ul style="list-style-type: none"> <li>• مفاهیم مدارهای فشرده و گسترده</li> <li>• قوانین ولتاژ و جریان</li> <li>• عناصر یک درجه ایده‌آل و واقعی (مقاومت، خازن، سلف و منابع ولتاژ و جریان وابسته)</li> <li>• عناصر دودرجه (منابع ولتاژ و جریان وابسته، مدل ترانزیستور و تقویت‌کننده عملیاتی)</li> <li>• مفاهیم توان و انرژی</li> <li>• مفاهیم عناصر فعال یا غیرفعال</li> <li>• شکل موج‌ها (پله، پالس، ضربه و سینوسی)</li> </ul> <p>(۲) کلیات تحلیل مدارها</p> <ul style="list-style-type: none"> <li>• مفاهیم خطی بودن و تغییرناپذیری با زمان</li> <li>• مفاهیم پاسخ حالت صفر و پاسخ ورودی صفر</li> <li>• مفاهیم پاسخ حالت گذرا و پاسخ حالت دائمی</li> <li>• مفاهیم پاسخ در حوزه زمان و حوزه فرکانس</li> <li>• روش‌های تجزیه و تحلیل گره و مش</li> </ul> <p>(۳) تحلیل مدارها در حوزه زمان</p> <ul style="list-style-type: none"> <li>• مدارهای ساده</li> <li>• مدارهای مرتبه یک</li> <li>• مفاهیم پاسخ پله و پاسخ ضربه</li> <li>• مدارهای مرتبه دوم</li> <li>• مدارهای مراتب بالاتر</li> </ul> <p>(۴) قضیه کاتولوشن و کاربرد آن</p> <ul style="list-style-type: none"> <li>• انتگرال کاتولوشن</li> </ul>		



<ul style="list-style-type: none"> <li>• پاسخ حالت صفر مدارهای خطی</li> <li>(۵) تحلیل مدارها در حوزه فرکانس</li> <li>• تبدیل لاپلاس</li> <li>• نحوه استفاده از تبدیل لاپلاس در تحلیل مدارهای الکتریکی</li> <li>• سری فوریه</li> <li>• پاسخ حالت دائمی سینوسی</li> <li>• مفهوم تابع شبکه و ارتباط آن با پاسخ ضربه</li> <li>• مفهوم پاسخ فرکانسی</li> <li>(۶) قضایای شبکه و کاربرد آنها</li> <li>• قضیه جمع آثار</li> <li>• قضایای تونن و نورتن</li> <li>• قضیه انتقال توان بیشینه</li> <li>(۷) آشنایی با نرم افزار شبیه ساز Spice و کاربرد آن در تحلیل مدارهای الکتریکی</li> <li>(۸) شبکه های دودریجه (اختیاری)</li> <li>• ماتریس های امپدانس، ادمیتانس، هیبرید، انتقال و ارتباط آنها با هم</li> </ul>	
یکی از انواع نرم افزارهای اسپایس	نرم افزارهای مورد نیاز
هفت کوییز دو هفته در میان و هفت تکلیف هفتگی	پیشنهادی تکالیف
سه پروژه کامپیوتری تحلیل مدار با اسپایس در حالت های DC، AC و گذرا	پروژه های پیشنهادی
تکالیف کامپیوتری و گزارش ها آزمون های کتبی (دو میان ترم و پایان ترم)	نمره دهی پیشنهادی
<p>[1] L. O. Chua, C. A. Desoer, and E. S. Kuh, <i>Linear and Nonlinear Circuits</i>. McGraw-Hill, 1987.</p> <p>[2] J. W. Nilson, <i>Electric Circuits</i>. 4<sup>th</sup> Edition, Addison Wesley, 1995.</p> <p>[3] R.J. Smith and R. C. Dorf, <i>Circuits, Devices, and Systems</i>. 5<sup>th</sup> Edition, John Wiley, 1992.</p>	سایر مراجع



درس اصلی ۳: ریاضیات گسسته

نام درس	ریاضیات گسسته	
نام درس به انگلیسی	Discrete Mathematics	
نوع واحد/نوع واحد	اصلی	مهندسی کامپیوتر
مقطع	کارشناسی	
هم‌نیازها	ریاضی عمومی ۱ و مبانی کامپیوتر و برنامه‌سازی	
پیش‌نیازها		
مطالب پیش‌نیاز	توانایی‌های پایه برنامه‌نویسی کامپیوتر و محاسبات ریاضی	
کتاب(های) مرجع	[2] K. H. Rosen, <i>Discrete Mathematics and Its Applications</i> . 6th Edition, McGraw- Hill Inc., 2007.	
اهداف درس	<p>هدف از این درس، آشنایی دانشجویان با مفاهیم، ساختارها، و تکنیک‌هایی از ریاضیات گسسته است که به‌طور گسترده در علوم و مهندسی کامپیوتر مورد استفاده قرار می‌گیرند. ایجاد مهارت‌های زبربنایی از جمله فهم و ساخت اثبات‌های دقیق ریاضی، تفکر خلاقانه در حل مسائل، آشنایی با نتایج اولیه در نظریه‌ی اعداد، منطق، ترکیبیات، و نظریه‌ی گراف‌ها، و نیز فراهم آوردن پیش‌نیاز ریاضی مورد نیاز برای بسیاری دیگر از دروس ارائه شده در گرایش‌های مختلف مهندسی کامپیوتر از اهداف این درس به‌شمار می‌رود.</p>	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند قادر خواهند بود</p> <ul style="list-style-type: none"> <li>۳- استدلال ریاضی و روش‌های استفاده از برهان را برای حل مسائل بکار گیرند</li> <li>۴- روش‌های ترکیبیاتی و نحوه شمارش را استفاده کنند</li> <li>۵- گراف و درخت‌ها را در حل مسائل مربوط به رشته کامپیوتر بکار گیرند</li> </ul>	
فهرست مباحث	<ul style="list-style-type: none"> <li>۱- مبانی منطق ریاضی</li> <li>۲- نظریه‌ی توابع و مجموعه‌ها</li> <li>۳- نظریه‌ی اعداد</li> <li>۴- استقرا</li> <li>۵- شمارش</li> <li>۶- روابط بازگشتی</li> <li>۷- رابطه‌ها</li> <li>۸- ترتیب جزئی</li> <li>۹- جبر بول</li> <li>۱۰- گراف‌ها</li> <li>۱۱- درخت‌ها</li> </ul>	
نرم‌افزارهای مورد نیاز	محیط برنامه‌نویسی در یک زبان معمول (C, C++, Java, ...)	
تکالیف پیشنهادی	تقریباً ۱۰ تکلیف	
پروژه‌های پیشنهادی	۲ تکلیف کامپیوتری	
نمره‌دهی پیشنهادی	تکالیف و گزارش‌ها	٪۲۰
	آزمون‌ها	٪۸۰
سایر مراجع	[1] R. P. Grimaldi, <i>Discrete and Combinatorial Mathematics: An Applied Introduction</i> . 5th Edition, Addison-Wesley Inc., 2004.	



درس اصلی ۴: برنامه‌سازی پیشرفته

نام درس	برنامه‌سازی پیشرفته
نام درس به انگلیسی	Advanced Programming
نوع واحد/نوع واحد	اصلی   مهندسی کامپیوتر   ۳ واحد
مقطع	کارشناسی
هم‌نیازها	
پیش‌نیازها	مبانی کامپیوتر و برنامه‌سازی
مطالب پیش‌نیاز	مفاهیم پایه در برنامه‌سازی و برنامه‌سازی ساخت‌یافته
کتاب(های) مرجع	[1] H.M. Deitel and P.J. Deitel, <i>C++ How to Program</i> . 8th ed., Prentice-Hall Inc., 2011. [2] P. Deitel and H. Deitel, <i>Java: How to Program</i> . 9th Edition, Prentice Hall Inc., 2011.
اهداف درس	هدف از این درس، ارائه روش‌های مختلف برای تولید یک برنامه با کیفیت است. در این راستا، پس از پوشش روش طراحی بالا به پایین برای حل مسئله، دانشجویان با مفاهیم برنامه‌نویسی شیء‌گرا به عنوان ابزاری برای مدیریت پیچیدگی در برنامه‌های با اندازه متوسط و بزرگ آشنا می‌شوند. در طول درس، درستی عملکرد برنامه، آزمون و اشکال‌زدایی مورد تمرکز قرار دارند که در قالب روش‌هایی مانند آزمون واحد، assertionها و پیش- و پس-شرطها محقق می‌شوند. تأکید درس بیشتر بر روش‌ها خواهد بود تا ساختارهای یک زبان برنامه‌نویسی خاص. این درس می‌تواند در قالب هر زبان برنامه‌نویسی شیء‌گرای رایج مانند جاوا یا C++ ارائه شود.
نتایج درس	دانشجویانی که این درس را با موفقیت پشت سر بگذارند قادر خواهند بود ۱- مسائل را با روش طراحی بالا به پایین حل کنند، ۲- پیچیدگی مسئله برنامه‌نویسی را با تعریف کلاس‌های مناسب مدیریت کنند، ۳- روش‌های تجرید مناسب مانند وراثت و چندریختی را به کار بگیرند، ۴- امکانات مهم کتابخانه‌های زبان‌های برنامه‌سازی را به کار بگیرند و ۵- از روش‌های لازم برای آزمون و اشکال‌زدایی برنامه را به منظور تحقیق درستی عملکرد برنامه استفاده کنند.
فهرست مباحث	۱- مروری بر مبانی برنامه‌سازی ۲- طراحی بالا به پایین ۳- مفاهیم پایه شیء‌گرایی: مدل‌سازی بر مبنای دنیای واقعی، لفافه‌بندی ۴- ساختارهای پایه برنامه‌نویسی شیء‌گرا: شیء، کلاس، متد، سازنده ۵- وراثت و چندریختی ۶- مدیریت حافظه - مقدمه‌ای بر داده‌ساختارهای پویا ۷- برنامه‌نویسی عمومی (Generic) ۸- رسیدگی به خطاها و استثناءها ۹- کتابخانه‌های ورودی/خروجی ۱۰- کتابخانه‌های داده‌ساختارهای استاندارد ۱۱- ایجاد واسط کاربر گرافیکی ۱۲- پردازش متن و رشته‌ها ۱۳- مقدمه‌ای بر برنامه‌نویسی همروند ۱۴- آزمون و اشکال‌زدایی برنامه
نرم‌افزارهای مورد نیاز	محیط برنامه‌نویسی در یک زبان شیء‌گرا (Java, C++ ...) - کتابخانه‌های مورد نیاز برای موارد ۹ تا ۱۳



تکالیف پیشنهادی	تقریباً ۱۰ تکلیف کامپیوتری
پروژه‌های پیشنهادی	یک پروژه نسبتاً بزرگ
نمره‌دهی پیشنهادی	تکالیف کامپیوتری و پروژه آزمون‌ها ۴۰٪ ۶۰٪ دانشجویان برای گذراندن درس ملزم به کسب حداقل نیمی از نمره آزمون‌های کتبی هستند.
سایر مراجع	[1] B. Stroustrup, <i>Programming Principles and Practices Using C++</i> . Addison-Wesley, 2009. [2] B. Eckel, <i>Thinking in Java</i> . 4th Edition, Prentice Hall, 2006.



درس اصلی ۵: ساختمان‌های داده

نام درس	ساختمان‌های داده	
نام درس به انگلیسی	Data Structures	
نوع واحد	اصلی	مهندسی کامپیوتر
مقطع	کارشناسی	
هم‌نیازها		
پیش‌نیازها	ریاضیات گسسته و برنامه‌سازی پیشرفته	
مطالب پیش‌نیاز	آشنایی کامل با یکی از زبان‌های برنامه‌نویسی ++C یا Java روش‌های بازگشتی در حل مسایل، استفاده از استقرار	
کتاب(های) مرجع	[1] T. Cormen, C. Leiserson, and R. Rivest. <i>Introduction to Algorithms</i> . McGraw-Hill Inc., 2001.	
اهداف درس	هدف از این درس آشنایی دانشجویان با انواع ساختمان‌های داده جهت مدیریت داده در حافظه و در دیسک جانبی کامپیوتر است. دسترسی سریع و ذخیره‌سازی در فضای کم از معیارهای اصلی روش‌های مورد بحث می‌باشد. در کنار مدیریت داده‌ها، آشنایی مقدماتی با الگوریتم‌های مختلف و تحلیل پیچیدگی آنها و آماده‌سازی جهت درس طراحی الگوریتم است.	
نتایج درس	دانشجویانی که این درس را با موفقیت پشت سر بگذارند قادر خواهند بود ۱- از ساختمان‌های داده‌ای موجود به نحو مناسب و در جای مقتضی استفاده کنند ۲- بنا بر نیاز، ساختمان داده‌های مختلف را طراحی کنند ۳- الگوریتم‌های مختلف را جهت دسترسی به داده‌ها و پردازش آنها طراحی و پیاده‌سازی کنند ۴- ساختمان داده‌ها و الگوریتم‌های مورد بحث را از ابعاد زمان و قضا تحلیل کنند	
فهرست مباحث	۱. روش‌های تحلیل الگوریتم‌ها: تابع رشد، شمارش مراحل، رابطه‌های بازگشتی و روش‌های حل آن‌ها (حدس و استقرار، تکرار با جای‌گذاری و استفاده از قضیه اصلی)، تحلیل سرشکنی ۲. انواع لیست‌ها (لیست‌های یک سو، دو سو، کلی، صف و پشته): اعمال مختلف بر روی لیست‌ها، استفاده از اشاره‌گرهای واقعی و اندیسی، پیاده‌سازی مساله‌های مختلف با لیست‌ها (کار با عبارت‌های ریاضی، زباله روبی، مرتب‌سازی ادغامی) ۳. درخت‌ها: تعریف‌های اولیه، درخت عبارت، پیاده‌سازی مختلف درخت‌ها، استقرار بر روی درخت، پیمایش درخت‌ها، استقرار ساختاری، درخت دودویی، اعمال مختلف بر روی درخت عبارت، تبدیل نگارش‌های مختلف عبارت‌ها به هم، ترای، درخت دودویی جست‌وجو ۴. روش درهم‌سازی: درهم‌سازی زنجیره‌ای، سراسری، باز ۵. مرتب‌سازی و مرتبه‌ی آماری: کران پایین، درخت تصمیم، مرتب‌سازی خطی (شمارشی، مینایی و سطلی)، مرتب‌سازی سریع، مرتب‌سازی هرمی، مرتبه‌ی آماری، مرتب‌سازی خارجی ۶. ساختمان داده‌های پیشرفته: مجموعه‌های مجزا، درخت‌های قرمز-سیاه، درخت مرتبه‌ی آماری، درخت بازه، درخت ای‌وی‌ال، درخت بی	
نرم‌افزارهای مورد نیاز	محیط برنامه‌نویسی در یک زبان شیء‌گرا (Java, C++ ...)	
تکالیف پیشنهادی	بین ۵ تا ۸ تکلیف دستی - بین ۳ تا ۵ تکلیف کامپیوتری	
پروژه‌های پیشنهادی		
نمره‌دهی پیشنهادی	تکالیف کامپیوتری و پروژه	۴۰٪
	آزمون‌ها	۶۰٪







درس اصلی ۶: مدارهای منطقی

نام درس	مدارهای منطقی		
نام درس به انگلیسی	Logic Circuits		
نوع واحد	اصلی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها	ریاضیات گسسته		
پیش‌نیازها	-		
مطالب پیش‌نیاز	-		
کتاب(های) مرجع	<p>[1] S. Brown and Z. Vranesic, <i>Fundamentals of Digital Logic with Verilog Design</i>. 3<sup>rd</sup> Edition, McGraw-Hill, 2009.</p> <p>[2] C. H. Roth and L. L. Kinney, <i>Fundamentals of Logic Design</i>. 5<sup>th</sup> Edition, 2005.</p> <p>[3] J. Wakerly, <i>Digital Design, Principles and Practices</i>. 4<sup>th</sup> Edition, 2005.</p> <p>[4] Victor P. Nelson, H. Troy Nagle, Bill D. Carroll, and David Irwin, <i>Digital Logic Circuit Analysis and Design</i>. Prentice Hall, 1995.</p>		
اهداف درس	آشنایی با اصول طراحی مدارها و سیستم‌های دیجیتال، نحوه‌ی تحلیل و اشکال‌زدایی آنها		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند ببنش مناسبی در موارد زیر خواهند داشت:</p> <p>۱- مفاهیم بنیادی سیستم‌ها و مدارهای دیجیتال</p> <p>۲- طراحی سیستم‌های دیجیتال</p> <p>۳- تحلیل سیستم‌های دیجیتال</p> <p>۴- مدل‌سازی سیستم‌های دیجیتال</p>		
فهرست مباحث	<p>۱- مقدمات و مفاهیم اولیه</p> <p>- تاریخچه‌ی سیستم‌های دیجیتال</p> <p>- کاربرد سیستم‌های دیجیتال در دنیای کنونی</p> <p>- مبانی سیستم‌های دیجیتال و تفاوت آنها با سیستم‌های آنالوگ</p> <p>- معرفی اجمالی مدارهای دیجیتال برپایه‌ی ترانزیستورهای MOS</p> <p>۲- سیستم‌های عددی</p> <p>- نظریه اعداد و نمایش آنها</p> <p>- محاسبات در سیستم‌های دیجیتال</p> <p>- مفاهیم Carry و Overflow</p> <p>- سیستم‌های نمایش BCD</p> <p>۳- جبر بول</p> <p>- اصول جبر بول</p> <p>- توابع، عملگرها و گیت‌های منطقی</p> <p>- روابط جبر بول</p> <p>- نمایش Canonical, Minterm, Maxterm و فرم‌های استاندارد نمایش توابع منطقی</p> <p>- آموزش زبان توصیف سخت‌افزار (VHDL یا Verilog) در سطح ساختاری</p> <p>۴- تحلیل و طراحی سیستم‌های منطقی ترکیبی</p> <p>- روش‌های ساده‌سازی مدارهای ترکیبی با جبر بول</p> <p>- بهینه‌سازی مدارهای ترکیبی با جدول کارنو و الگوریتم کوئین-مک‌کلاسکی و</p>		





<p>مفهوم حالات بی‌اهمیت (don't care)</p> <ul style="list-style-type: none"> <li>- مفهوم Race, Hazard و Glitch</li> <li>- انواع پیاده‌سازی مدارهای دو طبقه</li> <li>- مفهوم تأخیر</li> <li>- مدارهای کدگذار، کدگشا، تسهیم‌کننده، پادتسهیم‌کننده، هفت‌بخشی و کاربردهای آنها به‌خصوص به‌عنوان یک بلوک پایه در طراحی مدارهای منطقی</li> <li>- طراحی با گیت‌های جهانی (Universal)</li> <li>- مدارهای جمع‌کننده‌ی انتشاری، مقایسه‌کننده، جمع‌کننده با پیش‌بینی رقم نقلی</li> <li>- مفهوم امیدانس بالا و استفاده از بافرهای سه‌حالت برای ایجاد امیدانس بالا، مدار با گیت‌های کلکتور باز، منطق سیمی، استفاده از مقاومت به‌عنوان pull-up و pull-down</li> <li>- مدارهای برنامه‌پذیر (PAL, PLA, FPGA)</li> <li>- معرفی تراشه‌های استاندارد ترکیبی</li> </ul> <p>۵- تحلیل و طراحی سیستم‌های منطقی ترتیبی</p> <ul style="list-style-type: none"> <li>- معرفی عناصر حافظه، لچ‌ها و فلیپ‌فلاپ‌ها</li> <li>- تأخیر انتشار عناصر حافظه، مفهوم زمان راه‌اندازی و زمان نگهداشت، ورودی‌های همگام و ناهمگام</li> <li>- تحلیل مدارهای ترتیبی، جدول تحریک، نمودار حالت، جدول حالت</li> <li>- مراحل طراحی FSM، مدل‌های Mealy و Moore و تفاوت آن‌ها</li> <li>- طراحی مدارهای ترتیبی با انواع فلیپ‌فلاپ‌ها</li> <li>- شمارنده‌ها، ثبات‌ها و شیفت‌دهنده‌ها و ثبات‌های Universal</li> <li>- معرفی تراشه‌های استاندارد ترتیبی</li> </ul> <p>۶- مبانی طراحی مدارهای ناهمگام</p>	
<p>نرم‌افزارهای شبیه‌سازی توصیف سخت‌افزار مثل JSE، Modelsim برای استفاده از زبان‌های VHDL یا Verilog و نیز نرم‌افزارهای شماتیکی مثل Proteus استفاده از زبان Verilog به دلیل سادگی برای این درس توصیه می‌شود.</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>هر هفته یک تکلیف حاوی مطالب بیان شده در درس</p>	<p>تکالیف پیشنهادی</p>
<p>تعداد ۲ تکلیف کامپیوتری و یک پروژه پایانی</p>	<p>پروژه‌های پیشنهادی</p>
<p>تکالیف دستی ۱۰٪ پروژه‌ها ۲۵٪ امتحان میان‌ترم ۲۵٪ امتحان پایان‌ترم ۴۰٪</p>	<p>نمره‌دهی پیشنهادی</p>
<p>[1] M. Mano, Digital Design, 4<sup>th</sup> Edition, Prentice-Hall, 2006. [2] Katz, Contemporary Logic Design, 2<sup>nd</sup> Edition, 2004. [3] F. P. Prosser and D. E. Winkel, <i>The Art of Digital Design: An Introduction to Top-Down Design</i>. Prentice Hall, 1987.</p>	<p>سایر مراجع</p>

درس اصلی ۷: نظریه زبان‌ها و ماشین‌ها

نام درس	نظریه‌ی زبان‌ها و ماشین‌ها		
نام درس به انگلیسی	The Theory of Formal Languages and Automata		
نوع واحد	اصلی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	ساختمان‌های داده		
مطالب پیش‌نیاز	ساختارهای داده، روش‌های اثبات، منطق، نظریه مجموعه‌ها		
کتاب(های) مرجع	<p>[1] P. Linz, <i>An introduction to formal languages and automata</i>. 5<sup>th</sup> Edition, Jones and Barlett Publishers, 2011.</p> <p>[2] M. Sipser, <i>Introduction to the theory of computation</i>. 2<sup>nd</sup> Edition, PWS Publishing Company, 2006.</p>		
اهداف درس	<p>این درس درباره جنبه‌های نظری رشته مهندسی کامپیوتر است و ارتباط بین مسایل و زبان‌ها را مشخص می‌نماید. مباحث مورد بررسی شامل مدل‌های مختلف محاسباتی، توانایی محاسباتی این مدل‌ها، بیان رسمی مدل‌ها و گرامرها، خواص محاسباتی آنها و کاربردهای آن‌ها است. دیگر مباحث شامل مفاهیم محاسبه‌پذیری، تصمیم‌پذیری و تز چرچ و تورینگ در مورد الگوریتم‌هاست. این درس دانش پایه برای دروسهای کامپایلر، طراحی الگوریتم، نظریه محاسبات، و دروسهای مرتبط با توصیف و مدل‌سازی رسمی سیستم‌های کامپیوتری را در بر می‌گیرد.</p>		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بيش مناسبي در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱. دانش پایه برای تشخیص مسائل تصمیم‌پذیر و تصمیم‌ناپذیر</li> <li>۲. به‌دست آوردن پیچیدگی حل مسائل مختلف</li> <li>۳. نوشتن گرامر برای حل مسائل مختلف (زبان‌های مختلف)</li> <li>۴. طراحی ماشین‌هایی برای تشخیص دادن رشته‌های زبان‌هایی از کلاس‌های مختلف</li> </ol>		
فهرست مباحث	<ol style="list-style-type: none"> <li>۱. مباحث مقدماتی منطق گزاره‌ای، منطق مستدی، سیستم اثبات، نظریه مجموعه‌ها، پارادوکس راسیل، مجموعه‌های شمارا و ناشمارا، زبان‌ها و گرامرها، تئوری عدم قطعیت.</li> <li>۲. زبان‌های منظم پذیرنده‌های متناهی قطعی، پذیرنده‌های متناهی غیرقطعی، تبدیل پذیرنده‌های متناهی غیرقطعی به قطعی، پذیرنده‌های متناهی قطعی کمینه، زبان‌های منظم، عبارات منظم، گرامرهای راستگرد خطی، گرامرهای چپگرد خطی، گرامرهای منظم، خصوصیات بستاری زبان‌های منظم، تصمیم‌پذیری و زبان‌های منظم، زبان‌های نامنظم، لیم‌مپینگ برای زبان‌های منظم.</li> <li>۳. زبان‌های مستقل از متن گرامرهای مستقل از متن، زبان‌های مستقل از متن، اشتقاق چپگرد، اشتقاق راستگرد، درخت اشتقاق، گرامرهای مبهم، گرامرهای نامبهم، زبان‌های ذاتاً مبهم، زبان‌های نامبهم، ساده‌سازی گرامرهای مستقل از متن، گرامرهای مستقل از متن، گرامرهای مستقل از متن به صورت طبیعی گرایباخ، مساله عضویت، الگوریتم CYK، ماشین‌های پوش دان، هم‌ارزی ماشین‌های پوش دان و گرامرهای مستقل از متن، ماشین‌های پوش دان قطعی، زبان‌های مستقل از متن قطعی، زبان‌های غیر مستقل از متن، لیم‌مپینگ برای زبان‌های مستقل از متن، خصوصیات بستاری و تصمیم‌پذیری زبان‌های مستقل از متن.</li> </ol>		



<p>۴. زبان‌های حساس به متن، ماشین کراندار خطی و گرامرهای حساس به متن</p> <p>۵. زبان‌های بدون محدودیت، ماشین تورینگ و انواع آن و گرامرهای بدون محدودیت</p> <p>۶. سلسله مراتب زبان‌های رسمی</p> <p>۷. محاسبه پذیری</p> <p>بزرچ و تورینگ، تصمیم‌پذیری و تصمیم‌ناپذیری، محاسبه‌پذیری و محاسبه‌ناپذیری، مسئله توقف، مسئله تخصیص پست، پیچیدگی محاسباتی، رده پیچیدگی P، رده پیچیدگی NP، مسائل NP کامل، مسائل NP سخت.</p>	
یک زبان برنامه‌نویسی مانند C	نرم‌افزارهای مورد نیاز
۱۲ سری تمرین متناسب با مباحث درس	تکالیف پیشنهادی
حداقل دو تمرین کامپیوتری	پروژه‌های پیشنهادی
تمرین‌ها: ۲۰٪ تمرین‌های کامپیوتری: ۱۰٪ میان‌ترم: ۳۰٪ پایان‌ترم: ۴۰٪	نمره‌دهی پیشنهادی
<p>[1] J.E. Hopcroft, R. Motwani, and J.D. Ullman, <i>Introduction to automata theory, languages, and computaio</i>. 2nd Edition, Addison Wesley, 2001.</p> <p>[2] J. E. Hopcroft and J.D. Ullman, <i>Introduction to automata theory, languages, and computation</i>. Addison Wesley, 1979.</p>	سایر مراجع



درس اصلی ۸: زبان تخصصی

نام درس		زبان تخصصی	
نام درس به انگلیسی		Technical English	
نوع واحد	اصلی	مهندسی کامپیوتر	۲ واحد
مقطع	کارشناسی		
همیناها			
پیش نیازها	زبان عمومی		
مطالب پیش نیاز	تسلط عمومی به زبان انگلیسی		
کتاب (های) مرجع	1- Selected short articles on Computer Engineering and Information Technology (from different authors) 2- TED group scientific lectures 3- EE Times 4- IEEE Spectrum Magazine		
اهداف درس	هدف از این درس ایجاد مهارت در خواندن روان و درک صحیح متون زبان انگلیسی در حوزه مهندسی کامپیوتر و فن آوری اطلاعات و نیز تا حدی درک سخنرانی‌های علمی در این حوزه است. این درس با تکیه بر تمرینات مستمر هفتگی در خواندن و نوشتن و نیز گوش دادن به سخنرانی‌های علمی به زبان انگلیسی سعی در ارتقای مهارت‌های دانشجو دارد.		
نتایج درس	دانشجویانی که این درس را با موفقیت پشت سر بگذارند توانایی مناسبی را در موارد زیر خواهند داشت: ۱- توانایی خواندن صحیح و روان یک متن فنی مهندسی کامپیوتر با پیچیدگی متوسط ۲- درک نسبتاً خوب مفهوم متن همزمان با خواندن متن ۳- درک نسبی سخنرانی‌های فنی در حوزه مهندسی کامپیوتر ۴- توانایی نگارش متون ساده فنی با سرعت مناسب		
فهرست مباحث	بعضی از مطالبی که می‌توان در این درس مرور کرد عبارتند از: امنیت در مرورگر محاسبات ابری امنیت شبکه FPGA چیست؟ لینوکس چیست؟ هفت چیز که شما باید در خصوص محاسبات ابری بدانید معماری سرویس‌گرا چیست؟ کانال ارتباط داده فناوری BitTorrent چگونگی بهینه‌سازی انجین جستجو سیستم‌های عامل زبان‌های برنامه‌نویسی		



شبهه‌سازی مغز انسان (TED Talk) اخلاق مهندسی	
تعداد ۱۲	تکالیف پیشنهادی
تکالیف %۸۰ امتحان پایان ترم %۲۰	نمره دهی پیشنهادی
متون انتخابی ثابت نبوده و هر موضوع جالب فنی روز می‌تواند مورد استفاده قرار گیرد.	سایر مراجع



درس اصلی ۹: روش پژوهش و ارائه

نام درس	روش پژوهش و ارائه		
نام درس به انگلیسی	Research and Technical Presentation		
نوع واحد	اصلی	مهندسی کامپیوتر	۲ واحد
مقطع	کارشناسی		
هم‌نیازها	-		
پیش‌نیازها	زبان تخصصی، ترم ۵ و بالاتر		
مطالب پیش‌نیاز			
کتاب(های) مرجع	<p>۱- ع. علی‌احمدی و وس. نهائی، توصیفی جامع از روشهای تحقیق، تهران: تولید دانش، ۱۳۸۶.</p> <p>۲- لوکاس، استفن ای. هنر سخنرانی. ترجمه ساده حمزه و باباطاهر علیزاده، تهران: رشد، ۱۳۸۱.</p> <p>۳- م. ت. روحانی رانکوهی، شیوه ارائه مطالب علمی، تهران: علمی، ۱۳۸۲.</p> <p>۴- م. ج. یاحقی و م. م. ناصح، راهنمای نگارش و ویرایش، چاپ سیزدهم، مشهد: استان قدس رضوی، ۱۳۷۳.</p>		
اهداف درس	هدف از این درس آشنائی و کسب مهارت در اصول و روش‌های انجام تحقیق، اصول تهیه انواع ارائه‌های نوشتاری، مسائل مطرح در اجرای انواع ارائه‌های گفتاری، و آشنائی با ابزارهای مربوطه می‌باشد.		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت بگذرانند در موارد زیر توانائی بالائی خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- نحوه انتخاب موضوع برای تحقیق</li> <li>۲- چگونگی انجام تحقیق</li> <li>۳- ارائه نتایج تحقیق بصورت گزارش یا مقاله</li> <li>۴- ایراد سخنرانی فنی با رعایت اصول لازم</li> <li>۵- آشنایی با نرم‌افزارهای مفید در انجام تحقیق و تهیه ارائه</li> </ol>		
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- تعاریف و مفاهیم اولیه مرتبط با پژوهش</li> <li>۲- تعریف موضوع پژوهش و انتخاب عنوان</li> <li>۳- تدوین طرح پژوهش</li> <li>۴- بررسی سوابق موضوع، مطالعه و یادداشت‌برداری</li> <li>۵- روش‌ها و نکات مهم در انجام بخش عملی - تجربی پژوهش</li> <li>۶- اصول مهم در نگارش گزارش‌های مهندسی، تهیه گزارش‌های نهائی طرح</li> <li>۷- نکات مهم ویژه برای انواع ارائه نوشتاری</li> <li>۸- اصول مطرح در ارائه‌های گفتاری</li> <li>۹- نکات مهم ویژه برای انواع ارائه گفتاری</li> </ol>		
نرم‌افزارهای مورد نیاز	Word, PowerPoint, OneNote, Project, EndNote, LaTeX		
تکالیف پیشنهادی	تعداد ۱۰ تکلیف از مباحث درس		
پروژه‌های پیشنهادی	یک پروژه پژوهش کتابخانه‌ای که در طی نیمسال با طرح مباحث مختلف درس انجام می‌پذیرد. بر اساس این کار، دانشجو در پایان نیمسال یک ارائه فنی نوشتاری تحویل و یک ارائه گفتاری در حضور کلاس انجام خواهد داد.		
نمره‌دهی پیشنهادی	تکالیف	٪۲۰	
	ارائه گفتاری پروژه	٪۲۵	
	ارائه نوشتاری پروژه	٪۲۵	



۳۰٪	امتحان پایان ترم	
۱- طبیبی، جمال الدین، ملکی، محمدرضا، دلگشانی، بهرام. تدوین پایان نامه، رساله، طرح پژوهشی و مقاله علمی. تهران: فردوس، ۱۳۸۸.		سایر مراجع
۲- غ. خاکی، روش تحقیق با رویکردی به پایان نامه نویسی، تهران: بازتاب، ۱۳۸۲.		





درس اصلی ۱۰: ریاضیات مهندسی

ریاضیات مهندسی		نام درس
Engineering Mathematics		نام درس به انگلیسی
۳ واحد	اصولی	نوع واحد
	مهندسی کامپیوتر	مقطع
	کارشناسی	هم‌نیازها
	ریاضی عمومی ۲، معادلات دیفرانسیل	پیش‌نیازها
		مطالب پیش‌نیاز
[1] E. Kreyszig, <i>Advanced Engineering Mathematics</i> , 10 <sup>th</sup> ed., Wiley, 2011. [2] C. R. Wylie, <i>Advanced Engineering Mathematics</i> , 6 <sup>th</sup> ed., McGraw – Hill, 1995. [۳] م. توماتیان، ریاضیات مهندسی، انتشارات آشنا، تبریز، ۱۳۸۹.		کتاب(های) مرجع
آشنایی با مفاهیم و کاربردهای سری و تبدیل فوری، زمینه‌های بروز و روش‌های تحلیل معادلات با مشتقات جزئی، توابع و نگاشت‌ها در صفحه مختلط		اهداف درس
		نتایج درس
<p>۱. سری فوری و تبدیل فوری: تعریف سری فوری، فرمول اویلر، بسط در نیم‌دایره، نوسات واداشته، انتگرال فوری، تبدیل لاپلاس؛ قضیه گیسیس و محدودیت‌های تحلیل فوری، توابع متعامد و کامل، همگرایی سری و تبدیل فوری، کاربرد تحلیل فوری در حل مسائل مهندسی، خواص تقارنی تبدیل و سری فوری، معرفی تبدیل فوری‌ی زمان کوتاه</p> <p>۲. معادلات با مشتقات جزئی: معادله موج یک متغیره، روش تفکیک متغیرها، جواب دالامبر برای معادله موج، معادله انتشار گرما، معادله موج، معادله لاپلاس در مختصات دکارتی و کروی و قطبی، معادلات بیضوی، سهموی و هذلولوی، موارد استعمال تبدیل لاپلاس در حل معادلات با مشتقات جزئی، حل معادلات با مشتق جزئی با استفاده از انتگرال فوری، استخراج معادلات تلگرافی</p> <p>۳. توابع تحلیلی و نگاشت همدیس و انتگرال‌های مختلط: حد و پیوستگی، مشتق توابع مختلط، توابع نمائی و مثلثاتی، هذلولی و لگاریتمی، مثلثاتی معکوس و نمائی با نمای مختلط، نگاشت همدیس، حفظ شرط مرزی دیریکله تحت تبدیل همدیس، حفظ انرژی تحت تبدیل همدیس، کاربرد تبدیل همدیس در محاسبات ظرفیت الکتریکی</p> <p>۴. انتگرال خطی در صفحه مختلط: قضیه انتگرال کوشی، محاسبه انتگرال خطی بوسیله انتگرال‌های نامعین، فرمول کوشی، بسط‌های تیلور و مک لورن، محاسبه‌ی انتگرال‌ها به روش مانده‌ها، قضیه مانده، محاسبه انتگرال حقیقی کسری، محاسبه انتگرال حقیقی مثلثاتی</p>		فهرست مباحث
	متلب	نرم‌افزارهای مورد نیاز
	هفت تکلیف دستی	تکالیف پیشنهادی
	سه تکلیف کامپیوتری	پروژه‌های پیشنهادی
۳۰٪	تکالیف کامپیوتری و گزارش‌ها	نمره‌دهی پیشنهادی
	آزمون‌های کتبی	
		سایر مراجع



درس اصلی ۱۱: معماری کامپیوتر

نام درس	معماری کامپیوتر	
نام درس به انگلیسی	Computer Architecture	
نوع واحد	اصلی	مهندسی کامپیوتر
مقطع	کارشناسی	
هم‌نیازها	-	
پیش‌نیازها	مدارهای منطقی	
مطالب پیش‌نیاز	آشنایی با اصول طراحی مدارهای منطقی، مبانی کامپیوتر و برنامه‌سازی	
کتاب(های) مرجع	[1] D. A. Patterson and J. L. Hennessy, <i>Computer Organization and Design: The Hardware/Software Interface</i> . 4 <sup>th</sup> Edition, Morgan Kaufmann Publishers Inc., 2010.	
اهداف درس	<p>هدف از این درس، آشنایی دانشجویان رشته‌ی مهندسی کامپیوتر با معماری و سازمان‌دهی پردازنده‌ها است که شامل آشنایی با معماری دستورالعمل و نیز ساختار داخلی پردازنده می‌شود. در ضمن دانشجویان با محاسبات کامپیوتری مورد استفاده در پردازنده‌های عام منظوره نیز آشنا می‌شوند که شامل نمایش اعداد و عملیات اصلی شامل جمع، تفریق، ضرب و تقسیم در سیستم‌های عددی مختلف می‌شود. در ادامه سلسله مراتب حافظه در سیستم‌های پردازشی مورد بحث قرار می‌گیرد. از آنجاییکه مدل‌سازی و آزمایش معماری‌های مختلف که از اهداف درس می‌باشد با بکارگیری زبان‌های توصیف سخت‌افزار میسر می‌گردد استفاده از زبان ورپلاگ و یادآوری مفاهیم پایه آن در حین تدریس کلاس پیشنهاد می‌شود.</p>	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- معماری‌های مختلف کم‌دستور/پر دستور</li> <li>۲- تحلیل کارایی پردازنده‌ها</li> <li>۳- طراحی و پیاده‌سازی پردازنده‌ها</li> <li>۴- الگوریتم‌های حساب کامپیوتری در پردازنده‌ها</li> <li>۵- طراحی اجزای جانبی و ارتباط آنها با پردازنده</li> <li>۶- آشنایی با زبان ورپلاگ و شبیه‌سازی ساختارهای پایه‌ای معماری کامپیوتر با آن</li> </ol>	
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- مقدمات             <ul style="list-style-type: none"> <li>- تاریخچه‌ی کامپیوتر و پردازنده‌ها</li> <li>- کاربرد پردازنده‌های در دنیای کنونی</li> <li>- دسته‌بندی انواع پردازنده</li> </ul> </li> <li>۲- معرفی مفاهیم پایه             <ul style="list-style-type: none"> <li>- معرفی اجزای اصلی یک پردازنده</li> <li>- معرفی مفهوم مجموعه دستورالعمل</li> <li>- مفاهیم معماری کامپیوتر و سازمان کامپیوتر</li> <li>- سیستم‌های عددی و عملیات پایه</li> </ul> </li> <li>۳- معرفی زبان مدل‌سازی سخت‌افزاری ورپلاگ             <ul style="list-style-type: none"> <li>- معرفی زبان و ساختارهای پایه مدل‌سازی در آن</li> <li>- مثالهای مدل‌سازی اجزای یک پردازنده شامل بخش‌های ترکیبی و ترتیبی و خط لوله</li> </ul> </li> <li>۴- طراحی پردازنده             <ul style="list-style-type: none"> <li>- طراحی مسیر داده</li> </ul> </li> </ol>	



<p>- طراحی واحد کنترل</p> <ul style="list-style-type: none"> <li>o کنترل سیم‌بندی شده</li> <li>o کنترل به صورت ریزبرنامه‌ریزی</li> </ul> <p>- مقایسه و تحلیل معماری RISC و CISC</p> <p>- ارزیابی کارایی پردازنده‌های کامپیوتری</p> <p>۵- معرفی مکانیسم خط لوله</p> <ul style="list-style-type: none"> <li>- مسیر داده خط لوله</li> <li>- مسیر کنترل خط لوله</li> <li>- معرفی مخاطرات خط لوله و روش‌های حل یا کاهش این مخاطرات</li> <li>- ارزیابی کارایی پردازنده‌های دارای خط لوله‌ی</li> </ul> <p>۶- سلسله مراتب حافظه</p> <ul style="list-style-type: none"> <li>- تحلیل علل نیاز به وجود سلسله مراتب حافظه</li> <li>- حافظه‌ی نهان</li> </ul> <p>۷- حساب کامپیوتری</p> <ul style="list-style-type: none"> <li>- الگوریتم‌های حسابی صحیح برای عملیات جمع، تفریق، ضرب و تقسیم برای اعداد</li> <li>- الگوریتم‌های ممیز شناور برای عملیات جمع، تفریق، ضرب و تقسیم برای اعداد</li> </ul> <p>۸- تجهیزات جانبی پردازنده</p> <ul style="list-style-type: none"> <li>- روش‌های ارتباطی پردازنده با ادوات جانبی</li> <li>- ارتباط برنامه‌ریزی شده (Programmed I/O)</li> <li>- ارتباط با استفاده از وقفه (Interrupted I/O)</li> <li>- دسترسی مستقیم به حافظه (DMA)</li> <li>- انواع گذرگاه‌ها</li> </ul> <p>۹- معرفی پردازنده‌های چند هسته‌ای</p>	
<p>برای بهبود توانایی مدل‌سازی و آزمایش معماری‌های مختلف بکارگیری زبان‌های توصیف سخت‌افزار VHDL یا Verilog با استفاده از نرم‌افزارهای JSE Modelsim یا Quartus پیشنهاد می‌شود.</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>تعداد ۴ تکلیف حاوی مطالب تئوری بیان شده در درس</p>	<p>تکالیف پیشنهادی</p>
<p>تعداد ۴ تکلیف کامپیوتری در طراحی بخش‌های مختلف پردازنده</p>	<p>پروژه‌های پیشنهادی</p>
<p>تکالیف دستی ۱۰٪</p> <p>پروژه‌ها ۲۰٪</p> <p>امتحان میان‌ترم ۳۰٪</p> <p>امتحان پایان‌ترم ۴۰٪</p>	<p>نمره‌دهی پیشنهادی</p>
<p>[1] M. Mano, Computer System Architecture, Prentice Hall, 3<sup>rd</sup> Edition, 1993. [2] J. P. Hayes, Computer Architecture and Organization, McGraw-Hill, 1988.</p>	<p>سایر مراجع</p>

درس اصلی ۱۲: سیستم‌های عامل

نام درس	سیستم‌های عامل	
نام درس به انگلیسی	Operating Systems	
نوع واحد	اصلی	مهندسی کامپیوتر
مقطع	کارشناسی	
هم‌نیازها		
پیش‌نیازها	ساختارهای داده و معماری کامپیوتر	
مطالب پیش‌نیاز	معماری‌های مختلف سیستم‌های کامپیوتری، برنامه‌نویسی به زبان C++	
کتاب(های) مرجع	[1] P. Silberschatz, B. Galvin, and G. Gagne, <i>Operating System Concepts</i> . 8th Edition, John Wiley Inc., 2010.	
اهداف درس	<p>هدف این درس ایجاد درک صحیح در مورد ارتباط بین نرم‌افزارهای کاربردی با سخت‌افزار و روش‌ها و الگوریتم‌های مدیریت منابع برای دانشجویان رشته مهندسی کامپیوتر است. علاوه بر این، دانشجویان این درس روش‌های پایه‌ای برای مدیریت سطح پایین سیستم‌های کامپیوتری را فرا می‌گیرند. در ضمن، چگونگی طراحی چنین سیستم‌هایی با در نظر گرفتن مشخصه‌ها و محدودیت‌های سخت‌افزار و نرم‌افزار و بهبود کیفیت برنامه از دیگر اهداف این درس است. این درس ترکیبی از مباحث تئوری و عملی است.</p>	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- انواع سیستم‌های کامپیوتری و کاربردهای آن‌ها.</li> <li>۲- طراحی، ساخت، و مدیریت سیستم‌های نرم‌افزاری.</li> <li>۳- توانمندی کشف دلایل کاهش کارایی سیستم‌های کامپیوتری و حل مشکلات آن‌ها.</li> <li>۴- ایجاد سیاست‌های مدیریت منابع بنا به شرایط سیستم.</li> </ol>	
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- مقدمه و ساختارهای سیستم‌عامل</li> <li>۲- مدیریت فرآیندها</li> <li>۳- ریسمان‌ها</li> <li>۴- زمان‌بندی پردازنده</li> <li>۵- همگام‌سازی فرآیندها</li> <li>۶- مدیریت بِن‌بست</li> <li>۷- مدیریت حافظه اصلی</li> <li>۸- مدیریت حافظه ثانویه</li> <li>۹- مدیریت ورودی/خروجی</li> <li>۱۰- ساختارهای حافظه انبوه (دیسک، زمان بندی، RAID، و مسائل مرتبط)</li> </ol>	
نرم‌افزارهای مورد نیاز	سیستم عامل لینوکس، سیستم عامل ویندوز، زبان برنامه‌سازی C++	
تکالیف پیشنهادی	تقریباً ۱۰ تکلیف	
پروژه‌های پیشنهادی	تعداد ۴ تکلیف کامپیوتری	
نمره‌دهی پیشنهادی	تکالیف کامپیوتری و پروژه	۳۰٪
	آزمون‌ها	۷۰٪
سایر مراجع	[1] A. S. Tanenbaum, <i>Modern Operating Systems</i> , 3rd Edition, Pearson Inc., 2008.	



درس اصلی ۱۳: طراحی الگوریتم‌ها

نام درس	طراحی الگوریتم‌ها	
نام درس به انگلیسی	Design of Algorithms	
نوع واحد	اصلی	مهندسی کامپیوتر
مقطع	کارشناسی	
هم‌نیازها		
پیش‌نیازها	ساختارهای داده	
مطالب پیش‌نیاز	آشنایی با مفاهیم اولیه ساختمان‌های داده و الگوریتم‌ها آشنایی با مفاهیم پایه‌ای ریاضیات گسسته و گراف مانند الگوریتم‌های جستجو در عمق، جستجو در پهنا، درخت پوشای کمینه، کوتاهترین مسیر از یک گره	
کتاب(های) مرجع	[1] T. Cormen, C. Leiserson, and R. Rivest. <i>Introduction to Algorithms</i> . McGraw-Hill Inc., 2001.	
اهداف درس	هدف این درس آموزش روش‌های تجزیه و تحلیل و طراحی الگوریتم‌ها است. در این درس، دانشجویان می‌آموزند که چگونه یک مساله را تحلیل نموده و انواع الگوریتم‌های احتمالی برای حل آن را پیدا نمایند. سپس راه‌حل‌های الگوریتمی مبتنی بر هر نوع را یافته، آنها را از نظر پیچیدگی محاسباتی تحلیل و مقایسه نموده و بر اساس اندازه و ویژگی‌های ورودی مساله، بهترین آنها را برای یک کاربرد خاص مهندسی انتخاب نمایند. در این درس الگوریتم‌های پایه برای حل مسائل کاربردی و رایج نیز به دانشجویان ارائه خواهد گردید.	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند قادر خواهند بود</p> <ol style="list-style-type: none"> <li>۱- یک درک کلی از روش‌های حل مسائل الگوریتمی داشته باشند.</li> <li>۲- با مسائل NP-complete آشنا شده و NP-complete بودن یک مساله را ثابت کنند.</li> <li>۳- با الگوریتم‌های پایه‌ای گراف آشنا می‌شوند.</li> <li>۴- پیچیدگی زمانی یک الگوریتم را محاسبه کنند.</li> <li>۵- درکی از الگوریتم‌های رایج و مهم داشته و راه‌حلهای مختلف آنها را از نظر پیچیدگی مقایسه کنند و بدانند هر الگوریتم را در کجا استفاده نمایند.</li> <li>۶- از توابع کتابخانه‌ای موجود برای الگوریتم‌های رایج استفاده نمایند.</li> </ol>	
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- انواع مختلف روش‌های حل مساله</li> <li>۲- برنامه‌نویسی پویا</li> <li>۳- مسائل کوله پشتی</li> <li>۴- روشهای حریصانه</li> <li>۵- مسائل زمان‌بندی بازه‌ها</li> <li>۶- تحلیل سرشکن</li> <li>۷- ساختمان‌های داده‌ای پیشرفته:             <ol style="list-style-type: none"> <li>a. درخت‌های B</li> <li>b. پشته‌های باینومینال</li> <li>c. پشته‌های فیبوناچی</li> </ol> </li> <li>۸- مجموعه‌های مجزا</li> <li>۹- کوتاهترین مسیر بین تمام گره‌های گراف</li> <li>۱۰- بیشترین جریان</li> <li>۱۱- انطباق رشته‌ها</li> </ol>	



۱۲- تئوری NP-completeness و مسائل ثابت شده	
محیط‌های برنامه‌نویسی متداول زبان‌های برنامه‌نویسی	نرم‌افزارهای مورد نیاز
تقریباً ۱۰ تکلیف	تکالیف پیشنهادی
تعداد ۴ تکلیف کامپیوتری	پروژه‌های پیشنهادی
تکالیف کامپیوتری و پروژه	نمره‌دهی پیشنهادی
آزمون‌ها	
۳۰٪	
۷۰٪	
[1] Tardos Kleinberg, Algorithm Design. Addison Wesley, 2005. [2] Levitin, Introduction to the Design & Analysis of Algorithms. Addison Wesley, 2002. [3] Toth Martello, Knapsack Problems. John Willey & Sons, 1990.	سایر مراجع



درس اصلی ۱۴: طراحی کامپیوتری سیستم‌های دیجیتال

نام درس	طراحی کامپیوتری سیستم‌های دیجیتال		
نام درس به انگلیسی	Computer Aided Digital System Design		
نوع واحد	اصولی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها	-		
پیش‌نیازها	معماری کامپیوتر		
مطالب پیش‌نیاز	آشنایی با اصول طراحی دیجیتال و برنامه‌نویسی کامپیوتر		
منابع درس	<p>[1] S. Palnitkar, <i>Verilog HDL: A Guide to Digital Design and Synthesis</i>. SunSoft Press, 2nd ed. 2003.</p> <p>[2] V. A. Pedroni, <i>Circuit Design with VHDL</i>. MIT Press, 2011.</p> <p>[3] C. Maxfield, <i>The Design Warrior's Guide to FPGAs: Devices, Tools and Flows</i>. Elsevier Pub., 2004.</p>		
اهداف درس	آشنایی با روش‌های خودکار طراحی و اشکال‌زدایی مدارها و سیستم‌های دیجیتال با رویکرد استفاده از ابزارهای طراحی خودکار مدارهای مجتمع		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <p>۱- مهارت توصیف و طراحی مدارها و سیستم‌های بزرگ سخت‌افزاری با زبان‌های توصیف سخت‌افزار با تأکید بر مهارت کنترل پیچیدگی</p> <p>۲- آشنایی با ابزارهای طراحی خودکار مدارهای دیجیتال</p> <p>۳- آشنایی با تراشه‌های برنامه پذیر (FPGA و CPLD)، معماری داخلی و امکانات مفید آنها برای طراحی حرفه ای</p>		
فهرست مباحث	<p>موارد ستاره‌دار به صورت اختیاری هستند.</p> <p>۱- مقدمات و مفاهیم اولیه</p> <ul style="list-style-type: none"> <li>- تاریخچه‌ی سیستم‌های دیجیتال</li> <li>- بررسی روند رشد صنعت طراحی سیستم‌های دیجیتال</li> <li>- ابزارها و زبان‌های طراحی خودکار سخت‌افزار</li> <li>- چرخه‌های طراحی ASIC و FPGA و مقایسه‌ی آنها</li> <li>- سبک‌های طراحی سخت‌افزار</li> <li>- سطوح انتزاعی طراحی سخت‌افزار</li> </ul> <p>۲- زبان‌های توصیف سخت‌افزار</p> <ul style="list-style-type: none"> <li>- دلایل نیاز به زبان‌های توصیف سخت‌افزار در مقابل روش‌های شماتیکی</li> <li>- ویژگی‌های کلیدی یک زبان توصیف سخت‌افزار</li> <li>- هم‌رندی به عنوان یک مشخصه بارز زبان‌های توصیف سخت‌افزار</li> <li>- زبان‌های توصیف سخت‌افزار مرسوم و مقایسه‌ی آنها</li> <li>- ویژگی‌های زبان Verilog/VHDL</li> <li>- مقایسه زبان Verilog/VHDL با سایر زبان‌های توصیف سخت‌افزار</li> <li>- روش‌های شبیه‌سازی سخت‌افزار</li> </ul> <p>۳- آموزش زبان توصیف VHDL/Verilog</p> <p>در این بخش، زبان مورد نظر تدریس می‌شود. مدت زمان در نظر گرفته شده برای این بخش</p>		



<p>حدود ۴-۶ هفته می باشد. پیشنهاد می شود که آموزش زبان توصیف همراه با مثال های روشنتر و کاربردی انجام شود. این بخش شامل موارد زیر است:</p> <ul style="list-style-type: none"> <li>- مدل تأخیر در زبان مورد نظر</li> <li>- انواع داده های زبان</li> <li>- روش توصیف سخت افزار در سطوح مختلف (رفتاری، جریان داده و ساختاری)</li> <li>- ویژگی های خاص زبان توصیف مورد نظر</li> <li>- روش طراحی Testbench</li> <li>- طراحی بلوک های ترتیبی و ترکیبی کاربردی با زبان مورد نظر</li> <li>- طراحی بصورت پارامتریکی یا generic</li> <li>- روش های مدیریت پیچیدگی سخت افزارهای بزرگ</li> <li>- تکنیک های سازمان دهی توصیف</li> <li>- روش طراحی بالا به پایین و روش طراحی پایین به بالا</li> <li>- * انواع روش های توصیف ماشین های حالت با زبان توصیف سخت افزار و روش های کدگذاری حالت (باینری، One-Hot، کد گری و ...).</li> <li>- * طراحی خط لوله ای و نحوه توصیف آن در سطح انتقال ثبات</li> </ul> <p style="text-align: right;">۴- سنتز سخت افزار</p> <ul style="list-style-type: none"> <li>- مفاهیم سنتز رفتاری، منطقی و فیزیکی</li> <li>- مراحل انجام سنتز منطقی</li> <li>o مرحله غیر وابسته به فناوری</li> <li>o مرحله وابسته به فناوری (نگاشت فناوری)</li> <li>- مفهوم زیرمجموعه ای قابل سنتز و ملاحظات لازم در توصیف سنتز پذیر</li> <li>- شبیه سازی و تست پس از سنتز</li> <li>- * طراحی بر اساس محدودیت</li> <li>- * روش های تحلیل زمانی ایستا (STA) و معرفی پارامتر Slack</li> <li>- * نحوه بهینه سازی معیارهای طراحی (سرعت، مساحت و توان مصرفی) با استفاده از ابزارها</li> <li>- * مروری بر تکنیک های طراحی مدارهای پرسرعت و توان پایین</li> <li>- * مروری بر تکنیک های طراحی مدارهای آزمون پذیر</li> </ul> <p>۵- طراحی سیستم های دیجیتال با PLD (حداقل ۶ هفته)</p> <ul style="list-style-type: none"> <li>- مروری بر انواع PLD ها، کاربردهای PLD ها در تحقیقات و صنعت و ساختار داخلی PLD ها (معماری بلوک های منطقی و بلوک IO، معماری اتصالات)</li> <li>- منابع مفید در ساختار PLD های موجود (Gigabit Transceiver, DCM)</li> <li>- بلوک های DSP، پردازنده های نهفته و ... و کاربرد آنها</li> <li>- SPLD ها و CPLD ها</li> <li>- FPGA ها و ساختار آنها</li> <li>- روش های طراحی و سنتز سخت افزار برای نگاشت روی FPGA ها</li> </ul>	<p>نرم افزارهای مورد نیاز</p>
<p>ابزارهای JSE, Quartus, Leonardo و Modelsim که برای سنتز و شبیه سازی تراشه های ASIC و FPGA</p>	





کاربرد دارند.	
تعداد ۴ تکلیف از مطالب تئوری بیان شده در درس	تکالیف پیشنهادی
حداقل ۶ تکلیف کامپیوتری و یک پروژه پایانی	پروژه‌های پیشنهادی
۷۱۰٪	تکالیف دستی
۷۴۰٪	پروژه‌ها
۷۵۰٪	امتحان پایان‌ترم
[1] Z. Navabi, <i>Verilog Digital System Design</i> . McGraw-Hill, New York, 1999. [2] I. Radojevic and Zoran Salcic, <i>Embedded Systems Design Based on Formal Models of Computatio</i> . Springer , 2011. [3] Xilinx, Altera and Actel device datasheets.	سایر مراجع



درس اصلی ۱۵: سیگنال‌ها و سیستم‌ها

نام درس		سیگنال‌ها و سیستم‌ها	
نام درس به انگلیسی		Signals and Systems	
نوع واحد	اصلی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	ریاضیات مهندسی		
مطالب پیش‌نیاز	آشنایی با ریاضیات اعداد مختلط، تبدیل فوری و تبدیل لاپلاس		
کتاب(های) مرجع	<p>[1] A. V. Oppenheim, A. S. Willsky, and S.H. Nawab, <i>Signals and Systems</i>. 2<sup>nd</sup> ed., Prentice- Hall, 1996.</p> <p>[2] R. E. Ziemer, W. H. Tranter, and D. R. Fannin, <i>Signals and Systems, Continuous and Discrete</i>. 4<sup>th</sup> ed., Prentice - H all, 1998.</p> <p>[3] S. Haykin and B. Van Veen, <i>Signals and Systems</i>. 2<sup>nd</sup> ed., Wiley, 2003.</p>		
اهداف درس	آشنایی با توصیف سیگنال‌ها و تحلیل سیستم‌های خطی و تغییرناپذیر با زمان در حوزه‌های زمان (پیوسته و گسسته) و فرکانس		
نتایج درس			
فهرست مباحث	<p>۱. مقدمه: مفاهیم و ابزارهای ریاضی پردازش سیگنال‌ها و تحلیل سیستم‌ها، تعاریف، خواص و تقسیم‌بندی‌های کلی</p> <p>۲. سیگنال‌های پیوسته زمان و گسسته زمان: نمایش ریاضی، ضربه و پله، متناوب، نمایی مختلط، توان و انرژی</p> <p>۳. سیستم‌های خطی و تغییرناپذیر با زمان: پاسخ ضربه، مفهوم کنولوشن، خواص پاسخ ضربه، توصیف به وسیله معادلات تفاضلی و دیفرانسیل</p> <p>۴. سری فوری سیگنال‌های متناوب: اهمیت نمایش درمحاسبه پاسخ سیستم‌های LTI، سیگنال‌های پیوسته زمان، سیگنال‌های گسسته زمان، همگرایی سری فوری، خواص نمایش سری فوری</p> <p>۵. تبدیل فوری پیوسته زمان: تعریف، همگرایی، خواص، تحلیل سیستم‌های توصیف شده با معادلات دیفرانسیل با ضرائب ثابت</p> <p>۶. تبدیل فوری گسسته زمان: تعریف، همگرایی، خواص، تحلیل سیستم‌های توصیف شده با معادلات تفاضلی با ضرائب ثابت</p> <p>۷. نمونه‌برداری: قضیه، فرم‌های ایده‌آل و غیر ایده‌آل، پدیده تداخل طیفی، بازسازی</p> <p>۸. تبدیل لاپلاس: تعریف، همگرایی، خواص، تابع تبدیل و تحلیل سیستم‌های LTI (پیوسته زمان)</p> <p>۹. تبدیل Z: تعریف، همگرایی، خواص، تابع تبدیل و تحلیل سیستم‌های LSI (گسسته زمان)</p> <p>۱۰. کاربردهای نوعی</p>		
نرم‌افزارهای مورد نیاز	متلب		
تکالیف پیشنهادی	هفت تکلیف دستی		
پروژه‌های پیشنهادی	سه تکلیف کامپیوتری با متلب		
نمره‌دهی پیشنهادی	تکالیف کامپیوتری و گزارش‌ها	۴۰٪	
	آزمونهای کتبی	۶۰٪	
سایر مراجع			



درس اصلی ۱۶: ریزپردازنده و زبان اسمبلی

نام درس	ریزپردازنده و زبان اسمبلی		
نام درس به انگلیسی	Microprocessors and Assembly language		
نوع واحد	اصلی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	معماری کامپیوتر		
مطالب پیش‌نیاز	مفاهیم پایه در مدارهای منطقی و معماری کامپیوتر		
کتاب(های) مرجع و منابع مفید	<p>[1] محمد مهدی همایون پور، فرزاد حصار، سید امیر اصغری، علی قنبری، ریزپردازنده و زبان اسمبلی، انتشارات شیخ بهایی، ۱۳۹۲.</p> <p>[2] John Uffenbeck, The 8086/8088 Family: Design, Programming, and Interfacing, Prentice Hall, 3rd Edition, 2001.</p> <p>[3] ATmega16 microcontroller datasheet.</p> <p>[4] James L. Antonakos, The Pentium Microprocessor, Prentice-Hall, 1998.</p> <p>[5] Holzner Steven Advanced Assembly Language, Prentice-Hall, 1995.</p> <p>[6] Intel Corporation, Intel Pentium Developer's Manual, Volume 3, 1995.</p> <p>[7] NASM Development Team, NASM-Netwide Assembler User Manual, 2012.</p> <p>[8] Richard H. Barnett, Sarah Cox, Larry O'Cull, Embedded C Programming and the Atmel AVR, Delmar Cengage Learning Publishing, 2011.</p> <p>[9] CodeVisionAVR C compiler, User manual, 2003.</p> <p>[10] AVR Assembler, Atmel, 2004.</p> <p>[11] Atmel Studio, Atmel.</p> <p>[12] Winavr User Guide.</p>		
اهداف درس	<p>این درس دانش پایه‌ای ریزپردازنده و میکروکنترلر را برای دانشجویان فراهم می‌آورد، به گونه‌ای که آنها را قادر به طراحی سیستم‌های مبتنی بر ریزپردازنده و میکروکنترلر خواهد ساخت. بخش قابل توجهی از این درس بر ریزپردازنده ۸۰۸۶/۸۸ بنا نهاده شده است. یادگیری این ریزپردازنده، در عین سادگی ساختار نسبت به پردازنده‌های بسیار پیشرفته‌تر امروزی، اطلاعات پایه‌ای مهمی از مفاهیم طراحی ریزپردازنده را به دانشجویان منتقل می‌کند و آنها را برای یادگیری ساختارهای پیچیده‌تر آماده می‌سازد. در عین حال در این درس مباحث مختصری از ریزپردازنده پیشرفته‌تر پنتیوم مانند ثبات‌ها، روش‌های آدرس‌دهی و مفاهیم عملیات حالت حقیقی و حفاظت‌شده برای نشان دادن مختصری از تفاوت‌های آن با ریزپردازنده ۸۰۸۶ (اختیاری)، معرفی خواهد شد. بخشی دیگری از این درس به معرفی میکروکنترلرهای خانواده AVR اختصاص یافته است تا بدین ترتیب دانشجویان با امکانات تعبیه شده در میکروکنترلرها و مفاهیم مطرح در سیستم‌های نهفته شامل اجتماع انواع حافظه‌ها، درگاه‌های موازی قابل برنامه‌ریزی، انواع وقفه‌های سخت‌افزاری و نرم‌افزاری و اولویت دهی آنها، زمان‌سنج/شمارنده برای استفاده در شمارش وقایع، زمان‌گیری و تولید سیگنال‌های از نوع PWM، مقایسه‌کننده آنالوگ، مبدل آنالوگ به دیجیتال و بعضی از انواع پروتکل‌های ارتباط سریال آشنا شوند. به منظور آشنایی با زبان اسمبلی، در این درس ضمن آشنایی با مفاهیم اصلی زبان اسمبلی، دستورات اسمبلی ریزپردازنده ۸۰۸۶ و خانواده AVR مطرح گردیده و اسمبلرها و محیط‌های توسعه مجتمع (IDE) برای آنها معرفی خواهند شد.</p>		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند با مفاهیم بنیادی در طراحی و پیاده‌سازی سیستم‌های مبتنی بر ریزپردازنده و میکروکنترلر آشنا شده و بینش و توانایی مناسبی در موارد زیر کسب خواهند کرد:</p> <p>۱- توصیف معماری و سازمان یک ریزپردازنده</p>		



<p>۲- نوشتن برنامه‌های اسمبلی با ساختار مناسب، با توضیحات کافی و قابل فهم</p> <p>۳- فهم روش‌های اتصال و زمانبندی انواع حافظه‌های اصلی و ورودی/خروجی‌ها به ریزپردازنده</p> <p>۴- فهم روش‌های دست‌دهی بین ریزپردازنده با ورودی/خروجی‌ها</p> <p>۵- استفاده از اجزاء میکروکنترلرها (زمان‌سنج/شمارنده، میدل آنالوگ به دیجیتال، روش‌های مختلف ارتباط سریال و ...) در کاربردهای سیستم‌های نهفته</p> <p>۶- استفاده از محیط‌های توسعه مجتمع (IDE) به عنوان ابزارهای نرم‌افزاری برای توسعه سیستم‌های مبتنی بر ریزپردازنده و میکروکنترلر در کاربردهای مختلف</p>	
<p>۱- مروری بر تاریخچه رایانه‌ها و ریزپردازنده‌ها، انواع ریزپردازنده‌ها، انواع روش‌های بسته‌بندی تراشه‌های ریزپردازنده (اختیاری)</p> <p>۲- مفاهیم پایه در سیستم‌های رایانه‌ای شامل: نمودار بلوکی یک ریزپردازنده و معرفی اجزای آن، واکنشی و اجرای دستور، خطوط گذرگاه سه‌گانه (گذرگاه آدرس، داده و کنترل)، واحد پردازشگر مرکزی، حافظه و I/O، دستورالعمل‌ها، کدهای عملیاتی و عملوند و معرفی انواع چرخه‌های گذرگاه (bus cycles)</p> <p>۳- ساختار واحد پردازشگر مرکزی ریزپردازنده ۸۰۸۶/۸۰۸۸: ساختار واحد پردازشگر مرکزی ۸۰۸۶/۸۸ و واکنشی و اجرای دستورالعمل، معرفی ثبات‌ها، حافظه قسمت‌بندی شده، آدرس‌های فیزیکی و منطقی</p> <p>۴- معرفی اجزای روش‌های آدرس‌دهی و دستورالعمل‌های ۸۰۸۶/۸۰۸۸</p> <p>۵- آشنایی اجزای با اجزاء و قابلیت‌های ریزپردازنده پنتیوم، عملیات حالت حقیقی و حفاظت شده، روش‌های آدرس‌دهی در پنتیوم (اختیاری)</p> <p>۶- آشنایی با برنامه‌نویسی به زبان اسمبلی: معرفی شبه‌کدها، آموزش نصب و کار در محیط اسمبلر NASM و نوشتن چند برنامه اسمبلی به زبان ریزپردازنده ۸۰۸۶/۸۰۸۸</p> <p>۷- طراحی واحد پردازشگر مرکزی ۸۰۸۶/۸۰۸۸ شامل: ساختار سیستم‌های سه‌گذرگاه، زمانبندی انواع سیکل‌های گذرگاه، معرفی پایه‌های ۸۰۸۶/۸۰۸۸ در حالت کمینه، طراحی سخت‌افزار پایه مبتنی بر ریزپردازنده ۸۰۸۶/۸۰۸۸ شامل معرفی و تولید سیگنال‌های بازنشانی، پالس ساعت و Ready</p> <p>۸- حافظه در سیستم‌های مبتنی بر ریزپردازنده: تعریف حافظه و مفاهیم پایه‌ای آن، طبقه‌بندی حافظه‌ها، حافظه با دسترسی ترتیبی و تصادفی، حافظه‌های ایستا، حافظه‌های پویا، حافظه‌های فقط خواندنی، حافظه‌های EPROM و EEPROM، حافظه‌های خواندنی-نوشتنی، حافظه فلش (اختیاری)، تعیین پارامترهای زمانبندی خواندن/نوشتن در حافظه در حالت کمینه ریزپردازنده ۸۰۸۶/۸۰۸۸، تهیه نقشه حافظه، چگونگی ارتباط SRAM و ROM با ریزپردازنده ۸۰۸۶/۸۰۸۸ و تکنیک‌های رمزگشایی کامل و جزئی آدرس برای دسترسی به حافظه‌ها</p> <p>۹- روش‌های پایه ورودی/خروجی (I/O): زمانبندی ارتباط ریزپردازنده با درگاه‌های ورودی/خروجی I/O، طراحی درگاه ورودی و خروجی موازی، I/O نگاشته شده در حافظه، I/O برنامه‌ریزی شده و روش سرکشی، I/O وقفه‌گرا، انواع وقفه، زمانبندی وقفه خارجی، اولویت‌دهی وقفه‌ها، زمان پاسخگویی به وقفه، بردار وقفه و روال سرویس‌دهی وقفه، معرفی اجزای دسترسی مستقیم به حافظه (DMA) (اختیاری)، طراحی کیبورد سطری و ماتریسی، طراحی مدار اتصال نمایش دهنده‌های ۷ قطعه‌ای، رله و LED به یک سیستم مبتنی بر ریزپردازنده، معرفی اجزای ارتباط سریال همگام و ناهمگام.</p> <p>۱۰- معرفی اجزای میکروکنترلرها (مثل میکروکنترلر ATmega16 از خانواده AVR یا یک میکروکنترلر از خانواده ARM یا هر میکروکنترلر مناسب دیگر) شامل معرفی معماری و هسته</p>	<p>فهرست مباحث</p> 

<p>مرکزی میکروکنترلر شامل: معرفی پایه‌ها، انواع منابع بازنشانی، انواع منابع ساعت، واکنشی و اجرای دستورالعمل‌ها، حالت‌های آدرس‌دهی و معرفی اجمالی دستورالعمل‌ها، فضای حافظه و انواع حافظه داخلی، مجموعه ثبات‌ها، ثبات وضعیت، تغذیه میکروکنترلر، معرفی بیت‌های فیوز.</p> <p>۱۱- آشنایی با واحدهای داخلی میکروکنترلر: آشنایی با حالت‌های صرفه‌جویی در مصرف توان، وقفه‌های داخلی و خارجی، زمان‌سنج/شمارنده، زمان‌سنج نگهبان، مقایسه کننده آنالوگ، مبدل آنالوگ به دیجیتال، معرفی اجمالی واسط ارتباط سریال USART، معرفی اجمالی واسط‌های سریال SPI (اختیاری) و TWI (اختیاری)</p> <p>۱۲- معرفی اجمالی یک محیط IDE برای توسعه برنامه برای میکروکنترلر و نوشتن برنامه به زبان اسمبلی و یک زبان سطح بالا (مثل: Atmel Studio و CodeVision) (معرفی توسط استاد یا مطالعه توسط دانشجویان)</p> <p>۱۳- نکات مهم در طراحی سخت‌افزار مدارات مبتنی بر ریزپردازنده (اختیاری) شامل مباحث نویز و تاثیر آن بر سیستم‌های دیجیتال، رعایت سطوح ولتاژ و جریان در اتصال قطعات از خانواده و تکنولوژی‌های مختلف، اثر انعکاس، اثر ظرفیت خازنی در ورودی پایه‌های تراشه‌ها، تاخیر انتشار، دلایل استفاده از بافر و مانند آن (اختیاری)</p>	
<p>NASM Assembler, CodeVision, Atmel Studio, Winavr, Proteus</p>	<p>نرم‌افزارهای مفید</p>
<p>۸ تکلیف</p>	<p>تکلیف پیشنهادی</p>
<p>۱ یا ۲ پروژه</p>	<p>پروژه‌های پیشنهادی</p>
<p>۲۵٪ تکالیف و ۲ کوئیز</p> <p>۱۰٪ پروژه</p> <p>۳۰٪ امتحان میان‌ترم</p> <p>۳۵٪ امتحان پایان‌ترم</p>	<p>نمره‌دهی پیشنهادی</p>
<p>[1] James L. Antonakos, The Intel Family of Microprocessors: Hardware and Software Principles and Applications, Thomson Delmar learning, 2006.  [2] Barry B. Brey, Intel Microprocessors, Prentice Hall, 2008.  [3] Nilesh, B. Bahador, Microprocessors: 8086/8088, 80186/80286, 80386/80486 and the Pentium Family, PHI learning private Limited, 2010.  [4] Barry B. Brey, The Intel Microprocessors: 8086/8088, 80186/80188, 80286, 80386, 80486 - Pentium and Pentium Pro Processor - Architecture, Programming and Interfacing, Publisher, 1996.  [5] Walter A. Triebel, Avtar Singh, The 8088 and 8086 Microprocessors: Programming, Interfacing, Software, Hardware, and Applications, Publisher, year.  [6] Yu-Cheng Liu and Glenn A. Gibson, Microcomputer Systems: The 8086/8088 Family Architecture Programming and Design, 1986.  [7] Muhammad Ali Mazidi, Janice Mazidi, and Danny Causey, x86 PC: Assembly Language, Design, and Interfacing, Prentice Hall, 2009.  [8] A. S. Tanenbaum, A. S. Woodhull, Operating Systems design and implementation, Prentice-Hall, 1997.</p>	<p>سایر مراجع</p>



درس اصلی ۱۷: شبکه‌های کامپیوتری

نام درس	شبکه‌های کامپیوتری		
نام درس به انگلیسی	Computer Networks		
نوع واحد	اصلی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها	-		
پیش‌نیازها	سیستم‌های عامل		
مطالب پیش‌نیاز	آشنایی با معماری کامپیوتر و مفاهیم سیستم عامل، آشنایی با مفاهیم آمار و احتمال مهندسی، آشنایی با یک زبان برنامه‌نویسی.		
کتاب(های) مرجع	[1] James F. Kurose and Keith W. Ross, <i>Computer Networking: A Top-Down Approach</i> . 5 <sup>th</sup> edition, Addison-Wesley Inc., 2009. [2] Alberto Leon-Garcia and Indra Widjaja, <i>Communication Networks</i> . 2 <sup>nd</sup> edition, McGraw-Hill Inc., 2003.		
اهداف درس	این درس به بررسی اصول، طراحی، پیاده‌سازی و کارایی شبکه‌های کامپیوتری می‌پردازد. دانشجویان در این درس با معماری و سرویس‌های شبکه‌های کامپیوتری و مدل لایه‌ای آشنا می‌شوند. این درس با تأکید بر شبکه‌های اینترنت و مدل TCP/IP به بررسی پروتکل‌های لایه کاربرد، لایه حمل، لایه شبکه و لایه پیوند داده می‌پردازد.		
فهرست مباحث	<p>۱. مروری بر سرویس‌های شبکه‌های کامپیوتری (مثال‌هایی از سرویس‌های شبکه، تعریف شبکه‌های کامپیوتری، تعریف سرویس و کیفیت سرویس‌دهی، تعریف پروتکل)</p> <p>۲. شبکه اینترنت و اجزای تشکیل دهنده آن (تعریف اجزاء شبکه‌های اینترنت (لبه و هسته شبکه)، مدل Client-Server، شبکه‌های دسترسی و رسانه‌های فیزیکی، سوئیچینگ بسته‌ای و سوئیچینگ مدار، پارامترهای کیفیت سرویس در شبکه‌های سوئیچینگ بسته‌ای)</p> <p>۳. معماری لایه‌ای شبکه‌های کامپیوتری (مدل مرجع OSI، دید واحد به لایه‌ها، پروتکل‌ها و سرویس‌ها، مدل‌های سرویس اتصال‌گرا و سرویس بدون اتصال، قطعه‌سازی و بازسازی، مالتی‌پلکسینگ و دی‌مالتی‌پلکسینگ، مدل TCP/IP)</p> <p>۴. لایه کاربرد (اصول کاربردهای شبکه‌ای، وب و پروتکل HTTP، انتقال فایل و پروتکل FTP، پست الکترونیکی و پروتکل SMTP، سرویس دایرکتوری در اینترنت و پروتکل DNS، کاربردهای نظیر به نظیر، برنامه‌نویسی سوکت با TCP، برنامه‌نویسی سوکت با UDP)</p> <p>۵. لایه حمل (معرفی سرویس‌های لایه حمل، سرویس بدون اتصال لایه حمل و UDP، اصول انتقال مطمئن داده (پروتکل‌های کنترل خطای ARQ)، سرویس اتصال‌گرا لایه حمل و TCP، اصول کنترل ازدحام، کنترل ازدحام در TCP)</p> <p>۶. لایه شبکه (معرفی وظایف لایه شبکه (مسیریابی و جلورانی)، شبکه‌های داده‌نگار و مدار مجازی، معماری مسیریاب، مدیریت ترافیک در شبکه‌های سوئیچینگ بسته‌ای (مدیریت ترافیک در سطح بسته (مدیریت صف و زمانبندی بسته‌ها)، مدیریت ترافیک در سطح جریان (کنترل ازدحام)، مدیریت ترافیک در سطح تجمیع جریان‌ها (مهندسی ترافیک))، پروتکل اینترنت (پروتکل‌های IPv4، IPv6، ICMP، ARP)، پروتکل‌های DHCP و Mobile IP، الگوریتم‌های مسیریابی (الگوریتم‌های بردار فاصله و وضعیت پیوند)، پروتکل‌های مسیریابی در اینترنت (تعریف AS و پروتکل‌های IGP و EGP، و پروتکل RIP، پروتکل OSPF، پروتکل BGP)، مسیریابی چندپخشی و همه‌پخشی)</p> <p>۷. لایه پیوند داده و شبکه‌های محلی (معرفی لایه پیوند داده و سرویس‌های آن، کلیات روش‌های تشخیص و تصحیح خطا، کلیات روش‌های کنترل دسترسی به رسانه، کلیات شبکه‌های محلی)</p>		



(Wireless LAN و Ethernet)		
محیط یکی از زبان‌های متداول برنامه‌نویسی و کتابخانه‌های مربوطه		نرم‌افزارهای مورد نیاز
تعداد ۶ تکلیف و یک تکلیف کامپیوتری از مبحث برنامه‌نویسی سوکت		تکالیف پیشنهادی
تکالیف	تکالیف	نمره‌دهی پیشنهادی
%۲۰		
%۳۵	امتحان میان ترم	
%۴۵	امتحان پایان ترم	
[3] Behrouz A. Forouzan and DeAnza College, <i>Data Communications and Networking</i> . 4 <sup>th</sup> edition, McGraw-Hill Inc., 2007.		سایر مراجع
[4] William Stallings, <i>Data and Computer Communication</i> . 8 <sup>th</sup> edition, Prentice Hall Inc., 2007.		



درس اصلی ۱۸: هوش مصنوعی و سیستم‌های خبره

نام درس	هوش مصنوعی و سیستم‌های خبره		
نام درس به انگلیسی	Artificial Intelligence and Expert Systems		
نوع واحد	اصلی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	ساختمان‌های داده		
مطالب پیش‌نیاز	آشنایی با مفاهیم اولیه ساختمان‌های داده و الگوریتم‌ها - مهارت‌های پایه برنامه‌نویسی		
کتاب(های) مرجع	<p>[1] S. Russel and P. Norvig, <i>Artificial Intelligence: A Modern Approach</i>. 3rd edition, Prentice Hall, 2010.</p> <p>[2] C. S. Krishnamoorthy and S. Rajceev, <i>Artificial Intelligence and Expert Systems for Engineers</i>. CRC Press, 1996.</p>		
اهداف درس	<p>هوش مصنوعی یکی از شاخه‌های مهم علوم کامپیوتر است که هدف نهایی آن مدل‌سازی هوش و عملکرد هوشمندانه انسان‌ها است. هوش مصنوعی خود شامل طیف گسترده‌ای از زیرشاخه‌ها شامل موضوعات کلی نظیر یادگیری ماشینی و انواع درک مفاهیم تا موضوعات خاص‌تر نظیر بازی شطرنج، اثبات خودکار قضایای ریاضی و یا تشخیص بیماری‌ها می‌شود. در این درس ضمن ارائه مفاهیم پایه هوش مصنوعی شامل روش‌های مختلف جستجو و نمایش دانش، برخی از زیرشاخه‌های هوش مصنوعی نیز بطور اجمالی معرفی می‌شود.</p>		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند قادر خواهند بود</p> <ol style="list-style-type: none"> <li>۱- شناخت عامل هوشمند و ساختار یک عامل هوشمند</li> <li>۲- شناخت حل مسائل هوش مصنوعی به شیوه جستجو</li> <li>۳- برای شناخت مفهوم مکاشفه (ابتکار) در حل مسائل هوش مصنوعی</li> <li>۴- شناخت از عامل‌های مبتنی بر دانش</li> <li>۵- آشنایی با منطق مرتبه اول به عنوان یک زبان نمایش دانش در عامل‌های مبتنی بر دانش</li> <li>۶- آشنایی با مسائل برنامه‌ریزی</li> <li>۷- آشنایی با حل مسائل هوش مصنوعی در محیط‌های غیرقطعی</li> <li>۸- آشنایی با مفهوم یادگیری با استفاده از مشاهدات</li> <li>۹- آشنایی با مفهوم ربات، مفهوم percept، استنتاج و اجرا توسط ربات داشته باشند</li> </ol>		
فهرست مباحث	<ol style="list-style-type: none"> <li>۱. مقدمه و تاریخچه</li> <li>۲. عامل‌های هوشمند</li> <li>۳. حل مسائل بوسیله جستجو</li> <li>۴. انواع جستجوهای هوشمند و غیر هوشمند</li> <li>۵. حل مسائل با محدودیت بوسیله جستجو</li> <li>۶. جستجوی مینیمم ماکزیمم</li> <li>۷. عامل‌های منطقی، منطق گزاره‌ای، رزولوشن، زنجیر چلورو و عقب‌رو</li> <li>۸. منطق رتبه اول و انواع استنتاج در آن</li> <li>۹. سیستم‌های مبتنی بر استنتاج منطقی</li> <li>۱۰. عدم قطعیت و سیستم‌های مبتنی بر استنتاج احتمالی</li> <li>۱۱. سیستم‌های تصمیم‌گیری</li> <li>۱۲. ساخت پایگاه دانش، روش‌های ارائه دانش</li> </ol>		





۱۳. سیستم‌های خبره مبتنی بر قانون ۱۴. استنتاج مبتنی بر حالت استدلال موردی	
محیط یک زبان متداول برنامه‌نویسی	نرم‌افزارهای مورد نیاز
بین ۵ تا ۸ تکلیف دستی	تکالیف پیشنهادی
یک پروژه پایان ترم	پروژه‌های پیشنهادی
۲۰٪ تکالیف	نمره‌دهی پیشنهادی
۲۰٪ پروژه	
۶۰٪ آزمون‌ها	
[1] Ivan Bratko, <i>Prolog Programming for Artificial Intelligence</i> . 3rd Edition, Addison Wesley, 2001.	سایر مراجع



درس اصلی ۱۹: اصول طراحی کامپایلر

نام درس	اصول طراحی کامپایلر	
نام درس به انگلیسی	Fundamentals of Compiler Design	
نوع واحد	اصلی	مهندسی کامپیوتر
مقطع	کارشناسی	
هم‌نیازها		
پیش‌نیازها	ساختمان‌های داده	
مطالب پیش‌نیاز	آشنایی با مفاهیم اولیه ساختمان‌های داده و الگوریتم‌ها آشنایی با مفاهیم پایه‌ای ریاضیات گسسته و گراف مانند الگوریتم‌های جستجو در عمق، جستجو در پهنا، درخت پوشای کمینه، کوتاهترین مسیر از یک گره	
کتاب(های) مرجع	[1] Alfred V. Aho, Ravi Sethi, and Jeffrey D. Ullman, <i>Compilers: Principles, Techniques, and Tools</i> . Second Edition, Boston: Addison-Wesley, 2007.	
اهداف درس	طراحی و ساخت کامپایلرها یکی از مفاهیم بنیادی علوم کامپیوتر است. علیرغم آنکه روش‌های ساخت کامپایلرها تنوع کمی دارند، لیکن می‌توانند برای ساخت مفسرها و مترجم‌های طیف گسترده و متنوعی از زبانها و ماشین‌ها استفاده شوند. در این درس موضوع ساخت کامپایلرها از طریق توصیف مولفه‌های اصلی یک کامپایلر، وظایف و ارتباط آنها معرفی می‌شود. پس از معرفی مقدماتی درباره‌ی اجزاء یک کامپایلر و انواع گرامرها، مراحل مختلف ترجمه از قبیل تجزیه و تحلیل لغوی، نحوی و معنایی و تولید و پرداخت کد تشریح می‌شود.	
نتایج درس	دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت: ۱- آشنایی با اجزای کامپایلر و تکنیک‌های مختلف پیاده‌سازی آنها ۲- درک اجرای دستورات زبان‌های برنامه‌نویسی ۳- کسب مهارت در تولید برنامه بهینه و رفع خطاهای برنامه‌نویسی ۴- آشنایی و کاربرد ابزارهای خودکار در تولید کامپایلر	
فهرست مباحث	<p>۱- مقدمه ۲- انواع زبان‌ها و گرامرها ۳- تحلیل واژه‌ای و اصلاح خطاهای واژه‌ای ۴- تحلیل نحوی ۵- روش‌های تجزیه بالا به پایین ۶- روش‌های تجزیه پایین به بالا ۷- تقدم عملگر ۸- تقدم ساده ۹- تجزیه LR(1) شامل SLR(1), LALR(1) و CLR(1) ۱۰- تحلیل معنایی ۱۱- مدیریت جدول علائم ۱۲- روش‌های تخصیص حافظه‌ی زمان اجرا ۱۳- تولید کد ۱۴- پرداخت و بهینه‌سازی کد ۱۵- تولید خودکار کامپایلرها</p>	



نرم افزارهای مورد نیاز	محیط یک زبان متداول برنامه نویسی - ANTLR	
تکالیف پیشنهادی	بین ۵ تا ۸ تکلیف دستی	
پروژه های پیشنهادی	یک پروژه پایان ترم برای نوشتن کامپایلر برای یک زبان ساده شده	
نمره دهی پیشنهادی	تکالیف	۱۵٪
	پروژه	۱۵٪
	آزمون ها	۷۰٪
سایر مراجع	[1] D. Grune, H. Bal, C. Jacobs, and K. Langendoen, <i>Modern Compiler Design</i> . John Wiley & Sons, Ltd., 2000.	



درس اصلی ۲۰: آزمایشگاه سیستم‌های عامل

نام درس		آزمایشگاه سیستم‌های عامل	
نام درس به انگلیسی		Operating Systems Lab	
نوع واحد	اصلی	مهندسی کامپیوتر	۱ واحد
مقطع	کارشناسی		
هم‌نیازها	سیستم‌های عامل		
پیش‌نیازها			
مطالب پیش‌نیاز	معماری‌های کامپیوتر، اصول طراحی سیستم عامل، برنامه‌نویسی C		
کتاب(های) مرجع	<p>[1] M. K. Dalheimer, T. Dawson, L. Kaufman, M. Welsh, Running Linux. O'Reilly, 2002.</p> <p>[2] K. Wall, M. Watson, and M. Whitis, <i>Linux Programming Unleashed</i>. Sams Publishers Inc., 1999.</p>		
اهداف درس	<p>هدف از این درس ایجاد درک صحیح و فراگیری تکنیک‌های طراحی و پیاده‌سازی سیستم‌های عامل با تکیه بر یک سیستم عامل متن‌باز است. دانشجویان این درس با پیاده‌سازی مفاهیم پایه طراحی سیستم عامل مانند مدیریت فایل، مدیریت فرایندها، برنامه‌سازی در سطح کرنل، سنکرون‌سازی فرایندها در یک سیستم عامل متن باز آشنا می‌شوند و نصب و مدیریت یک سیستم عامل متن باز می‌آموزند.</p>		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- نصب و مدیریت یک سیستم عامل متن باز</li> <li>۲- چگونگی پیاده‌سازی مفاهیم پایه طراحی سیستم‌های عامل در یک سیستم عامل متن باز</li> <li>۳- برنامه‌سازی در سطح کرنل</li> </ol>		
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- مقدمه: مروری بر لینوکس شامل تاریخچه، نسخه‌ها، Posix، واسط کاربر گرافیکی</li> <li>۲- نصب لینوکس: بخش بندی دیسک، بارگذاری راه‌اندازی، استفاده از منوی کاربرد و سیستم</li> <li>۳- سیستم فایل لینوکس</li> <li>۴- Shell استاندارد و پیشرفته</li> <li>۵- مدیریت فرایندها و بندها</li> <li>۶- زمان‌بندی پردازنده در لینوکس</li> <li>۷- همگام‌سازی و بن بست</li> <li>۸- برنامه‌سازی کرنل و سرویس‌های سیستم</li> </ol>		
نرم‌افزارهای مورد نیاز	C++		
تکالیف پیشنهادی	-		
پروژه‌های پیشنهادی	تعداد ۷ آزمایش		
نمره‌دهی پیشنهادی	تکالیف کامپیوتری و گزارش‌ها		
	آزمون کتبی		
سایر مراجع	%		



درس اصلی ۲۱: آزمایشگاه مدارهای منطقی و معماری کامپیوتر

نام درس	آزمایشگاه مدارهای منطقی و معماری	
نام درس به انگلیسی	Logic Circuits and Computer Architecture Laboratory	
نوع واحد	اصلی	۱ واحد
مقطع	کارشناسی	
هم‌نیازها	معماری کامپیوتر	
پیش‌نیازها	مدارهای منطقی	
مطالب پیش‌نیاز	آشنایی با مدارهای منطقی و مفاهیم پایه در معماری کامپیوتر	
کتاب(های) مرجع	<p>[1] S. Brown and Z. Vranesic, Fundamentals of Digital Logic with Verilog Design. McGraw-Hill, 2003.</p> <p>[2] B. Parhami, Computer Arithmetic – Algorithms and Hardware Designs, Oxford Univ. Press, 2000.</p> <p>[3] D.A. Patterson and J. L. Hennessy, Computer Organization and Design: The Hardware, Software Interface, 4<sup>th</sup> Edition, Morgan Kaufman Publisher Inc., 2010.</p> <p>[4] J. L. Hennessy and D.A. Patterson, Computer Architecture, A Quantitative Approach, Prentice-Hall, 4th edition.</p> <p>[5] D.M. Harris, Digital Design and Computer Architecture, 2<sup>nd</sup> Edition, Morgan Kaufman Publisher Inc., 2012.</p>	
اهداف درس	<p>آشنایی عملی با مفاهیم ارائه شده در دروسهای مدار منطقی و معماری کامپیوتر مانند طراحی مدارهای دیجیتال، نحوه‌ی تحلیل و اشکال‌زدایی آنها، طراحی بخش‌های منطقی و حسابی یک پردازنده، طراحی واحد-های حافظه، ورودی/خروجی، و مسیر داده و کنترل در یک پردازنده نوعی، استفاده از زبان‌های توصیف سخت-افزار مانند Verilog و VHDL برای توصیف، شبیه‌سازی، سنتز و در نهایت پیاده‌سازی هر بخش روی بردهای FPGA در سطح تجرید گیت و RTL</p>	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <p>۱- طراحی سیستم‌های دیجیتال با استفاده از تراشه‌های SSL و اشکال یابی و اشکال زدایی آن‌ها</p> <p>۲- آشنایی با نحوه طراحی بخش‌های متفاوت یک پردازنده نوعی و واحدهای جانبی آن</p>	
فهرست مباحث	<p>لازم است که برگزاری این آزمایشگاه با استفاده از نرم‌افزارهای توصیف سخت‌افزار به همراه کار با تراشه‌ها و دستگاه‌های آزمایشگاهی باشد و ضروری است که دانشجویان با تراشه‌های صنعتی، شبیه‌سازهای مدارهای دیجیتال، ابزارهای سنتز و نحوه برنامه‌ریزی بردهای FPGA آشنایی کافی یابند.</p> <p>انجام حداقل ۱۰ آزمایش برای موضوعات زیر:</p> <ul style="list-style-type: none"> <li>- کار با نرم‌افزار طراحی شماتیک و شبیه‌سازی مدارهای دیجیتال ترتیبی و ترکیبی در محیط FPGA</li> <li>- کار با نرم‌افزار شبیه‌سازی بر اساس زبان توصیف سخت‌افزار و آزمون نتایج سنتز ساختارهای مختلف در این زبان‌ها</li> <li>- طراحی مدارهای ترکیبی با تراشه‌های SSI و تحلیل و پیاده‌سازی معادل Verilog یا VHDL آنها</li> <li>- آشنایی با عملکرد شمارنده‌ها و ثبات‌ها و تحلیل و پیاده‌سازی معادل Verilog یا VHDL آنها</li> <li>- طراحی حافظه‌های RAM, ROM و حافظه‌های با دو درگاه</li> <li>- طراحی انواع جمع‌کننده و ضرب‌کننده و تحلیل اندازه و سرعت آن‌ها</li> <li>- طراحی مدارهای ترتیبی و تحلیل عملکرد و مشخصات آنها و تحلیل و پیاده‌سازی معادل Verilog یا VHDL آنها</li> <li>- پیاده‌سازی ارسال ادرس در یافت ناهمگام در گذرگاه‌های یک‌طرفه و دو طرفه</li> </ul>	



<ul style="list-style-type: none"> <li>- پیاده‌سازی مکانیزم داوری گذرگاه</li> <li>- پیاده‌سازی خط لوله و بررسی تسریع آن</li> <li>- پیاده‌سازی تقسیم‌کننده دودویی در منطق مکمل ۲</li> <li>- طراحی و پیاده‌سازی یک کامپیوتر پایه</li> <li>- طراحی سلسله مراتب حافظه</li> <li>- اندازه‌گیری پارامترهای IPC، CPI و MIPS در یک پردازنده نوعی</li> </ul>	
<p>نرم‌افزارهای ISE یا Quartus، Proteus و ModelSim که دو نرم‌افزار اول به عنوان ابزارهای طراحی شماتیکی هم قابل استفاده هستند.</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>-</p>	<p>تکالیف پیشنهادی</p>
<p>-</p>	<p>پروژه‌های پیشنهادی</p>
<p>۷۵٪ انجام و ارائه گزارش آزمایش‌ها ۲۰٪ پروژه ۵٪ نظم و فعالیت در آزمایشگاه</p>	<p>نمره‌دهی پیشنهادی</p>
	<p>سایر مراجع</p>



درس اصلی ۲۲: آزمایشگاه ریزپردازنده

نام درس		آزمایشگاه ریزپردازنده	
نام درس به انگلیسی		Microprocessor Laboratory	
نوع واحد	اصلی	مهندسی کامپیوتر	۱ واحد
مقطع	کارشناسی		
هم‌نیازها	ریزپردازنده و زبان اسمبلی		
پیش‌نیازها			
مطالب پیش‌نیاز	مفاهیم پایه در ریزپردازنده و زبان اسمبلی		
منابع مفید	<p>[1] محمدمهدی همایون‌پور، فرزاد حصار، سیدامیر اصغری، علی قنبری، ریزپردازنده و زبان اسمبلی، انتشارات شیخ‌بهای، ۱۳۹۲.</p> <p>[2] John Uffenbeck, The 8086/8088 Family: Design, Programming, and Interfacing, Prentice Hall, 3rd Edition, 2001.</p> <p>[3] ATmega16 microcontroller datasheet.</p> <p>[4] CodeVisionAVR C compiler, User manual.</p> <p>[5] AVR Assembler, Atmel.</p> <p>[6] Atmel Studio, Atmel.</p> <p>[7] WinAVR user manual.</p>		
اهداف درس	<p>هدف از آزمایشگاه درس ریزپردازنده، آشنایی عملی دانشجویان با مطالبی چون راه‌اندازی مدار بازنشانی، تولید سیگنال ساعت، کار با درگاه‌های موازی و برنامه‌ریزی آنها، ارتباط با کیبورد، نمایش‌دهنده ۷ قطعه‌ای و نمایش‌دهنده کاراکتری، ارتباط با انواع حافظه‌ها، کار با وقفه‌های داخلی و خارجی و اولویت‌گذاری آنها، کار با شمارنده/زمان‌سنج و شمارش وقایع، زمان‌گیری و تولید سیگنال‌های از نوع PWM، کار با مقایسه‌کننده آنالوگ و میدل آنالوگ به دیجیتال به منظور برقراری ارتباط با سیگنال‌های آنالوگ، کار با انواع ارتباطات سریال مانند USART، SPI و TWI، کار با اسمبلر و کمپایلر ریزپردازنده‌ها و میکروکنترلرها و نهایتاً شبیه‌سازی یک پروژه مبتنی بر ریزپردازنده یا میکروکنترلر در محیط شبیه‌سازی (مثل Proteus) و طراحی شماتیک و PCB آن (مثلاً توسط نرم‌افزار آلتیوم)، و سفارش، ساخت و تست مورد مربوطه به عنوان پروژه نهایی این آزمایشگاه می‌باشد.</p>		
نتایج درس	<p>دانشجویانی که این آزمایشگاه را با موفقیت پشت سر بگذارند بطور عملی با مفاهیم بنیادی در طراحی و پیاده‌سازی سیستم‌های مبتنی بر ریزپردازنده و میکروکنترلر آشنا شده و بینش و توانایی مناسبی در موارد زیر کسب خواهند کرد:</p> <p>۱- آشنایی عملی و توانایی کار با ریزپردازنده‌ها</p> <p>۲- طراحی سخت‌افزار و نرم‌افزار و ساخت سیستم‌های مبتنی بر ریزپردازنده و میکروکنترلر</p>		
فهرست مباحث	<p>اساتید محترم ارائه‌کننده این آزمایشگاه، بنابه صلاحدید و امکانات آزمایشگاه دانشکده خود، می‌توانند از بین آزمایش‌های پیشنهادی که در ذیل آمده است، آزمایشات مناسب را انتخاب نمایند (آزمایش‌های زیر می‌تواند با استفاده از یک میکروکنترلر از خانواده AVR مانند میکروکنترلر ATmega16، یا یک میکروکنترلر از خانواده ARM و یا هر میکروکنترلر مناسب دیگری انجام شود).</p> <p>۱. آشنایی با یک نرم‌افزار شبیه‌سازی (مانند Proteus) برای شبیه‌سازی و تست، آشنایی با یک نرم‌افزار ساخت طراحی برد مدار چاپی (مانند نرم‌افزار آلتیوم) برای طراحی شماتیک و PCB و نهایتاً انجام یک پروژه ساده الکترونیکی. این پروژه به عنوان مثال می‌تواند طراحی و شبیه‌سازی یک مدار چشمک‌زن با دو LED (مدار مولتی‌ویبراتور بی‌استابل) و طراحی شماتیک و PCB آن، سفارش برد و مونتاژ قطعات بر روی PCB و لحیم‌کاری و تست آن باشد. از آموخته‌های حاصل از انجام این پروژه در انجام پروژه نهایی آزمایشگاه استفاده خواهد شد.</p>		





<p>۲. آشنایی با اسمبلر و کمپایلر میکروکنترلر (مثل Atmel Studio و CodeVision)</p> <p>۳. ساخت کابل پروگرامر، راه اندازی مدار بازنشانی، برنامه ریزی بیت‌های فیوز، تولید سیگنال ساعت (clock) برای میکروکنترلر</p> <p>۴. تهیه برنامه وقفه بازنشانی، مقداردهی اشاره گر پشته، کار با درگاه‌ها، سرکشی (polling) یک پایه از یک درگاه، تولید تاخیر نرم‌افزاری و کار با زمان‌سنج نگرهبان.</p> <p>۵. کار با وقفه‌های خارجی و استفاده از حالات صرفه‌جویی در توان.</p> <p>۶. کار با درگاه‌ها، خواندن مقدار مشخص شده توسط یک Dip-Switch چهاربیتی متصل به یک درگاه، تبدیل مقدار خوانده شده به BCD، تبدیل ارقام BCD به معادل 7-seg و نمایش نتیجه توسط ۲ عدد نمایش دهنده ۷ قطعه‌ای</p> <p>۷. کار با کیبورد ماتریسی (طراحی کیبورد و نمایش ارقام خوانده شده از کیبورد توسط نمایش‌دهنده‌های ۷ قطعه‌ای)</p> <p>۸. کار با LCD (اتصال LCD به میکروکنترلر و نمایش اطلاعات دریافتی از کیبورد توسط آن)</p> <p>۹. نوشتن و خواندن داده در از حافظه EEPROM میکروکنترلر</p> <p>۱۰. کار با زمان‌سنج/شمارنده ۰ میکروکنترلر در حالت عملکرد عادی و CTC (چشمک‌زن یا دو LED متصل به دو پایه از یک درگاه که به تناوب روشن و خاموش می‌شوند).</p> <p>۱۱. کار با زمان‌سنج/شمارنده ۰ و ۱ (ساخت فرکانس متر دیجیتال)</p> <p>۱۲. کار با زمان‌سنج/شمارنده ۲ در حالت PWM (تنظیم شدت روشنایی LED یا تنظیم دور موتور توسط موج PWM)</p> <p>۱۳. کار با مقایسه‌کننده آنالوگ میکروکنترلر (روشن و خاموش شدن یک LED با افزایش یا کاهش ولتاژ یکی از ورودی‌های مقایسه‌کننده آنالوگ نسبت به ورودی دیگر آن)</p> <p>۱۴. کار با مبدل آنالوگ به دیجیتال میکروکنترلر (اندازه‌گیری دما یا ساخت ولت‌متر یا مقاومت‌سنج و نمایش بر روی LCD)</p> <p>۱۵. کار با واسط USART میکروکنترلر (برقراری ارتباط بین دو میکروکنترلر یا برقراری ارتباط بین یک میکروکنترلر و یک کامپیوتر از طریق ارتباط RS232 با استفاده از واسط USART در طرف میکروکنترلر و USART Serial Connection.NET Component یا Hyper Terminal در طرف کامپیوتر)</p> <p>۱۶. کار با واسط SPI میکروکنترلر (برقراری ارتباط بین دو میکروکنترلر توسط واسط SPI یا نوشتن و خواندن داده در حافظه SD RAM)</p> <p>۱۷. کار با واسط TWI میکروکنترلر (برقراری ارتباط بین دو میکروکنترلر توسط واسط TWI یا کار با تراشه ساعت زمان واقعی (RTC) و نمایش زمان واقعی بر روی LCD)</p>	
Proteus, CodeVision, AVR Assembler, Atmel Studio, WinAVR, C Programming Language	نرم‌افزارهای مفید
انجام آزمایشات درخواستی	تکالیف پیشنهادی
<p>یک پروژه نهایی شامل ساخت یک دستگاه به کمک میکروکنترلر برای استفاده در یک کاربرد عملی که در آن از مجموعه‌ای از آموخته‌های کسب شده در آزمایشات فوق استفاده شده باشد. انجام این پروژه می‌تواند شامل طراحی سخت‌افزار پروژه، تهیه نرم‌افزار، شبیه‌سازی (مثلا در محیط Proteus) و رفع ایرادات، تهیه شماتیک و PCB (مثلا توسط نرم‌افزار آلتیوم)، سفارش و ساخت برد، لحیم‌کاری قطعات و آزمایش توام نرم‌افزار و سخت‌افزار و نهایی‌سازی پروژه باشد.</p>	پروژه‌های پیشنهادی
<p>۱. کیفیت عملکرد (شامل مطالعه مطالب مورد نیاز قبل از هر آزمایش، جستجو و تهیه دیتاشیت قطعات مورد نیاز برای آزمایش، پاسخگویی به سوالات و تهیه گزارش کار) (۱/۶۵)</p>	نمره‌دهی پیشنهادی



<p>۲. پروژه نهایی (۲۵٪)</p> <p>۳. انضباط، رعایت مقررات آزمایشگاه، کار تیمی و حداکثر همکاری با استاد آزمایشگاه (۱۰٪)</p>	
	سایر مراجع



درس اصلی ۲۳: آزمایشگاه شبکه‌های کامپیوتری

نام درس	آزمایشگاه شبکه‌های کامپیوتری		
نام درس به انگلیسی	Computer Networks Laboratory		
نوع واحد	اصلی	مهندسی کامپیوتر	۱ واحد
مقطع	کارشناسی		
هم‌نیازها	شبکه‌های کامپیوتری		
پیش‌نیازها			
مطالب پیش‌نیاز	مدل OSI، لایه پیوند داده، لایه شبکه، آدرس دهی IP، پروتکل‌های مسیریابی، لایه حمل، پروتکل TCP و UDP		
کتاب(های) مرجع	[1] S. Panwar, S. Mao, J. Ryoo, Y. Li, <i>TCP/IP Essentials: A Lab-Based Approach</i> . Cambridge University Press, 2004.		
اهداف درس	هدف از این درس ایجاد درک صحیح و تجربه عملی از مفاهیم پایه شبکه‌های کامپیوتری می‌باشد. به این منظور باید ضمن معرفی ابزارها و تجهیزات مورد استفاده در برپاسازی شبکه‌های کامپیوتری به صورت کاربردی آزمایش‌های که در برگزیده مباحث تئوری بوده است اجرا گردد.		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- توانایی کار با ابزارهای Troubleshooting.</li> <li>۲- توانایی کار با ابزارهای Packet Capturing.</li> <li>۳- توانایی کار با ابزارهای Packet Crafting.</li> <li>۴- توانایی بیکربندی تجهیزات شبکه.</li> <li>۵- توانایی راه‌اندازی یک LAN با چندین VLAN.</li> <li>۶- توانایی ایجاد ارتباط بین چندین شبکه محلی با استفاده از پروتکل‌های مسیریابی استاتیک و دینامیک.</li> <li>۷- ارائه نتایج آزمایش‌ها به صورت گزارش فنی.</li> </ol>		
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- مروری بر درس شبکه‌های کامپیوتری</li> <li>۲- معرفی ابزارهای Troubleshooting نظیر Ping, Traceroute, Arpping</li> <li>۳- معرفی و بکارگیری ابزارهای Packet Capturing مانند Wireshark و TCPDump</li> <li>۴- ایجاد و ارسال بسته‌های لایه‌های سوم و چهارم با استفاده از ابزارهای Packet Generator و تغییر در مقادیر فیلدها با ابزاری نشیر Scapy.</li> <li>۵- راه‌اندازی ارتباط Client/Server</li> <li>۶- بیکربندی اولیه سوئیچ و مسیریاب</li> <li>۷- بیکربندی VLAN و Trunk</li> <li>۸- بیکربندی مسیریابی استاتیک و دینامیک (OSPF, RIP)</li> <li>۹- راه‌اندازی سرویس‌دهنده دامنه نام (DNS)</li> <li>۱۰- راه‌اندازی سرویس‌دهنده DHCP</li> </ol>		
نرم‌افزارهای مورد نیاز	Tcpdump, Wireshark, Scapy, Netcat, Nmap, IPTables		
تکالیف پیشنهادی	تعداد ۳۰ آزمایش مختلف		
پروژه‌های پیشنهادی	تعداد یک تکلیف در راستای پروژه‌ی مورد بررسی در درس		
نمره‌دهی پیشنهادی	تکالیف کامپیوتری و گزارش‌ها	٪۵۰	
	پروژه	٪۲۵	



۷۲۵	امتحان پایان ترم
<p>[1] Ian J. Brown and Kevin Dooley, <i>Cisco Cookbook</i>. O'Reily Publishers.  [2] Carla Schroder, <i>Linux Networking Cookbook</i>. O'Reily Publishers.  [3] <a href="http://WWW.TLDP.ORG">WWW.TLDP.ORG</a>.</p>	سایر مراجع



درس تخصصی گرایش معماری سیستم‌های کامپیوتری: مدارهای الکترونیکی

نام درس		مدارهای الکترونیکی	
نام درس به انگلیسی		Electronic Circuits	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	مدارهای الکتریکی		
مطالب پیش‌نیاز	آشنایی با مدل‌های عناصر الکتریکی، قوانین کریشف و قضایای مدار، محاسبه تاخیر و توان در شبکه‌های الکتریکی، محاسبه پاسخ مدارهای الکتریکی در حوزه زمان و فرکانس		
کتاب(های) مرجع	[1] A. Sedra and K. C. Smith, <i>Microelectronics Circuits</i> , 6 <sup>th</sup> edition, New York: Oxford University Press, 2011.		
اهداف درس	در این درس دانشجویان با خواص اصلی مواد نیمه‌هادی، ناخالصی‌های نوع ان و پی، عملکرد یکسوسازی پیوند پی-ان، خاصیت تقویت‌کنندگی ترانزیستورهای دو قطبی و ترانزیستورهای اثر میدان و بایاسینگ و مدل‌های دی‌سی و ای‌سی آنها آشنا می‌شوند. سپس انواع مدارهای تقویت‌کننده یک طبقه و دو طبقه و تفاضلی موس و مشخصه‌های ایستا و پویای یک مدار معکوس‌کننده سی‌موس دیجیتال بررسی می‌شوند.		
نتایج درس	آشنایی دانشجویان با اصل عملکرد و تحلیل مدارهای الکترونیکی و طراحی مدارهای الکترونیکی پایه ساده		
فهرست مباحث	<ol style="list-style-type: none"> <li>۱. مقدمات علم الکترونیک، مواد نیمه هادی، الکترون و حفره، ماده ان و پی</li> <li>۲. پیوند پی-ان</li> <li>۳. فیزیک عملکرد دیود و ترانزیستور دو قطبی و معرفی فیزیک ترانزیستور موس بر مبنای خازن موس، ولتاژ ترشلد و افزاره‌های پی‌موس و ان‌موس</li> <li>۴. مدارهای دیودساده</li> <li>۵. مرور مدل ایده‌ال آپ‌امپ و طراحی مدار با آن و مرور مدارهای تفاضلی</li> <li>۶. معادلات ترانزیستورهای موس ان و پی و مدل‌های ac و dc</li> <li>۷. مدارهای ساده تقویت کننده با تاکید بر ترانزیستورهای سی‌موس و بایاس آنها و مرور سریع ساختارها برای ترانزیستورهای دو قطبی</li> <li>۸. مدار تقویت‌کننده تفاضلی و تقویت‌کننده‌های چند طبقه موس</li> <li>۹. مدار معکوس‌کننده سی‌موس و تحلیل معکوس‌کننده و مشخصه‌های ایستا و پویای آن به عنوان گیت نوعی دیجیتال و طراحی گیت‌های ساده منطقی در لاجیک سی‌موس</li> <li>۱۰. مقایسه مدل‌سازی در سطح سوئیچ (مدل وریلاگ) و مدل‌سازی دقیق ترانزیستورهای موس (مدل اسپایس) و ارتباط مدل‌ها با هم و مدل‌سازی وریلاگ زیر سیستم‌های ساده در سطوح رفتاری، گیت‌های منطقی و سوئیچ</li> </ol>		
نرم‌افزارهای مورد نیاز	شبیه ساز اسپایس و وریلاگ		
تکالیف پیشنهادی	هفت تکلیف دستی		
پروژه‌های پیشنهادی	سه تکلیف کامپیوتری برای بخش‌های دیود، ترانزیستورهای دو قطبی و موس		
نمره‌دهی پیشنهادی	تکالیف کامپیوتری و گزارش‌ها		۳۰٪
	آزمونهای کتبی		۷۰٪
سایر مراجع			



درس تخصصی گرایش معماری سیستم‌های کامپیوتری: الکترونیک دیجیتال

الکترونیک دیجیتال		نام درس
Digital Electronics		نام درس به انگلیسی
نوع واحد	تخصصی	مهندسی کامپیوتر
مقطع	کارشناسی	۳ واحد
هم‌نیازها	مدارهای الکترونیکی	
پیش‌نیازها	آشنایی با اصول عملکرد مدارهای الکترونیکی موس، مشخصه‌های یک مدار الکترونیکی دیجیتال و تحلیل مدارهای ساده الکترونیکی	
کتاب(های) مرجع	<p>[1] K. W. Martin, <i>Digital Integrated Circuit Design</i>. New York: Oxford University Press, 2000.</p> <p>[2] Jan M. Rabaey, A. Chandrakasan, and B. Nicolic, <i>Digital Integrated Circuits, A Design Perspective</i>. New Jersey: Prentice Hall, 2003.</p>	
اهداف درس	آشنایی با الکترونیک مدارهای دیجیتال در محیط تحقق مجتمع، مرور فناوری ساخت سی‌موس و قوانین طراحی، انواع و روش‌های تجزیه و تحلیل مدارهای دیجیتال ترتیبی و ترکیبی و ساخت سیستم‌های پایه با آنها	
نتایج درس	کسب قدرت تجزیه و تحلیل و درک فلسفه عملکرد و تحلیل انواع مدارهای دیجیتال ترتیبی و ترکیبی و مدل‌سازی و شبیه‌سازی آنها در سطح مداری و منطقی	
فهرست مباحث	<p>(۱) مرور و مقدمه</p> <ul style="list-style-type: none"> <li>• معرفی ساختار فیزیکی خازن موس در مقایسه با پیوند پی-ان و معرفی فیزیک ترانزیستور موس</li> <li>• منحنی‌های مشخصه و مدل ترانزیستورهای اثر میدانی (MOSFET)</li> <li>• مشخصات عملکردی ایستا و پویای مدارهای منطقی با مدل یک معکوس کننده</li> </ul> <p>(۲) فرایند ساخت سی‌موس و قوانین طراحی</p> <ul style="list-style-type: none"> <li>• معرفی فرایندهای ساخت سی‌موس ان ول و پی ول</li> <li>• معرفی پارامترهای دقیق مدل‌سازی ترانزیستورهای موس با توجه به عناصر پارازیتی</li> <li>• نحوه ترسیم لی‌اوت سریع مدارهای دیجیتال با کمک دیاگرام میله‌ای</li> </ul> <p>(۳) خانواده‌های منطقی با ترانزیستورهای اثر میدان</p> <ul style="list-style-type: none"> <li>• مبانی و تحلیل انواع مدارهای منطقی خانواده شبه NMOS</li> <li>• مبانی و تحلیل انواع مدارهای منطقی خانواده CMOS استاندارد</li> <li>• طراحی و تحلیل خانواده‌های پیشرفته سی‌موس شامل لاجیک تفاضلی، دینامیکی، ترانزیستور عبوری و مد جریان</li> </ul> <p>(۴) ملاحظات طراحی کم‌مصرف و مقاوم در برابر خرابی در فناوری سی‌موس</p> <p>(۵) مدارهای ترتیبی سی‌موس</p> <ul style="list-style-type: none"> <li>• طراحی رجیستر و قفل و انواع آن</li> <li>• دنبال هم چینی عناصر ترتیبی و تعریف زمان‌های ست‌آپ و هلد و جلوگیری از سبقت کلای</li> <li>• تعریف پای‌لاین و توازی و نقش کاهش ولتاژ در کنترل توان</li> </ul> <p>(۶) مرور مشکلات خانواده‌های منطقی با دیود و ترانزیستور دوقطبی (ولتاژ آفست کلید، سطوح منطقی متفاوت با تغذیه و جریان مصرفی دائمی ایستا) و معرفی مدارهای با سوئیچینگ کاهش یافته (ECL)</p> <p>(۷) مدارهای کاربردی</p>	



<ul style="list-style-type: none"> <li>• مبدل‌های خانواده‌های منطقی مختلف به یکدیگر</li> <li>• مدارهای اشمیت‌تریگر</li> <li>• مولتی‌ویراتورها</li> <li>• بلوک‌های پایه منطقی (جمع‌کننده، ثبت، حافظه و . . .)</li> </ul>	
شبه‌ساز اسپایس، شبه‌ساز لاجیکی کدهای وریلاگ	نرم‌افزارهای مورد نیاز
هفت تکلیف دستی	تکالیف پیشنهادی
سه پروژه کامپیوتری	پروژه‌های پیشنهادی
تکالیف کامپیوتری و تکالیف دستی	نمره‌دهی پیشنهادی
۴۰٪	
۶۰٪	آزمون‌های کتبی
[1] T. A. DeMassa and Z. Ciccone, <i>Digital Integrated Circuits</i> . John Wiley & Sons, 1996.	سایر مراجع



درس تخصصی گرایش معماری سیستم‌های کامپیوتری: انتقال داده‌ها

نام درس	انتقال داده‌ها	
نام درس به انگلیسی	Data Communications	
نوع واحد	تخصصی	۳ واحد
مقطع	کارشناسی	
هم‌نیازها		
پیش‌نیازها	آمار و احتمال مهندسی - سیگنال‌ها و سیستم‌ها	
مطالب پیش‌نیاز	تبدیل فوریه، احتمالات	
کتاب(های) مرجع	[1] William Stallings, Data and Computer Communications. 8 <sup>th</sup> edition, Prentice Hall 2007.	
اهداف درس	هدف از این درس آشنایی با مفاهیم و تکنولوژی‌های بکار رفته در لایه فیزیکی شبکه‌های کامپیوتری سیمی، بی‌سیم و مخابراتی و معرفی چند نمونه از آنهاست. درک تفاوت‌های و اصول زیر بنایی شبکه‌های سوئیچ مداری و بسته‌ای از دیگر اهداف این درس است.	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- آشنایی با انواع رسانه‌های ارتباطی از قبیل کابل هم محور، زوج تابیده شده و فیبرنوری و نیز محیط انتقال بی‌سیم</li> <li>۲- مهندسی سیگنال برای ارتباطات بی‌سیم مشتمل بر انتخاب نوع آنتن، مدولاسیون و تکنیک مولتی پلکسینگ، با توجه به محیط انتشار سیگنال</li> <li>۳- مدولاسیون‌های دیجیتال</li> <li>۴- کیفیت سیگنال و انواع خطاهای انتقال و شیوه مقابله با آنها</li> <li>۵- کدینگ سیگنال برای تشخیص و تصحیح خطا</li> <li>۶- تکنیک طیف گسترده و موارد کاربرد آن</li> <li>۷- مفاهیم تکنولوژی‌های سوئیچ مداری و بسته‌ای</li> <li>۸- تکنولوژی‌های ATM و X.25, Frame Relay</li> </ol>	
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- مروری بر مفاهیم سیگنال، نویز، تبدیل فوریه سیگنال‌ها، توان سیگنال، دامنه سیگنال، واحد دسیبل</li> <li>۲- انتقال داده بصورت آنالوگ و دیجیتال، مشکلات کانال انتقال (افت سیگنال، خطای بیت، اعوجاج، تداخل)، ظرفیت شانون</li> <li>۳- محیط‌های انتقال هدایت شده و هدایت نشده (فیبر نوری، انواع کابل‌ها، خلاء و آب)</li> <li>۴- انتشار انرژی در محیط‌های انتقال، مکانیزم‌های انعکاس، پاشیدگی و شکست؛ دید مستقیم</li> <li>۵- مدولاسیون (تاکید ویژه روی داده دیجیتال - سیگنال دیجیتال)</li> <li>۶- نمودار منظومه سیگنال و محاسبه نرخ خطای بی‌تی در کانال‌های AWGN و همچنین دارای محوشدگی از نوع Rayleigh</li> <li>۷- انتقال دیجیتال: سنکرون و آسنکرون، انواع خطا، تشخیص خطا، تصحیح خطا، پیکربندی خط.</li> <li>۸- آشنایی مقدماتی با تکنیک طیف گسترده (Spread Spectrum) و OFDM</li> <li>۹- آشنایی مقدماتی با انواع اعوجاج سیگنال در محیط بی‌سیم (Fast/Slow Flat/non-Flat - Fading) و شیوه مقابله با آنها</li> <li>۱۰- تکنیک‌های مولتی پلکس سیگنال: TDM, FDM و تکنولوژی‌های ADSL, xDSL</li> <li>۱۱- مفاهیم شبکه‌های سوئیچ مداری و بسته‌ای: تکنولوژی X.25 و Frame Relay</li> <li>۱۲- تکنولوژی ATM</li> </ol>	



	MATLAB , NS2	نرم افزارهای مورد نیاز
	تکالیف حل کردنی (۵ سری)	تکالیف پیشنهادی
	تکالیف کامپیوتری (۳ سری)	پروژه‌های پیشنهادی
	تکالیف	نمره دهی پیشنهادی
۳۰٪	امتحان	
۷۰٪		
		سایر مراجع





درس تخصصی گرایش معماری سیستم‌های کامپیوتری: سیستم‌های کنترل خطی

سیستم‌های کنترل خطی		نام درس
Linear Control Systems		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
تخصصی		مقطع
کارشناسی		هم‌نیازها
سیگنال‌ها و سیستم‌ها		پیش‌نیازها
آشنایی با تحلیل حوزه زمان و حوزه فرکانس سیستم‌های خطی، ریاضیات اعداد مختلط		مطالب پیش‌نیاز
Richard C. Dorf and Robert H. Bishop, <i>Modern Control Systems</i> . 11th Edition, Prentice Hall, 2007.		کتاب(های) مرجع
آشنایی دانشجویان با تحلیل و طراحی و پایداری سیستم‌های کنترل خطی در حوزه زمان و فرکانس		اهداف درس
		نتایج درس
		فهرست مباحث
<p>۱- مقدمه‌ای بر کنترل سیستم‌های دینامیکی: تعاریف متغیرهای کنترلی، سیستم، پروسه و مدل‌سازی رفتار دینامیکی سیستم‌های واقعی (الکتریکی، مکانیکی و هیدرولیکی) کنترل حلقه باز و کنترل حلقه بسته، مفاهیم فیدبک و تاثیر آن در کنترل حلقه بسته.</p> <p>۲- نمایش سیستم‌های کنترلی به صورت بلوک دیاگرام، نحوه ساده نمودن بلوک‌دیاگرام‌ها، تبدیل لاپلاس و کاربرد آن در مدل‌سازی سیستم‌های کنترل خطی، نمایش سیستم‌های دینامیکی و سیستم‌های کنترل خطی به صورت معادلات فضای حالت، به دست آوردن پاسخ زمانی سیستم‌ها، خطای حالت ماندگار و عملکرد سیستم کنترلی.</p> <p>۳- سیستم‌های مرتبه اول و نحوه پاسخ زمانی آنها، سیستم‌های مرتبه دوم و خصوصیات مختلف پاسخ زمانی آنها، کاهش درجه سیستم‌ها، نوع سیستم و رابطه آن با خطای حالت ماندگار، روش‌های تحلیل پایداری سیستم‌ها، الگوریتم روت-هرویتز، کنترل کننده‌های تناسبی، انتگرالی و مشتقی و کاربردهای آن در سیستم‌های کنترلی.</p> <p>۴- روش مکان هندسی ریشه‌ها و طراحی کنترل کننده‌ها براساس این روش، طراحی کنترل کننده‌های پس‌فاز و پیش‌فاز در حوزه زمان.</p> <p>۵- آنالیز پاسخ فرکانسی سیستم‌های کنترل خطی سیستم‌های مرتبه اول و نحوه پاسخ زمانی آنها، دیاگرام بود، دیاگرام‌های قطبی و نایکوئیست، شرط پایداری نایکوئیست، طراحی کنترل کننده‌های پس‌فاز و پیش‌فاز در حوزه فرکانس.</p> <p>۶- تنظیم عملی کنترل کننده‌های صنعتی تناسبی، انتگرالی و مشتقی، قوام و حساسیت سیستم‌های کنترل خطی.</p>		
متلب		نرم‌افزارهای مورد نیاز
		پیشنهادی تکالیف
		پروژه‌های پیشنهادی
		نمره‌دهی پیشنهادی
۳۰٪	تکالیف کامپیوتری و گزارش‌ها	
۷۰٪	آزمون‌های کتبی	
		سایر مراجع



درس تخصصی گرایش معماری سیستم‌های کامپیوتری: آزمایشگاه مدارهای الکترونیکی

آزمایشگاه مدارهای الکترونیکی		نام درس
Electronic Circuits Laboratory		نام درس به انگلیسی
۱ واحد	مهندسی کامپیوتر	نوع واحد
	تخصصی	مقطع
	کارشناسی	هم‌نیازها
	مدارهای الکترونیکی	پیش‌نیازها
	آشنایی با اصول عملکرد مدارهای الکترونیکی	مطالب پیش‌نیاز
A. Sedra and K. C. Smith, <i>Microelectronics Circuits</i> . 5 <sup>th</sup> edition, New York: Oxford University Press, 2004.		کتاب(های) مرجع
آشنایی عملی دانشجویان با مدارهایی الکترونیکی و مباحث تئوریک آموخته شده در درس، همچنین آشنایی با نحوه کار و استفاده از دستگاه‌های اندازه‌گیری الکترونیکی		اهداف درس
تسلط بر نحوه کار و طراحی مدارهای الکترونیکی پایه		نتایج درس
<p>آزمایش ۱. آشنایی با وسایل آزمایشگاه</p> <p>آزمایش ۲. آشنایی با دیود</p> <p>آزمایش ۳. کاربردهای دیود</p> <p>آزمایش ۴. دیود زبر و کاربردهای آن</p> <p>آزمایش ۵. آشنایی با ترانزیستور BJT</p> <p>آزمایش ۶. طراحی تقویت کننده با استفاده از ترانزیستور BJT</p> <p>آزمایش ۷. آشنایی با ترانزیستور MOSFET</p> <p>آزمایش ۸. طراحی تقویت کننده با استفاده از ترانزیستور MOSFET</p> <p>آزمایش ۹. طراحی یک گیت ساده سی‌موس با استفاده از ترانزیستور MOSFET</p> <p>آزمایش ۱۰. آشنایی با OpAmp و کاربردهای آن</p>		فهرست مباحث
SPICE		نرم‌افزارهای مورد نیاز
متناسب با هر آزمایش مطالعه لازم داده شود.		تکالیف پیشنهادی
		پروژه‌های پیشنهادی
۸۰٪	آزمایشهای مختلف	نمره‌دهی پیشنهادی
۲۰٪	آزمون کتبی	
		سایر مراجع



درس تخصصی گرایش معماری سیستم‌های کامپیوتری: آزمایشگاه الکترونیک دیجیتال

نام درس		آزمایشگاه الکترونیک دیجیتال	
نام درس به انگلیسی		Digital Electronics Laboratory	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	الکترونیک دیجیتال		
مطالب پیش‌نیاز	آشنایی با اصول عملکرد مدارهای الکترونیکی موس، مشخصه‌های یک مدار الکترونیکی دیجیتال و تحلیل مدارهای ساده الکترونیکی		
کتاب(های) مرجع	[1] K. W. Martin, <i>Digital Integrated Circuit Design</i> . New York: Oxford University Press, 2000. [2] Jan, M. Rabaey, A. Chandrakasan, and B. Nicolic, <i>Digital Integrated Circuits, A Design Perspective</i> . New Jersey: Prentice Hall, 2003.		
اهداف درس	آشنایی با دستگاه‌های اندازه‌گیری مدارهای الکترونیک و بویژه مدارهای دیجیتال شامل اسیلوسکوپ و لاجیک آنالیزر و مولتی‌متر و فرکانس‌متر با بایاس و اندازه‌گیری مشخصه‌های ایستا و پویای زمانی و سطوح منطقی و مشخصه‌های ولتاژی مدارهای دیجیتال و تنظیم بافرها و درایورها برای اندازه‌گیری‌های بدون اغتشاش در عملکرد سیستم‌های متصل و مجتمع		
نتایج درس	کسب توانایی کار با وسایل اندازه‌گیری و ارزیابی مشخصه‌های عملکردی انواع مدارهای دیجیتال ترتیبی و ترکیبی		
فهرست مباحث	<p>(۱) مرور و مقدمه</p> <ul style="list-style-type: none"> <li>• اندازه‌گیری منحنی‌های مشخصه و ارزیابی مدل ترانزیستورهای اثر میدان (MOSFET)</li> <li>• اندازه‌گیری مشخصات عملکردی ایستا و پویای مدارهای منطقی با اندازه‌گیری مشخصه‌های یک معکوس‌کننده و یک گیت ساده نظیر نند</li> </ul> <p>(۲) خانواده‌های منطقی با ترانزیستورهای اثر میدان</p> <ul style="list-style-type: none"> <li>• اندازه‌گیری منحنی‌های مشخصه برخی مدارهای منطقی خانواده شبه NMOS</li> <li>• اندازه‌گیری منحنی‌های مشخصه برخی مدارهای منطقی خانواده CMOS استاندارد</li> <li>• اندازه‌گیری منحنی‌های مشخصه برخی مدارهای منطقی خانواده‌های پیشرفته سی‌موس شامل لاجیک تفاضلی، دینامیکی، ترانزیستور عبوری و مد جریان</li> <li>• اعمال برخی ملاحظات طراحی کم مصرف بر روی گیت‌های ساخته شده</li> </ul> <p>(۳) اندازه‌گیری‌های مشخصات ست‌آپ و هلد و تاخیر مدارهای ترتیبی سی‌موس</p> <ul style="list-style-type: none"> <li>• رجیستر و قفل و انواع آن</li> <li>• دنبال هم چینی عناصر ترتیبی و تعریف زمان‌های ست‌آپ و هلد و جلوگیری از سبقت کلاک</li> <li>• کار با سنکرون‌کننده‌ها به هنگام انتقال کلاک بین دو دامنه مختلف و طراحی یک فصل مشترک استکرون با سیگنال‌های Request و Acknowledge بین دو ماژول یا دو کلاک متفاوت در محیط اف پی جی ۱</li> </ul> <p>(۴) ساخت و اندازه‌گیری مشخصه‌های دروازه‌های خانواده منطقی سی‌موس یا ولتاژ تغذیه کاهش یافته و اندازه‌گیری تاخیر و توان آن</p> <p>(۵) ساخت و اندازه‌گیری مشخصه‌های یک خانواده منطقی با سوئیچینگ کاهش یافته (نظیر CML یا ECL)</p>		



<p>۶ ساخت و اندازه‌گیری مشخصه‌های مدارهای کاربردی مختلف در محیط اف پی جی ا</p> <ul style="list-style-type: none"> <li>▪ بلوک‌های پایه منطقی (جمع‌کننده، ضرب‌کننده، شیفت‌دهنده و ...)</li> </ul> <p>۷ ساخت و اندازه‌گیری مشخصه‌های مدارهای مختلف</p> <ul style="list-style-type: none"> <li>▪ مبدل‌های سطوح خانواده‌های منطقی مختلف به یکدیگر</li> <li>▪ مدارهای اشمیت‌تریگر</li> <li>▪ مولتی‌ویبراتورها</li> </ul> <p>۸ طراحی یک میکروکنترلر ساده در محیط اف پی جی ا و اندازه‌گیری و ملاحظه روابط بین‌های ورودی خروجی مختلف با لاجیک آنالیزر</p> <p>۹ مدیریت توان و بررسی تاثیر کنترل ولتاژ و فرکانس در مصرف مدارهای دیجیتال و آزمایش یک سیستم ساده DVFS</p> <p>۱۰ بررسی روش‌های تست یک مدار مجتمع با مشابه‌سازی در محیط FPGA</p>	
	نرم‌افزارهای مورد نیاز
	تکالیف پیشنهادی متناسب با هر آزمایش مطالعه لازم داده شود.
	پروژه‌های پیشنهادی
	نمره‌دهی پیشنهادی
<p>٪۸۰ آزمایش‌های مختلف</p> <p>٪۲۰ آزمون کتبی</p>	
	سایر مراجع



درس تخصصی گرایش معماری سیستم‌های کامپیوتری: آزمایشگاه ابزارهای طراحی با کمک کامپیوتر

نام درس	آزمایشگاه ابزارهای طراحی با کمک کامپیوتر	
نام درس به انگلیسی	Computer Aided Design Laboratory	
نوع واحد	تخصصی	مهندسی کامپیوتر
مقطع	کارشناسی	
هم‌نیازها	الکترونیک دیجیتال	
پیش‌نیازها	طراحی کامپیوتری سیستم‌های دیجیتال	
کتاب(های) مرجع	-	
اهداف درس	آشنایی عملی با طراحی خودکار مدارها دیجیتال، کسب مهارت در استفاده از ابزارهای طراحی خودکار.	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <p>۱- طراحی خودکار سیستم‌های دیجیتال بزرگ</p> <p>۲- استفاده از قابلیت‌های ابزارهای طراحی خودکار</p>	
فهرست مباحث	<p>تکیه اصلی این آزمایشگاه، کسب مهارت در استفاده از ابزارهای طراحی خودکار است. لذا آزمایش‌های طراحی شده برای این آزمایشگاه برپایه استفاده از ابزارهای صنعتی طراحی خودکار می‌باشد. آزمایشگاه شامل دو بخش است که بخش اول طراحی ASIC و بخش دوم طراحی FPGA را شامل می‌شوند. لازم است طرح در نظر گرفته شده پیچیدگی کافی برای درگیر شدن دانشجویان با مسائل کنترل پیچیدگی را دارا باشد. با توجه به عدم وجود آزمایشگاه طراحی مدارهای مجتمع، این آزمایشگاه طراحی مدارهای مجتمع را نیز پوشش می‌دهد.</p> <p>- بخش طراحی ASIC: طراحی و پیاده‌سازی یک سیستم با هدف پوشش موضوعات زیر:</p> <ul style="list-style-type: none"> <li>○ انجام سنتز منطقی با در نظر گرفتن محدودیت‌های طراحی</li> <li>○ انجام شبیه‌سازی و تست پس از سنتز</li> <li>○ تولید نمونه آزمون به صورت خودکار</li> <li>○ تولید چینش نهایی سخت‌افزار</li> <li>○ تست پس از چینش و تولید فایل نهایی چینش</li> </ul> <p>- بخش طراحی FPGA: طراحی و پیاده‌سازی یک سیستم روی FPGA با هدف پوشش موضوعات زیر:</p> <ul style="list-style-type: none"> <li>○ انجام سنتز منطقی با در نظر گرفتن محدودیت‌های طراحی</li> <li>○ بررسی نحوه نگاشت سخت‌افزار روی FPGA</li> <li>○ پیاده‌سازی یک سیستم سخت‌افزار نرم‌افزار روی FPGA</li> </ul>	
نرم‌افزارهای مورد نیاز	-	نرم‌افزارهای Quartus JSE
	-	گزینه‌های نرم‌افزارهای Cadence, Leonardo, Synopsys, Ledit و Modelsim
تکالیف پیشنهادی	-	
پروژه‌های پیشنهادی	-	
نمره‌دهی پیشنهادی		
سایر مراجع		



درس تخصصی گرایش نرم‌افزار: تحلیل و طراحی سیستم‌ها

نام درس	تحلیل و طراحی سیستم‌ها		
نام درس به انگلیسی	Systems Analysis and Design		
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	برنامه‌سازی پیشرفته		
مطالب پیش‌نیاز	آشنایی کامل با یکی از زبان‌های برنامه‌نویسی ++C یا Java مفاهیم پایه شیء‌گرایی		
کتاب(های) مرجع	<p>[1] L. D. Bentley and J. L. Whitten, <i>Systems Analysis and Design for the Global Enterprise</i>. 7th Edition, McGraw-Hill, 2007.</p> <p>[2] C. Larman, <i>Applying UML and Patterns: An Introduction to Object-Oriented Analysis and Design and Iterative Development</i>. Addison Wesley, 2004.</p> <p>[3] Roger S. Pressman, <i>Software Engineering: a Practitioner's Approach</i>. McGrawHill Inc., 7th Edition, 2011.</p>		
اهداف درس	هدف از این درس آشنایی دانشجویان با مفاهیم تحلیل و طراحی سیستم‌های نرم‌افزاری است. در این درس دانشجویان با انواع سیستم‌های اطلاعاتی، چرخه حیات تولید و توسعه نرم‌افزار، روش‌های مختلف ایجاد نرم‌افزار، تحلیل و طراحی ساخت‌یافته و مفاهیم مدیریت پروژه آشنا می‌شوند.		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- کاربرد فرآیند توسعه نرم‌افزار در تولید نرم‌افزار.</li> <li>۲- انتخاب و به کارگیری ابزارهای توسعه نرم‌افزار.</li> <li>۳- مستندسازی فرآورده‌های نرم‌افزاری به کمک زبان UML.</li> <li>۴- تحلیل و طراحی سیستم‌ها به روش شیء‌گرا.</li> <li>۵- اهمیت آزمون نرم‌افزار و طراحی آزمون.</li> </ol>		
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- معرفی مهندسی نرم‌افزار و چالش‌های آن</li> <li>۲- مدل‌های فرآیند توسعه نرم‌افزار و تفاوت آن‌ها</li> <li>۳- روش‌های تحلیل و طراحی نرم‌افزار</li> <li>۴- مهندسی نیازمندی‌ها و تحلیل سیستم</li> <li>۵- طراحی سیستم و معماری نرم‌افزار</li> <li>۶- ساخت نرم‌افزار</li> <li>۷- مقدمه‌ای بر آزمون نرم‌افزار</li> <li>۸- آشنایی مقدماتی با مدیریت پروژه و برنامه‌ریزی</li> </ol>		
نرم‌افزارهای مورد نیاز	محیط برنامه‌نویسی در یک زبان شیء‌گرا (Java, C++ ..) - ابزار مدل‌سازی UML		
تکالیف پیشنهادی	۵ تکلیف دستی		
پروژه‌های پیشنهادی	یک پروژه کامل تحلیل و طراحی سیستم که تا حد امکان برگرفته از نیازهای واقعی است و طی چند مرحله در طول ترم کامل می‌شود.		
نمره‌دهی پیشنهادی	تکالیف	%۱۰	
	پروژه	%۳۰	
	آزمون‌ها	%۶۰	
سایر مراجع	[1] David L. Olson, <i>Information System Project Management</i> . McGrawHill, 2004.		



درس تخصصی گرایش نرم افزار: پایگاه داده‌ها

پایگاه داده‌ها		نام درس
Principles of Database Design		نام درس به انگلیسی
نوع واحد	تخصصی	مهندسی کامپیوتر
مقطع	کارشناسی	۳ واحد
هم‌نیازها		
پیش‌نیازها	ساختمان‌های داده	
مطالب پیش‌نیاز	آشنایی با مفاهیم اولیه ساختمان‌های داده و الگوریتم‌ها آشنایی با مفاهیم پایه‌ای سیستم عامل: زمانبندی، همزمانی و همگام‌سازی، مدیریت حافظه و مدیریت انباره	
کتاب(های) مرجع	[1] R. Ramakrishnan and J. Gehrke, <i>Database Management Systems</i> . 3rd Edition. McGraw-Hill Inc., 2003.	
اهداف درس	هدف این درس آموزش سیستم‌های پایگاه‌داده رابطه‌ای است. در این درس، دانشجویان می‌آموزند که چگونه یک پایگاه‌داده رابطه‌ای را طراحی و ایجاد کنند و چگونه از آن استفاده نمایند. علاوه، دانشجویان با چگونگی ذخیره‌سازی داده‌ها، بهینه‌سازی و اجرای پرس‌وجوها و پردازش تراکنش‌ها در پایگاه‌های داده رابطه‌ای آشنا خواهند شد.	
نتایج درس	دانشجویانی که این درس را با موفقیت پشت سر بگذارند قادر خواهند بود ۱- یک درک کلی از سیستم‌های پایگاه‌داده و معماری آنها داشته باشند. ۲- از روی توصیف مبسوط، نمودار موجودیت-ارتباط را رسم کنند. ۳- نمودار موجودیت-ارتباط را به رابطه‌های متناظر تبدیل کنند. ۴- وابستگی‌های تابعی را تشخیص دهند و رابطه‌ها را به صورت نرمال درآورند. ۵- پرس‌وجوهای SQL بنویسند. ۶- بدانند که رابطه‌ها و شاخص‌ها چگونه در یک سیستم پایگاه‌داده ذخیره می‌شوند. ۷- برای یک پایگاه‌داده خاص با بارکاری مشخص، شاخص‌های مناسب را تشخیص دهند.	
فهرست مباحث	<p>۱- مفاهیم پایه‌ای</p> <ul style="list-style-type: none"> <li>▪ مدل رابطه‌ای</li> <li>▪ جبر رابطه‌ای و حساب رابطه‌ای</li> <li>▪ SQL: پرس‌وجوها و محدودیت‌ها</li> <li>▪ پالایش شما و صورت‌های نرمال</li> </ul> <p>۲- ذخیره‌سازی و شاخص‌گذاری</p> <ul style="list-style-type: none"> <li>▪ ذخیره‌سازی داده‌ها: دیسک‌ها و فایل‌ها</li> <li>▪ شاخص‌گذاری با ساختار درختی</li> <li>▪ شاخص‌گذاری بر پایه درهم‌سازی</li> </ul> <p>۳- ارزیابی پرس‌وجوها</p> <ul style="list-style-type: none"> <li>▪ مرتب‌سازی خارجی</li> <li>▪ ارزیابی عملگرهای رابطه‌های</li> <li>▪ یک بهینه‌ساز پرس‌وجوی نوعی</li> </ul> <p>۴- مدیریت تراکنش‌ها</p>	
نرم‌افزارهای مورد نیاز	یک سیستم مدیریت پایگاه داده رابطه‌ای	
تکالیف پیشنهادی	۵ تکلیف دستی - بین ۳ تا ۵ تکلیف کامپیوتری	



یک پروژه کامل طراحی و پیاده‌سازی پایگاه داده	پروژه‌های پیشنهادی
تکالیف	نمره‌دهی پیشنهادی
۱۵٪	
پروژه	
۱۵٪	
آزمون‌ها	
۷۰٪	
[1] H. Garcia-Molina, et al., <i>Database Systems: The Complete Book</i> . 2nd Edition, Pearson Prentice Hall, 2009. [2] J.D. Ullman and J. Widom, <i>A First Course In Database Systems</i> . 3rd Edition, Pearson Prentice Hall Inc., 2008.	سایر مراجع





درس تخصصی گرایش نرم افزار: طراحی زبان های برنامه سازی

طراحی زبان های برنامه سازی		نام درس
Design of Programming Languages		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
		مقطع
		هم نیازها
اصول طراحی کامپایلر		پیش نیازها
آشنایی با حداقل یک زبان برنامه نویسی شیء گرا - مبانی کامپایلر		مطالب پیش نیاز
[1] John Mitchell, <i>Concepts in Programming Languages.</i> , Cambridge University Press, 2004.		کتاب(های) مرجع
<p>هدف این درس آشنایی دانشجویان با روش های برنامه سازی، مفاهیم و قابلیت های زبان های برنامه نویسی و همچنین تاریخچه و چگونگی پیاده سازی آنهاست. یادگیری مفاهیم و قابلیت های برنامه نویسی به دانشجویان کمک می کند که ویژگی های یک زبان را از کنار هم قراردادن قابلیت های آن استنتاج کنند و در نتیجه زبان های جدید را راحت تر فراگیرند و از قابلیت آنها بهتر و بهینه تر استفاده نمایند. همچنین هزینه هر قابلیت زبان را درک کنند و در انتخاب زبان برنامه نویسی برای هر کاربرد خاص، انتخاب بهتری از میان گزینه ها با توجه به روش برنامه سازی و نیازهای برنامه نویسی داشته باشند.</p>		اهداف درس
<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بپیش مناسمی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- امکان سنجی پیاده سازی دستورات زبانها توسط کامپایلرها</li> <li>۲- زبان / رویکردهای برنامه نویسی مانند تابعی، رویه ای و شیء گرا.</li> <li>۳- ویژگی و قابلیت های هر رویکرد زبان برنامه نویسی و چالش های پیاده سازی آنها.</li> </ol>		نتایج درس
<ol style="list-style-type: none"> <li>۱- انواع زبان های برنامه نویسی: زبان های اعلانی (declarative)، دستوری (imperative)</li> <li>۲- تاریخچه زبانها: Fortran, Cobol, Algol 60, Algol 68, Pascal, Modula, B, C, LISP.</li> <li>۳- قدرت زبان های برنامه نویسی و نظریه محاسبه پذیری</li> <li>۴- حسابان لامبدا و زبان LISP</li> <li>۵- زبان ML</li> <li>۶- بررسی گونه ها: بررسی گونه ایستا/ پویا، استنتاجی و استقرایی، کلاس گونه در Haskell در کنترل overloading توابع</li> <li>۷- مدیریت حوزه: مفاهیم بلوک و ساختار پشته، رکورد فعالیت، مدیریت حوزه به صورت ایستا و پویا، پیاده سازی ساختار بلوک های تودرتو با استفاده از پیوند کنترل، پیاده سازی تابع های درجه اول (first-order) با استفاده از پیوند دسترسی و تابع های درجه دوم (higher-order) با استفاده از closure، بهینه سازی با استفاده از tail recursion، پیاده سازی thunk (call-by-need)</li> <li>۸- ساختارهای کنترلی: پیاده سازی exception، آشنایی با exception در زبان ML، پیاده سازی continuation و کاربرد آن در کرنل نویسی سیستم عامل ها و کامپایلرها</li> <li>۹- زبان های مدولار: مفاهیم اولیه (Interface, Specification, Implementation)، انتزاع داده و رویه، نوع داده انتزاعی، package، generic abstraction، template در زبان C++</li> <li>۱۰- خصیصه های زبان های شیء گرا: encapsulation، dynamic look-up، subtyping، inheritance</li> <li>۱۱- آشنایی با زبان های شیء گرای Simula, Smalltalk, C++, Java و تفاوت آنها در پیاده سازی</li> </ol>		فهرست مباحث



<p>خصیصه‌های شی‌گرای، مشکلات و مزید کاربرد هر یک از آن‌ها مانند وراثت چندگانه در ++C، اجرای پویا در جاوا</p> <p>۱۲- زبان‌های همروند و توزیع شده: Actor، پیاده‌سازی همروندی ML با استفاده از مفهوم کانال، ریشه‌ها در Java</p>	
<p>برنامه‌نویسی در یکی از زبان‌های تابعی مانند Standard ML</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>۶ تکلیف دستی و ۳ تمرین کامپیوتری: در این درس دانشجویان چندین تمرین کامپیوتری با زبان‌های LISP، ML و Java انجام می‌دهند.</p>	<p>تکالیف پیشنهادی</p>
-	<p>پروژه‌های پیشنهادی</p>
<p>۲۵٪</p> <p>۷۵٪</p>	<p>تکالیف</p> <p>آزمون‌ها</p>
<p>[1] D. Friedman and M. Wand, <i>Essentials of Programming Languages</i>. The MIT press, third edition, 2008.</p> <p>[2] M. Gabbrielli and S. Martini, <i>Programming Languages: Principles and Paradigms</i>. Springer Publications Inc., 2010.</p>	<p>سایر مراجع</p>



درس تخصصی گرایش نرم افزار: مهندسی نرم افزار

نام درس	مهندسی نرم افزار	
نام درس به انگلیسی	Software Engineering	
نوع واحد	تخصصی	۳ واحد
مقطع	کارشناسی	
هم نیازها		
پیش نیازها	تحلیل و طراحی سیستمها	
مطالب پیش نیاز	میانی تحلیل و طراحی سیستمها - مدل سازی نرم افزار - برنامه نویسی شیء گرا	
کتاب(های) مرجع	[1] Roger S. Pressman, <i>Software Engineering: A Practitioner's Approach</i> . McGrawHill, 7th Edition, 2011	
اهداف درس	<p>هدف از این درس پرداختن به نکات مهندسی است که در کلیه مراحل تولید نرم افزار باید رعایت گردد. در این درس ابتدا تفاوت محصولی که به روش مهندسی تولید می گردد با محصولی که به روش هنری تولید می شود بیان می شود. سپس انتظاراتی که یک محصول مهندسی باید برآورده سازد تشریح می گردد. در ادامه درس با تاکید بر روش های مهندسی تولید از جمله مدل سازی، قابل اندازه گیری و ارزیابی بودن، درستی یابی و اعتبارسنجی محصولات بینابینی، مروری بر دست آوردهای علمی در این زمینه در کلیه مراحل تولید نرم افزار انجام می شود. با توجه به اینکه در درس های قبلی دانشجویان با مباحث توصیف صوری نیازها، اندازه گیری، تخمین و آزمون کمتر آشنا شده اند در این درس این فصول مورد تاکید بیشتر قرار می گیرد. در انتها فعالیت های حمایتی از جمله مدیریت پروژه، زمان بندی، مدیریت ریسک، مدیریت پیکربندی و تضمین کیفیت با تاکید بر تاثیر آنها در تولید نرم افزار به صورت مهندسی مرور می شود.</p>	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- به کارگیری روش های مهندسی جهت ایجاد محصول با کیفیت</li> <li>۲- دنبال کردن فرایندهای شناخته شده مهندسی نرم افزار</li> <li>۳- به کارگیری روش های طراحی معماری نرم افزار</li> <li>۴- آزمون نرم افزار در سطوح مختلف</li> </ol>	
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- مقدمه ای بر مهندسی نرم افزار</li> <li>۲- فرایندها و مدل های توسعه نرم افزار - توسعه مبتنی بر تکرار</li> <li>۳- مروری بر تحلیل نرم افزار</li> <li>۴- طراحی نرم افزار: اصول طراحی، الگوها، refactoring</li> <li>۵- معماری نرم افزار: طراحی، مستندسازی و ارزیابی</li> <li>۶- آزمون نرم افزار</li> <li>۷- مدیریت کیفیت نرم افزار</li> <li>۸- تخمین هزینه و زمان</li> <li>۹- مدیریت پروژه - مدیریت نیروی انسانی - مدیریت ریسک</li> <li>۱۰- مدیریت چرخه حیات - مدیریت تغییر - مدیریت پیکربندی</li> <li>۱۱- روش های چابک</li> </ol>	
نرم افزارهای مورد نیاز	ابزار مدل سازی UML - ابزار مدیریت پروژه	
تکالیف پیشنهادی	۵ تکلیف دستی	
پروژه های پیشنهادی	یک پروژه جهت بکارگیری اصول مهندسی نرم افزار در عمل در طول ترم	
نمره دهی پیشنهادی	تکالیف	۱۰٪



	۳۰٪	پروژه	
	۶۰٪	آزمون‌ها	
			سایر مراجع



درس تخصصی گرایش نرم افزار: مهندسی اینترنت

مهندسی اینترنت		نام درس
Internet Engineering		نام درس به انگلیسی
نوع واحد	تخصصی	مهندسی کامپیوتر
مقطع	کارشناسی	۳ واحد
هم‌نیازها	پایگاه داده‌ها	
پیش‌نیازها	شبکه‌های کامپیوتری	
مطالب پیش‌نیاز	برنامه‌نویسی شیء‌گرا و مبانی شبکه‌های کامپیوتری	
کتاب(های) مرجع	<p>[1] M. Fowler, <i>Patterns of Enterprise Application Architecture</i>. Addison-Wesley, 2003.</p> <p>[2] M. Hall and L. Brown, <i>Core Servlets and JavaServer Pages</i>. 2nd ed., Prentice-Hall, 2003.</p> <p>[3] M. Harwood, M. Goncalves, and M. Pemble, <i>Security Strategies in Web Applications and Social Networking</i>. Jones &amp; Bartlett Learning, 2010.</p> <p>در صورت انتخاب فناوری به جز جاوا، مرجع ۲ با کتاب مناسب در زمینه توسعه نرم‌افزارهای مبتنی بر وب جایگزین می‌گردد.</p>	
اهداف درس	<p>هدف این درس پوشش دادن تکنیک‌های پایه در توسعه برنامه‌های مبتنی بر وب و اینترنت است. همچنین نکات مهم در طراحی معماری یک سیستم در مقیاس اینترنت مورد بررسی قرار می‌گیرد. علاوه بر اینها، ایجاد سرویس‌های وب، مفاهیم وب ۲ و وب معنایی، شبکه‌های اجتماعی و محاسبات ابری در وب نیز از موضوعات این درس خواهد بود. تأمین نیازهای کیفیت نرم‌افزارهای وب از جمله کارایی، مقیاس‌پذیری، تغییرپذیری، امنیت و کاربردپذیری نیز از دیگر تأکیدهای این درس می‌باشند.</p>	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند مهارت‌های مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- توسعه نرم‌افزارهای مبتنی بر وب</li> <li>۲- پاسخ به چالش‌های معماری در ایجاد برنامه‌های در مقیاس اینترنت</li> <li>۳- استفاده از وب به عنوان بستری برای توسعه کاربردها</li> <li>۴- یکارگیری چارچوب‌های فناوری برای تأمین نیازهای کیفیت کاربردهای وب</li> </ol>	
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- مقدمه‌ای بر وب - پروتکل HTTP - طراحی صفحات وب</li> <li>۲- ایجاد کاربردهای وب ساده (بر مبنای سرولت، PHP یا NET).</li> <li>۳- الگوی معماری سه لایه</li> <li>۴- اتصال به پایگاه داده‌ها - نگاشت اشیاء به رابطه‌ها</li> <li>۵- سازماندهی منطق دامنه</li> <li>۶- چارچوب‌ها و الگوهای لایه نمایش در وب</li> <li>۷- مدیریت نشست‌ها</li> <li>۸- کنترل همروندی در سیستم‌های وب</li> <li>۹- سیستم‌های وب توزیع‌شده</li> <li>۱۰- خوشه‌بندی و محاسبات ابری</li> <li>۱۱- امنیت کاربردهای وب</li> <li>۱۲- ایجاد سیستم‌های وب اتکاپذیر</li> <li>۱۳- کارایی سیستم‌های مبتنی بر وب</li> <li>۱۴- سرویس‌های وب</li> </ol>	



۱۵- وب ۲، وب معنایی، شبکه‌های اجتماعی ۱۶- طراحی واسط کاربر در وب ۱۷- برنامه‌نویسی موبایل در وب	
زبان‌ها و چارچوب‌های مناسب برنامه‌نویسی وب (بر حسب فناوری انتخاب شده توسط مدرس)	نرم‌افزارهای مورد نیاز
۸ تکلیف عملی	تکلیف پیشنهادی
یک پروژه جهت بکارگیری نکات آموزش داده شده	پروژه‌های پیشنهادی
تکلیف ۲۰٪	نمره‌دهی پیشنهادی
پروژه ۲۰٪	
آزمون‌ها ۶۰٪	
	سایر مراجع



درس تخصصی گرایش رایانش امن: امنیت شبکه

نام درس		امنیت شبکه	
نام درس به انگلیسی		Network Security	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	شبکه‌های کامپیوتری		
مطالب پیش‌نیاز			
کتاب(های) مرجع	<p>[1] William Stallings, <i>Network Security Essentials: Applications and Standards</i>. Prentice Hall, 4th Edition, 2010.</p> <p>[2] William Stallings, <i>Cryptography and Network Security Principles and Practices</i>. 5th Edition, Prentice Hall, 2010.</p> <p>[3] Charlie Kaufman, Radia Perlman, and Mike Speciner, <i>Network Security: Private Communication in a Public World</i>. 2nd Edition, Prentice Hall, 2002.</p>		
اهداف درس	<p>گسترش رو به رشد شبکه‌های کامپیوتری در سازمان‌ها و همچنین اتصال بسیاری از شبکه‌های محلی و کوچک به شبکه جهانی اینترنت، شبکه‌ها را به بستری پرمخاطره در تبادل داده‌ها تبدیل نموده است. هدف از ارائه این درس، آشنایی دانشجویان با مخاطرات، تهدیدات، و حملات ممکن در شبکه‌های کامپیوتری و همچنین آشنایی با روش‌های حفاظت داده‌ها و منابع در شبکه‌ها است. مکانیزم‌های امنیتی و پروتکل‌های متعددی که در لایه‌های مختلف شبکه (لایه شبکه، لایه انتقال، لایه کاربرد) مطرح شده‌اند در این درس مرور می‌شوند. علاوه بر این امنیت در شبکه‌های بی‌سیم و شبکه‌های نسل آتی (NGN) نیز مورد بررسی اجمالی قرار می‌گیرند.</p>		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- شناخت روش‌های متعدد رمزنگاری متقارن و نامتقارن و کاربرد هر کدام</li> <li>۲- آشنایی با ابزارهای تامین امنیت شبکه‌های محلی و سیستم تشخیص مهاجم</li> <li>۳- آشنایی با مکانیزم‌های موجود امنیتی در لایه‌های مختلف شبکه</li> <li>۴- توان استفاده از کتابخانه‌های موجود رمزنگاری در برنامه‌های کاربردی</li> </ol>		
فهرست مباحث	<ul style="list-style-type: none"> <li>- مقدمه‌ای بر امنیت شبکه <ul style="list-style-type: none"> <li>o تهدیدات و حملات شبکه‌ای</li> <li>o آسیب‌پذیری‌های شبکه</li> <li>o مکانیزم‌های امنیتی در شبکه</li> </ul> </li> <li>- کاربرد رمزنگاری در امنیت شبکه <ul style="list-style-type: none"> <li>o رمزنگاری در سطح اتصال (Link Layer) در مقابل رمزنگاری انتها-به-انتها (End-to-End)</li> <li>o حفظ محرمانگی و کنترل صحت در شبکه بر مبنای رمزنگاری</li> </ul> </li> <li>- احراز اصالت در شبکه <ul style="list-style-type: none"> <li>o طراحی پروتکل‌های احراز اصالت</li> <li>o پروتکل احراز اصالت Kerberos</li> </ul> </li> <li>- کنترل دسترسی به شبکه <ul style="list-style-type: none"> <li>o دیواره آتش و انواع آن</li> <li>o انواع آرایش دیواره آتش</li> </ul> </li> <li>- امنیت داده در حال انتقال</li> </ul>		



<ul style="list-style-type: none"> <li>○ امنیت IP و پروتکل IPSec</li> <li>○ شبکه‌های خصوصی مجازی (VPN)</li> <li>○ مباحث امنیتی در IPv6</li> <li>- امنیت شبکه‌های بی‌سیم</li> <li>○ امنیت شبکه‌های بی‌سیم محلی</li> <li>○ امنیت شبکه‌های WiMAX</li> <li>- امنیت لایه انتقال</li> <li>○ مباحث امنیتی در وب</li> <li>○ پروتکل SSL &amp; TLS</li> <li>○ پروتکل HTTPS</li> <li>○ پروتکل SSH</li> <li>- امنیت پست الکترونیکی</li> <li>○ پروتکل PGP</li> <li>○ پروتکل S/MIME</li> <li>○ پروتکل DKIM</li> <li>- مباحث امنیتی در شبکه‌های NGN</li> <li>- سیستم‌های تشخیص و تحلیل شبکه</li> <li>○ سیستم‌های تشخیص و پیشگیری از نفوذ (IDS/IPS)</li> <li>○ سیستم‌ها و شبکه‌های تله عمل (Honeypots &amp; Honeynets)</li> <li>- معماری امنیتی شبکه</li> </ul>	
ابزار openssl برای انجام تکالیف عملی مرتبط با رمزنگاری ابزار iptables و snort برای امنیت شبکه	نرم‌افزارهای مورد نیاز
تکالیف تئوری و عملی (۵ سری)	پیشنهادی تکالیف
انجام یک پروژه عملی برای ارزیابی یکی از مکانیسم‌های مطرح شده در درس با استفاده از ابزار شبیه‌ساز شبکه	پروژه‌های پیشنهادی
تکالیف کامپیوتری و گزارش‌ها آزمون‌های کتبی	نمره‌دهی پیشنهادی
٪۳۰ ٪۷۰	
[1] Eric Cole, <i>Network Security Bible</i> . 2nd Edition, Wiley, 2009.	سایر مراجع





درس تخصصی گرایش رایانش امن: مبانی رایانش امن

نام درس	مبانی رایانش امن		
نام درس به انگلیسی	Fundamentals of Secure Computing		
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها	شبکه‌های کامپیوتری		
پیش‌نیازها	سیستم‌های عامل		
مطالب پیش‌نیاز	درکی کلان از مساله امنیت و عناصر، شیوه‌ها، مکانیزم‌ها، و تکنیک‌های مطرح در آن		
کتاب(های) مرجع	<p>[1] Ross J. Anderson, <i>Security Engineering: A Guide to Building Dependable Distributed Systems</i>. 2nd Edition, Wiley, 2008.</p> <p>[2] Matt Bishop, <i>Introduction to Computer Security</i>. Addison-Wesley, 2004.</p>		
اهداف درس	<p>در طی این درس، دانشجویان پس از درک لزوم برقراری امنیت و تهدیدات و حملات مختلف مطرح در آن، با مسائل مرتبط با نحوه برقراری و پیاده‌سازی امنیت با استفاده از روش‌های احراز اصالت، کنترل دسترسی، رمزنگاری، نحوه تامین امنیت فیزیکی و محیطی و متدولوژی‌ها و استانداردهای ارزیابی امنیتی آشنا می‌شوند.</p>		
نتایج درس	این درس به عنوان یک درس پایه، زمینه لازم برای گذراندن درسهای تخصصی‌تر را در مهندسی امنیت اطلاعات فراهم می‌آورد.		
فهرست مباحث	<ul style="list-style-type: none"> <li>- مفاهیم و تعاریف اولیه <ul style="list-style-type: none"> <li>o مفاهیم پایه در امنیت</li> <li>o انواع تهدیدات و حملات</li> <li>o آسیب‌پذیری‌ها (انواع، دسته‌بندی، و برترین‌ها)</li> <li>o مکانیزم‌های امنیتی (پیشگیرانه، تشخیص، ترمیم و بازیابی)</li> <li>o اصول مهندسی امنیت</li> </ul> </li> <li>- احراز اصالت (اصول و روش‌ها) <ul style="list-style-type: none"> <li>o روش‌های احراز اصالت (مبتنی بر گذرواژه، توکن، بیومتریک، چندفاکتوره)</li> <li>o سیستم‌های مدیریت شناسه (Identity Management Systems)، Single Sign-on، Federation</li> <li>o چالش‌های حسابرسی در مقابل حفظ حریم خصوصی</li> </ul> </li> <li>- خط‌مشی امنیتی و مدل‌های کنترل دسترسی <ul style="list-style-type: none"> <li>o مدل‌های اختیاری (DAC)</li> <li>o لیست کنترل دسترسی (ACL) و سیستم‌های مبتنی بر قابلیت (Capability-based)</li> <li>o کانال‌های پنهان، کنترل جریان اطلاعات و مدل‌های اجباری (MAC)</li> <li>o مدل‌های نقش-مبنا (RBAC)</li> </ul> </li> <li>- رمزنگاری و کاربردهای آن <ul style="list-style-type: none"> <li>o رمزنگاری متقارن</li> <li>o رمزنگاری نامتقارن و امضای دیجیتال</li> <li>o توابع درهم‌ساز</li> <li>o کاربردهای رمزنگاری در حفظ محرمانگی، کنترل صحت و عدم انکار</li> </ul> </li> <li>- رمزنگاری متقارن <ul style="list-style-type: none"> <li>o ساختار رمز فیسفل</li> </ul> </li> </ul>		




<ul style="list-style-type: none"> <li>○ الگوریتم‌های رمز مبتنی بر ساختار فیستل</li> <li>○ استانداردهای رمزنگاری متقارن (خانواده AES و DES)</li> <li>○ مدهای کاری در رمز متقارن</li> <li>- رمزنگاری نامتقارن <ul style="list-style-type: none"> <li>○ معرفی و ضرورت</li> <li>○ استاندارد رمزنگاری نامتقارن RSA</li> </ul> </li> <li>- امضای رقمی و زیرساخت کلید عمومی <ul style="list-style-type: none"> <li>○ الگوریتم‌های امضای رقمی ساده</li> <li>○ استاندارد امضای RSA</li> <li>○ مدیریت گواهی‌ها و زیرساخت PKI</li> </ul> </li> <li>- رویکردهای تامین امنیت داده <ul style="list-style-type: none"> <li>○ رویکردهای تامین امنیت داده در حال انتقال</li> <li>○ رویکردهای تامین امنیت داده در حال پردازش</li> <li>○ رویکردهای تامین امنیت داده ذخیره شده</li> </ul> </li> <li>- امنیت فیزیکی و محیطی <ul style="list-style-type: none"> <li>○ تهدیدات و حملات فیزیکی</li> <li>○ موانع و قفل‌های فیزیکی و الکترونیکی</li> <li>○ حفاظت فیزیکی ارتباطات</li> <li>○ سیستم‌های پایش فیزیکی و محیطی</li> <li>○ حسگرها و سیستم‌های هشدار</li> </ul> </li> <li>- ارزیابی امنیتی و اطمینان بخشی <ul style="list-style-type: none"> <li>○ متدلوژی‌های ارزیابی و تست امنیتی</li> <li>○ استانداردهای ارزیابی و اطمینان بخشی (FIPS, CC, ITSEC, TCSEC)</li> </ul> </li> <li>- ابعاد غیرفنی رایانش امن <ul style="list-style-type: none"> <li>○ ابعاد اخلاقی در رایانش امن</li> <li>○ ابعاد قضایی رایانش امن</li> <li>○ ابعاد اجتماعی رایانش امن</li> </ul> </li> <li>- مسئولیت‌پذیری محتوا در رایانش امن</li> </ul>	
<p>ابزار openssl برای انجام تکالیف عملی مرتبط با رمزنگاری ابزار iptables و snort برای امنیت شبکه</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>تکالیف تئوری و عملی (۵ سری)</p>	<p>تکالیف پیشنهادی</p>
<p>انجام یک پروژه عملی برای ارزیابی یکی از مکانیسم‌های مطرح شده در درس با استفاده از ابزار شبیه‌سازی مناسب</p>	<p>پروژه‌های پیشنهادی</p>
<p>تکالیف کامپیوتری و گزارش‌ها ۳۰٪ آزمون کتبی ۷۰٪</p>	<p>نمره‌دهی پیشنهادی</p>
<p>[1] Eric Cole, <i>Network Security Bible</i>. 2nd Edition, Wiley, 2009.</p>	<p>سایر مراجع</p>

درس تخصصی گرایش رایانش امن: امنیت سیستم‌های پایه

نام درس		امنیت سیستم‌های پایه	
نام درس به انگلیسی		Basic Systems Security	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	سیستم‌های عامل، اصول طراحی پایگاه داده		
مطالب پیش‌نیاز	آشنایی تخصصی با مفاهیم سیستم‌های عامل و سیستم‌های مدیریت پایگاه داده		
کتاب(های) مرجع	<p>[1] Trent Jaeger, 1<sup>st</sup> Edition, <i>Operating System Security</i>. Morgan and Claypool Publishers, 2008.</p> <p>[2] Mike Hotek, <i>CTS Self-Paced Training Kit (Exam 70-432): Microsoft® SQL Server® 2008 Implementation and Maintenance</i>. Microsoft Press, 2009.</p> <p>[3] Paul DuBois, <i>MySQL</i>. 4th Edition, Addison-Wesley Professional, 2008.</p> <p>[4] PostgreSQL Global Development Group, <i>PostgreSQL 9.0 Reference Manual - Volume 3: Server Administration Guide</i>, Network Theory Ltd., 2010.</p> <p>[5] Patricia Huey, <i>Oracle Database Security Guide Release 11g (11.1)</i>, Oracle Publication, 2011.</p>		
اهداف درس	<p>در هر سیستم کامپیوتری از تعدادی سیستم پایه مانند سیستم عامل و سیستم مدیریت پایگاه داده برای ارائه خدمات اطلاعاتی ارتباطی استفاده می‌شود، لذا امنیت سیستم‌های پایه از اهمیت زیادی در تامین امنیت سیستم‌های اطلاعاتی ارتباطی برخوردار است. هدف از ارائه این درس، بررسی مسائل امنیتی مرتبط با سیستم‌های عامل و سیستم‌های مدیریت پایگاه داده (به عنوان دو نمونه اصلی از سیستم‌های پایه) است. در این راستا امنیت سیستم‌های عامل رایج Windows، Linux، Android، و SELinux و همچنین امنیت سیستم‌های رایج مدیریت پایگاه داده مشتمل بر Oracle، MySQL، PostgreSQL، و SQL Server مورد بررسی و تحلیل قرار می‌گیرند.</p>		
نتایج درس			
فهرست مباحث	<ul style="list-style-type: none"> <li>○ مقدمه <ul style="list-style-type: none"> <li>▪ تعریف سیستم‌های عامل امن</li> <li>▪ اهداف امنیتی سیستم‌های عامل امن</li> <li>▪ معیارهای ارزیابی</li> </ul> </li> <li>○ امنیت در سیستم عامل لینوکس <ul style="list-style-type: none"> <li>▪ سیستم حفاظتی لینوکس</li> <li>▪ مجازشماری و کنترل دسترسی در لینوکس</li> <li>▪ تحلیل امنیتی لینوکس</li> <li>▪ آسیب‌پذیری‌های لینوکس</li> </ul> </li> <li>○ امنیت در سیستم عامل ویندوز <ul style="list-style-type: none"> <li>▪ سیستم حفاظتی ویندوز</li> <li>▪ مجازشماری و کنترل دسترسی در ویندوز</li> <li>▪ تحلیل امنیتی ویندوز</li> <li>▪ آسیب‌پذیری‌های ویندوز</li> </ul> </li> <li>○ امنیت در سیستم عامل همراه Android <ul style="list-style-type: none"> <li>▪ سیستم حفاظتی Android</li> </ul> </li> </ul>		



<ul style="list-style-type: none"> <li>▪ مجازشماری و کنترل دسترسی در Android</li> <li>▪ تحلیل امنیتی Android</li> <li>▪ آسیب‌پذیری‌های Android</li> <li>○ معرفی سیستم عامل ارتقاء یافته SELinux <ul style="list-style-type: none"> <li>▪ سیستم حفاظتی SELinux</li> </ul> </li> <li>▪ کنترل دسترسی و برچسب‌گذاری در SELinux</li> <li>▪ مدیریت امنیت در SELinux</li> <li>▪ برنامه‌های مورداعتماد SELinux</li> <li>▪ ارزیابی امنیتی SELinux</li> </ul> <p style="text-align: center;">- امنیت پایگاه داده‌ها</p> <ul style="list-style-type: none"> <li>○ مکانیزم‌های امنیتی در سیستم‌های مدیریت پایگاه داده‌ها</li> <li>○ امنیت در سیستم مدیریت پایگاه داده Oracle <ul style="list-style-type: none"> <li>▪ احراز هویت و مجازشماری در Oracle</li> <li>▪ رمزنگاری داده‌های در Oracle</li> <li>▪ ممیزی و پشتیبان‌گیری در Oracle</li> </ul> </li> <li>○ امنیت در سیستم مدیریت پایگاه داده MySQL <ul style="list-style-type: none"> <li>▪ احراز هویت و مجازشماری در MySQL</li> <li>▪ رمزنگاری داده‌های در MySQL</li> <li>▪ ممیزی و پشتیبان‌گیری در MySQL</li> </ul> </li> <li>○ امنیت در سیستم مدیریت پایگاه داده PostgreSQL <ul style="list-style-type: none"> <li>▪ احراز هویت و مجازشماری در PostgreSQL</li> <li>▪ رمزنگاری داده‌های در PostgreSQL</li> <li>▪ ممیزی و پشتیبان‌گیری در PostgreSQL</li> </ul> </li> <li>○ امنیت در سیستم مدیریت پایگاه داده SQL Server <ul style="list-style-type: none"> <li>▪ احراز هویت و مجازشماری در SQL Server</li> <li>▪ رمزنگاری داده‌های در SQL Server</li> <li>▪ ممیزی و پشتیبان‌گیری در SQL Server</li> </ul> </li> <li>○ مجازی‌سازی و رایانش امن <ul style="list-style-type: none"> <li>▪ مجازی‌سازی در خدمت رایانش امن</li> <li>▪ امنیت مجازی‌سازی</li> </ul> </li> </ul>	
نرم‌افزارهای مورد نظر در سیستم‌های عامل و پایگاه داده	نرم‌افزارهای مورد نیاز
تکالیف تئوری و عملی (۵ سری)	تکالیف پیشنهادی
انجام دو پروژه عملی برای ارزیابی مکانیسم‌های مطرح شده در درس با استفاده از ابزار شبیه‌سازی مناسب	پروژه‌های پیشنهادی
تکالیف کامپیوتری و گزارش‌ها	نمره‌دهی پیشنهادی
٪۳۰ ازمونهاى كتبی	
[1] Patricia Huey, <i>Oracle Database Security Guide Release 11g (11.1)</i> . Oracle Publication, 2011.	سایر مراجع

درس تخصصی گرایش رایانش امن: مدیریت امنیت اطلاعات

مدیریت امنیت اطلاعات		نام درس
Information Security Management		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
تخصصی		مقطع
کارشناسی		هم‌نیازها
مبانی رایانش امن		پیش‌نیازها
آشنایی با مسائل مرتبط با نحوه برقراری و پیاده‌سازی امنیت با استفاده از روش‌های احراز اصالت، کنترل دسترسی، رمزنگاری، نحوه تامین امنیت فیزیکی و محیطی، و متدولوژی‌ها و استانداردهای ارزیابی امنیتی		مطالب پیش‌نیاز
<ul style="list-style-type: none"> <li>• ISO/IEC 27000 — Information security management systems — Overview and vocabulary</li> <li>• ISO/IEC 27001 — Information security management systems — Requirements</li> <li>• ISO/IEC 27002 — Code of practice for information security management</li> <li>• ISO/IEC 27003 — Information security management system implementation guidance</li> <li>• ISO/IEC 27004 — Information security management — Measurement</li> <li>• ISO/IEC 27005 — Information security risk management</li> <li>• ISO/IEC 27031 — Guidelines for information and communications technology readiness for business continuity</li> </ul>		کتاب(های) مرجع
<p>با ارائه اولین استاندارد مدیریت امنیت اطلاعات در سال ۱۹۹۵، نگرش سیستماتیک به مقوله امن‌سازی فضای تبادل اطلاعات شکل گرفت. بر اساس این نگرش، تامین امنیت فضای تبادل اطلاعات سازمان‌ها، دفعتاً مقدور نبوده، نیازمند به‌کارگیری یک چرخه مستمر امن‌سازی شامل طراحی، پیاده‌سازی، ارزیابی، و اصلاح است. هدف از این درس آشنایی با مجموعه استانداردهای مدیریتی و فنی امن‌سازی فضای تبادل اطلاعات در سازمان‌ها با دیدگاهی فرآیندگرا و مستمر است. در حال حاضر، استاندارد مدیریتی ISO/IEC 17799 موسسه بین‌المللی استاندارد، مجموعه استانداردهای سری 27000 و گزارش فنی ISO/IEC TR 13335 این موسسه از برجسته‌ترین استانداردها و راهنماهای فنی در این زمینه محسوب می‌گردند که در طی این درس مورد بررسی قرار می‌گیرند.</p>		اهداف درس
آشنایی تخصصی با طراحی و به‌کارگیری یک چرخه مستمر امن‌سازی شامل طراحی، پیاده‌سازی، ارزیابی، و اصلاح سیستم مدیریت امنیت اطلاعات		نتایج درس
<p>نگاهی کلی به سیستم مدیریت امنیت اطلاعات</p> <ul style="list-style-type: none"> <li>○ تعاریف (اطلاعات، دارایی، امنیت اطلاعات، مدیریت، سیستم مدیریت امنیت اطلاعات)</li> <li>○ اهمیت امنیت در فرآیندهای سازمان و الزامات امنیتی</li> </ul> <p>استانداردهای سیستم مدیریت امنیت اطلاعات</p> <ul style="list-style-type: none"> <li>○ تاریخچه (معرفی سیر تکامل استاندارد (ISO/IEC 27001:2005)</li> <li>○ معرفی مجموعه استانداردهای سری 27000</li> </ul> <p>آشنایی با استاندارد ISO/IEC 27001:2005</p> <ul style="list-style-type: none"> <li>○ دیدگاه فرآیندگرا</li> <li>○ معرفی چرخه PDCA و چارچوب استاندارد</li> <li>○ تشریح الزامات سیستم مدیریت امنیت اطلاعات</li> <li>○ تشریح کنترل‌های سیستم مدیریت امنیت اطلاعات</li> </ul> <p>مدیریت مخاطرات در سیستم مدیریت امنیت اطلاعات</p>		فهرست مباحث



<ul style="list-style-type: none"> <li>○ تعاریف تهدید، آسیب‌پذیری، و مخاطره</li> <li>○ فرآیند مدیریت مخاطرات</li> <li>- الزامات مستندسازی سیستم مدیریت امنیت اطلاعات</li> <li>○ سطوح مستندسازی سیستم مدیریت امنیت اطلاعات</li> <li>○ بررسی چند سند نمونه</li> <li>- ممیزی سیستم مدیریت امنیت اطلاعات</li> <li>○ اصول و برنامه‌ریزی ممیزی</li> <li>○ فعالیت‌های ممیزی و تهیه چک لیست</li> <li>○ شناخت و گزارش موارد عدم انطباق</li> <li>○ صلاحیت و ارزیابی ممیزان</li> <li>○ گزارش نتایج ممیزی</li> </ul>	
نرم‌افزار شبیه‌سازی مدیریت امنیت اطلاعات	نرم‌افزارهای مورد نیاز
تکالیف تئوری و عملی (۵ سری)	تکالیف پیشنهادی
انجام دو پروژه عملی برای ارزیابی مکانیسم‌های مطرح شده در درس با استفاده از ابزار شبیه‌سازی مناسب	پروژه‌های پیشنهادی
تکالیف کامپیوتری و گزارش‌ها	نمره‌دهی پیشنهادی
۳۰٪ ۷۰٪	آزمون‌های کتبی
	سایر مراجع



درس تخصصی گرایش رایانش امن: مبانی رمزنگاری

مبانی رمزنگاری		نام درس
Fundamentals of Cryptography		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
		مقطع
		کارشناسی
		هم‌نیازها
		پیش‌نیازها
مبانی رایانش امن		مطالب پیش‌نیاز
آشنایی با مسائل مرتبط با نحوه برقراری و پیاده‌سازی امنیت با استفاده از روش‌های احراز اصالت، کنترل دسترسی، رمزنگاری، نحوه تامین امنیت فیزیکی و محیطی، و مندولوژی‌ها و استانداردهای ارزیابی امنیتی		
[1] Bruce Schneier, <i>Applied Cryptography: Protocols, Algorithms, and Source Code in C</i> . 2 <sup>nd</sup> Edition, 2010 [2] William Stallings, <i>Cryptography and Network Security Principles and Practice</i> . 5 <sup>th</sup> Edition, 2010.		کتاب(های) مرجع
یکی از مکانیزم‌های تامین امنیت در سیستم‌ها و شبکه‌های کامپیوتری، مکانیزم رمزنگاری است. هدف از این درس معرفی مفاهیم و مبانی رمزنگاری (شامل معرفی الگوریتم‌ها رمزنگاری و عناصر موردنیاز در رمزنگاری) و کاربردهای رمزنگاری در تامین محرمانگی، احراز اصالت، کنترل صحت داده‌ها، و احراز صحت پیام است.		اهداف درس
آشنایی با مفاهیم و بکارگیری و طراحی سیستم‌های رمزنگاری		نتایج درس
<p>فهرست مباحث</p> <ul style="list-style-type: none"> <li>- مقدمه و مرور مفاهیم پایه رمزنگاری</li> <li>- مبانی ریاضی رمز <ul style="list-style-type: none"> <li>o جبر مجرد (گروه، حلقه، میدان)</li> <li>o تئوری اعداد</li> <li>o مسائل سخت در رمزنگاری (تجزیه اعداد، لگاریتم گسسته، ...)</li> </ul> </li> <li>- الگوریتم‌های رمزمتقارن <ul style="list-style-type: none"> <li>o الگوریتم رمزنگاری AES</li> <li>o پیاده‌سازی کارای الگوریتم‌های رمز متقارن</li> </ul> </li> <li>- مقدمه‌ای بر تحلیل رمز <ul style="list-style-type: none"> <li>o تحلیل خطی</li> <li>o تحلیل تفاضلی</li> <li>o تحلیل الگوریتم‌های AES و DES</li> </ul> </li> <li>- الگوریتم‌های رمز نامتقارن <ul style="list-style-type: none"> <li>o الگوریتم RSA</li> <li>o الگوریتم Diffie-Hellman و توسعه‌های آن</li> <li>o الگوریتم الجمال</li> <li>o رمزنگاری خم بیضوی</li> <li>o پیاده‌سازی کارای الگوریتم‌های رمز نامتقارن</li> </ul> </li> <li>- الگوریتم‌های رمز جریانی <ul style="list-style-type: none"> <li>o Linear Feedback Shift Register (LFSR)</li> <li>o حل مشکل خطی بودن</li> <li>o پروژه eStream</li> </ul> </li> <li>- احراز اصالت و صحت داده‌ها</li> </ul>		



<ul style="list-style-type: none"> <li>○ مفاهیم اولیه (یک طرفه بودن، عدم تضادم)</li> <li>○ پارادوکس روز تولد</li> <li>○ ساختار Merkle-Damgard و توابع درهم‌ساز (MD5، SHA-1، و خانواده SHA-2)</li> <li>○ کدهای احراز صحت (کد احراز صحت HMAC)</li> <li>○ امضای دیجیتال (RSA، الجمال، DSS)</li> <li>- مدیریت کلید <ul style="list-style-type: none"> <li>○ الگوریتم‌های تولید اعداد شبه‌تصادفی</li> <li>○ تولید و تبادل کلید</li> <li>○ مدیریت کلید، مدول‌های امن و کلیدگذاری چندلایه</li> </ul> </li> <li>- پروتکل‌های رمزنگاری <ul style="list-style-type: none"> <li>○ خواص مورد نظر (نازگی، امنیت رو به جلو، ...)</li> <li>○ انواع پروتکل‌های امنیتی (احراز هویت، تبادل کلید، امضای قرارداد، سکه انداختن مشترک، Oblivious Transfer، Zero Knowledge Commitment، ...)</li> <li>○ بررسی موردی: پروتکل‌های توزیع کلید مبتنی بر رمز متقارن و نامتقارن، بالبدون مرجع معتمد</li> </ul> </li> </ul>	
نرم‌افزارهای شبیه‌سازی سیستم‌های رمزنگاری	نرم‌افزارهای مورد نیاز
تکالیف تئوری و عملی (۵ سری)	تکالیف پیشنهادی
انجام دو پروژه عملی برای ارزیابی مکانیسم‌های مطرح شده در درس با استفاده از ابزار شبیه‌سازی مناسب	پروژه‌های پیشنهادی
تکالیف کامپیوتری و گزارش‌ها آزمون کتبی	نمره‌دهی پیشنهادی
[1] Jonathan Katz and Yehuda Lindell, <i>Introduction to Modern Cryptography: Principles and Protocols</i> , 2007.	سایر مراجع





درس تخصصی گرایش رایانش امن: توسعه امن نرم افزار

نام درس		توسعه امن نرم افزار	
نام درس به انگلیسی		Secure Software Development	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	تحلیل و طراحی سیستم‌ها		
مطالب پیش‌نیاز	آشنایی تخصصی با مراحل و چرخه تولید یک سیستم نرم‌افزاری در تحلیل نیاز، تدوین معماری، طراحی، پیاده‌سازی و آزمون		
کتاب(های) مرجع	<p>[1] Julia H. Allen, <i>Software Security Engineering: A Guide for Project Managers</i>. 1st Edition, Addison-Wesley Professional, 2008.</p> <p>[2] Gary McGraw, <i>Software Security: Building Security In</i>. Addison-Wesley Professional, 2006.</p> <p>[3] J. Viega, M. Messier. <i>Secure Programming Cookbook</i>. O'Reilly, 2003.</p>		
اهداف درس	<p>با توجه به اینکه بسیاری از مشکلات امنیتی نرم‌افزارهای تولید به عدم توجه به مساله امنیت در فرآیند تولید نرم‌افزار برمی‌گردد، در مباحث این درس به طور ویژه، به مسائل امنیتی و توصیه‌های امنیتی، که در مراحل تولید یک نرم‌افزار (در تحلیل نیاز، تدوین معماری، طراحی، پیاده‌سازی و آزمون آن) در جهت حصول یک نسخه امن نرم‌افزاری مطرح است، پرداخته می‌شود و دانشجویان با انواع آسیب‌پذیری‌ها و مشکلات امنیتی حاصل از برنامه‌نویسی نادرست آشنا می‌گردند.</p>		
نتایج درس	<p>دانشجویان با انواع آسیب‌پذیری‌ها و مشکلات امنیتی حاصل از برنامه‌نویسی نادرست آشنا گردیده، نکات، روش‌ها، و تکنیک‌های مختلف در تولید یک برنامه امن به آنها معرفی می‌گردد.</p>		
فهرست مباحث	<ul style="list-style-type: none"> <li>- اهمیت امنیت نرم افزار <ul style="list-style-type: none"> <li>o تهدیدات نرم‌افزاری</li> <li>o منابع ناامنی نرم‌افزار</li> <li>o مدیریت توسعه امن نرم‌افزار</li> </ul> </li> <li>- تحلیل نیازمندی‌های امنیتی نرم‌افزار <ul style="list-style-type: none"> <li>o موارد سوء کاربرد و سوء استفاده (Misuse and Abuse Cases)</li> <li>o مدل‌های فرآیندی امنیت-محور</li> <li>o استخراج نیازمندی‌های امنیتی</li> <li>o اولویت‌دهی به نیازمندی‌های امنیتی</li> </ul> </li> <li>- معماری و طراحی امن نرم‌افزار <ul style="list-style-type: none"> <li>o تحلیل ریسک معماری</li> <li>o اصول و راهنماهای امنیتی و الگوهای حمله در تدوین معماری و طراحی نرم‌افزار</li> </ul> </li> <li>- ملاحظات امنیتی در پیاده‌سازی و آزمون نرم‌افزار <ul style="list-style-type: none"> <li>o تحلیل امنیتی کد</li> <li>o آزمون امنیتی نرم‌افزار</li> </ul> </li> <li>- مدیریت تولید نرم‌افزار امن <ul style="list-style-type: none"> <li>o امنیت، پیچیدگی و کارایی</li> <li>o امنیت و مدیریت پروژه</li> </ul> </li> </ul>		



<ul style="list-style-type: none"> <li>- مقدمه‌های بر برنامه‌سازی امن <ul style="list-style-type: none"> <li>○ اهمیت کد نویسی امن</li> <li>○ چرایی خطاهای امنیتی در کد نویسی</li> <li>○ انواع آسیب‌پذیری‌ها</li> </ul> </li> <li>- اصول برنامه‌سازی امن <ul style="list-style-type: none"> <li>○ کنترل ورودی</li> <li>○ حداقل دسترسی</li> <li>○ دفاع چند لایه</li> <li>○ طراحی باز (عدم برقراری امنیت از طریق پنهان‌کاری)</li> </ul> </li> <li>- آسیب‌پذیری‌های متداول <ul style="list-style-type: none"> <li>○ انواع تزریق (Injections)</li> <li>○ اسکریپت‌نویسی بین سایتی (XSS) و جعل در خواست بین سایتی (CSRF)</li> <li>○ احراز هویت و مدیریت نشست معیوب</li> <li>○ مجازشماری و کنترل دسترسی معیوب</li> <li>○ پیکربندی ناامن</li> <li>○ استفاده نادرست از رمزنگاری (تولید اعداد تصادفی ضعیف، مدیریت کلید ضعیف، استفاده نادرست از سیستم‌های مبتنی بر گذرواژه)</li> <li>○ انواع سرریز بافر</li> <li>○ نشت اطلاعات (عدم حفاظت از اطلاعات حساس، مدیریت نامناسب پیام‌های خطا)</li> <li>○ استفاده ناکافی از مکانیزم‌های غیرخودکارسازی (نظیر CAPTCHA)</li> </ul> </li> <li>- چارچوب‌های تحلیل امنیتی نرم‌افزار <ul style="list-style-type: none"> <li>○ آزمون‌های نفوذ جعبه سفید، جعبه سیاه، و جعبه خاکستری</li> <li>○ فازی‌سازی</li> <li>○ معرفی چارچوب‌های آزمون (مانند OWASP)</li> </ul> </li> </ul>	
<p>محیط‌های توسعه نرم‌افزار و شبیه‌سازی سیستم‌های امن سازی</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>تکالیف تئوری و عملی (۵ سری)</p>	<p>تکالیف پیشنهادی</p>
<p>انجام دو پروژه عملی برای ارزیابی مکانیسم‌های مطرح شده در درس با استفاده از ابزار شبیه‌سازی مناسب</p>	<p>پروژه‌های پیشنهادی</p>
<p>تکالیف کامپیوتری و گزارش‌ها آزمون کتبی</p> <p>۳۰٪ ۷۰٪</p>	<p>نمره‌دهی پیشنهادی</p>
<p>[1] M. Howard, D. LeBlanc. Writing Secure Code. Microsoft, second edition, 2002. [2] J. Viega, G. McGraw. Building Secure Software. Addison Wesley, 2002. [3] OWASP Top 10, 2010. [4] The WASC Threat Classification v2.0.</p>	<p>سایر مراجع</p>



درس تخصصی گرایش رایانش امن: حقوق و ادله الکترونیکی در امنیت

نام درس		حقوق و ادله الکترونیکی در امنیت	
نام درس به انگلیسی		Laws and Forensics in Security	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	امنیت شبکه، امنیت سیستم‌های پایه		
مطالب پیش‌نیاز	آشنایی تخصصی با مفاهیم امنیت شبکه و سیستم‌های پایه عامل و پایگاه‌های داده		
کتاب(های) مرجع	<p>[1] Robert C. Newman, <i>Computer Forensics: Evidence Collection and Management</i>. CRC Press, 2007.</p> <p>[2] Marjie T. Britz, <i>Computer Forensics and Cyber Crime: An Introduction</i>. 2nd Edition, Prentice Hall, 2008.</p>		
اهداف درس	<p>فضای مجازی حاصل از وجود شبکه‌های کامپیوتری، رسانه‌ها و تجهیزات الکترونیکی، فضای پرمخاطره‌ای است که حملات و تهدیدات متنوعی در آن قابل رخداد است. در این درس، ابتدا به جرائم قابل رخداد بر اثر سوءاستفاده از این فضا تحت عنوان جرائم رایانه‌ای یا جرائم الکترونیکی پرداخته می‌شود. سپس به نحوه تشخیص و اثبات این جرائم از طریق شناسایی، بازیابی، جمع‌آوری، نگهداری و تحلیل ادله و شواهد الکترونیکی پرداخته می‌شود. در طی این درس دانشجویان علاوه بر یادگیری روش‌های مختلف در این زمینه، با برخی از انواع ابزارهای موجود برای این منظور نیز آشنا می‌شوند.</p>		
نتایج درس	<p>دانشجویان علاوه بر یادگیری روش‌های مختلف در زمینه تشخیص و اثبات جرائم رایانه‌ای و الکترونیکی، با برخی از انواع ابزارهای موجود برای این منظور نیز آشنا می‌شوند.</p>		
فهرست مباحث	<ul style="list-style-type: none"> <li>- جرائم الکترونیکی <ul style="list-style-type: none"> <li>o مقدمه‌ای بر جرائم الکترونیکی</li> <li>o ابعاد جرم‌شناسی: اهداف، ابزار، و فرصت‌ها</li> <li>o انواع جرائم الکترونیکی</li> </ul> </li> <li>- قوانین جرائم الکترونیکی <ul style="list-style-type: none"> <li>o قوانین سنتی و ارتباط آن با جرائم الکترونیکی</li> <li>o معرفی قوانین کشور در حوزه جرائم الکترونیکی</li> <li>o سازو کارهای اجرایی کشور در رسیدگی و پیگیری جرائم الکترونیکی</li> </ul> </li> <li>- تحلیل شواهد الکترونیکی <ul style="list-style-type: none"> <li>o ادله الکترونیکی و انواع آن</li> <li>o مراحل جمع‌آوری و تحلیل ادله الکترونیکی</li> <li>o تحلیل ادله الکترونیکی در پایگاه داده‌ها</li> <li>o تحلیل ادله الکترونیکی در پست الکترونیکی</li> <li>o تحلیل ادله الکترونیکی در تراکنش‌ها</li> <li>o تحلیل ادله الکترونیکی در ترافیک و رویدادنامه‌های شبکه</li> <li>o تحلیل ادله الکترونیکی در رسانه‌های ذخیره‌سازی و بازیابی اطلاعات</li> <li>o تحلیل ادله الکترونیکی در دستگاه‌های موبایل</li> <li>o مدیریت تحلیل ادله الکترونیکی</li> <li>o معرفی ابزارهای تحلیل ادله الکترونیکی</li> </ul> </li> </ul>		



محيط‌هاي توسعه و شبیه‌سازي و ثبت جرایم رایانه‌اي	ترم‌افزارهاي مورد تيار
تکالیف تئوري و عملي (۵ سري)	تکالیف پیشنهادي
انجام دو پروژه عملي براي ارزيابي مکانيسم‌هاي مطرح شده در درس با استفاده از ابزار شبیه‌سازي مناسب	پروژه‌هاي پیشنهادي
تکالیف کامپيوتري و گزارش‌ها	نمره‌دهي پیشنهادي
آزمون کتبي	
	سایر مراجع



درس تخصصی گرایش فناوری اطلاعات: اصول فناوری اطلاعات

اصول فناوری اطلاعات		نام درس
Fundamentals of Information Technology		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
	تخصصی	مقطع
	کارشناسی	هم‌نیازها
		پیش‌نیازها
		مطالب پیش‌نیاز
<p>[1] Linda Volonino, Efrain Turban, <i>Information Technology for Management Improving Performance in The digital Economy</i>, 8<sup>th</sup> Edition, Wiley, 2011.</p> <p>[2] Efrain Turban, Dorothy Leidner, Ephraim Mclean and James Wetherbe; <i>Information Technology for Management, Transforming Organizations in the Digital Economy</i>, 5<sup>th</sup> Edition, John Wiley &amp; Sons Inc, 2006</p> <p>[3] E.Turban, R.K.Rainer, R.E.Potter, <i>Introduction to Information Technology</i>, Wiley, 3rd Edition, 2005.</p> <p>[4] Urs Birchler and Monika Butler, <i>Information Economics</i>, Routledge, 2007.</p> <p>[5] E.W.Martin, C.V.Brown, <i>Managing Information Technology</i>. Prentice Hall, 5th Edition, 2004.</p> <p>[6] K.D.Willett, <i>Information Assurance Architecture</i>. CRC, 2008.</p> <p>[7] Thomas.H.Davenport and Laurence Prusak, <i>Information Ecology: Mastering the Information and Knowledge Environment</i>. Oxford University Press, 1997.</p>		کتاب(های) مرجع
<p>حوزه گسترده به کارگیری رایانه چهارچوب مباحث فناوری اطلاعات را تشکیل می‌دهد و پیش فهم‌های این فناوری، گسترده‌ها، اثرات اجتماعی، اقتصادی و فرهنگی را تاثیرگذار تلقی می‌کنند. دانشجویان فناوری اطلاعات در این درس اول با اصول، تعاریف، مفاهیم، کاربردها، اثرات سازمانی و اجتماعی، مفاهیم مدیریتی این فناوری، شالوده‌ها و معماری آن آشنا می‌شوند. به دلیل اینکه مهندسان رایانه و فناوری اطلاعات ابداع‌گران و ترویج‌کنندگان راه‌حل‌های نو در این حوزه هستند باید از آخرین مفاهیم، دستاوردها و حوزه‌های بکارگیری این فناوری در جهان و ایران آگاه باشند. گستردگی سطحی مفاهیم این درس به علت عمق‌دهی به هر مبحث در دروسهای بعدی، شاکله ساختاری آن را تشکیل می‌دهد.</p>		اهداف درس
<p>آشنایی دانشجویان با اصول، تعاریف، مفاهیم، کاربردها، اثرات سازمانی و اجتماعی، مفاهیم مدیریتی، شالوده‌ها و معماری فناوری اطلاعات</p>		نتایج درس
<p>۱. مقدمه                  ۲. پیشینه، تعاریف، اصول، چهارچوب و پیش فهم‌ها                  ۳. داده، اطلاع و دانش                  ۴. رایانش شبکه‌ای و مدیریت فا در سازمان‌های مبتنی در فا در اقتصاد رقمی                  ۵. توان جذب فا، آمادگی الکترونیکی، رتبه بندی‌های رقمی و ضوابط و معیارها و شکاف رقمی                  ۶. تجارت کسب و کار الکترونیکی، هوش تجاری و مخازن داده‌ای                  ۷. رایانش بی‌سیم و متحرک، فراگیر، حی و حاضر و ارزش افزا                  ۸. سامانه‌های کاری، بنگاهی، محلی و بین المللی، ویژگی‌ها و یکپارچه‌سازی آنها                  ۹. سامانه‌های حامی مدیریت، زنجیره‌های تامین، برنامه‌ریزی منابع سازمان و پیوند با مشتریان                  ۱۰. انواع ساختارهای اینترنتی، شالوده و معماری فا                  ۱۱. کاربردهای ترکیبی ارزش افزای امروزی فا                  ۱۲. اثرات، آداب و امنیت فا</p>		فهرست مباحث



۱۳. جامعه اطلاعاتی و دولت الکترونیکی، خدمات الکترونیکی و شالوده‌ها ۱۴. سیمای ملی و بین‌المللی فناوری اطلاعات	
	نرم‌افزارهای مورد نیاز
	تکالیف پیشنهادی
	پروژه‌های پیشنهادی
تمرین‌ها: ۳۵ درصد، کویزها: ۱۰ درصد، میان‌ترم: ۲۵ درصد، پایان ترم: ۳۰ درصد	نمره‌دهی پیشنهادی
[۱] افرایم توربان، دوروتی لیدنر، افرایم مک لین، جیمز وترپ، فناوری اطلاعات برای مدیریت: دگرگونی سازمان‌ها در اقتصاد دیجیتال، ترجمه حمیدرضا ریاضی و همکاران، دانشگاه پیام نور، ۱۳۸۵. [۲] هوشنگ مومنی، مدیریت فناوری‌های اطلاعات و ارتباطات، نشر دانشگاهی، ۱۳۸۰.	سایر مراجع



درس تخصصی گرایش فناوری اطلاعات: اصول مدیریت و برنامه‌ریزی راهبردی فناوری اطلاعات

نام درس	اصول مدیریت و برنامه‌ریزی راهبردی فناوری اطلاعات		
نام درس به انگلیسی	Principles of Information Technology Strategic Management and Planning		
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها			
مطالب پیش‌نیاز			
کتاب(های) مرجع	<p>[1] Inge Hanschke, <i>Strategic IT Management</i>, Springer, 2010.</p> <p>[2] Danny Greefhorst, Erik Proper, <i>Architecture Principles</i>, Springer, 2011.</p> <p>[3] Martin Op't Land, <i>Enterprise Architecture Creating Value by Informed Governance</i>, Springer, 2009.</p> <p>[4] Mario Godinez, <i>The Art of Enterprise Information Architecture</i>, IBM Press, 2010.</p>		
اهداف درس	<p>آشنایی اطلاعاتی-مهارتی با مباحث نظری و کاربردی مطالعات راهبردی فا در حوزه‌های مدیریت و برنامه‌ریزی فناوری اطلاعات در سازمان و کسب شناخت انتخاب گونه مناسب مطالعه راهبردی فا برای هر سازمان با توجه به توان جذب آن، استفاده از روش‌های مناسب و تولید راه حل‌های گذار با روش‌های سازمانی بهره‌گیرنده از الگوهای مهندسی اصلاح پذیر از اهداف اصلی این درس است. در اهداف ثانویه درس به درک ضرورت ترسیم نقشه‌های معماری و به روز رسانی آن برای گذر از وضعیت موجود به شرایط مطلوب و فراهم سازی امکان یکپارچه‌سازی سامانه‌های راه حل که پیشنهاد پروژه‌های ملی نظیر دولت الکترونیکی است می‌توان اشاره کرد. ارتقاء سطح نگرش دانشجویان و کسب توان استخراج راه حل‌های سامانه‌ای برای تحقق راه حل‌های سازمانی نیز در این میان با تمرینات عملی به مهارت لازم تبدیل خواهد شد.</p>		
نتایج درس			
فهرست مباحث	<p>۱. مقدمات</p> <p>۱.۱. مبانی و اصول پایه مدیریت و برنامه‌ریزی راهبردی.</p> <p>۱.۲. تعاریف شالوده، معماری، مدیریت و برنامه‌ریزی فا.</p> <p>۱.۳. مفاهیم سازمان، بنگاه، ماموریت، چشم انداز، برنامه، طرح و پروژه.</p> <p>۲. معرفی پیشینه روش‌های سازمان نگر اولیه</p> <p>۲.۱. مهندسی اطلاعات.</p> <p>۲.۲. برنامه‌ریزی راهبردی کسب و کار.</p> <p>۲.۳. مدیریت منابع اطلاعات.</p> <p>۳. الگوهای پایه برنامه‌ریزی و مدیریت راهبردی</p> <p>۳.۱. مدل مرجع کارائی سنجی: الگوی برای سنجش اثربخشی برنامه‌های راهبردی.</p> <p>۳.۲. کاربرد مدل‌های SPACE, SWOT, PEST و QSPM و نحوه استفاده از آنها.</p> <p>۳.۳. چارچوب راهبردی زکمن و کاربردهای آن.</p> <p>۳.۴. مدل‌های هم‌ترازی راهبردی (هندرسون - ونکاترامن، لوفتمن و کلارک).</p> <p>۳.۵. مدل معماری و مدیریت یکپارچه مائز و مدل عمر و بلوغ سازمانی نولان.</p> <p>۴. مطالعه تفصیلی خانواده الگوهای برنامه‌ریزی راهبردی جنبه‌گرا.</p> <p>۴.۱. برنامه‌ریزی راهبردی کسب و کار.</p> <p>۴.۲. برنامه‌ریزی راهبردی سامانه‌های اطلاعاتی.</p>		





<p>۴.۳ برنامه‌ریزی و مدیریت منابع اطلاعات سازمان.</p> <p>۴.۴ برنامه‌ریزی راهبردی فناوری اطلاعات سازمان.</p> <p>۴.۵ برنامه‌ریزی معماری سازمان.</p> <p>۵ زیست چرخ برنامه‌ریزی راهبردی فای سازمان</p> <p>۵.۱ شناخت سازمان.</p> <p>۵.۲ تحلیل همترازی.</p> <p>۵.۳ تحلیل وضعیت موجود.</p> <p>۵.۴ طراحی وضعیت مطلوب.</p> <p>۵.۵ تدوین برنامه گذار.</p> <p>۶ مدل فرآیندی برنامه‌ریزی معماری اطلاعات سازمان</p> <p>۶.۱ انتخاب روشگان و تدوین سیاست نامه.</p> <p>۶.۲ ترسیم نقشه‌های شرایط موجود.</p> <p>۶.۳ ترسیم نقشه‌های وضعیت مطلوب.</p> <p>۶.۴ فاصله سنجی وضعیت موجود و مطلوب.</p> <p>۶.۵ تدوین بیانیه تغییر و برنامه گذار.</p> <p>۶.۶ تدوین برنامه‌های عملیاتی.</p> <p>۷ نمونه‌ای از روشگان‌های معماری سازمانی و مدل‌های مرجع</p> <p>۷.۱ NIST , FEAF</p> <p>۷.۲ مدل‌های مرجع لایه‌های روشگان‌ها و کاربردهای آن</p> <p>۸ معماری سازمانی در ایران و معرفی چند پروژه بزرگ</p> <p>۸.۱ مدل مرجع معماری سازمانی ایران INEAF</p> <p>۸.۲ جایگاه ایران در رتبه بندی‌های معماری سازمانی در جهان.</p> <p>۸.۳ چند پروژه ملی بزرگ (بهترین تجارب موجود)</p> <p>۹ جایگاه و آینده کاربردهای مطالعات راهبردی فا</p> <p>۹.۱ حاکمیت فا و یکپارچگی مورد نیاز پروژه دولت الکترونیکی</p> <p>۹.۲ مدیریت معماری سازمانی و معماری سازمانی سرویس گرا.</p> <p>۹.۳ کاربردهای برخی از الگوهای استاندارد مدیریت خدمات فا (آی.تی.آی.ال و کوبیت).</p> <p>۹.۴ تضمین کیفی اطلاعات و خدمات و معماری دانش سازمانی.</p> <p>۹.۵ مدل کونینگزبرگ و آینده مطالعات راهبردی فا.</p> <p>۹.۶ نگاه منظرگرا (Landscape) به مطالعات معماری.</p> <p>۹.۷ نگاه کمینه‌گرا (One Page Architecture) به معماری.</p> <p>۹.۸ نگاه ابر مدلی به معماری سازمانی (Archimate , BMM).</p> <p>۱۰ مستندسازی و به روز رسانی نقشه‌های مطالعات راهبردی و ابزارهای رایانه‌ای آن</p> <p>۱۰.۱ انواع و نحوه ترسیم نقشه‌های هر لایه معماری.</p> <p>۱۰.۲ انواع ابزارهای تولید و نگهداری و به روزرسانی نقشه‌ها.</p> <p>۱۰.۳ نحوه انتخاب تعداد کمینه نقشه‌های هر لایه.</p> <p>۱۰.۴ مدیریت پیکربندی مستندات مطالعات راهبردی فا.</p>	<p>نمره‌دهی پیشنهادی</p> <p>تمرین و کوئیز: ۴۰٪، مطالعه انفرادی و گروهی: ۱۰٪</p> <p>میان ترم: ۲۰٪، پایان ترم: ۳۰٪</p>
---	--



<p>[1] Steven H. Spewak, <i>Enterprise Architecture Planning</i>, WILEY, 1997.</p> <p>[2] Jeanne W. Ross, <i>Enterprise Architecture as Strategy</i>, HARVARD Business School Press, 2006.</p> <p>[3] Keith D. Willett, <i>Information Assurance Architecture</i>, CRC Press, 2008.</p> <p>[۴] علی فتح‌اللهی، حمیدرضا نیکوفر، فریدون شمس، چارچوب ملی معماری سازمانی ایران، شورای عالی اطلاع‌رسانی، ۱۳۸۴.</p> <p>[۵] عسگر صمدی اوانسر، مقدمه‌ای بر معماری سازمانی (ویژه مدیران)، شورای عالی اطلاع‌رسانی، ۱۳۸۴.</p>	<p>سایر مراجع</p>
---	-------------------



درس تخصصی گرایش فناوری اطلاعات: مدیریت پروژههای فناوری اطلاعات

مدیریت پروژههای فناوری اطلاعات		نام درس
Information Technology Project Management		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
		مقطع
		کارشناسی
		هم‌نیازها
		پیش‌نیازها
[1] David L. Olson, <i>Introduction to Information Systems Project Management with CD-ROM Mandatory Package</i> . McGraw-Hill, 2001.		کتاب(های) مرجع
در این درس دانشجویان ضمن آشنایی با اصول و مبانی مدیریت و کنترل پروژهها با چگونگی کاربرد تکنیک‌های این رشته در پروژههای فناوری اطلاعات آشنا می‌شوند.		اهداف درس
		نتایج درس
<ol style="list-style-type: none"> <li>۱. چالش‌های مدیریت فا</li> <li>۲. استراتژی‌هایی برای پروژههای فا</li> <li>۳. شروع پروژه و تعریف نیازمندی‌ها</li> <li>۴. تشکیل تیم پروژه فا</li> <li>۵. طرح‌ریزی پروژه</li> <li>۶. انجام برآوردها</li> <li>۷. اجرا و کنترل پروژه</li> <li>۸. مدیریت پروژههای سخت‌افزاری و ارتباطی</li> <li>۹. مدیریت پروژههای نرم‌افزاری</li> <li>۱۰. مدیریت سیستم‌های یکپارچه</li> </ol>		فهرست مباحث
<p>[1] Graham McLeod and Derek Smith, <i>Managing Information Technology Project</i>, Course Technology, 1996.</p> <p>[2] Chris Kemerer, <i>Software Project Management: Readings and Cases</i>, McGraw-Hill, 1997.</p>		سایر مراجع



درس تخصصی گرایش فناوری اطلاعات: یکپارچه‌سازی کاربردهای سازمانی

یکپارچه‌سازی کاربردهای سازمانی		نام درس
Enterprise Application Integration		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
		مقطع
		هم‌نیازها
		پیش‌نیازها
		مطالب پیش‌نیاز
<p>[1] G.Schmutz,D.Liebhart,P.Welkenbach , <i>Service-Oriented Architecture: An Integration Blueprint</i>. Birmingham: Packt Publishing Ltd., 2010.</p> <p>[2] G. Hohpe and B. Woolf, <i>Enterprise Integration Patterns</i>. Addison-Wesley Inc., 2004.</p> <p>[3] David S. Linthicum, <i>Enterprise Application Integration</i>. Addison-Wesley Inc., 1999</p> <p>[4] Amjad Umar, <i>Enterprise and Inter-Enterprise Application Integration</i>. NGE Solution, Inc., 2003.</p>		کتاب(های) مرجع
<p>آشنایی با فنون، ابزارها و کسب مهارت در یکپارچه‌سازی سامانه‌های کاربردی سازمانی. ارائه راه حل برای پیوند کاربردهای عتیقه و نو در محیط‌های کاربردی شبکه‌ای. آشنایی با معماری‌های لایه‌ای کاربردها و انواع میان ابزارهای پیوند لایه‌ها و سطوح یکپارچه‌سازی واسط کاربری، داده‌ای و فرایندی. مفهوم گذرگاه خدماتی بنگاه، ساختار و کاربرد آن. انواع الگوهای یکپارچه‌سازی در معماری‌های خدمت‌گرا، رخداد- رانه و توری. آشنایی با ملاحظات ایمنی در یکپارچه‌سازی.</p>		اهداف درس
تربیت مهندسی برای فراهم آوری و مدیریت یکپارچه سازی سازمانی		نتایج درس
<p>۱) مفاهیم پایه و ضرورت‌های یکپارچه‌سازی، فناوری‌ها و معماری‌ها</p> <p>۲) انواع و معانی و سطوح یکپارچه‌سازی سامانه‌ها</p> <p>۳) انواع معماری‌های لایه‌ای کاربردها، مزایا و تسهیلات آنها</p> <p>۴) انواع میان ابزارهای پیوند و گونه‌های نوین آنها</p> <p>۵) انواع معماری‌های یکپارچگی: نقطه به نقطه، Hube&amp;Scope، لوله‌ای و خدمت‌گرا</p> <p>۶) یکپارچه‌سازی و گذرگاه خدماتی بنگاه (ESB)</p> <p>۷) الگوهای یکپارچه‌سازی داده‌ای، خدمت‌گرا، رخداد- رانه و توری</p> <p>۸) فناوری‌های پایه: تراکنشی، SDO , SCA , JBI , JCA , OSGI</p> <p>۹) مدل سازی فرآیندی: زنجیره‌های فرآیندی رخداد- رانه، نشانه‌های مدل سازی فرآیندهای کاری و زبان‌های اجرای فرآیندهای کاری</p> <p>۱۰) یکپارچگی معماری: سطح ارتباطات، سطح یکپارچگی دامنه و سطح کاربرد</p> <p>۱۱) سناریوهای پیاده‌سازی یکپارچگی خدمتی، داده‌ای و رخدادی و توری</p> <p>۱۲) دروازه‌ها و محیط‌های اتصال و یکپارچه‌سازی</p> <p>۱۳) سبک‌ها و روش‌گان‌های یکپارچه‌سازی</p> <p>۱۴) مطالعه معماری سازمانی، مولد و حامی یکپارچگی سامانه‌ها</p> <p>۱۵) ملاحظات حقوقی در اتصال و ملاحظات امنیتی در یکپارچه‌سازی.</p>		فهرست مباحث
		تکالیف پیشنهادی
<p>- آزمون میان ترم: ۲۵٪</p> <p>- آزمون پایان ترم: ۳۰٪</p>		نمره‌دهی پیشنهادی



<p>- مطالعه انفرادی: ۱۰٪ - تمرین درسی: ۲۵٪ - کوئیز تصادفی: ۱۰٪</p>	
--	--




درس تخصصی گرایش فناوری اطلاعات: اقتصاد مهندسی

اقتصاد مهندسی		نام درس
Engineering Economy		نام درس به انگلیسی
نوع واحد	تخصصی	مهندسی کامپیوتر
مقطع	کارشناسی	۳ واحد
هم‌نیازها		
پیش‌نیازها		
مطالب پیش‌نیاز		
کتاب(های) مرجع	<p>۱- اسکونزاد، م: اقتصاد مهندسی، چاپ بیست و پنجم، انتشارات دانشگاه صنعتی امیرکبیر، ۱۳۸۵؛ دانشگاه صنعتی امیرکبیر، تهران.</p> <p>۲- باقرپور م، عباس نژاد پ، اقتصاد مهندسی، چاپ دوم، مرکز مطالعات تکنولوژی دانشگاه صنعتی شریف و انتشارات سیما دانش، ۱۳۹۱.</p> <p>3- William G. Sullivan, Elin M. Wicks, C. Patric Koelling, <i>Engineering Economy</i>, 15<sup>th</sup> edition, Prentice Hall, 2011.</p> <p>4- L. T. A. Blank, A. J. Tarquin, <i>Engineering Economy</i>, 6<sup>th</sup> edition, McGraw-Hill, New York, 2005.</p>	
اهداف درس	<p>آشنایی دانشجویان مهندسی با تکنیک‌های ارزیابی اقتصادی طرح‌ها و پروژه‌های صنعتی و خدماتی (مطالعات اقتصادی) بنحوی که بتوانند این تکنیک‌ها و روش‌ها را در زمینه رشته تخصصی خود بکار گیرند.</p>	
نتایج درس		
فهرست مباحث	<ul style="list-style-type: none"> <li>- اهمیت و ضرورت اقتصاد مهندسی</li> <li>- ترسیم جریان نقدینگی و نحوه تخمین پارامترهای تاثیرگذار بر جریان نقدینگی (انواع منافع و هزینه‌ها)</li> <li>- روابط ریاضی جهت تبیین پارامترهای اقتصادی (A,F,P,I,n)</li> <li>- استفاده از جدول فاکتورها در محاسبات اقتصادی</li> <li>- جریان نقدینگی با شیب هندسی و حالات خاص جریان نقدینگی (G)</li> <li>- بهره اسمی و موثر و اثر آنها در مطالعات اقتصادی</li> <li>- تکنیک‌های ارزیابی اقتصادی (NPV, NEUA, B/C, IRR)</li> <li>- دوره بازگشت سرمایه و پروژه‌های با چند نرخ بازگشت سرمایه</li> <li>- تصمیم‌گیری‌های اقتصادی بر اساس افق زمانی تصمیم‌گیری</li> <li>- روش‌های محاسبه استهلاک، محاسبه مالیات و محاسبه صرفه جویی مالیاتی</li> <li>- انجام مطالعات اقتصادی با در نظر گرفتن مالیات و استهلاک</li> <li>- مطالعات جایگزینی در ارزیابی‌های اقتصادی</li> <li>- آنالیز حساسیت در مطالعات اقتصادی</li> <li>- بررسی اثر تورم در مطالعات اقتصادی</li> <li>- مثال‌ها و کاربردهای مطالعات اقتصادی</li> <li>- معرفی و آشنایی با نرم‌افزارهای رایج مطالعات اقتصادی (COMFAR III)</li> </ul>	
تکالیف پیشنهادی		
نمره‌دهی پیشنهادی		



درس تخصصی گرایش فناوری اطلاعات: تجارت الکترونیکی

تجارت الکترونیکی		نام درس
Electronic Commerce		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
		مقطع
		هم‌نیازها
	اقتصاد مهندسی و شبکه‌های کامپیوتری	پیش‌نیازها
		مطالب پیش‌نیاز
<p>[1] G.W. Treese, and L.C. Stewart, <i>Designing Systems for Internet Commerce</i>. 1<sup>st</sup> Edition, Addison-Wesley, 1998.</p> <p>[2] D. Coyle, <i>The Weightless World: Strategies for Managing the Digital Economy</i>. The MIT Press, 1998.</p> <p>[3] A. Chaudhury, J.-P. Kuhlboer, <i>E-Business &amp; E-Commerce Infrastructure: Technologies Supporting the E-Business Initiative</i>. McGraw-Hill, 2001.</p>		کتاب(های) مرجع
این درس دانشجویان را با مفاهیم اصلی تجارت آشنا نموده، کاربرد IT در تجارت الکترونیکی را به آنان می‌آموزد. مباحث عمده مورد مطالعه شامل مقدمه‌ای بر تجارت الکترونیکی، قواعد تجارت و بازاریابی در اینترنت می‌باشد.		اهداف درس
		نتایج درس
		فهرست مباحث
<ol style="list-style-type: none"> <li>۱. مقدمه‌ای بر تجارت الکترونیکی</li> <li>۲. ظهور کسب و کار مبتنی بر دانش</li> <li>۳. ارزش در اقتصاد شبکه‌ای</li> <li>۴. کارخانه و سازمان مجازی</li> <li>۵. توسعه محصول در اقتصاد دیجیتالی</li> <li>۶. بازاریابی در اقتصاد دیجیتالی</li> <li>۷. مدیریت محصول و سرویس‌های داد و ستد</li> <li>۸. طرح‌ریزی استراتژیک و فرایند داد و ستد</li> <li>۹. امنیت و تجارت الکترونیکی</li> <li>۱۰. زیرساخت تجارت الکترونیکی</li> <li>۱۱. نرم‌افزارهای تجارت الکترونیکی</li> <li>۱۲. استراتژی‌های جستجو</li> <li>۱۳. کاربرد عامل‌های نرم‌افزاری در تجارت</li> </ol>		
		نرم‌افزارهای مورد نیاز
		تکالیف پیشنهادی
		پروژه‌های پیشنهادی
		نمره‌دهی پیشنهادی
<p>[1] R. Kalakota, A.B. Whinston, and T. Stone, <i>Frontiers of Electronic Commerce</i>, Addison-Wesley, 1996.</p> <p>[2] S. Solomon, <i>Marketing</i>. Student Edition, Prentice-Hall, 1996.</p> <p>[3] P. Kotler, and G. Armstrong, <i>Principles of Marketing</i>, 8<sup>th</sup> Edition, Prentice-Hall, 1998.</p> <p>[4] D. Kosiur, <i>Understanding Electronic Commerce</i>, Microsoft Press, 1997.</p> <p>[5] S.L. Huff, <i>CASEs in Electronic Commerce</i>, 2<sup>nd</sup> Edition, McGraw-Hill, 2002.</p> <p>[6] R. Reddy, and S. Reddy, <i>Supply Chains to Virtual Integration</i>, McGraw-Hill, 2002.</p> <p>[7] W. Raisch, <i>The eMarketplace: Strategies for Success in B2B eCommerce</i>, McGraw-Hill, 2001.</p>		سایر مراجع

درس تخصصی تمرکز سیستم‌های مجتمع: هم‌طراحی سخت‌افزار- نرم‌افزار

هم‌طراحی سخت‌افزار-نرم‌افزار		نام درس
Hardware Software Codesign		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	تخصصی
		کارشناسی
		مقطع
		هم‌نیازها
		پیش‌نیازها
معماری کامپیوتر		مطالب پیش‌نیاز
آشنایی با مبانی طراحی دیجیتال، معماری پردازنده‌ها و زبان‌های برنامه‌نویسی		کتاب(های) مرجع
[1] P. R. Schaumont, <i>A Practical Introduction to Hardware/Software Codesign</i> . Springer, 2010. [2] K. Karuri and R. Leupers, <i>Application Analysis Tools for ASIP Design</i> . Springer, 2011.		
هدف از این درس ایجاد درک صحیح و فراگیری روش‌های طراحی سیستم‌های متشکل از سخت‌افزار و نرم‌افزار به صورت توأمان و هم‌روند یا تکیه بر متدولوژی‌های جدید طراحی در این زمینه است. علاوه بر این، دانشجویان مدل‌های طراحی اجزای سخت‌افزار و نرم‌افزار در سطوح مختلف و همچنین ارتباط بین نرم‌افزارهای کاربردی با سخت‌افزار را در سیستم‌های سخت‌افزار/نرم‌افزار فرا می‌گیرند. در ضمن، چگونگی طراحی چنین سیستم‌هایی با در نظر گرفتن مشخصه‌ها و محدودیت‌های سخت‌افزار و نرم‌افزار و بهبود پارامترهای طراحی از دیگر اهداف این درس است. این درس ترکیبی از مباحث تئوری و عملی است.		اهداف درس
دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:		نتایج درس
<p>۱- تحلیل جریان داده و کنترل در یک نرم‌افزار با هدف تبدیل نرم‌افزار به سخت‌افزار چرخه‌مدار (Cycle-based)</p> <p>۲- آشنایی با طراحی سطح سیستمی و زبان‌های سطح سیستمی</p> <p>۳- تفکیک نرم‌افزار به بخش‌های سخت‌افزاری و نرم‌افزاری و تولید واسط مناسب برای ارتباط این دو بخش</p> <p>۴- تشخیص گلوگاه‌های نرم‌افزار برای تصمیم مناسب در زمان تفکیک نرم‌افزار</p> <p>۵- استفاده از ابزارهای مناسب برای هم‌طراحی سخت‌افزار/نرم‌افزار</p>		
<p>۱- مقدمات و مفاهیم اولیه</p> <p>- مرور روند تغییر سیستم‌های پردازشی به سمت سیستم‌های نهفته شامل سخت‌افزار/نرم‌افزار</p> <p>- دلایل نیاز به طراحی سیستم‌های متشکل از سخت‌افزار/نرم‌افزار</p> <p>- مشکلات طراحی سیستم‌های سخت‌افزار/نرم‌افزار</p> <p>- بررسی ویژگی‌های ذاتی سخت‌افزار و نرم‌افزار</p> <p>۲- طراحی سطح سیستمی</p> <p>- علل نیاز به طراحی در سطح سیستمی</p> <p>- روش‌های طراحی سطح سیستمی</p> <p>- کاربردهای طراحی سطح سیستمی</p> <p>- زبان‌های سطح سیستمی</p> <p>- مرور یک زبان سطح سیستمی</p> <p>۳- مدل‌های جریان داده و کنترل</p> <p>- مدل‌سازی جریان داده و کنترل در سخت‌افزار</p>		فهرست مباحث



<p>- مدل سازی جریان داده و کنترل در نرم افزار</p> <p>۴- مدل ریزبرنامه نویسی</p> <p>۵- سنتز سیستمی</p> <p>- روش های سنتز سطح سیستم متشکل از سخت افزار نرم افزار</p> <p>- روش های تصدیق سطح سیستم متشکل از سخت افزار نرم افزار</p> <p>- سنتز باس و سیستم روی تراشه</p> <p>- شبیه سازی و تصدیق همروند سخت افزار و نرم افزار</p> <p>۶- طراحی واسط سخت افزار و نرم افزار</p> <p>۷- سنتز سیستم سخت افزار نرم افزار با استفاده از بستره ی قابل بازیکریندی</p>	
<p>نرم افزارهای JSE, Modelsim یا Quartus, C++ و زبان و مدل های توصیف سیستم</p>	<p>نرم افزارهای مورد نیاز</p>
<p>تعداد ۶ تکلیف حاوی مطالب بیان شده در درس</p>	<p>تکالیف پیشنهادی</p>
<p>تعداد ۳ تکلیف کامپیوتری</p>	<p>پروژه های پیشنهادی</p>
<p>٪۱۰ تکالیف دستی</p> <p>٪۲۰ پروژه ها</p> <p>٪۳۰ امتحان میان ترم</p> <p>٪۴۰ امتحان پایان ترم</p>	<p>نمره دهی پیشنهادی</p>
<p>[1] D. D. Gajski, S. Abdi, A. Gerstlauer, and G. Schirner, <i>Embedded system design: modeling, synthesis and verification</i>. Springer, 2010.</p> <p>[2] J. Ou and V. k. PraSanna, <i>Energy efficient hardware-software co-synthesis using reconfigurable hardware</i>. CRC Press, 2010.</p> <p>[3] I. Radojevic and Z. Salcic, <i>Embedded systems design based on formal models of computation</i>. Springer 2011.</p> <p>[4] G. De Micheli, R. Ernst, and W. H. Wolf, <i>Readings in hardware/software co-design</i>. Morgan Kaufmann, 2002.</p> <p>[5] W. H. Wolf, <i>Computers as components: principles of embedded computing system design</i>. 2<sup>nd</sup> Edition, Morgan Kaufmann, 2008.</p>	<p>سایر مراجع</p>





درس تخصصی تمرکز سیستم‌های مجتمع: سیستم‌های نهفته و بیدرنگ

سیستم‌های نهفته و بی‌درنگ		نام درس
Embedded and Real-time Systems		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
	تخصصی	مقطع
	کارشناسی	هم‌نیازها
	-	پیش‌نیازها
	سیستم‌های عامل، ریزپردازنده و زبان اسمبلی	مطالب پیش‌نیاز
	مفاهیم زمان‌بندی در سیستم‌های عامل، برنامه‌نویسی سطح پایین، معماری سیستم‌های کامپیوتری، مفاهیم کامپایلر	کتاب(های) مرجع
	[1] E. A. Lee and S. A. Seshia, <i>Introduction to Embedded Systems - A Cyber-Physical Systems Approach</i> . UC Berkeley, 2011. [2] F. Cottet, J. Delacronix, C. Kaiser, and Z. Mammeri, <i>Scheduling in Real-Time Systems</i> . John Wiley & Sons, 2002.	اهداف درس
	سیستم‌های نهفته نقش بارزی در کاربردهای حمل و نقل، کنترل ترافیک هوشمند، سیستم‌های بانکی و اطلاعاتی و دفاعی یافته‌اند. این درس به طراحی، پیاده‌سازی و تحلیل تئوری سیستم‌های نهفته و بی‌درنگ می‌پردازد. درس شامل بیان اجزای سخت‌افزاری سیستم‌های نهفته، روش‌های زمان‌بندی و مدیریت فرآیندها و منابع در سیستم بی‌درنگ و نیز تکنیک‌های برنامه‌نویسی این سیستم‌ها می‌شود. این درس به صورت تئوری-عملی ارائه می‌شود.	نتایج درس
	دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت: - مشخصات و اجزای سیستم‌های نهفته - مدل‌های محاسبات نهفته - ایجاد تعادل مناسب با تفکیک نرم‌افزار/سخت‌افزار سیستم - مدیریت منابع در یک سیستم عامل نهفته	فهرست مباحث
	۱- مقدمات و مفاهیم اولیه - کاربردهای سیستم‌های نهفته - روند تغییر سیستم‌های کامپیوتری به سوی کاربردهای نهفته - مشخصات یک سیستم نهفته - مشکلات طراحی سیستم‌های نهفته ۲- مدل‌سازی محاسبات کامپیوتری - مدل محاسبات ترتیبی - مدل‌های محاسبات موازی و همروند - مدل‌های محاسبات زمان واقعی - روش‌های مدل‌سازی سیستمی (VHDL, Java, Petrinet, Statecharts, Verilog, ...) ۳- اجزای سخت‌افزاری سیستم نهفته - پردازنده‌های نهفته (تک هسته‌ای و چند هسته‌ای) - معماری حافظه در سیستم‌های نهفته - ادوات ورودی/خروجی و حسگرها - ارتباطات نهفته و بی‌درنگ و گذرگاه‌های نهفته ۴- سیستم عامل و نرم‌افزار نهفته	



<ul style="list-style-type: none"> <li>- روش‌های زمان‌بندی بی‌درنگ <ul style="list-style-type: none"> <li>○ زمان‌بندی تک هسته‌ای</li> <li>○ زمان‌بندی چند هسته‌ای</li> <li>○ زمان‌بندی با توان مصرفی پایین</li> </ul> </li> <li>- تحلیل زمان اجرای فرآیندها</li> <li>- میان‌افزارها</li> <li>- کامپایلرهای نهفته</li> <li>- برنامه‌نویسی سطح پایین</li> <li>- بهینه‌سازی‌های نرم‌افزاری سطح پایین</li> <li>- ۵- افراز سخت‌افزار و نرم‌افزار در یک سیستم نهفته <ul style="list-style-type: none"> <li>- معیارهای مهم برای افراز سخت‌افزار/نرم‌افزار</li> <li>- روش‌های مرسوم برای افراز سخت‌افزار/نرم‌افزار</li> </ul> </li> <li>- ۶- تصدیق سیستم نهفته <ul style="list-style-type: none"> <li>- شبیه‌سازی و تست سیستم‌های نهفته</li> <li>- روش‌های تصدیق رسمی یا صوری (Formal)</li> <li>- تولید سریع نمونه‌ی اولیه</li> </ul> </li> </ul>													
Embedded Linux or an appropriate RTOS, Windows CE, JAVA, C++	نرم‌افزارهای مورد نیاز												
تعداد ۴ تکلیف حاوی مطالب بیان شده در درس	تکالیف پیشنهادی												
تعداد ۴ تکلیف کامپیوتری	پروژه‌های پیشنهادی												
<table style="width: 100%; border-collapse: collapse;"> <tr> <td style="width: 30%; text-align: right;">٪۱۰</td> <td style="width: 40%; text-align: center;">تکالیف دستی</td> <td style="width: 30%;"></td> </tr> <tr> <td style="text-align: right;">٪۲۰</td> <td style="text-align: center;">پروژه‌ها</td> <td></td> </tr> <tr> <td style="text-align: right;">٪۳۰</td> <td style="text-align: center;">امتحان میان‌ترم</td> <td></td> </tr> <tr> <td style="text-align: right;">٪۴۰</td> <td style="text-align: center;">امتحان پایان‌ترم</td> <td></td> </tr> </table>	٪۱۰	تکالیف دستی		٪۲۰	پروژه‌ها		٪۳۰	امتحان میان‌ترم		٪۴۰	امتحان پایان‌ترم		نمره‌دهی پیشنهادی
٪۱۰	تکالیف دستی												
٪۲۰	پروژه‌ها												
٪۳۰	امتحان میان‌ترم												
٪۴۰	امتحان پایان‌ترم												
<p>[1] P. Marwedel, <i>Embedded System Design (Embedded System Foundation of Cyber-Physical Systems)</i>. Springer, 2011.</p> <p>[2] R. Love, <i>Linux Kernel Development</i>. Novell, 2<sup>nd</sup> Ed., 2005.</p> <p>[3] S. Siewert, <i>Real-Time Embedded Systems and Components</i>. Thomson Learning Inc, Charles River Media, 2007.</p> <p>[4] C. W. Shaw, <i>Real-Time Systems and Software</i>. John-Wiley, 2001.</p> <p>[5] Some standards including ARINC 664, POSIX 1003.1b, etc.</p>	سایر مراجع												



درس تخصصی تمرکز سیستم‌های مجتمع: طراحی سیستم‌های مجتمع پرتراکم

نام درس		طراحی سیستم‌های مجتمع پرتراکم	
نام درس به انگلیسی		VLSI Systems Design	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	الکترونیک دیجیتال		
مطالب پیش‌نیاز	اصول طراحی مدارهای دیجیتال ترتیبی و ترکیبی و آشنایی با اصول عملکرد فناوری‌های ساخت و قوانین طراحی		
کتاب(های) مرجع	<p>[1] Jan M. Rabaey, A. Chandrakasan, and B. Nicolic, <i>Digital Integrated Circuits: A Design Perspective</i>. New Jersey: Prentice Hall, 2003.</p> <p>[2] N. H. E. Weste and David M. Harris, <i>CMOS VLSI Design: A Circuits and Systems Perspective</i>. Fourth Edition, Boston: Pearson Education, Inc., publishing as Addison-Wesley, 2011.</p>		
اهداف درس	آشنایی دانشجویان با اصول چرخه طراحی و گزینه‌های جایگزین در طراحی سیستم‌های مجتمع، تخمین سریع و تفصیلی مشخصه‌های مدارها و سیستم‌های مجتمع، اصول طراحی زیر سیستم‌های پیچیده شامل مدارهای محاسباتی مجتمع و حافظه‌ها، آزمون مدارهای مجتمع		
نتایج درس	تسلط دانشجویان بر انتخاب روش طراحی و تحقق اجزا و کل سیستم‌های مجتمع		
فهرست مباحث	<p>۱. مروری بر مدارهای VLSI</p> <ul style="list-style-type: none"> <li>• محک‌های مدارات VLSI</li> <li>• سطوح تجرید طراحی</li> <li>• مرور مراحل ساخت تراشه و پروسه فوتولیتوگرافی</li> <li>• فرآیندهای پیشرفته سی‌موس شامل چاه سه گانه، جداسازی با حفر شیار، سیلیکون بر روی عایق و فرآیندهای با ضریب عایقی زیاد و اتصالات با ضریب عایقی کم</li> </ul> <p>۲. مروری بر پروسه جانمایی</p> <ul style="list-style-type: none"> <li>• قوانین طراحی</li> <li>• عیوب و مشکلات ساخت تراشه، اثر لیچ آپ</li> <li>• نمودار میله‌ای</li> <li>• تخمین مساحت و تعداد تراشه‌های حاصل از هر ویفر با توجه به راندمان فرآیند ساخت</li> <li>• مقدمه‌ای بر اتصالات در تراشه، خازن و مقاومت سیم، سیم‌بندی و Via</li> <li>• انواع و قوانین کوچک مقیاس سازی (Scaling)</li> </ul> <p>۳. مرور ویژگی‌های ترانزیستور MOS با تاکید بر اثرات ثانوی در مدلسازی، اثر بدنه و اشباع حرکت حامل‌ها، نشت جریان و جریان زیر آستانه</p> <p>۴. مرور مشخصه‌های مهم عناصر ترتیبی و ترکیبی و تخمین مشخصه‌ها</p> <ul style="list-style-type: none"> <li>• توان مصرفی ایستا و پویا و تخمین آن</li> <li>• تخمین تاخیر از طریق معرفی تلاش منطقی، تلاش و تاخیر مسیر</li> </ul> <p>۵. گزینه‌های جایگزین در تحقق و چرخه‌ها و ابزار طراحی مدارهای مجتمع اسیک و اف پی ج ا</p> <ul style="list-style-type: none"> <li>• گزینه‌های جایگزین در تحقق شامل اختصاصی، نیمه اختصاصی، سلول‌های استاندارد، بر مبنای</li> </ul>		



<p>ماکرو سلول‌ها و بلوک‌های مالکیت فکری تهیه شده از دیگران، آرایه‌های گیتی و اف پی جی ۱</p> <ul style="list-style-type: none"> <li>• چرخه‌های مختلف طراحی</li> </ul> <p>۶. عناصر ریاضی و منطقی</p> <ul style="list-style-type: none"> <li>• جمع‌کننده‌های مختلف و ساختار درختی محاسبه بیت نقلی</li> <li>• ضرب‌کننده‌های با و بدون علامت و ساختارهای فشرده ساز بیت‌های نقلی</li> <li>• شیفت دهنده‌ها</li> <li>• طراحی یک CPU و شبیه‌سازی منطقی آن</li> </ul> <p>۷. ساختارهای حافظه‌های مجتمع</p> <ul style="list-style-type: none"> <li>• اصول و فیزیک عملکرد عناصر ذخیره‌کننده موجود و جدید مانند اف رم و ام رم و فلش</li> <li>• سازماندهی سیستمی حافظه‌های بزرگ</li> <li>• حافظه‌های ROM</li> <li>• حافظه‌های فلش و انواع آن</li> <li>• حافظه‌های اس رم</li> <li>• حافظه‌های دی رم</li> <li>• مدارهای جانبی خواندن و نوشتن و محاسبه آدرس</li> </ul> <p>۸. آزمون مدارهای مجتمع</p> <ul style="list-style-type: none"> <li>• تعریف مساله</li> <li>• ساختارهای آزمون پذیری و انواع زیر سیستم‌های مورد نیاز در آن</li> <li>• طراحی سیستم‌های خود آزمونگر در مدار و در حافظه‌ها</li> </ul> <p>۹. نگاهی به فناوری‌های احتمالی آینده: محاسبات نوری، کوانتومی و زیستی</p>	
<p>نرم‌افزار طراحی لی اوت، شبیه‌سازی مداری اسپایس، شبیه‌سازی منطقی وریلاگ، سنتز اسیک و اف پی جی ۱</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>پنج تکلیف دستی</p>	<p>تکالیف پیشنهادی</p>
<p>پنج تکلیف کامپیوتری شامل مراحل مختلف طراحی و تحقق مدارهای مجتمع</p>	<p>پروژه‌های پیشنهادی</p>
<p>تکالیف کامپیوتری و دستی ۴۰٪</p>	<p>نمره‌دهی پیشنهادی</p>
<p>آزمون‌های کتبی ۶۰٪</p>	
<p>[1] Wayne Wolf, <i>Modern VLSI Design, System-on-Chip Design</i>. 3rd edition, 2004. [2] M. Smith. <i>Application-Specific Integrated Circuits</i>. Massachusetts: Addison Wesley, 1997.</p>	<p>سایر مراجع</p>



درس تخصصی تمرکز سیستم‌های مجتمع: معماری شتاب دهنده‌های شی‌گرا

نام درس	معماری شتاب‌دهنده‌های شی‌گرا		
نام درس به انگلیسی	Architecture of Object-Oriented Accelerators		
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	معماری کامپیوتر، برنامه‌سازی پیشرفته		
مطالب پیش‌نیاز			
کتاب(های) مرجع	<p>[1] Sunil P Khatri, Kanupriya Gulati, <i>Hardware Acceleration of EDA Algorithms: Custom ICs, FPGAs and GPUs</i>. Springer, 2010.</p> <p>[2] Martin Schoeberl, <i>JOP: A Java Optimized Processor for Embedded Real-Time Systems</i>. VDM Verlag, 2008.</p>		
اهداف درس	<p>آشنایی دانشجویان با شتاب دهنده‌های شی‌گرا برای کاربردهای برنامه‌نویسی و اجرای بهنگام برنامه‌های شی‌گرا از راه دور در محیط‌های برنامه‌نویسی بر روی وب</p>		
نتایج درس	<p>تسلط دانشجویان بر طراحی و پیاده‌سازی سیستم‌های اجرای برنامه شی‌گرا بر روی وب از راه دور</p>		
فهرست مباحث	<p>(۱) مقدمه و تعاریف (یک هفته)</p> <ul style="list-style-type: none"> <li>• شتاب‌دهنده‌ها و کاربردهای آنها</li> <li>• شی‌گرایی و مزایای آن</li> <li>• معماری کامپیوتر، سخت‌افزار، نرم‌افزار، و واسط بین آنها</li> </ul> <p>(۲) شی‌گرایی (دو هفته)</p> <ul style="list-style-type: none"> <li>• اصول و مفاهیم شی‌گرایی</li> <li>• برنامه‌نویسی شی‌گرا</li> <li>• مروری بر زبان‌های معروف شی‌گرا</li> <li>• زبان جاوا و ماشین مجازی جاوا</li> </ul> <p>(۳) تحلیل کارایی برنامه‌های کاربردی (دو هفته)</p> <ul style="list-style-type: none"> <li>• کارایی و اصول تحلیل آن</li> <li>• سابقه‌نگاری و روش‌های تعیین گلوگاه‌های کارایی</li> <li>• گلوگاه‌های کارایی در برنامه‌های کاربردی، سیستم‌عامل، واسط سخت‌افزار-نرم‌افزار، و سخت‌افزار</li> </ul> <p>(۴) بسترها و روش‌های طراحی شتاب‌دهنده‌ها (شش هفته)</p> <ul style="list-style-type: none"> <li>• معماری‌های شتاب‌دهنده‌ها</li> <li>• معماری پردازنده-کمک پردازنده</li> <li>• معماری پردازنده گسترش‌پذیر (Extensible Processor) و افزودن دستورات ویژه به پردازنده</li> <li>• معماری کامپیوتر رومیزی-بورد ویژه</li> <li>• معماری سیستم چندپردازنده روی تراشه (MPSoC: Multiprocessor System on Chip)</li> <li>• معماری شتاب‌دهنده‌های گرافیکی (GPGPU)</li> <li>• سیستم روی تراشه (System on Chip) و سیستم روی تراشه برنامه‌پذیر در محیط کار</li> </ul>		



<p>(Field-Programmable SoC)</p> <ul style="list-style-type: none"> <li>• بوردهای FPGA و امکانات ارتباطی رایج در آنها</li> <li>• بوردهای FPGA قابل نصب در شکافهای PCI-Express و مزایا و سقف سرعت ارتباطی قابل حصول</li> </ul> <p>۵) پشتیبانی ویژگی‌های خاص شیء‌گرایی (دو هفته)</p> <ul style="list-style-type: none"> <li>• بخش‌های زمان‌بر اصلی در برنامه‌های شیء‌گرا</li> <li>• دسترسی به داده‌های شیء</li> <li>• فراخوانی متدها</li> <li>• روش‌های پیاده‌سازی و تسریع دسترسی به داده‌ها و فراخوانی متدها</li> </ul> <p>۶) مطالعه موردی (دو هفته)</p> <ul style="list-style-type: none"> <li>• پردازنده ویژه برنامه‌های جاوا: JOP: Java Optimized Processor</li> <li>• معماری پردازنده JOP</li> <li>• ساختار خط لوله</li> <li>• قابلیت پیش‌بینی زمان اجرا بصورت قطعی</li> <li>• بکارگیری در کاربردهای بی‌درنگ</li> </ul>	
<p>سنز و شبیه‌سازی مدل‌های وریلاگ و اجرای از راه دور کدهای جاوا</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>هفت تکلیف در طول ترم</p>	<p>تکالیف پیشنهادی</p>
<p>دو پروژه مدل‌سازی و اجرای کد از راه دور</p>	<p>پروژه‌های پیشنهادی</p>
<p>تکالیف دستی و کامپیوتری و گزارش‌ها ۴۰٪ آزمون‌های کتبی ۶۰٪</p>	<p>نمره‌دهی پیشنهادی</p>
<p>مقالات کنفرانس‌ها و مجلات مشهور و انجمن‌هایی نظیر IEEE و ACM در زمینه طراحی شتاب‌دهنده‌های سخت‌افزاری</p>	<p>سایر مراجع</p>



درس تخصصی گرایش معماری کامپیوتر: طراحی مدارهای واسط

نام درس	طراحی مدارهای واسط	
نام درس به انگلیسی	Interface Circuit Design	
نوع واحد	تخصصی	مهندسی کامپیوتر - معماری کامپیوتر
مقطع	کارشناسی	
هم‌نیازها	-	
پیش‌نیازها	ریزپردازنده و زبان اسمبلی	
مطالب پیش‌نیاز	دانش کلی سیستم‌های کامپیوتری و میکروپروسسوری در قالب درس‌های معماری کامپیوتر و ریزپردازنده و اسمبلی	
کتاب(های) مرجع	[1] D. Anderson, <i>USB 2.0 System Architecture</i> . Mindshare, Inc. Addison-Wesley Developer's Press [2] R. Budruk, D. Anderson and T. Shanley, <i>PCI Express System Architecture</i> . Mindshare, Inc. Addison-Wesley Developer's Press	
اهداف درس	هدف اصلی این درس آشنایی با مفاهیم مهم مدارهای واسط سخت‌افزاری و نرم‌افزاری بدون تمرکز بر روی یک معماری خاص یا یک پردازنده خاص است. در این درس دانشجویان با تعدادی از استانداردها و پروتکل‌های مهم واسط سخت‌افزاری و نرم‌افزاری که در صنعت متداول هستند آشنا خواهند شد.	
نتایج درس	امید است در پایان این درس دانشجویان نه تنها بتوانند به طراحی و پیاده‌سازی مدارهای واسط آموخته شده بپردازند، بلکه قادر به فهم، استفاده و طراحی واسط‌های جدید نیز باشند.	
فهرست مباحث	<ol style="list-style-type: none"> <li>۱. آشنایی با مدارهای واسط، انواع آنها، دسته‌بندی آنها</li> <li>۲. باس‌ها، معرفی، بررسی پارامترهای مهم، مقایسه و شرایط استفاده</li> <li>۳. باس سریال (RS232) و نمونه‌های جدید آن</li> <li>۴. باس USB</li> <li>۵. باس IEEE 1394 (Firewire)</li> <li>۶. باس AMBA AHB/APB</li> <li>۷. استاندارد SPI</li> <li>۸. استاندارد I2C</li> <li>۹. استاندارد IEEE 1149.1 (JTAG)</li> <li>۱۰. استاندارد PCI-Express</li> <li>۱۱. Device Driver به عنوان یک واسط میان‌افزاری</li> <li>۱۲. Motor Drivers</li> </ol>	
تکالیف پیشنهادی	۵ تکلیف از مباحث مطرح شده در کلاس.	
نمره‌دهی پیشنهادی	تکالیف	۲۰٪
	امتحان میان ترم	۲۵٪
	امتحان پایان ترم	۳۰٪
	پروژه و تحقیق	۲۰٪
	حضور و نظم کلاسی	۵٪



درس تخصصی گرایش معماری کامپیوتر: طراحی مدارهای دیجیتال فرکانس بالا

طراحی مدارهای دیجیتال فرکانس بالا		نام درس
High-Frequency Digital Circuit Design		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
		مقطع
		هم‌نیازها
		پیش‌نیازها
دانش کلی تئوری مدارهای الکتریکی در سطح درس پایه مدارهای الکتریکی		مطالب پیش‌نیاز
<p>[1] Eric Bogatin, Signal and Power Integrity - Simplified, Prentice Hall, 2nd Edition, July 27, 2009.</p> <p>[2] Howard Johnson and Martin Graham, <i>High-Speed Digital Design, A Handbook of Black Magic</i>. Prentice Hall, 1993.</p> <p>[3] Andrey Mezhiba and Eby Friedman, <i>Power Distribution Networks in High Speed Integrated Circuits</i>. Kluwer Academic Publishers, 2004.</p>		کتاب(های) مرجع
<p>بسیاری از مدارهای دیجیتال امروزی، چه در سطح تراشه و چه در سطح مدار چاپی، در فرکانس‌هایی بسیار بالا کار می‌کنند. طراحی اصولی و صحیح این مدارها نیازمند داشتن درک کاملی از رفتار المان‌ها و سیگنال‌های الکتریکی در فرکانس‌های بالا است. هدف اصلی این درس آشنا کردن دانشجویان با این مفاهیم می‌باشد. در این درس دانشجویان ابتدا مروری بر مدارهای درجه دو که مدل خوبی از رفتار بسیاری از سیستم‌های دیجیتال هستند خواهند دید. سپس با مباحث نظری پیشرفته مدارهای الکتریکی مانند پاسخ فرکانسی و خطوط انتقال سیگنال آشنا خواهند شد. پس از آن چالش‌های طراحی فرکانس بالا یکی پس از دیگری مطرح و راه حل‌های هر یک ارائه می‌گردد. در طول درس، دانشجویان با ابزارهای طراحی و شبیه‌سازی سیستم‌های دیجیتال نیز آشنا خواهند شد.</p>		اهداف درس
<p>انتظار می‌رود در پایان این درس دانشجویان دانش عمیقی از تحلیل رفتار المان‌ها و مدارها در فرکانس بالا هم از بعد نظری و هم از بعد عملی داشته باشند و این دانش به همراه تجربه کار با ابزارهای نرم‌افزاری مربوطه، بتواند در طراحی سیستم‌های کامپیوتری به کمک آنان بیاید.</p>		نتایج درس
<p>۱. مروری بر پاسخ مدارهای درجه دو</p> <p>۲. پاسخ فرکانسی</p> <ul style="list-style-type: none"> <li>• تابع سیستم و پاسخ در حوزه فرکانس</li> <li>• پدیده تشدید، مدارهای تشدید سری و موازی</li> <li>• نمودار Bode</li> </ul> <p>۳. رفتار خطوط انتقال سیگنال در فرکانس‌های بالا</p> <ul style="list-style-type: none"> <li>• تحلیل حوزه زمان</li> <li>• تحلیل حوزه فرکانس</li> <li>• طراحی خطوط انتقال با امپدانس کنترل شده</li> </ul> <p>۴. معرفی مشکلات signal integrity در طراحی دیجیتال فرکانس بالا و راه حل‌های آنها</p> <ul style="list-style-type: none"> <li>• تاثیر Rise time و Fall time بر تعیین رفتار فرکانس بالای مدار</li> <li>• Reflection and ringing</li> <li>• Source and end terminations</li> <li>• Crosstalk noise</li> <li>• Ground planes and layer stacking</li> <li>• Differential signaling</li> </ul> <p>۵. طراحی مسیر توزیع کلاک در مدارهای دیجیتال فرکانس بالا</p>		فهرست مباحث





<ul style="list-style-type: none"> <li>• معرفی clock jitter و clock skew</li> <li>• شیوه‌های طراحی مسیر توزیع کلاک (هم در سطح تراشه و هم در سطح مدار چاپی)</li> <li>• اسیلانورهای تولید کلاک</li> </ul> <p>۶ طراحی مسیر توزیع توان در مدارهای دیجیتال فرکانس بالا</p> <ul style="list-style-type: none"> <li>• تاثیر امپدانس در مسیر توزیع توان: voltage drop و ground bounce</li> <li>• تاثیر خازنهای by pass، محاسبه مقدار و تعیین محل مناسب آنها</li> <li>• توزیع یکنواخت توان با هدف ایجاد مدل حرارتی یکنواخت</li> </ul> <p>۷. ملاحظات فیزیکی در طراحی مدارهای دیجیتال</p> <ul style="list-style-type: none"> <li>• تاثیر کانکتور، کابل، و via در رفتار فرکانس بالای مدار</li> </ul> <p>۸. آشنایی با ابزارهای طراحی و شبیه‌سازی مدارهای فرکانس بالا</p>	
<p>۳ سری تکلیف برای مباحث ۱ تا ۳ مطرح شده در بالا چند پروژه عملی که برای تمرین روی مباحث بعدی طرح می‌شوند و با استفاده از نرم‌افزارهای طراحی و شبیه‌سازی قابل اجرا خواهند بود.</p>	تکالیف پیشنهادی
<p>تکالیف</p> <p>۲۰٪ امتحان میان ترم</p> <p>۴۰٪ امتحان پایان ترم</p> <p>۱۵٪ پروژه و تحقیق</p> <p>۵٪ حضور و نظم کلاسی</p>	نمره‌دهی پیشنهادی



درس تخصصی تمرکز شبکه‌های کامپیوتری: مبانی شبکه‌های بی‌سیم

نام درس		مبانی شبکه‌های بی‌سیم	
نام درس به انگلیسی		Introduction to Wireless Networks	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	انتقال داده‌ها		
مطالب پیش‌نیاز	آمار و احتمال مهندسی و اصول انتقال داده‌ها		
کتاب(های) مرجع	<p>[1] Dharma Prakash Agrawal and Qing-An Zeng, <i>Introduction to Wireless and Mobile Systems</i>. CL Engineering; 3rd Edition, 2010.</p> <p>[2] William Stallings, <i>Wireless Communication and Networks</i>. Prentice Hall of India, 2nd Edition, 2008.</p> <p>[3] Theodore S. Rappaport, <i>Wireless Communications: Principles and Practice</i>. 2nd Edition, Prentice Hall, 2002.</p>		
اهداف درس	<p>هدف از این درس این است که دانشجویان درک مناسبی از معماری شبکه‌های بی‌سیم پیدا نموده و نیز با نحوه عملکرد این شبکه‌ها آشنا شوند. در همین راستا علاوه بر مفاهیم پایه تئوری، دانشجویان بایستی عملاً با این شبکه‌ها و تکنولوژی‌های متعدد مربوطه آشنا شوند. علاوه بر این دانشجویان این درس با انجام پروژه فرصت یادگیری عمیق یکی از مباحث مرتبط با درس را خواهند داشت.</p>		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بایش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- شناخت مکانیسم انتقال داده در شبکه‌های بی‌سیم</li> <li>۲- توانایی طراحی و راه‌اندازی شبکه‌های بی‌سیم</li> <li>۳- شناخت طیف وسیعی از تکنولوژی‌ها و کاربردهای شبکه‌های بی‌سیم</li> <li>۴- آشنایی با یک نرم‌افزار شبیه‌ساز شبکه</li> <li>۵- توانایی تحلیل و آنالیز رفتار یک پروتکل در شبکه بی‌سیم</li> </ol>		
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- مروری بر تاریخچه و کاربردهای متنوع شبکه‌ها و تکنولوژی‌های بی‌سیم</li> <li>۲- مروری بر مفاهیم پایه فیزیکی (انواع آنتن، شدت سیگنال، واحد دسیبل، مدهای انتشار سیگنال، محوشدگی، انواع نویز، تکنیک‌های مدولاسیون دیجیتال)</li> <li>۳- تکنیک‌های انتقال OFDM و Spread Spectrum و CDMA و کاربردهای هریک</li> <li>۴- مهندسی پوشش در شبکه‌های بی‌سیم (محاسبه بودجه لینک، محاسبه منطقه فرزنل، ارتفاع آنتن، تاثیر محو شدگی و سایه‌اندازی)</li> <li>۵- معرفی شبکه‌های سلولی موبایل (ویژگی نسل‌های مختلف، مفهوم استفاده مجدد از فرکانس، طراحی شبکه‌های سلولی و محاسبه ظرفیت آنها، تداخل، نسبت SINR و رابطه آن با نرخ خطای بیت)</li> <li>۶- مفاهیم پایه‌ای لایه دسترسی به کانال: CSMA, ALOHA, CSMA, مشکل ترمینال پنهان و آشکار، مکانیزم CSMA/CA و استفاده از RTS-CTS</li> <li>۷- بررسی شبکه‌های محلی بی‌سیم (تمرکز بر استاندارد IEEE802.11، مکانیسم کنترل دسترسی DCF، ارزیابی کارایی آن به کمک آزمایشات واقعی یا شبیه سازی، عدالت در شبکه‌های DCF، مشکلات شبکه‌های بی‌سیم مبتنی بر DCF از جمله: Long EIFS، گرسنگی و غیره)</li> <li>۸- مطالعه عملکرد لایه انتقال (TCP) در شبکه‌های بی‌سیم (بررسی مشکلات TCP)</li> <li>۹- معرفی شبکه‌های بی‌سیم موردی، حسگر بی‌سیم، مش و خودرویی</li> <li>۱۰- معرفی اجمالی امنیت در شبکه‌های بی‌سیم (مطالعه موردی امنیت در شبکه‌های بی‌سیم)</li> </ol>		



(IEEE802.11)	
نرم افزار شبیه ساز شبکه که از شبکه های بی سیم پشتیبانی کند از جمله NS2 یا OPNet	نرم افزارهای مورد نیاز
تکالیف تئوری و عملی (۵ سری)	تکالیف پیشنهادی
انجام یک پروژه عملی برای ارزیابی یکی از مکانیسم های مطرح شده در درس یا استفاده از ابزار شبیه ساز شبکه	پروژه های پیشنهادی
تکالیف و پروژه	نمره دهی پیشنهادی
۳۰٪	
۷۰٪	امتحانات میان ترم و پایان ترم
	سایر مراجع



درس تخصصی تمرکز هوش مصنوعی: مبانی هوش محاسباتی

نام درس		مبانی هوش محاسباتی	
نام درس به انگلیسی		Principles of Computational intelligence	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها	-		
پیش‌نیازها	برنامه‌سازی پیشرفته		
مطالب پیش‌نیاز			
کتاب(های) مرجع	[1] T.J.Ross, <i>Fuzzy Logic with Engineering Applications</i> . John Wily and Sons, 2004. [2] David B. Fogel, Thomas Bäck, and Zbigniew Michalewicz, <i>Evolutionary Computation: Basic algorithms and operators</i> , Institute of Physics Publishing, 2000. [3] J.K.Zurada, <i>Introduction to Artificial Neural Systems</i> . West Publishing Company, 2006.		
اهداف درس	هدف از این درس ایجاد درک صحیح و فراگیری ابزارهای هوش محاسباتی (الگوریتم‌های تکاملی، روش‌های فازی و شبکه‌های عصبی) است. با توجه به اینکه این ابزارها امروزه در تمام رشته‌های مهندسی کاربرد وسیعی پیدا کرده اند ضرورت این درس برای تمام رشته‌های مهندسی لازم است.		
نتایج درس	دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت: ۱- توانایی حل مسائل مهندسی توسط ابزارهای هوش محاسباتی ۲- توانایی استفاده از تکنیک‌ها، مهارت‌ها و ابزارهای مدرن مهندسی		
فهرست مباحث	۱- مجموعه‌های فازی (۵/ هفته) ۲- روابط فازی و اصل گسترش (۵/ هفته) ۳- اعداد فازی و جبر فازی (۱/۵ هفته) ۴- منطق فازی و استنتاج تقریبی (۱ هفته) ۵- سیستم خبره فازی (۵/ هفته) ۶- معرفی مسائل دسته بندی و خوشه بندی (۵/ هفته) ۷- پرسپترون و شبکه‌های چند لایه (۲/۵ هفته) ۸- شبکه‌های تداعیگر خطی (۱ هفته) ۹- شبکه خودسازمانده کوهونن (۱ هفته) ۱۰- شبکه عصبی فازی (۱ هفته) ۱۱- چهارچوب الگوریتم‌های تکاملی (۱ هفته) ۱۲- عملگرهای تنوع و انتخاب (۲ هفته) ۱۳- الگوریتم ژنتیک (۵/ هفته) ۱۴- استراتژی‌های تکامل (۱/۵ هفته) ۱۵- کاربردها در حل مسائل مهندسی (۱ هفته)		
ترم‌افزارهای مورد نیاز	زبان برنامه‌نویسی منطب		
تکالیف پیشنهادی	تعداد ۶ تکلیف		
پروژه‌های پیشنهادی	تعداد ۳ پروژه، یک پروژه از هر مبحث اصلی درس		
نمره‌دهی پیشنهادی	تکالیف	٪۱۰	
	پروژه	٪۴۰	
	امتحان پایان ترم	٪۵۰	
سایر مراجع			



درس تخصصی تمرکز هوش مصنوعی: مبانی بینایی کامپیوتر

مبانی بینایی کامپیوتر		نام درس
Foundations of Computer Vision		نام درس به انگلیسی
نوع واحد	تخصصی	مهندسی کامپیوتر
مقطع	کارشناسی	۳ واحد
هم‌نیازها	-	
پیش‌نیازها	مبانی هوش محاسباتی	
مطالب پیش‌نیاز	-	
کتاب(های) مرجع	[1] R.C. Gonzalez and R.E. Woods, <i>Digital Image Processing</i> , 3 <sup>rd</sup> ed., Prentice-Hall, 2008. [2] R. Jain, R. Kasturi, B.G. Schunck, <i>Machine Vision</i> , McGraw-Hill, 1995.	
اهداف درس	هدف این درس ایجاد آشنائی اولیه با مباحث بینایی کامپیوتر و تحلیل تصاویر برای بینایی دوبعدی کامپیوتر است. درس بر حل مسائل بر اساس این فناوری و کاربردهای صنعتی تأکید خواهد کرد. مسائل نمونه‌ای از صنعت در قالب پروژه‌های عملی در طی درس توسط دانشجویان بررسی و حل خواهد شد.	
نتایج درس	دانشجویانی که این درس را با موفقیت بگذرانند در موارد زیر توانائی بالائی خواهند داشت: ۱- پردازش و تحلیل تصاویر سطح خاکستری بمنظور درک صحنه ۲- پردازش تصویر باینری جهت حل ساده مسائل ۳- آشنائی با رنگ و تصاویر رنگی و استفاده از آن برای حل مسائل بینایی ۴- حل مسائل صنعتی قابل حل به صورت دو بعدی با استفاده از بینایی ۵- تحلیل صحنه برای بینایی ربات	
فهرست مباحث	۱- مقدمات: تعریف بینایی کامپیوتر و پردازش تصویر و تفاوت‌های آنها - تاریخچه و کاربردهای بینایی کامپیوتری ۲- اصول پایه تصاویر رقمی: عناصر درک بصری - نور و طیف الکترومغناطیس - حس تصویر و تصویربرداری - نمونه برداری و چندی سازی - روابط بین نقاط تصویر - عملیات خطی و غیرخطی - اصول و مدل‌های رنگ - تصاویر شبه رنگی ۳- بهسازی تصاویر: تبدیلات سطح خاکستری - اصلاح هیستوگرام - فیلترهای قلمرو مکان - هموارسازی و واضح سازی تصاویر ۴- عملیات مورفولوژیکی: مورفولوژی ریاضی باینری - اپراتورهای خوردگی، گسترش، باز شدن، و بسته شدن - الگوریتم‌های پایه مورفولوژیکی ۵- تقطیع تصاویر: تقطیع بر اساس تشخیص لبه، آستانه سازی، و رشد ناحیه - تعیین پیرامون ۶- ارائه: ارائه اشیاء با کدهای زنجیره‌ای، نماها، و اسکلت - توصیفگرهای مرز - توصیفگرهای ناحیه ۷- شناسائی اشیاء: روش‌های تصمیم گیری مانند دسته‌بندی آماری و شبکه عصبی.	
نرم‌افزارهای مورد نیاز	MatLab, LabView	
تکالیف پیشنهادی	تعداد ۵ تکلیف با تأکید بر پیاده سازی الگوریتم‌های درس	
پروژه‌های پیشنهادی	هر دانشجو یک پروژه کاربردی مربوط به بینایی کامپیوتر در طی نیمسال انجام خواهد داد.	
نمره‌دهی پیشنهادی	تکالیف	٪۲۰
	پروژه	٪۲۰
	امتحان میان ترم	٪۲۰
	امتحان پایان ترم	٪۴۰
سایر مراجع	-	



درس تخصصی تمرکز هوش مصنوعی: مبانی پردازش زبان و گفتار

نام درس		مبانی پردازش زبان و گفتار	
نام درس به انگلیسی		Foundations of Speech and Language Processing	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	آمار و احتمال مهندسی، سیگنال‌ها و سیستم‌ها		
مطالب پیش‌نیاز	آمار و احتمال، مفاهیم نمونه‌برداری رقمی، تبدیل فوریه، ماشین با حالات محدود و ...		
کتاب(های) مرجع	<p>[1] Daniel Jurafsky and James H. Martin, <i>Speech and Language Processing: An Introduction to Natural Language Processing, Computational Linguistics, and Speech Recognition</i>. Second Edition, Prentice Hall, 2009.</p> <p>[2] Lawrence R. Rabiner and Ronald W. Schafer, <i>Theory and Applications of Digital Signal Processing</i>. Pearson, 2011.</p> <p>[3] Christopher D. Manning and Hinrich Schütze, <i>Foundations of Statistical Natural Language Processing</i>. MITpress, 1999.</p>		
اهداف درس	این درس مفاهیم پایه و سرفصل‌های مرتبط با پردازش زبان و گفتار را که برای توسعه سیستم‌های زبانی مانند برجسبزی دنباله‌ها، استخراج اطلاعات، طبقه‌بندی متون، بازشناسی و سنتز گفتار، خلاصه‌سازی متن و گفتار، ترجمه ماشینی، عامل‌های دیالوگ و محاوره و مانند آن مورد نیاز است را ارائه می‌نماید.		
ماحصل این درس	دانشجویانی که این درس را با موفقیت پشت سر بگذارند با اغلب مفاهیم پایه در زمینه پردازش زبان و گفتار شامل عبارات منظم و اتوماتون‌ها، ریخت‌شناسی و واحدسازی کلمه و جمله، مدل زبانی مبتنی بر nتایی‌ها، تعیین خودکار مقوله واژگانی کلمات، گرامر زبان، آواشناسی و چگونگی درک گفتار در انسان، مدل‌های مخفی مارکوف و بی‌نظمی بیشینه و استفاده از آنها در پردازش زبان و گفتار آشنا خواهند شد.		
فهرست مباحث	<p>۱- مقدمه شامل دانش پردازش گفتار و زبان، ابهام، مدل‌ها و الگوریتم‌ها، زبان، فکر، درک، وضعیت موجود [1]</p> <p>۲- عبارات منظم و اتوماتون‌ها (الگوهای پایه عبارات منظم، اتوماتون‌های با حالت محدود، زبان‌های منظم و اتوماتون‌های با حالت محدود) [1]</p> <p>۳- کلمات و مبدل‌ها (مروری بر ریخت‌شناسی، تجزیه ریخت‌شناختی حالت محدود، ساخت یک واژگان حالت محدود، مبدل‌های حالت محدود برای تجزیه ریخت‌شناسی، مبدل‌ها و قوانین ریخت‌شناسی، مبدل‌های با حالات محدود مستقل از واژگان، واحدسازی کلمه و جمله، تشخیص و تصحیح خطاهای املائی، فاصله حداقل ویرایش، پردازش ریخت‌شناسی در انسان) [1]</p> <p>۴- nتایی‌ها (شمارش کلمات در پیکره، nتایی ساده، مجموعه داده آموزش و تست، ارزیابی nتایی‌ها، هموارسازی، درونیایی، بک‌آف، ابزارها و قالب‌ها، سایر نکات عملی) [1]</p> <p>۵- مدل مخفی مارکوف و مدل بی‌نظمی بیشینه (زنجیره مارکوف، مدل مخفی مارکوف، محاسبه دست‌نمایی (الگوریتم رو به جلو)، رمزگشایی (الگوریتم ویتربی)، آموزش مدل مخفی مارکوف، مدل‌های بی‌نظمی بیشینه، مدل مخفی مارکوف - آنتروپی بیشینه) [1]</p> <p>۶- مقوله واژگانی (نقش نحوی) کلمات و برجسبزی آن (مقوله واژگانی کلمات، برجسبزی مقوله واژگانی کلمات با استفاده از روش‌های مبتنی با قانون، مبتنی بر مدل مخفی مارکوف و مبتنی بر تبدیل، ارزیابی و آنالیز خطای برجسبزی)</p> <p>۷- آواشناسی (اصوات گفتار و نگارش آوایی، واج‌های زبان فارسی، آواشناسی تولیدی، مقوله‌های واجی و تنوعات تلفظی، آواشناسی صوتی و سیگنال‌ها، واج‌شناسی تولیدی و رفتاری) [1]</p> <p>۸- گرامرهای رسمی (حوزه‌های، گرامرهای مستقل از بافت، قواعد گرامری، بانک درخت گرامری) [1]</p>		



<p>۹- شنوایی، مدل‌های شنیداری و درک گفتار (زنجیره گفتاری، آناتومی و عملکرد گوش، ادراک صدا، مدل‌های شنیداری) [2]</p> <p>مباحث انتخابی:</p> <ul style="list-style-type: none"> <li>• بازشناسی اتوماتیک گفتار</li> <li>• سنتز گفتار</li> <li>• ترجمه ماشینی</li> <li>• استخراج اطلاعات</li> <li>• پاسخ به سوالات و خلاصه‌سازی گفتار</li> <li>• سایر مباحث</li> </ul> <p>توصیه می‌شود که در این درس مثال‌های کافی از زبان فارسی ارائه شود.</p>	
<p>یک زبان برنامه‌نویسی مثل Perl, Matlab, Java, C</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>۶ الی ۸ تکلیف</p>	<p>تکالیف پیشنهادی</p>
<p>۱ پروژه درسی</p>	<p>پروژه‌های پیشنهادی</p>
<p>تکالیف کامپیوتری و گزارش‌ها</p> <p>پروژه</p> <p>امتحان میان ترم</p> <p>امتحان پایان ترم</p> <p>٪۲۵</p> <p>٪۱۵</p> <p>٪۲۵</p> <p>٪۳۵</p>	<p>نمره‌دهی پیشنهادی</p>
<p>[1] Frederick Jelinek, <i>Statistical Methods for Speech Recognition (Language, Speech, and Communication)</i>. MIT Press, 1998. [2] Xuedong Huang, Alex Acero, Hsiao-Wuen Hon, <i>Spoken Language Processing: A Guide to Theory, Algorithm and System</i>. 2001.</p>	<p>سایر مراجع</p>





درس تخصصی تمرکز هوش مصنوعی: اصول رباتیکز

اصول رباتیکز		نام درس
Fundamentals of Robotics		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
	تخصصی	مقطع
	کارشناسی	هم‌نیازها
	سیگنال‌ها و سیستم‌ها	پیش‌نیازها
		مطالب پیش‌نیاز
<p>[1] John J. Craig, <i>Introduction to Robotics: Mechanics and Control</i>. 3rd Edition, Prentice Hall, 2004.</p> <p>[2] Gregory Dudek and Michael Jenkin, <i>Computational Principles of Mobile Robotics</i>. Second Edition, Cambridge University Press, New York, NY, 2010.</p> <p>[3] Siegwart &amp; Nourbakhsh, <i>Introduction to Autonomous Mobile Robot</i>. MIT Press, 2004.</p>		کتاب(های) مرجع
<p>هدف از این درس آشنایی دانشجویان با اصول مربوط به بازوهای صنعتی و همچنین مباحث اصلی مربوط به رباتهای متحرک می‌باشد. دانشجویان با دانش و ابزارهای مربوط به مدل سازی، کنترل و شبیه سازی یک سیستم رباتیک آشنا خواهند شد و در مورد مباحثی همچون: سینماتیک ربات، سینماتیک معکوس، سنسورها، مکان یابی، مسیریابی، ناوبری و تولید مسیر آشنا خواهند شد.</p> <p>این درس علاوه بر جنبه‌های نظری دارای یک بخش عملی بصورت پروژه درس نیز می‌باشد که در آن دانشجویان از طریق شبیه سازی و با استفاده از ربات متحرک واقعی یک مسئله رباتیکی را حل خواهند نمود.</p>		اهداف درس
<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <p>۱- مباحث اصلی مربوط به بازوهای صنعتی</p> <p>۲- مباحث اصلی ربات‌های متحرک</p> <p>۳- استفاده از شبیه‌ساز برای پیاده‌سازی الگوریتم‌های مربوط به رباتهای متحرک</p> <p>۴- ساخت و یا بکارگیری یک ربات متحرک</p>		نتایج درس
<p>۱- مقدمه</p> <p>ربات چیست؟ چرا و چگونه مورد استفاده قرار می‌گیرد. بررسی رباتهای متحرک و صنعتی و اختلاف آنها، تعریف و مشخص کردن سنسورهای مورد نیاز ربات متحرک</p> <p>۲- توصیف موقعیت و تبدیلات آن</p> <p>سیستم مختصات، نمایش موقعیت، زوایای اولیه، نمایش چرخش، انتقال همگن</p> <p>۳- سینماتیک بازوهای صنعتی</p> <p>سینماتیک مستقیم، سینماتیک معکوس، روابط D-H</p> <p>۴- سنسورها</p> <p>سنسورهای برخورد، انکدر، سونار، لیزر، قطب نما، IMU و GPS</p> <p>۵- جایجایی ربات متحرک</p> <p>ربات تفاضلی، ربات چهار چرخ، ربات تمام جهت</p> <p>۶- سینماتیک ربات متحرک و کنترل حرکت</p> <p>سینماتیک مستقیم و معکوس ربات متحرک، کنترل حرکت حلقه باز و حلقه بسته</p> <p>۷- برنامه‌ریزی مسیر</p> <p>برنامه‌ریزی با اطلاعات کامل، فضای موقعیت، گراف دیداری، دیاگرام ورونوی، میدان پتانسیل، تجزیه</p>		فهرست مباحث



<p>سلولی، پرهیز از موانع، مسیریابی در حضور موانع متحرک، نقشه راه احتمالاتی (PRMs)، درخت‌های تصادفی گسترش‌یافته سریع (RRTs)</p> <p>۸- نقشه‌سازی و مکان‌یابی</p> <p>نقشه‌های متریک، نقشه توپولوژیک، مکان‌یابی، Dead reckoning، استفاده از نشانه‌ها (Landmarks)، ترکیب داده‌های انکدر و سونار برای ساخت نقشه، تخمین موقعیت، فیلتر بیز</p> <p>۹- نقشه‌سازی و مکان‌یابی همزمان</p> <p>فیلتر کالمن، SLAM</p> <p>۱۰- معماری نرم‌افزار</p> <p>معمای واکنشی، ترکیبی، مبتنی بر رفتار و سلسله مراتبی</p>	
<p>C, C++ و MATLAB و تسلط بر برنامه‌سازی پیشرفته</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>تعداد ۷ تکلیف در طول ترم</p>	<p>تکالیف پیشنهادی</p>
<p>تعداد ۱ پروژه‌ی درسی با استفاده از شبیه‌ساز و یاربات واقعی</p>	<p>پروژه‌های پیشنهادی</p>
<p>تکالیف کامپیوتری و گزارش‌ها</p> <p>۳۰٪</p> <p>پروژه</p> <p>۳۰٪</p> <p>امتحان میان ترم</p> <p>۲۰٪</p> <p>امتحان پایان ترم</p> <p>۲۰٪</p>	<p>نمره‌دهی پیشنهادی</p>
<p>[1] Steven M. LaValle, Planning Algorithms. Cambridge University Press, 2006.</p> <p>[2] S. Thrun, W. Burgard, and D. Fox, Probabilistic Robotics. MIT press, Cambridge, MA, 2005.</p> <p>[3] H. Choset, K. M. Lynch, S. Hutchinson, G. Kantor, W. Burgard, L..E. Kavraki and S. Thrun, Principles of Robot Motion: Theory, Algorithms, and Implementations. MIT Press, Boston, 2005.</p> <p>[4] Robin R. Murphy, Introduction to AI Robotics. The MIT Press, 2000, ISBN 0-262-13383-0</p> <p>[5] H. R. Everett, Sensors for Mobile Robots- Theory and Application. Peters, Ltd, ISBN 1-56881-048-2, 1995.</p> <p>[6] Sebastian Thrun, Wolfram Burgard, Dieter Fox, Probabilistic Robotics. The MIT Press, 2005.</p>	<p>سایر مراجع</p>



درس تخصصی تمرکز سیستم‌های نرم‌افزاری: تعامل انسان و کامپیوتر

نام درس		تعامل انسان و کامپیوتر	
نام درس به انگلیسی		Human Computer Interaction	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	تحلیل و طراحی سیستم‌ها		
مطالب پیش‌نیاز	برنامه‌نویسی شیء‌گرا - مبانی تحلیل نرم‌افزار		
کتاب(های) مرجع	[1] Ben Shneiderman and Catherine Plaisant, <i>Designing the User Interface: Strategies for Effective Human-Computer Interaction</i> . 4 <sup>th</sup> edition, 2005.		
اهداف درس	این درس برای دانشجویان کارشناسی ارایه می‌شود و هدف از آن آموزش مبانی تعامل انسان با کامپیوتر، آشنایی با پیچیدگی انسان‌ها و نحوه نگرش آنها به ابزار دیجیتالی، آشنایی با مفاهیم اصولی تعامل و نحوه اعمال این مفاهیم در تحلیل، طراحی و ارزیابی رابط‌های کاربری، آشنایی با طراحی ابزار و لوازم جانبی کامپیوتری و دیجیتالی، آموزش کامل مراحل مختلف طراحی نرم‌افزاری ساده و قابل اعتماد، مبتنی بر ادراک ذاتی انسان‌ها، و آموزش مسائل مدیریتی در مراحل مختلف طراحی است. ضمناً نگاهی به آینده HCI و تأثیرات آن در تحول نرم‌افزارها و مسائل پیرامون مفهوم HCI خواهیم داشت.		
نتایج درس	آشنایی با مفاهیم اصولی تعامل انسان با کامپیوتر و نحوه اعمال این مفاهیم در تحلیل، طراحی و ارزیابی رابط‌های کاربری		
فهرست مباحث	۱- آشنایی با مفاهیم تعامل انسان با کامپیوتر (HCI) ۲- مدل سازی در HCI ۳- تعریف نیازمندی‌ها ۴- آشنایی با مفاهیم چارچوب ۵- طراحی چارچوب تعاملی ۶- زبان طراحی ۷- طراحی جزئیات ۸- ارزیابی طراحی ۹- راه‌های بهبود جزئیات طراحی		
نرم‌افزارهای مورد نیاز			
تکالیف پیشنهادی	بین ۵ تا ۸ تکلیف عملی		
پروژه‌های پیشنهادی	یک پروژه جهت بکارگیری نکات آموزش داده شده		
نمره‌دهی پیشنهادی	تکالیف	۱۰٪	
	پروژه	۱۵٪	
	آزمون‌ها	۷۵٪	
سایر مراجع	[1] Kim Goodwin, <i>Designing for the Digital Age</i> . John Wiley, 2009. [2] Alan Cooper, <i>About Face 3</i> . John Wiley, 2007.		



درس تخصصی تمرکز سیستم‌های نرم‌افزاری: آزمون نرم‌افزار

نام درس		آزمون نرم‌افزار	
نام درس به انگلیسی		Software Testing	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	تحلیل و طراحی سیستم‌ها		
مطالب پیش‌نیاز	برنامه‌نویسی شیء‌گرا - مبانی تحلیل و طراحی نرم‌افزار		
کتاب(های) مرجع	<p>[1] Paul C. Jorgensen, <i>Software Testing: a Craftman's Approach</i>. Auerbach Publications, third edition, 2007.</p> <p>[2] P. Ammann, J. Offutt, <i>Introduction to Software Testing</i>. Cambridge University Press, 2008.</p>		
اهداف درس	این درس برای دانش‌جویان کارشناسی ارایه می‌شود و هدف از آن پرداختن به روش‌های آزمون نرم‌افزار و به ویژه روش‌های تولید داده آزمون از روی مدل‌های مختلف نرم‌افزار به‌طور سیستماتیک است. همچنین در طی این درس ابزارهای لازم برای به‌کارگیری این روش‌ها نیز معرفی می‌گردد.		
نتایج درس	تسلط دانشجویان بر روش‌های آزمون نرم‌افزار و به ویژه روش‌های تولید داده آزمون		
فهرست مباحث	<p>۱- مقدمه‌ای بر روش‌های آزمون</p> <p>۲- معیارهای پوشش</p> <p>۳- معیارهای مبتنی بر گراف</p> <p>۴- معیارهای مبتنی بر منطق</p> <p>۵- معیارهای مبتنی بر افراز فضای ورودی</p> <p>۶- معیارهای مبتنی بر نحو</p> <p>۷- ملاحظات عملی آزمون نرم‌افزار</p> <p>۸- ابزارهای آزمون و تنظیم نرم‌افزار برای آزمون</p>		
نرم‌افزارهای مورد نیاز	-		
تکالیف پیشنهادی	بین ۵ تا ۱۰ تکلیف		
پروژه‌های پیشنهادی	-		
نمره‌دهی پیشنهادی	تکالیف	۲۰٪	
	آزمون‌ها	۸۰٪	
سایر مراجع	-		



درس تخصصی تمرکز سیستم‌های نرم‌افزاری: روش‌های رسمی در مهندسی نرم‌افزار

روش‌های رسمی در مهندسی نرم‌افزار		نام درس
Formal Methods in Software Engineering		نام درس به انگلیسی
۳ واحد	تخصصی مهندسی کامپیوتر	نوع واحد
کارشناسی		مقطع
		هم‌نیازها
تحلیل و طراحی سیستم‌ها		پیش‌نیازها
برنامه‌نویسی شیء‌گرا - مبانی تحلیل و طراحی نرم‌افزار		مطالب پیش‌نیاز
[1] C. Baier and J.P. Katoen, <i>Principles of Model Checking</i> . Prentice Hall, 2010. [2] J. Woodcock, J. Davies, <i>Using Z Specifications, Refinement, and Proof</i> . Prentice Hall Europe, 1996.		کتاب(های) مرجع
این درس برای دانشجویان کارشناسی ارائه می‌شود و هدف از آن پرداختن به روش‌های صوری در مهندسی نرم‌افزار برای توصیف، واری و تولید سیستم‌های نرم‌افزاری است. در این درس ابزارهای لازم برای به کارگیری این روش‌ها معرفی و در مورد رابطه بین توصیف صوری و پیاده‌سازی به طور اختصار بحث می‌گردد.		اهداف درس
۱- آشنایی با تعاریف و مبانی ۲- تسلط نسبی در یکارگیری روش‌های رسمی در مهندسی نرم‌افزار		نتایج درس
۱- مقدمه‌ای بر توصیف سیستم‌ها ۲- مروری بر منطق ریاضی و نظریه مجموعه‌ها ۳- زبان‌ها و روش‌های صوری برای توصیف و طراحی ۴- استفاده از ادعا و اثبات ۵- تولید برنامه از توصیف صوری ۶- توصیف سیستم‌های واکنشی ۷- واری مدل سیستم‌های همروند و واکنشی		فهرست مباحث
		نرم‌افزارهای مورد نیاز
		تکالیف پیشنهادی
		پروژه‌های پیشنهادی
۲۰٪	تکالیف	نمره‌دهی پیشنهادی
۸۰٪	آزمون‌ها	
		سایر مراجع



درس تخصصی تمرکز سیستم‌های نرم‌افزاری: طراحی شیء‌گرای سیستم‌ها

نام درس	طراحی شیء‌گرای سیستم‌ها		
نام درس به انگلیسی	Object-Oriented Systems Design		
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	برنامه‌سازی پیشرفته		
مطالب پیش‌نیاز	برنامه‌نویسی شیء‌گرا		
کتاب(های) مرجع	<p>[1] G. Booch, R. A. Maksimchuk, M. W. Engel, B. J. Young, J. Conallen, and K. A. Houston, <i>Object-Oriented Analysis and Design with Applications</i>. 3rd Edition, Addison Wesley, 2007.</p> <p>[2] E. Gamma, R. Helm, R. Johnson, J. Vlissides, <i>Design Patterns: Elements of Reusable Object-Oriented Software</i>. Addison Wesley, 1995.</p>		
اهداف درس	<p>هدف این درس، آشنا کردن دانشجویان کارشناسی نرم‌افزار با مفاهیم، اصول و روش‌های تحلیل و طراحی شیء‌گرای سیستم‌های نرم‌افزاری است. دانشجویان ضمن آشنایی کامل با یک متدولوژی مطرح تحلیل و طراحی شیء‌گرا (نسل سوم)، با الگوهای طراحی GoF و چگونگی بکارگیری آنها نیز آشنا خواهند شد.</p>		
نتایج درس	دانشجویان با مفاهیم، اصول و روش‌های تحلیل و طراحی شیء‌گرای سیستم‌های نرم‌افزاری آشنا می‌شوند.		
فهرست مباحث	<p>۱- مقدمه و اصول طراحی شیء‌گرا                  ۲- معرفی تاریخچه تکاملی تحلیل و طراحی شیء‌گرا                  ۳- معرفی اجمالی زبان مدل‌سازی یکپارچه UML                  ۴- معرفی اجمالی فرایند یکپارچه ایجاد نرم‌افزار (متدولوژی USDP) و مقایسه با متدولوژی RUP                  ۵- مراحل و جریان‌های کاری در USDP                  ۶- الگوهای طراحی                  ۷- طراحی مبتنی بر دامنه</p>		
نرم‌افزارهای مورد نیاز	-		
تکالیف پیشنهادی	بین ۵ تا ۱۰ تکلیف		
پروژه‌های پیشنهادی	-		
نمره‌دهی پیشنهادی	تکالیف	۲۰٪	
	آزمون‌ها	۸۰٪	
سایر مراجع	<p>[1] C. Larman, <i>Applying UML and Patterns: An Introduction to Object-Oriented Analysis and Design and Iterative Development</i>. 3rd Edition, Prentice-Hall, 2004.</p> <p>[2] J. Arlow, I. Neustadt, <i>UML 2 and the Unified Process</i>. 2nd Edition, Addison Wesley, 2005.</p>		



درس تخصصی تمرکز الگوریتم و محاسبات: نظریه و الگوریتم‌های گراف

نام درس		نظریه و الگوریتم‌های گراف	
نام درس به انگلیسی		Graph Theory and Algorithms	
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
هم‌نیازها			
پیش‌نیازها	ریاضیات گسسته		
مطالب پیش‌نیاز			
کتاب(های) مرجع	[1] Bondy and U.S.R. Murty, <i>Graph Theory</i> . Springer, 2008. [2] D. West, <i>Introduction to Graph Theory</i> . Prentice Hall, 2 <sup>nd</sup> edition, 2001.		
اهداف درس			
نتایج درس			
فهرست مباحث	<p><input type="checkbox"/> گراف‌ها و زیرگراف‌ها</p> <p>تعاریف اولیه، یک‌ریختی گراف‌ها، زیرگراف‌های فراگیر، گراف‌های خاص، درجه‌ی رأس‌ها، مسیرها و دوره‌ها، مؤلفه‌های همبندی</p> <p><input type="checkbox"/> درخت‌ها</p> <p>درخت‌ها و درخت‌های ریشه‌دار، جنگل‌ها، رأس‌ها و یال‌های برشی، فرمول کیلی، درخت‌های پوشای بهینه</p> <p><input type="checkbox"/> تورهای اویلری و دوره‌های همیلتنی</p> <p>مسئله‌ی پل‌های کونیگسبرگ، مسئله‌ی پستچی چینی، مسئله‌ی فروشنده‌ی دوره‌گرد</p> <p><input type="checkbox"/> تطابق‌ها</p> <p>تطابق‌های بیشینه، پوشش‌های کمینه، تطابق دوبخشی بیشینه، ازدواج پایدار، الگوریتم ادمونندز برای تطابق در گراف‌های کلی</p> <p><input type="checkbox"/> رنگ‌آمیزی گراف‌ها</p> <p>رنگ‌آمیزی یالی و رأسی، قضیه‌ی ویزینگ، مسئله‌ی زمان‌بندی، عدد رنگی، قضیه‌ی بروکس، چندجمله‌ای‌های رنگی</p> <p><input type="checkbox"/> مجموعه‌های مستقل و خوشه‌ها</p> <p>عدد استقلال، پوشانه و پوشانه‌ی یالی، اعداد رمزی، قضیه‌ی توران</p> <p><input type="checkbox"/> گراف‌های مسطح</p> <p>گراف‌های دوگان، فرمول اویلر برای گراف‌های مسطح، قضیه‌ی کوراتفسکی، قضیه‌های چهاررنگ و پنج‌رنگ</p> <p><input type="checkbox"/> شبکه‌ها و برش‌ها</p> <p>مسیرها و دوره‌های جهت‌دار، جهت‌دهی گراف‌ها، شماره‌های بیشینه و برش‌های کمینه، قضیه‌ی منجر و کاربردهای آن</p>		
تکالیف پیشنهادی			
نمره‌دهی پیشنهادی			



درس تخصصی تمرکز الگوریتم و محاسبات: نظریه محاسبات

نظریه محاسبات	نام درس
Theory of Computation	نام درس به انگلیسی
تخصصی	نوع واحد
مهندسی کامپیوتر	مقطع
۳ واحد	کارشناسی
	هم‌نیازها
نظریه زبان‌ها و ماشین‌ها	پیش‌نیازها
نظریه ماشین‌های حالت منتهای، ماشین‌های پشته‌ای و ماشین‌های تورینگ، گرامرها و سلسله مراتب چامسکی بر آنها، قضایای مربوط به رابطه گرامرها و ماشین‌ها	مطالب پیش‌نیاز
[1] M. Davis, R. Sigal, E. Weyuker, <i>Computability, Complexity, and Languages</i> . 2 <sup>nd</sup> Edition, Academic Press, 1997. [2] M. Sipser, <i>Introduction to the Theory of Computation</i> . Second Edition, Thompson Co., 2006 (Chapters 5 to 9).	کتاب(های) مرجع
هدف از ارایه این درس آشنایی دانشجویان با مبانی نظریه محاسبات و مفاهیم اصلی مدل‌های محاسبه‌پذیری، مسایل حل‌شدنی، منطق ریاضی و مقدمه‌ای بر نظریه اتوماتا بر ورودی‌های نامتناهی رشته‌ای یا درختی است. این درس در واقع پایه نظری لازم برای دانشجویانی که در دوره‌های تحصیلات تکمیلی به گرایش‌های نظریه محاسبات و الگوریتم یا روش‌های صوری در مهندسی نرم‌افزار و درستی‌یابی سیستم‌ها و همچنین منطق ریاضی لازم برای هوش مصنوعی را بنا می‌نهد.	اهداف درس
ایجاد انگیزه برای حل مساله و پژوهشهای بعدی توسط دانشجویان در حوزه مبانی نظریه محاسبات و مدل‌های محاسبه‌پذیری، مسایل حل‌شدنی، منطق ریاضی و نظریه اتوماتا	نتایج درس
درس شامل سه بخش اصلی است:	فهرست مباحث
۱- نظریه محاسبه‌پذیری و مقدمه‌ای بر پیچیدگی محاسبات، شامل:	
a. مدل تورینگ محاسبه، تز تورینگ-چرچ، توابع و زبان‌های تصمیم‌پذیر (بازگشتی)، توابع و زبان‌های تشخیص‌پذیر (بازگشتیانه شمارش‌پذیر)، توابع محاسبه‌ناپذیر، مساله توقف، ماشین تورینگ جهانی، ماشین تورینگ چند تواری و ماشین تورینگ غیرقطعی و قضایای معادل بودن آنها. (۳ جلسه)	
b. روش‌های اثبات تصمیم‌ناپذیری و تشخیص‌ناپذیری زبان‌ها شامل روش کاهش به مساله توقف و روش کاهش تابعی. (۲ جلسه)	
c. مقدمه‌ای بر سایر مدل‌های محاسبه، (۲ جلسه) شامل:	
i. مدل ماشین دسترسی تصادفی (RAM) فون نیومان.	
ii. نظریه توابع بازگشتی کلینی.	
iii. حساب لامبدا چرچ.	
iv. سیستم‌های پست.	
d. قضیه بازگشتی و خود-ارجاعی. (۱ جلسه)	
e. تعریف محاسباتی اطلاعات و پیچیدگی رشته‌ای. (۲ جلسه)	
f. مقدمه‌ای بر نظریه پیچیدگی و مروری بر کلاس‌های پیچیدگی زمان و حافظه و مسایل دشوار. (۲ جلسه)	
۲- منطق ریاضی از منظر نظریه محاسبات، شامل:	



<p>a. منطق گزاره‌ها، نحو و معنانشناسی آن، سیستم استنتاجی اصل موضوعی و قضایای صحت و تمامیت آن، قضایای تصمیم‌پذیری منطق گزاره‌ها. (۲ جلسه)</p> <p>b. منطق مرتبه اول، نحو و معنانشناسی آن، قضایای فشردگی و لوون‌هایم-اسکولم (۲ جلسه)</p> <p>c. سیستم استنتاجی اصل موضوعی منطق مرتبه اول و قضیه صحت آن. (۱ جلسه)</p> <p>d. قضیه گدل در تمامیت سیستم استنتاجی منطق مرتبه اول. (۱ جلسه)</p> <p>e. قضیه چرچ در تصمیم‌ناپذیری منطق مرتبه اول. (۲ جلسه)</p> <p>f. سیستم‌های اصل موضوعی نظریه اعداد و قضیه ناتمامیت گدل (شکل اول و دوم). (۲ جلسه)</p> <p>۳- مقدمه‌ای بر نظریه اتوماتا بر ورودی‌های نامتناهی، شامل:</p> <p>a. اتوماتای بوخی و رابین بر رشته‌های نامتناهی، (۲ جلسه)</p> <p>b. قضایای مربوط به مکمل‌کردن و آزمون تهی بودن زبان اتوماتای بوخی، اتوماتای بوخی غیرقطعی، قضیه سفرا. (۳ جلسه)</p> <p>c. مقدمه‌ای بر رابطه مسایل تصمیم‌پذیری منطق با نظریه اتوماتا. (۲ جلسه)</p> <p>d. مقدمه‌ای بر اتوماتای بر ورودی درختی. (۲ جلسه)</p>	
	نرم‌افزارهای مورد نیاز
حداقل شش سری تمرین نظری	تکالیف پیشنهادی
	پروژه‌های پیشنهادی
<ul style="list-style-type: none"> <li>• آزمون نیم ترم (۲۵٪ کل نمره).</li> <li>• آزمون پایان ترم (۴۰٪ کل نمره).</li> <li>• حداقل شش سری تمرین (۲۵٪ کل نمره).</li> <li>• ارزش‌یابی مستمر در کلاس (۱۰٪ از نمره اصلی).</li> </ul>	نمره‌دهی پیشنهادی
<p>[1] G. Boolos, J. Burgess, R. Jeffrey, <i>Computability and Logic</i>. 5th Edition, Cambridge University Press, 2007.</p> <p>[2] D. Kozen, <i>Theory of Computation</i>. Springer, 2006.</p> <p>[3] S. Hedman, <i>A First Course in Logic: An introduction to model theory, proof theory, computability, and complexity</i>. Oxford University Press, 2004.</p>	سایر مراجع





درس تخصصی تمرکز الگوریتم و محاسبات: مبانی نظریه بازی‌ها

نام درس	مبانی نظریه بازی‌ها		
نام به انگلیسی	Introduction to Game Theory		
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
همیناها			
پیش نیازها	طراحی الگوریتم‌ها		
مطالب پیشنهادی			
کتاب(های) مرجع	1. Peter Morris, <i>Introduction to Game Theory</i> . Springer, 1994. 2. Martin J. Osborne, <i>An introduction to Game Theory</i> . Oxford University Press, 2004.		
اهداف درس	هدف از این درس یادگیری نظریه بازی‌ها و استفاده از روش‌های معرفی شده در این درس به منظور حل مسائل مهندسی است.		
نتایج درس	دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت: ۱- یادگیری ریاضیات بهینه سازی و تصمیم گیری ۲- استفاده از روش‌های معرفی شده در نظریه بازی جهت حل مسائل مهندسی		
فهرست مباحث	۱- معرفی انواع بازی‌ها ۲- روش‌های مدل کردن و نمایش بازی‌ها، فرم استراتژیک، فرم گسترده ۳- بازی‌های با اطلاعات کامل، تعادل نش خالص، تعادل نش مخلوط ۴- بازی‌های ائتلافی و مفهوم هسته ۵- بازی‌های تکراری و تعادل نش زیر بازی کامل ۶- بازی‌های با اطلاعات غیر کامل، تعادل بی‌بی کامل ۷- حراج، پیشنهاد قیمت، چانه‌زنی، انحصار چندقطبی ۸- تئوری بهینه‌سازی خطی، روش سیمپلکس، کاربرد بهینه سازی خطی در حل بازی ۹- تئوری بهینه‌سازی غیرخطی، روش لاگرانژ، کاربرد بهینه سازی غیرخطی در حل بازی ۱۰- استراتژی‌های وابسته به بهره، مارکوف		
نرم افزارهای مورد نیاز			
تکالیف پیشنهادی			
پروژه‌های پیشنهادی			
نمره دهی پیشنهادی	پروژه	۲۰٪	
	امتحان میان ترم	۳۰٪	
	امتحان پایان ترم	۵۰٪	
سایر مراجع	--		



درس تخصصی تمرکز الگوریتم و محاسبات: الگوریتم‌های پیشرفته

الگوریتم‌های پیشرفته		نام درس
Advanced Algorithms		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
تخصصی		مقطع
کارشناسی		هم‌نیازها
طراحی الگوریتم‌ها		پیش‌نیازها
		مطالب پیش‌نیاز
<p>[1] T. Cormen, C. Leiserson, R. Rivest, and C. Stein, <i>Introduction to Algorithms</i>, 3rd edition, MIT Press, 2009.</p> <p>[2] R. Motwani and P. Raghavan, <i>Randomized Algorithms</i>. Cambridge University Press, 1995.</p> <p>[3] V. Vazirani, <i>Approximation Algorithms</i>. Springer-Verlag, 2001.</p> <p>[4] A. Borodin and R. El-Yaniv, <i>Online Computation and Competitive Analysis</i>. Cambridge University Press, 1998.</p>		کتاب(های) مرجع
		اهداف درس
		نتایج درس
		فهرست مباحث
<p>۱. تحلیل سر شکن</p> <p>هرم دو جمله‌ای، هرم فیبوناچی، مجموعه‌های مجزا</p> <p>۲. الگوریتم‌های تصادفی</p> <p>الگوریتم‌های مونت کارلو و لاس وگاس: برش کمینه، روش‌های جبری: تطابق رشته‌ها، نمونه‌برداری تصادفی: مسئله میانه، قدم زدن تصادفی، تحلیل معکوس: کوچکترین دایره محیطی</p> <p>۳. الگوریتم‌های برنامه‌ریزی خطی</p> <p>فرموله کردن مسائل با استفاده از برنامه‌ریزی خطی، الگوریتم Simplex</p> <p>۴. الگوریتم‌های تقریبی</p> <p>روش ترکیبیاتی: پوشش راسی و فروشنده دوره گرد، اثبات تقریب‌ناپذیری یک مسئله، استفاده از تصادفی‌سازی: 3-CNF بیشینه، استفاده از برنامه‌ریزی خطی: پوشش راسی وزن‌دار، طرح تقریبی با زمان چندجمله‌ای (PTAS): مسئله مربع‌های واحد مجزا</p> <p>۵. الگوریتم‌های برخط</p> <p>تحلیل رقابتی و مدل‌های مختلف رقیب، مسیریابی برخط (قطعی و تصادفی)، مسائل صفحه‌بندی</p>		
		تکالیف پیشنهادی
		نمره‌دهی پیشنهادی



درس تخصصی تمرکز الگوریتم و محاسبات: مقدمه‌ای بر مسابقات برنامه‌نویسی

مقدمه‌ای بر مسابقات برنامه‌نویسی		نام درس
Introduction to Programming Contests		نام درس به انگلیسی
نوع واحد	تخصصی	مهندسی کامپیوتر
مقطع	کارشناسی	۳ واحد
هم‌نیازها		
پیش‌نیازها	طراحی الگوریتم‌ها	
مطالب پیش‌نیاز		
کتاب(های) مرجع	<p>[1] T. Cormen, C. Leiserson, R. Rivest, and C. Stein, <i>Introduction to Algorithms</i>. 3rd edition, MIT Press, 2009.</p> <p>[2] Steven S. Skiena, and Miguel Revilla, <i>Programming Challenges</i>. Springer, 2003.</p> <p>[3] <i>Samples from international computer competitions</i>.</p>	
اهداف درس	افزایش دانش الگوریتمی و مهارت‌های برنامه‌نویسی از اهداف اصلی این درس است. هدف فرعی آماده‌سازی دانشجویان برای شرکت در مسابقات برنامه‌نویسی مانند مسابقات برنامه‌نویسی بین‌المللی کامپیوتر می‌باشد.	
نتایج درس		
فهرست مباحث	<ul style="list-style-type: none"> <li>• داده ساختارهای پیشرفته <ul style="list-style-type: none"> <li>○ پشته و استفاده حرفه‌ای از آن</li> <li>▪ ساخت درختی که مینیمم آرایه ریشه آن باشد و اعضا به ترتیب آرایه باشند در مرتبه زمانی <math>n</math></li> <li>▪ کمینه زیررشته‌های به طول <math>k</math> از آرایه به طول <math>n</math> در مرتبه زمانی <math>n</math></li> <li>▪ کوله پشتی در حالتی که هر عنصر حجم، سود و تعدادی داشته باشد و مرتبه زمانی فقط به تعداد (انواع) عناصر و حجم کوله بستگی داشته باشد.</li> <li>○ استفاده از STL</li> <li>○ درخت سگمنت</li> <li>○ Binary Indexed Tree</li> <li>○ Disjoint Set</li> </ul> </li> <li>• روش توان‌های ۲ <ul style="list-style-type: none"> <li>○ پیش‌پردازش <math>n \log n</math></li> <li>▪ پیدا کردن کمینه بازه در زمان ثابت!</li> <li>▪ LCA</li> </ul> </li> <li>• الگوریتم‌های رشته <ul style="list-style-type: none"> <li>○ Suffix Array</li> <li>○ پیاده‌سازی KMP</li> <li>○ استفاده از Hash</li> </ul> </li> <li>• الگوریتم‌های گراف <ul style="list-style-type: none"> <li>○ DFS و خواص جالب آن</li> <li>▪ پیدا کردن تور اویلری</li> <li>▪ مرتب‌سازی توپولوژیک</li> <li>○ شار بیشینه</li> <li>▪ برش</li> </ul> </li> </ul>	



<ul style="list-style-type: none"> <li>▪ مسیره‌های مجزا (راسی و بالی) با استفاده از شار بیشینه</li> <li>▪ مچینگ</li> <li>○ بیشترین شار با کمترین هزینه</li> <li>▪ کوتاه‌ترین مسیر افزایشی - با استفاده از الگوریتم فورد جانسون (پتانسیل)</li> <li>• الگوریتم‌های هندسی <ul style="list-style-type: none"> <li>○ اعداد مختلط و کار با آن‌ها</li> <li>○ تقاطع‌ها</li> <li>○ ضرب داخلی</li> <li>○ ضرب خارجی</li> </ul> </li> <li>▪ مساحت چند ضلعی</li> <li>○ جمع زوایا (برای چک پادساعتگرد بودن)</li> <li>• بازی‌های منصفانه <ul style="list-style-type: none"> <li>○ نیم</li> <li>○ عدد نیم</li> </ul> </li> <li>• کار با بیت‌ها <ul style="list-style-type: none"> <li>○ به عنوان یک مجموعه</li> </ul> </li> <li>• الگوریتم‌های ریاضی <ul style="list-style-type: none"> <li>○ جبر خطی</li> <li>▪ <math>n</math> معادله و <math>m</math> مجهول</li> <li>○ تقارن گروه‌ها</li> <li>▪ لم برنساید</li> <li>○ نظریه اعداد</li> <li>▪ <math>ax+by=c</math> و <math>m, m, b</math></li> <li>▪ باقی مانده چینی</li> <li>▪ ریشه اولیه و میدان ...</li> <li>▪ عدد اولر</li> </ul> </li> <li>• حل با ضرب ماتریس‌ها <ul style="list-style-type: none"> <li>○ داینامیک</li> </ul> </li> <li>• داینامیک <ul style="list-style-type: none"> <li>○ داینامیک نمایی</li> <li>○ روی درخت (همراه با dfs) [ممویزد؟]</li> </ul> </li> <li>• جایگشت‌ها <ul style="list-style-type: none"> <li>○ گراف جایگشت</li> </ul> </li> <li>• پس‌گرد</li> </ul>	
	تکالیف پیشنهادی
	نمره‌دهی پیشنهادی



درس تخصصی تمرکز الگوریتم و محاسبات: منطق در علوم و مهندسی کامپیوتر

منطق در علوم و مهندسی کامپیوتر		نام درس
Logic in Computer Science and Engineering		نام درس به انگلیسی
نوع واحد	تخصصی	مقطع
۳ واحد	مهندسی کامپیوتر	کارشناسی
		هم‌نیازها
ساختمان‌های گسسته و مبانی کامپیوتر و برنامه‌سازی		پیش‌نیازها
مبانی ریاضیات شامل مبانی منطق و نظریه مجموعه‌ها در سطح آرایه شده در درس ریاضیات گسسته و همچنین آشنایی با مبانی برنامه‌سازی		مطالب پیش‌نیاز
[1] Huth M. and Ryan M., <i>Logic in Computer Science: Modeling and Reasoning about Systems</i> . Cambridge University Press, 2004.		کتاب(های) مرجع
هدف از آرایه این درس آشنایی دانشجویان با مبانی منطق ریاضی با تمرکز بر کاربردهای آن در علوم و مهندسی کامپیوتر است. این درس در واقع پایه نظری لازم برای دانشجویانی که در دوره‌های تحصیلات تکمیلی به مباحث نظریه محاسبات و الگوریتم‌ها یا مبانی و روش‌های صوری در مهندسی نرم‌افزار و درستی‌یابی سیستم‌ها و همچنین مبانی منطق هوش مصنوعی می‌پردازند را بنا می‌نهد.		اهداف درس
ایجاد انگیزه برای حل مساله و پژوهش‌های بعدی توسط دانشجویان در حوزه‌های بالا و تحقق اهداف ذکر شده در بند قبل.		نتایج درس
<p>۴- منطق گزاره‌ها، شامل:</p> <p>a. زبان و گرامر منطق گزاره‌ها (Syntax)</p> <p>b. معنانشناسی منطق گزاره‌ها (Semantics)</p> <p>c. نظام‌های استنتاجی منطق گزاره‌ها (Deduction Systems and Proof Theory)</p> <p>d. مقدمه‌ای بر برنامه‌سازی منطقی و مبتنی بر فاعده (Logic and Rule-based Programming)</p> <p>۵- منطق محمولات مرتبه اول، شامل:</p> <p>a. زبان و گرامر منطق مرتبه اول،</p> <p>b. معنانشناسی منطق مرتبه اول،</p> <p>c. سیستم استنتاجی اصل موضوعی منطق مرتبه اول و قضیه صحت آن.</p> <p>d. قضیه گدل در تمامیت سیستم استنتاجی منطق مرتبه اول</p> <p>e. مقدمه‌ای بر قضیه تصمیم‌ناپذیری منطق مرتبه اول.</p> <p>۶- منطق‌های زمانی و مقدمه‌ای بر روش‌های درستی‌یابی سیستم‌ها، شامل:</p> <p>a. آشنایی با مساله درستی‌یابی و اهداف آن،</p> <p>b. منطق زمانی خطی (LTL) شامل نحو و معنانشناسی آن.</p> <p>c. منطق زمانی محاسبات درختی (CTL) شامل نحو و معنانشناسی آن</p> <p>d. مقدمه‌ای بر به کارگیری منطق‌های فوق در درستی‌یابی سیستم‌ها.</p> <p>۴- منطق‌های موجهات و کاربردهای آنها در سیستم‌های مبتنی بر عامل. شامل</p> <p>a. منطق‌های موجهات پایه: نحو و معنانشناسی مبتنی بر ساختارهای کریبکی</p> <p>b. سیستم‌های منطق موجهات KT و KT45</p> <p>c. به کارگیری منطق‌های فوق در استدلال پیرامون سیستم‌های مبتنی بر عامل.</p>		فهرست مباحث
		نرم‌افزارهای مورد نیاز



تکالیف پیشنهادی	حداقل شش سری تمرین نظری
پروژه‌های پیشنهادی	
نمره‌دهی پیشنهادی	آزمون میان‌ترم (۲۵٪ کل نمره). آزمون پایان‌ترم (۴۰٪ کل نمره). حداقل شش سری تمرین (۲۵٪ کل نمره). ارزش‌یابی مستمر در کلاس (۱۰٪ از نمره اصلی).
سایر مراجع	[3] Boolos G., Burgess J., Jeffrey R., <i>Computability and Logic</i> . 5th Edition, Cambridge University Press, 2007.



درس تخصصی تمرکز بازی های کامپیوتری: سیستم های چند رسانه ای

سیستم های چند رسانه ای		نام درس
Multimedia Systems		نام درس به انگلیسی
نوع واحد	تخصصی	مهندسی کامپیوتر
مقطع	کارشناسی	۳ واحد
پیش نیازها	آمار و احتمال مهندسی، سیگنال ها و سیستم ها	
مطالب پیش نیاز		
کتاب(های) مرجع	<p>[1] M. Ghanbari, <i>Standard Codecs: Image Compression to Advanced Video Coding</i>. 3rd ed., Institution of Engineering and Technology, 2011.</p> <p>[2] Ralf Steinmetz, Klara Nahrstedt. <i>Multimedia Systems</i>. Springer, 2010.</p>	
اهداف درس	<p>در حال حاضر محتوای چندرسانه ای یکی از ارکان هر سیستم کامپیوتری و متصل به شبکه می باشد. سیستم های چندرسانه ای نقش روز افزونی را در اکثر جنبه های فناوری اطلاعات، معماری کامپیوتر، نرم افزار کامپیوتر، شبکه های کامپیوتری و برنامه های کاربردی ایفا می نمایند. هدف اصلی این درس معرفی مبانی سیستم ها، برنامه های کاربردی و ارتباطات چندرسانه ای می باشد. در این راستا دانشجویان نحوه دریافت، نمایش، فشرده سازی، و انتقال از طریق شبکه های کامپیوتری داده های چندرسانه ای را خواهند آموخت. علاوه بر این روش ها و استانداردهای رایج فشرده سازی مورد بررسی قرار می گیرند. از این جمله می توان به استانداردهایی نظیر H.26x, MPEG-x, JPEG و JPEG2000 اشاره نمود. از سوی دیگر، از نقطه نظر شبکه های کامپیوتری، مسائلی از قبیل مقاومت در مقابل خطا، کیفیت سرویس در ارسال داده های چندرسانه ای بر روی شبکه های بی سیم و شبکه های مبتنی بر IP مورد بررسی قرار می گیرد. همچنین سری استانداردهای H.32x و SIP در حوزه سیستم های ارتباطی صوتی و تصویری در انواع محیط های شبکه ای به عنوان یکی از کاربردهای رایج سیستم های چندرسانه ای معرفی خواهند شد. در این درس دانشجویان با موضوعات جدید در حوزه فناوری چندرسانه ای نیز در قالب پروژه های درسی آشنا می شوند.</p>	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر می گذرانند، به خوبی با مبانی سیستم ها، برنامه های کاربردی، و انتقال داده های متشکل از چندین رسانه نظیر تصویر، ویدئو و صوت آشنا شده و نیازمندی های هر یک از این رسانه های دیجیتال را خواهند آموخت. این درس دانشجویان را قادر می سازد تا بتوانند:</p> <ol style="list-style-type: none"> <li>۱- روش های اصلی فشرده سازی بدون خطا و با خطا را برای محتوای چندرسانه ای تشریح نمایند.</li> <li>۲- مبانی کدگذاری مبتنی بر آنتروپی و با طول متغیر (VLC) را تشریح نمایند.</li> <li>۳- مفهوم نرخ خطا-پیچیدگی را بیان نمایند.</li> <li>۴- مبانی روش های کدگذاری در فضای تبدیل (Transform coding) و کدگذاری مبتنی بر تخمین (Predictive coding) را تشریح نمایند.</li> <li>۵- چالش ها و راهکارهایی برای همزمانی ویدئو و صدا بیان نمایند.</li> <li>۶- روش ها و استانداردهای موجود برای فشرده سازی تصویر، ویدئو و صدا را بیان نمایند.</li> <li>۷- جنبه های مختلف شبکه های چندرسانه ای از قبیل خطا، کیفیت سرویس (QoS) و کیفیت تجربه کاربر (QoE)، چندپخش (Multicasting)، و جویبارسازی (Streaming) را توضیح دهند.</li> </ol>	
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- مبانی تصاویر دیجیتال و نمایش رنگ</li> <li>۲- مبانی فشرده سازی بدون خطا             <ol style="list-style-type: none"> <li>a. روش های مبتنی بر کدگذاری آنتروپی نظیر هافمن و کدگذاری محاسباتی</li> <li>b. فشرده سازی مبتنی بر دیکشنری نظیر LZ77 و LSW</li> <li>c. Run Length Coding</li> </ol> </li> </ol>	



<p>۳- مبانی فشرده‌سازی با خطا  d. Vector quantization  e. رابطه Rate-Distortion  ۴- مبانی و استانداردهای فشرده‌سازی تصویر (DCT, JPEG, DWT, JPEG2000)  ۵- اختصاص نرخ (Rate Allocation)  ۶- مبانی ویدئوی دیجیتال  ۷- مبانی فشرده‌سازی ویدئو  f. کدگذاری در فضای تبدیل (Transform coding)  g. کدگذاری مبتنی بر تخمین (Predictive coding)  ۸- استانداردهای فشرده‌سازی ویدئو نظیر  h. H.261, H.263, H.264  i. MPEG-1, MPEG-2, MPEG-4  ۹- مبانی صوت دیجیتال  ۱۰- روش‌ها و استانداردهای فشرده‌سازی صوت نظیر (MP3, AAC, AC-3)  ۱۱- MPEG Systems  ۱۲- مبانی و استانداردهای کنفرانس‌های چندرسانه‌ای نظیر SIP و H.32x  ۱۳- مبانی انتقال محتوای چندرسانه‌ای از طریق شبکه‌های تلفنی و کامپیوتری  z. شناسایی خطا  k. بازیابی خطا  l. پنهان‌سازی خطا  m. مقاومت در مقابل خطا  n. کیفیت سرویس (QoS) و کیفیت تجربه کاربر (QoE)  o. چندپخش (Multicasting)  p. جویبارسازی (Streaming)</p>	
<p>در این درس دانشجویان از نرم‌افزار Matlab و همچنین زبان‌های برنامه‌نویسی مانند C++ برای انجام تکالیف خود استفاده می‌نمایند.</p>	<p>نرم‌افزارهای مورد نیاز</p>
<p>انتظار می‌رود بین ۶ تا ۸ تکلیف در مورد موضوعات مطرح شده در درس ارائه شود. من جمله چند تمرین کامپیوتری برای پیاده‌سازی بعضی از الگوریتم‌های فشرده‌سازی برای آشنایی بهتر دانشجویان با روش‌های مطرح شده ارائه خواهند شد.</p>	<p>تکالیف پیشنهادی</p>
<p>انتظار می‌رود هر دانشجو در طی این درس در مورد یکی از موضوعات جدید در حوزه فناوری چندرسانه‌ای تحقیقی انجام داده و گزارشی از تحقیق خود تحویل نماید.</p>	<p>پروژه‌های پیشنهادی</p>
<p>تمرین هفتگی %۱۵  تحقیق %۱۵  امتحان میان ترم %۳۵  امتحان پایان ترم %۳۵</p>	<p>نمره‌دهی پیشنهادی</p>
<p>[1] Iain E. Richardson. The H.264 Advanced Video Compression Standard, 2<sup>nd</sup> ed., Wiley, 2010.  مقالات، مستندات استاندارد و سایر منابع مرتبط با هر یک از سرفصل‌های درسی که توسط سایر مراجع معرفی شده پوشش داده نمی‌شوند.</p>	<p>سایر مراجع</p>



درس تخصصی تمرکز بازی‌های کامپیوتری: طراحی بازی‌های کامپیوتری

طراحی بازی‌های کامپیوتری		نام درس
Design of Computer Games		نام درس به انگلیسی
نوع واحد	تخصصی	مهندسی کامپیوتر
مقطع	کارشناسی	
هم‌نیازها		
پیش‌نیازها	برنامه‌سازی پیشرفته	
مطالب پیش‌نیاز	آشنایی کامل با زبان برنامه‌نویسی C++، C# و ساختمان‌های داده	
کتاب(های) مرجع	<p>[1] Jason Gregory, Game Engine Architecture, A K Peters LTD , 2009.</p> <p>[2] Eric Lengyel, Game Engine Gems series , 2007-2010.</p> <p>[3] David H. Eberly 3D Game Engine Design, Second Edition, Morgan Kaufman Series, 2006.</p>	
اهداف درس	<p>هدف از این درس آشنایی با قواعد و اصول توسعه بازی‌های رایانه‌ای است. مطالبی که در این درس مورد بررسی قرار خواهد گرفت عبارتند از: آشنایی با فرآیند و خط لوله ساخت بازی، آشنایی با معماری موتور بازی‌های رایانه‌ای، آشنایی با هریک از مولفه‌های لازم برای شکل‌گیری زیرساخت فنی بازی، آشنایی با اصول ریاضی و فیزیک مورد نیاز برای بازی‌های رایانه‌ای.</p>	
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <p>۱- توانایی طراحی یک موتور بازی کوچک و با امکانات محدود.</p> <p>۲- درک کاملی از چگونگی کار بازی‌ها و شبیه‌سازی‌های تعاملی پیچیده.</p> <p>۳- توانایی شناخت، فرمول‌بندی و حل مسائل موجود در حیطه بازی‌سازی.</p> <p>۴- توانایی استفاده از تکنیک‌ها، مهارت‌ها و ابزارهای مدرن بازی‌سازی.</p>	
فهرست مباحث	<p>۱- بررسی ساختاری بازی‌های رایانه‌ای</p> <p>۲- آشنایی با خط تولید بازی‌های رایانه‌ای</p> <p>۳- ساختار موتورهای بازی‌سازی</p> <p>۴- اصول ریاضی مورد نیاز برای بازی‌های رایانه‌ای</p> <p>۵- آشنایی با Engine Support System ها</p> <p>۶- آشنایی با حلقه بازی (Game Loop)</p> <p>۷- برنامه‌نویسی و منطق روند بازی</p> <p>۸- جایگاه موتور تصویرسازی در معماری موتور</p> <p>۹- مولفه هوش مصنوعی و کارکرد آن</p> <p>۱۰- میان افزارهای مناسب برای ساخت بازی</p>	
نرم‌افزارهای مورد نیاز	زبان برنامه‌نویسی C++، C# و نیز موتور بازی‌سازی Unity و موتور تصویرسازی OGRE	
تکالیف پیشنهادی	تعداد ۴ تکلیف در طول ترم	
پروژه‌های پیشنهادی	۱ پروژه پایانی که می‌تواند به صورت مشترک و تقسیم‌بندی شده بین تمامی دانشجویان کلاس انجام شود.	
نمره‌دهی پیشنهادی	<p>تکالیف کامپیوتری و گزارش‌ها ۱۰٪</p> <p>پروژه ۶۰٪</p> <p>امتحان پایان ترم ۳۰٪</p>	
سایر مراجع	<p>[1] Ivan Radojevic and Zoran Salcic, Embedded Systems Design Based on Formal Models of Computation, Springer 2011.</p> <p>[2] Patrick R. Schaumont, A Practical Introduction to Hardware/ Software Codesign,</p>	

Springer, 2010.	
[3] Daniel D. Gajski, Samar Abdi, Andreas Gerstlauer, and Gunar Schirner, Embedded System Design: Modeling, Synthesis and Verification, Springer, 2010.	
[4] Jingzhao ou and Viktor k. PraSanna, Energy Efficient Hardware-Software Co-Synthesis Using Reconfigurable Hardware, CRC Press, 2010.	
[5] Giovanni De Micheli, Rolf Ernst, and Wayne Hendrix Wolf, Readings in hardware/software co-design, Morgan Kaufmann, 2002.	



درس تخصصی تمرکز بازی‌های کامپیوتری: گرافیک کامپیوتری

نام درس	گرافیک کامپیوتری	
نام درس به انگلیسی	Computer Graphics	
نوع واحد	تخصصی	۳ واحد
مقطع	کارشناسی	
هم‌نیازها		
پیش‌نیازها	برنامه‌سازی پیشرفته	
مطالب پیش‌نیاز	آشنایی کامل با زبان برنامه‌سازی C++	
کتاب(های) مرجع	[1] Tomas Akenine-Moller, Eric Haines and Naty Hoffman, Real-Time Rendering, Third Edition (Jul 31, 2008). [2] Allen Sherrod, Game Graphics Programming, June 2008.	
اهداف درس	هدف از این درس آشنایی با قواعد و مبانی گرافیک رایانه‌ای با تاکید بر حوزه بازی‌سازی است. به عبارت بهتر عمده مطالب این درس حول تکنیک‌های تصویرسازی و گرافیک بلادرنگ برای نمایش در بازی‌های رایانه‌ای می‌گردد. دانشجویان در این درس با خط لوله تصویرسازی، نورپردازی، بافت گذاری و مواد، تکنیک‌های برنامه‌نویسی سایه‌زن‌ها (Shader) و نیز تکنیک‌های پیشرفته گرافیکی همانند جلوه‌های پس‌پردازشی (Post Processing) و HDR و Bloom و غیره آشنا خواهند شد.	
نتایج درس	دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت: ۱- آشنایی کامل با مبانی گرافیک رایانه‌ای برای بازی‌های رایانه‌ای ۲- توانایی فرموله سازی و حل مسئله در حوزه برنامه‌نویسی گرافیک ۳- توانایی ایجاد میان افزارهای بسیار ساده گرافیکی برای تصویرسازی ۴- توانایی برنامه‌نویسی سایه‌زن‌های پیچیده گرافیکی	
فهرست مباحث	<p>۱- آشنایی کامل با مبانی ریاضی مورد نیاز برای گرافیک رایانه‌ای</p> <p>۲- آشنایی با خط لوله تصویر سازی</p> <p>۳- مبانی گرافیک دو بعدی ( Sprite tiling)</p> <p>۴- آشنایی با ایجاد هندسه‌های (Geometry) ابتدایی</p> <p>۵- Ray tracing</p> <p>۶- نورپردازی</p> <p>۷- سایه و محاسبات و انواع آن</p> <p>۸- بافت و مواد</p> <p>۹- Rasterization</p> <p>۱۰- برنامه‌نویسی سایه‌زن‌ها</p> <p>۱۱- Global Illumination</p> <p>۱۲- تکنیک‌های پیشرفته تصویری (DOF, HDR, Tome Mapping و جلوه‌های پس پردازشی)</p> <p>۱۳- Deferred rendering</p>	
نرم‌افزارهای مورد نیاز	زبان برنامه‌نویسی C++ موتور تصویرسازی OGRE	
تکالیف پیشنهادی	تعداد ۴ تکلیف در طول ترم	
پروژه‌های پیشنهادی	پروژه پایانی که می‌تواند به صورت حداکثر دو نفره انجام گردد. هدف ایجاد میان‌افزار کوچکی برای تصویرسازی است.	
نمره‌دهی پیشنهادی	تکالیف کامپیوتری و گزارش‌ها	٪۱۰
	پروژه	٪۶۰



730	امتحان پایان ترم
<p>[1] Feng Yuan, Windows Graphics Programming: Win32 GDI and DirectDraw (Hewlett-Packard Professional Books), (Dec 22, 2000).</p> <p>[2] Edward Angel and Dave Shreiner, Interactive Computer Graphics: A Top-Down Approach with Shader-Based OpenGL (6thEdition), (Apr 10, 2011).</p> <p>[3] JungHyun Han, 3D Graphics for Game Programming, (Feb 17, 2011).</p>	سایر مراجع



درس تخصصی تمرکز بازی‌های کامپیوتری: مبانی پویانمایی کامپیوتری

نام درس	مبانی پویانمایی کامپیوتری	
نام درس	Foundations of Computer Animations	
نوع واحد	تخصصی	مهندسی کامپیوتر
مقطع	کارشناسی	
پیش‌نیازها	گرافیک کامپیوتری	
مطالب پیش‌نیاز	آشنایی کامل با ریاضی مورد نیاز برای بازی‌های رایانه‌ای و اصول گرافیک رایانه‌ای	
کتاب(های) مرجع	[1] Carl Grenberg, Character Animation with DirectX, Charles River Media, 2009. [2] Jason Gregory, Game Engine Architecture, A.K Peters LTD, 2009.	
اهداف درس	هدف از این درس آشنایی با قواعد و مبانی فنی پویانمایی در بازی‌های رایانه‌ای است. پویانمایی جزئی لاینفک از بازی‌های رایانه‌ای به حساب می‌آید. آشنایی با مبانی علمی ساخت و ترکیب و پردازش و نمایش پویانمایی‌ها از اهداف اصلی این درس به حساب می‌آید. آشنایی کامل با مبانی ریاضی اضافه‌سازی، ترکیب، ادغام و نمایش قطعه‌های پویانمایی به صورت کاملا تعاملی و واقع‌گرایانه برخی دیگر از مطالبی است که دانشجویان این درس با آن آشنا خواهند شد.	
نتایج درس	دانشجویانی که این درس را با موفقیت پشت سر بگذارند ببنش مناسبی در موارد زیر خواهند داشت: ۱- آشنایی کامل با مبانی ریاضی سیستم‌های پویانمایی و مبتنی علمی آنها ۲- درک کاملی از چگونگی کار بازی‌ها و شبیه‌سازی‌های تعاملی پیچیده ۳- توانایی ایجاد میان‌افزارهای کوچک پویانمایی در حوزه بازی‌های رایانه‌ای ۴- توانایی استفاده از تکنیک‌ها، مهارت‌ها و ابزارهای پویانمایی مدرن بازی‌سازی	
فهرست مباحث	<ul style="list-style-type: none"> <li>۱- بررسی تاریخچه پویانمایی در بازی‌های رایانه‌ای</li> <li>۲- پویانمایی rigid body سلسله مراتبی</li> <li>۳- مش‌های اسکلتی</li> <li>۴- ریخت‌شناسی (پویانمایی مبتنی بر ورتکس)</li> <li>۵- علم اجسام متحرک (Kinematics) مستقیم و معکوس</li> <li>۶- ترکیب پویانمایی (Blending)</li> <li>۷- لایه‌بندی پویانمایی (Layering)</li> <li>۸- جایابی استخوان (Bone Placement)</li> <li>۹- مخلوط‌سازی پویانمایی (Mixing)</li> <li>۱۰- حرکت طبیعی</li> <li>۱۱- خط‌لوله پویانمایی (Pipeline)</li> </ul>	
نرم‌افزارهای مورد نیاز	زبان برنامه‌نویسی C++، C# و نیز موتور بازی‌سازی Unity و میان‌افزارهای پویانمایی در بازی‌های رایانه‌ای همانند UDK AnimTree و Alien Motion	
تکالیف پیشنهادی	تعداد ۴ تکلیف در طول ترم	
پروژه‌های پیشنهادی	۱ پروژه پایانی که می‌تواند به صورت حداکثر دو نفره انجام گردد. هدف ایجاد میان‌افزار کوچکی برای پویانمایی برای یک موتور بازی‌سازی منبع باز است.	
نمره‌دهی پیشنهادی	<p>تکالیف کامپیوتری و گزارش‌ها ۱۰٪</p> <p>پروژه ۶۰٪</p> <p>امتحان پایان ترم ۳۰٪</p>	
سایر مراجع	[1] Fletcher Dunn and Ian Parberry, 3D Math Primer for Graphics and Game Development (Wordware Game Math Library) (Jun 21, 2002). [2] Tomas Akenine-Moller, Eric Haines and Naty Hoffman, Real-Time Rendering, Third Edition, (Jul 31, 2008).	



درس تخصصی تمرکز سیستم‌های اطلاعاتی: پیاده‌سازی سیستم پایگاه داده

پیاده‌سازی سیستم پایگاه داده		نام درس
Implementation of Database Systems		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
		مقطع
		پیش‌نیازها
اصول طراحی پایگاه داده		مطالب پیش‌نیاز
آشنایی با مفاهیم اولیه پایگاه داده‌ها و سیستم مدیریت پایگاه داده - آشنایی با مدل رابطه‌ای و زبال پرس - وجوی SQL - آشنایی با جبر و حساب رابطه‌ای		کتاب(های) مرجع
[1] Hector Garcia-Molina, Jeffrey D. Ullman, Jennifer Widom, <i>Database Systems: The Complete Book (2<sup>nd</sup> Edition)</i> , Prentice Hall, 2008.		اهداف درس
این درس ادامه درس پایگاه داده است، ولی بیشتر به نکات پیاده‌سازی پایگاه داده‌ها می‌پردازد. به طور خاص، می‌بایستی مانند ذخیره‌سازی داده‌ها، شاخص‌گذاری، ارزیابی پرس‌وجوها، بهینه‌سازی پرس‌وجوها، پردازش تراکنش‌ها، کنترل همزمانی و بازگشت از حالت خطا در سیستم‌های پایگاه داده با جزئیات مورد بررسی قرار می‌گیرد. در طول درس دانشجویان با پیاده‌سازی یک سیستم مدیریت پایگاه داده آشنا می‌شوند و قادر خواهند بود با کد یک سیستم مدیریت پایگاه‌داده کار کنند و آن را تغییر دهند.		نتایج درس
دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:		
<ol style="list-style-type: none"> <li>انتخاب طراحی فیزیکی مناسب برای یک پایگاه داده</li> <li>چگونگی ارزیابی پرس‌وجوها و انتخاب پرس‌وجوی بهینه</li> <li>روش‌های برنامه‌سازی برای کار با داده‌ها در حجم بالا</li> <li>تحلیل کارایی سیستم‌هایی که با حجم بالای داده‌ها کار می‌کنند.</li> <li>چگونگی پیاده‌سازی بخش‌های اصلی یک سیستم مدیریت پایگاه‌داده در مقیاس کوچک</li> </ol>		
<ol style="list-style-type: none"> <li>مدیریت دیسک و بافر - ذخیره‌سازی داده‌ها و شاخص‌گذاری</li> <li>ارزیابی و بهینه‌سازی پرس‌وجو</li> <li>مدیریت تراکنش‌ها، کنترل همزمانی و مدیریت <b>recovery</b></li> <li>قابلیت اطمینان، حفاظت و یکپارچگی</li> <li>مسائل مربوط به طراحی و مدیریت پایگاه داده‌ها</li> </ol>		فهرست مباحث
C++		ترم‌افزارهای مورد نیاز
تعداد ۱۰ تکلیف		تکالیف پیشنهادی
		پروژه‌های پیشنهادی
تکالیف ۲۰٪		نمره‌دهی پیشنهادی
امتحان میان ترم ۴۰٪		
امتحان پایان ترم ۴۰٪		
[1] R. Ramakrishnan, J. Gehrke, <i>Database Management Systems (3<sup>rd</sup> Edition)</i> , McGraw-Hill, 2002. [2] C. J. Date, <i>An Introduction to Database Systems (8<sup>th</sup> Edition)</i> , Addison-Wesley, 2003. [3] R. Elmasri, S. Navathe, <i>Fundamentals of Database Systems (6<sup>th</sup> Edition)</i> , Addison-Wesley, 2010. [4] A. Silberschatz, H. Korth, S. Sudarshan <i>Database System Concepts (5<sup>th</sup> Edition)</i> , McGraw-Hill, 2010.		سایر مراجع



درس تخصصی تمرکز سیستم‌های اطلاعاتی: مبانی داده‌کاوی

مبانی داده‌کاوی		نام درس
Foundations of Data Mining		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
تخصصی		مقطع
کارشناسی		هم‌نیازها
اصول طراحی پایگاه داده، ساختمان‌های داده		پیش‌نیازها
مدل‌های داده‌ای - زبان‌های پرس و جو - طراحی مفهومی پایگاه داده آشنایی با ساختارهای داده پایه‌ای		مطالب پیش‌نیاز
[1] Jiawei Han, Micheline Kamber, Jian Pei, Data Mining: Concepts and Techniques (3 <sup>rd</sup> Edition), Morgan Kaufmann Publishers, 2011.		کتاب(های) مرجع
با زیاد شدن حجم داده‌های دیجیتال، مدیریت داده‌ها اهمیت زیادی پیدا کرده است. کاوش در این حجم وسیع داده‌ها امکان استفاده هوشمندانه از حجم زیاد داده‌ها را فراهم می‌کند. هدف از این درس آشنا کردن دانشجویان با مباحث پایه‌ای در کاوش حجم وسیع داده‌ها و کشف الگوهای جالب موجود در آنها می‌باشد. در این درس نخست مفاهیم پیش پردازش داده‌ها مورد بحث قرار می‌گیرد و سپس مباحث پایگاه داده تحلیلی و گزارش‌گیری تحلیلی، کشف الگوهای مکرر، رده بندی و خوشه بندی و الگوریتم‌های پایه‌ای هر زمینه با جزئیات بررسی خواهند شد.		اهداف درس
دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:		نتایج درس
<ol style="list-style-type: none"> <li>۱- چالش‌های مدیریت حجم زیاد داده‌ها</li> <li>۲- پیش‌پردازش و آماده‌سازی داده‌ها شامل پاک‌سازی داده‌ها، خلاصه‌سازی توصیفی داده‌ها و تجمیع داده‌ها</li> <li>۳- طراحی و استفاده از پایگاه‌داده تحلیلی</li> <li>۴- تحلیل نیاز کاربر و انتخاب روش داده‌کاوی مناسب برای یک مساله</li> <li>۵- به کار بردن روش‌های داده‌کاوی در حل مساله‌های واقعی</li> </ol>		
<ol style="list-style-type: none"> <li>۱- معرفی داده‌کاوی</li> <li>۲- پیش پردازش داده‌ها</li> <li>۳- پایگاه داده تحلیلی و OLAP</li> <li>۴- تحلیل الگوهای مکرر و قوانین انجمنی</li> <li>۵- رده بندی</li> <li>۶- خوشه بندی</li> </ol>		فهرست مباحث
C++ و ابزارهای داده‌کاوی مثل Weka		نرم‌افزارهای مورد نیاز
تعداد ۶ تکلیف		تکالیف پیشنهادی
تعداد ۴ تکلیف کامپیوتری		پروژه‌های پیشنهادی
۲۰٪	تکالیف و پروژه‌ها	نمردهمی پیشنهادی
۴۰٪	امتحان میان ترم	
۴۰٪	امتحان پایان ترم	
[1] Tan, Steinbach, and Kumar, <i>Introduction to Data Mining</i> , Addison Wesley, 2006. [2] Hand, Mannila, and Smyth. <i>Principles of Data Mining</i> . MIT Press, 2001. [3] Berry and Linoff. <i>Mastering Data Mining</i> . Wiley, 2000. [4] Delmater and Hancock. <i>Data Mining Explained</i> . Digital Press, 2001.		سایر مراجع



درس تخصصی تمرکز سیستم‌های اطلاعاتی: مبانی بازیابی اطلاعات و جستجوی وب

نام درس	مبانی بازیابی اطلاعات و جستجوی وب		
نام درس به انگلیسی	Foundations of Information Retrieval and Web Search		
نوع واحد	تخصصی	مهندسی کامپیوتر	۳ واحد
مقطع	کارشناسی		
پیش‌نیازها	طراحی الگوریتم‌ها		
مطالب پیش‌نیاز	آشنایی با ساختارهای داده پایه‌ای و مباحث پایه الگوریتم‌ها		
کتاب(های) مرجع	[1] C. D. Manning, P. Raghavan, H. Schütze, <i>Introduction to Information Retrieval</i> , Cambridge University Press, 2008.		
اهداف درس	<p>هدف از این درس، آشنا کردن دانشجویان با مفاهیم مدیریت داده‌های متنی، بازیابی اطلاعات و جستجوی وب می‌باشد. در این درس مباحث سازماندهی داده‌های متنی، جستجو در این داده‌ها و همچنین تحلیل این داده‌ها مورد بررسی قرار می‌گیرند. در این درس دانشجویان با اجزای اصلی یک موتور جستجو آشنا می‌شوند و چالش‌های پیاده‌سازی یک موتور جستجو را خواهند آموخت. علاوه بر بازیابی اطلاعات وب، خصوصیات و چالش‌های آن مورد بررسی قرار خواهد گرفت.</p>		
نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند ببنش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- چالش‌های مدیریت حجم زیاد داده‌های متنی</li> <li>۲- پیش‌پردازش و سازماندهی داده‌های متنی</li> <li>۳- شاخص‌گذاری داده‌های متنی</li> <li>۴- طراحی یک موتور جستجوی متنی</li> <li>۵- بازیابی و کاوش در مجموعه داده‌های متنی</li> <li>۶- ایجاد یک سیستم بازیابی اطلاعات بر روی مجموعه‌ای از متون با استفاده از ابزارهای موجود مدیریت داده‌های متنی</li> <li>۷- خزش و بازیابی اطلاعات در وب</li> </ol>		
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- معرفی بازیابی اطلاعات</li> <li>۲- نمایه‌سازی داده‌های متنی - فشرده‌سازی نمایه</li> <li>۳- مدل‌های بازیابی اطلاعات</li> <li>۴- روش‌های ارزیابی سیستم‌های بازیابی اطلاعات</li> <li>۵- دسته‌بندی و خوشه‌بندی اسناد متنی</li> <li>۶- بازیابی اطلاعات وب، خصوصیات و چالش‌ها</li> <li>۷- مدل‌های بازیابی اطلاعات وب</li> </ol>		
نرم‌افزارهای مورد نیاز	Java, C++ و ابزارهای بازیابی اطلاعات مانند Lucene		
تکالیف پیشنهادی	تعداد ۴ تکلیف		
پروژه‌های پیشنهادی	تعداد ۴ تکلیف کامپیوتری		
نمره‌دهی پیشنهادی	تکالیف و پروژه‌ها	٪۳۰	
	امتحان میان ترم	٪۳۵	
	امتحان پایان ترم	٪۳۵	
سایر مراجع	<p>[1] R. Baeza-Yates, B. Ribeiro-Neto, <i>Modern Information Retrieval</i>, Addison Wesley, 1999.                  [2] S. Chakrabarti, <i>Mining the Web: Discovering Knowledge from Hypertext Data</i>, Morgan Kaufmann, 2003.                  [3] I. H. Witten, A. Moffat, and T. C. Bell, <i>Managing Gigabytes: Compressing and Indexing Documents and Images</i> (2<sup>nd</sup> Edition), Morgan Kaufmann, 1999</p>		





درس تخصصی تمرکز سیستم‌های اطلاعاتی: سیستم‌های اطلاعات مدیریت

سیستم‌های اطلاعات مدیریت		نام درس
Management Information Systems		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
تخصصی		مقطع
کارشناسی		هم‌نیازها
تحلیل و طراحی سیستم‌ها		پیش‌نیازها
		مطالب پیش‌نیاز
[1] Kenneth C. Laudon, Jane P. Laudon, <i>Management Information Systems, Managing the Digital Firm (12<sup>th</sup> Edition)</i> , Prentice Hall, 2011.		کتاب(های) مرجع
سیستم‌های اطلاعات مدیریت به بررسی چگونگی استفاده از سیستم‌های اطلاعات در سازمان‌های امروزی می‌پردازد. این رشته به دلیل تغییرات سریع فناوری و ایجاد فرصت‌های جدید برای مدیریت و فرایند کسب و کار، به رشته‌ای بسیار هیجان‌انگیز تبدیل گردیده است. دانش درباره سیستم‌های اطلاعاتی برای ایجاد شرکت‌های تجاری موفق و رقابت‌پذیر و برای ایجاد ارزش افزوده در کسب و کار و برای فراهم‌سازی محصولات و خدمات مفید به مشتریان بسیار ضروری است. در طی این درس مطالعات موردی برای نشان دادن اینکه چگونه سازمان‌ها از فناوری اطلاعات برای مدیریت کسب و کار استفاده می‌کنند ارائه خواهد شد.		اهداف درس
دانشجویانی که این درس را با موفقیت پشت سر بگذارند در زمینه‌های سیستم‌های اطلاعات، سازمان و راهبرد، مباحث اجتماعی و اخلاقی در سیستم‌های مدیریت، زیربناهای فناوری اطلاعات و فناوری‌های نوظهور، تجارت الکترونیک، کالای دیجیتال و بازار دیجیتال، مدیریت دانش، ابزار بهبود تصمیم‌گیری، ساخت سیستم‌های اطلاعات، مدیریت پروژه‌ها و مدیریت سیستم‌های سراسری پیش مناسبی خواهند یافت.		نتایج درس
<ol style="list-style-type: none"> <li>۱. سیستم‌های اطلاعاتی در کسب و کار جهانی امروز</li> <li>۲. کسب و کار الکترونیکی و همکاری</li> <li>۳. سیستم‌های اطلاعاتی، سازمان، و راهبرد</li> <li>۴. مباحث اخلاقی و اجتماعی در سیستم‌های اطلاعاتی</li> <li>۵. زیرساخت‌های فناوری اطلاعات و فن‌آوری‌های در حال ظهور</li> <li>۶. میثاق هوش کسب و کار: مدیریت پایگاه داده‌ها و اطلاعات</li> <li>۷. ارتباطات از راه دور: اینترنت و فن‌آوری‌های بی‌سیم</li> <li>۸. ایمن‌سازی سیستم‌های اطلاعاتی</li> <li>۹. دستیابی به تعالی عملیاتی و صمیمیت مشتری: کاربردهای تشکیلات اقتصادی</li> <li>۱۰. تجارت الکترونیکی: بازار دیجیتال، محصولات دیجیتال</li> <li>۱۱. مدیریت دانش</li> <li>۱۲. بهبود تصمیم‌گیری</li> <li>۱۳. ساخت سیستم‌های اطلاعات</li> <li>۱۴. مدیریت پروژه</li> <li>۱۵. مدیریت سیستم‌های جهانی</li> </ol>		فهرست مباحث
		نرم‌افزارهای مورد نیاز
		تکالیف پیشنهادی



	پروژه‌های پیشنهادی
تکالیف و پروژه‌های کلاسی: ۳۰٪ امتحان میان ترم: ۳۰٪ امتحان پایان ترم: ۴۰٪	نمره‌دهی پیشنهادی
	سایر مراجع



## سرفصلهای برخی از درسهای اختیاری

(اخذ دو واحد آزمایشگاه یا کارگاه در میان درسهای اختیاری با تصویب گروه تخصصی الزامی است.)



درس اختیاری: مقدمه‌ای بر علم اعصاب

مقدمه‌ای بر علم اعصاب		نام درس
Introduction to Neuroscience		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
اختیاری		مقطع
کارشناسی		هم‌نیازها
-		پیش‌نیازها
-		مطالب پیش‌نیاز
1. Mark F. Bear, Barry W. Connors, and A. Michael, <i>Neuroscience: Exploring the Brain</i> . 3rd edition, Baltimore, MD: Lippincott Williams & Wilkins, 2006.		کتاب(های) مرجع
هدف از این درس معرفی سیستم عصبی پستانداران با تأکید بر سیستم عصبی انسان است. این درس شامل مطالبی از قبیل نحوه عملکرد سلول‌های عصبی، سیستم حسی، نحوه کنترل حرکات، یادگیری، حافظه، و بیماری‌های مغز است.		اهداف درس
دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:		نتایج درس
۱- شناخت عملکرد مغز ۲- یادگیری مفاهیم اولیه جهت شبیه سازی و مدل سازی مغز ۳- الهام از سیستم عصبی انسان جهت حل مسائل مهندسی		فهرست مباحث
۱- آناتومی سلول‌های عصبی ۲- فیزیولوژی سلول‌های عصبی (پتانسیل استراحت) ۳- فیزیولوژی سلول‌های عصبی (پتانسیل عمل) ۴- فیزیولوژی انتقال سیگنال در سیناپس ۵- شیمی انتقال سیگنال در سیناپس ۶- سیستم‌های عصبی ۷- سیستم‌های عصبی (بویایی) ۸- سیستم‌های عصبی (بینایی، چشم) ۹- سیستم‌های عصبی (بینایی، تالاموس) ۱۰- سیستم‌های عصبی (بینایی، VI) ۱۱- سیستم‌های عصبی (شنوایی) ۱۲- سیستم‌های عصبی (موتور) ۱۳- کنترل شیمیایی مغز ۱۴- احساس ۱۵- خواب ۱۶- زبان ۱۷- توجه ۱۸- یادگیری ۱۹- حافظه ۲۰- بیماری‌های مغز		
		نرم‌افزارهای مورد نیاز
		تکالیف پیشنهادی



پروژه‌های پیشنهادی	ارائه یک گزارش تحقیقی با جزئیات کاملتر از یکی از قسمت‌های سیستم‌های عصبی و ترجیحاً معرفی یک مدل محاسباتی برای آن
نمره‌دهی پیشنهادی	پروژه ۲۰٪ امتحان میان ترم ۴۰٪ امتحان پایان ترم ۴۰٪
سایر مراجع	



درس اختیاری: نمونه‌سازی سریع سیستم‌های پیچیده سخت‌افزاری/نرم‌افزاری

نمونه‌سازی سریع سیستم‌های پیچیده سخت‌افزاری/نرم‌افزاری		نام درس
Rapid Prototyping of Complex Hardware-Software Systems		نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	نوع واحد
		مقطع
		کارشناسی
		هم‌نیازها
		پیش‌نیازها
معماری کامپیوتر و سیستم‌های عامل		مطالب پیش‌نیاز
معماری‌های مختلف سیستم‌های کامپیوتری، طراحی دیجیتال، برنامه‌نویسی C، آشنایی با یکی از زبان‌های HDL		کتاب(های) مرجع
[1] Monica Bordegoni and Caterina Rizzi, <i>Innovation in Product Design: From CAD to Virtual Prototyping</i> . Springer, 2011. [2] James O. Hamblen, Tyson S. Hall, and Michael D. Furman, <i>Rapid Prototyping of Digital Systems: QUARTUS II Edition</i> . Springer, 2006.		
هدف از این درس ایجاد درک صحیح و فراگیری تکنیک‌های طراحی و پیاده‌سازی سیستم‌های پیچیده سخت‌افزاری/نرم‌افزاری با تکیه بر ابزار و متدولوژی‌های جدید طراحی در این زمینه است. علاوه بر این، دانشجویان این درس با تکنیک‌های مدیریت دانش مهندسی برای مدل‌سازی و شبیه‌سازی و همچنین مراحل مختلف طراحی یک سیستم پیچیده شامل توصیف، طراحی، پیاده‌سازی و تست در محیط واقعی آشنا می‌شوند. این درس از مباحث تئوری و عملی در راستای انجام یک پروژه بزرگ سخت‌افزاری/نرم‌افزاری در قالب چندین تیم متعامل طراحی شده است.		اهداف درس
دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:		نتایج درس
<ol style="list-style-type: none"> <li>۱- توانایی طراحی یک سیستم بزرگ با در نظر گرفتن پارامترهای مورد نیاز</li> <li>۲- مشارکت و همکاری در یک تیم نسبتاً بزرگ</li> <li>۳- توانایی شناخت، فرمول بندی و حل مسائل مهندسی</li> <li>۴- توانایی استفاده از تکنیک‌ها، مهارت‌ها و ابزارهای مدرن مهندسی</li> <li>۵- آشنایی با نحوه ارائه پیشنهاد پروژه، گزارش فنی و دستور کار برای محصول</li> </ol>		
<ol style="list-style-type: none"> <li>۱- تکامل ابزار دیجیتال برای تولید محصول</li> <li>۲- از طراحی به کمک کامپیوتر تا تولید اتوماتیک توپولوژی</li> <li>۳- روش‌ها و ابزار تشریح دانش در توسعه محصول</li> <li>۴- ویژگی‌ها و سبک طراحی صنعتی</li> <li>۵- نقش تکاملی طراحی به کمک کامپیوتر در مهندسی</li> <li>۶- نمونه‌سازی سریع: روشی موثر برای ارزیابی و طراحی محصولات جدید</li> <li>۷- طراحی به کمک کامپیوتر و نمونه‌سازی سریع محصول</li> </ol>		فهرست مباحث
		
C++ و زبان‌ها و مدل‌های توصیف سیستم مانند SystemC		نرم‌افزارهای مورد نیاز
تعداد ۴ تکلیف		تکالیف پیشنهادی
تعداد ۶ تکلیف کامپیوتری در راستای پروژه ی مورد بررسی در درس		پروژه‌های پیشنهادی
تکالیف کامپیوتری و گزارش‌ها		نمره‌دهی پیشنهادی
٪۲۰		پروژه
٪۴۰		امتحان پایان ترم
٪۴۰		
[1] Ivan Radojevic and Zoran Salcic, <i>Embedded Systems Design Based on Formal Models of Computation</i> , Springer 2011. [2] Patrick R. Schaumont, <i>A Practical Introduction to Hardware/ Software Codesign</i> ,		سایر مراجع

Springer, 2010.	
[3] Daniel D. Gajski, Samar Abdi, Andreas Gerstlauer, and Gunar Schimer, Embedded System Design: Modeling, Synthesis and Verification, Springer, 2010.	
[4] Jingzhao ou and Viktor k. PraSanna, Energy Efficient Hardware-Software Co-Synthesis Using Reconfigurable Hardware, CRC Press, 2010.	
[5] Giovanni De Micheli, Rolf Ernst, and Wayne Hendrix Wolf, Readings in hardware/software co-design, Morgan Kaufmann, 2002.	



درس اختیاری: آزمایشگاه مدارهای الکتریکی

نام درس		آزمایشگاه مدارهای الکتریکی	
نام درس به انگلیسی		Electric Circuits Laboratory	
نوع واحد	اختیاری	مهندسی کامپیوتر	۱ واحد
مقطع	کارشناسی		
هم‌نیازها	مدارهای الکتریکی		
پیش‌نیازها			
مطالب پیش‌نیاز	آشنایی با اصول عملکرد مدارهای الکتریکی		
کتاب(های) مرجع	<p>[1] W. H. Hayt, J. E. Kemmerly, and S. M. Durbin, <i>Engineering Circuit Analysis</i>. 6<sup>th</sup> Edition, McGraw Hill, 2002.</p> <p>[2] دکتر پرویز جبه‌دار مارالانی (مترجم)، نظریه اساسی مدارها و شبکه‌ها (ویرایش دوم)، انتشارات دانشگاه تهران، ۱۳۷۹.</p>		
اهداف درس	آشنایی عملی دانشجویان با مدارهایی الکتریکی و مباحث تئوریک آموخته شده در درس، همچنین آشنایی با نحوه کار و استفاده از دستگاه‌های اندازه‌گیری الکتریکی		
نتایج درس	تسلط بر نحوه کار و طراحی مدارهای الکتریکی پایه		
فهرست مباحث	<p>آزمایش ۱. آشنایی با وسایل آزمایشگاه، اندازه‌گیری با اسیلوسکوپ</p> <p>آزمایش ۲. آشنایی با اجزا مدار، بررسی قانون اهم، قوانین کریشف، قوانین تقسیم ولتاژ و جریان</p> <p>آزمایش ۳. بررسی مدار معادل تونن و نورتن</p> <p>آزمایش ۴. بررسی رفتار مدار RC پایین‌گذر</p> <p>آزمایش ۵. بررسی رفتار مدار RC بالاگذر و میان‌گذر</p> <p>آزمایش ۶. بررسی رفتار مدارهای RLC سری و موازی</p> <p>آزمایش ۷. پاسخ گذرای مدارهای RC و RL</p> <p>آزمایش ۸. پاسخ گذرای مدار RLC سری</p> <p>آزمایش ۹. پاسخ گذرای مدار RLC موازی</p> <p>آزمایش ۱۰. اندازه‌گیری امپدانس داخلی منبع</p> <p>آزمایش ۱۱. تطبیق امپدانس</p>		
نرم‌افزارهای مورد نیاز	SPICE		
تکالیف پیشنهادی	متناسب با هر آزمایش مطالعه لازم داده شود.		
پروژه‌های پیشنهادی			
نمره‌دهی پیشنهادی	آزمایشهای مختلف	٪۸۰	
	آزمون کتبی	٪۲۰	
سایر مراجع			





درس اختیاری: آزمایشگاه طراحی مدارهای واسط

نام درس	آزمایشگاه طراحی مدارهای واسط	
نام درس به انگلیسی	Interface Circuit Design Laboratory	
نوع واحد	اختیاری	مهندسی کامپیوتر - معماری کامپیوتر
مقطع	کارشناسی	
هم‌نیازها	-	
پیش‌نیازها	طراحی مدارهای واسط	
مطالب پیش‌نیاز	دانش کلی طراحی انواع مدارهای واسط، گذرگاه‌ها و استانداردهای ارتباطی در سیستم‌های کامپیوتری در قالب درس طراحی مدارهای واسط	
کتاب(های) مرجع	[1] D. Anderson, <i>USB 2.0 System Architecture</i> . Mindshare, Inc. Addison-Wesley Developer's Press. [2] R. Budruk, D. Anderson and T. Shanley, <i>PCI Express System Architecture</i> . Mindshare, Inc., Addison-Wesley Developer's Press.	
اهداف درس	هدف اصلی این درس آشنایی عملی با مفاهیم مهم مدارهای واسط سخت‌افزاری و نرم‌افزاری برای ارتباط میان کامپیوتر و دنیای بیرون بدون تمرکز بر روی یک معماری خاص یا یک پردازنده خاص است. در این درس دانشجویان با تعدادی از استانداردها و پروتکل‌های مهم واسط سخت‌افزاری و نرم‌افزاری که در صنعت متداول هستند به‌طور عملی آزمایشاتی را انجام خواهند داد.	
نتایج درس	امید است در پایان این درس دانشجویان نه تنها بتوانند به طراحی و پیاده‌سازی مدارهای واسط آموخته شده بپردازند، بلکه قادر به فهم، استفاده و طراحی واسط‌های جدید نیز باشند.	
فهرست مباحث	<p>لازم است که برگزاری این آزمایشگاه با استفاده از نرم‌افزارهای توصیف سخت‌افزار به همراه کار با تراشه‌ها و دستگاه‌های آزمایشگاهی باشد و ضروری است که دانشجویان با تراشه‌های صنعتی، شبیه‌سازهای مدارهای دیجیتال، ابزارهای سنتز و نحوه برنامه‌ریزی بردهای FPGA آشنایی کافی یابند.</p> <p>انجام حداقل ۱۰ آزمایش برای موضوعات زیر:</p> <ul style="list-style-type: none"> <li>- آشنایی عملی واسط USART و باس سریال از طریق ارتباط RS232 میان کامپیوتر و یک پردازنده نوعی</li> <li>- آشنایی عملی استاندارد SPI (ارتباط میان دو پردازنده نوعی دارای این قابلیت)</li> <li>- آشنایی عملی با استاندارد I2C (کار با تراشه ساعت بی‌درنگ RTC)</li> <li>- کار با استاندارد تست (JTAG) IEEE 1149.1</li> <li>- آشنایی عملی با باس USB، پیاده‌سازی انواع Device Driver به عنوان یک واسط میان‌افزاری برای راه‌اندازی یک USB device و ایجاد ارتباط با USB host</li> <li>- آشنایی با انواع گذرگاه‌های ارتباطی مانند ISA و PCI و PCI-Express و کار با سیستم‌های جدید</li> <li>- موتورهای پله‌ای: نحوه کارکرد و راه‌اندازی آنها</li> <li>- کار با نمایشگرهای LCD و تعریف فونت و کاراکتر برای آنها</li> <li>- انواع حافظه، استانداردهای حافظه‌های پویا و تازه‌سازی و کار با آنها</li> </ul>	
تکالیف پیشنهادی		
نمره‌دهی پیشنهادی	<ul style="list-style-type: none"> <li>- ۷۵٪ انجام و ارائه گزارش آزمایش‌ها</li> <li>- ۲۰٪ پروژه</li> <li>- ۵٪ نظم و فعالیت در آزمایشگاه</li> </ul>	



درس اختیاری: سیستم‌های اتوماسیون صنعتی

سیستم‌های اتوماسیون صنعتی			نام درس
Industrial Automation Systems			نام درس به انگلیسی
۳ واحد	مهندسی کامپیوتر	اختیاری	نوع واحد
			مقطع
			هم‌نیازها
ریزپردازنده و زبان اسمبلی			پیش‌نیازها
			مطالب پیش‌نیاز
<p>[1] Jon Stenerson, Industrial Automation and Process Control, Prentice Hall, 2002.</p> <p>[2] Terry L.M. Bartelt, Industrial Automated Systems: Instrumentation and Motion Control, Delmar, Cengage Learning, 2010.</p> <p>[3] Mitra Madhuchhanda, Gupta Samarjit Sen, Programmable Logic Controllers and Industrial Automation, 2005.</p> <p>[4] Richard Shell, Handbook Of Industrial Automation, Taylor &amp; Francis, 2000.</p> <p>[5] James A. Rehg, Glenn J. Sartori, Programmable logic controllers, Prentice Hall Higher Education, 2009.</p> <p>[6] Gilles Michel, Programmable logic controllers: architecture and application, Wiley, 1990.</p> <p>[7] Michael P. Lukas, Distributed control systems: their evaluation and design, Van Nostrand Reinhold Co., 1986.</p> <p>[8] Christian Gerber, Implementation and Verification of Distributed Control Systems, 2011.</p> <p>[9] Stuart A. Boyer, Scada: Supervisory Control And Data Acquisition, International Society of Automation, 2010.</p> <p>[10] Direct Digital Control Systems: Application, Commissioning, Kluwer Academic Publisher, 1999.</p>			<p>کتاب(های) مرجع</p> 
هدف این درس آشنایی دانشجویان با مفاهیم کنترل فرآیندها، انواع کنترل کننده‌های صنعتی، اجزاء و قابلیت‌های آنها، برنامه‌ریزی سیستم‌های کنترل صنعتی، سنسورها و عملگرها، واسط انسان و تجهیزات کنترل صنعتی، ارتباطات و شبکه‌های مورد استفاده در انتقال داده‌های صنعتی می‌باشد.			اهداف درس
دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:			نتایج درس
- چگونگی کنترل فرآیندهای صنعتی			

<ul style="list-style-type: none"> <li>- مشخصات سیستم‌های کنترل صنعتی و اجزای آنها و روش‌های برنامه‌ریزی آنها</li> <li>- سنسورها و عملگرها</li> <li>- ارتباطات و شبکه‌های صنعتی</li> </ul>	
<ul style="list-style-type: none"> <li>۱- مقدمات و مفاهیم پایه (اهمیت، تاریخچه و کاربردها)</li> <li>۲- کنترل فرآیند و انواع آن (گسسته، دسته‌ای و پیوسته)</li> <li>۳- کنترل کننده PID</li> <li>۴- کنترل کننده‌های قابل برنامه‌ریزی (PLC) برای اتوماسیون و کنترل فرآیند</li> <li>۵- کنترل دیجیتال مستقیم (DDC)</li> <li>۶- کنترل نظارتی و اکتساب داده (SCADA)</li> <li>۷- سیستم‌های کنترل توزیع شده (DCS)</li> <li>۸- واسط انسان و ماشین در سیستم‌های اتوماسیون صنعتی (HMI)</li> <li>۹- روش‌های برنامه‌ریزی اتوماسیون صنعتی (Control Statement List, Ladder diagram, System Flowchart)</li> <li>۱۰- سنسورها: اصطلاحات اندازه‌گیری، اندازه‌گیری فشار، سطح، دما، جریان (flow)، مجاورتی و سنسورهای مربوطه، آشنایی با سنسورهای سنسورهای خازنی، سلفی، مقاومتی، مغناطیسی، نوری</li> <li>۱۱- رله و عملگرها</li> <li>۱۲- ارتباطات و شبکه‌های صنعتی (روش‌ها و پروتکل‌های انتقال داده‌ها در سیستم‌های صنعتی)</li> </ul>	<p>فهرست مباحث</p> 
	<p>نرم‌افزارهای مورد نیاز</p>
<p>تعداد ۶ تکلیف حاوی مطالب بیان شده در درس</p>	<p>تکالیف پیشنهادی</p>
	<p>تعداد ۲ پروژه</p>
<p>تکالیف دستی ٪۱۵</p> <p>پروژه‌ها ٪۱۵</p> <p>امتحان میان‌ترم ٪۳۰</p> <p>امتحان پایان‌ترم ٪۴۰</p>	<p>نمره‌دهی پیشنهادی</p>
<p>[1] Trevathan, Vernon L. (ed.), A Guide to the Automation Body of Knowledge, Research Triangle Park, NC, USA: International Society of Automation, 2006.</p> <p>[2] Kevin Collins, PIC Programming for Industrial Automation, Exposure, 2007.</p> <p>[3] Gary Dunning, Introduction to Programmable Logic Controllers, Thomson/Delmar Learning, 2006.</p> <p>[4] Michael P. Lukas, Distributed control systems: their evaluation and design, Van Nostrand Reinhold Co., 1986</p>	<p>سایر مراجع</p>

درس اختیاری: کارگاه ساخت ربات (در برخی از دانشکده‌ها این سیلابس برای درس کارگاه عمومی استفاده می‌شود)

کارگاه ساخت ربات		نام درس
Robot Making Workshop		نام درس به انگلیسی
نوع واحد	عمومی یا اختیاری	مهندسی کامپیوتر
مقطع	کارشناسی	
هم‌نیازها		
پیش‌نیازها		
مطالب پیش‌نیاز	در دانشکده‌هایی که امکان اجرا داشته باشند اجرای این درس به جای کارگاه عمومی پیشنهاد می‌گردد. در غیر اینصورت می‌تواند به عنوان یک کارگاه اختیاری باشد.	
کتاب(های) مرجع	کتاب مرجع زبان برنامه‌نویسی C آشنایی با میکرو AVR جزوه آزمایشگاه در معرفی و طرز کار ماشین ابزار	
اهداف درس	<p>در این درس با اجرای مرحله به مرحله یک پروژه عملی ساخت ربات دانشجویان عملاً با ویژگی‌های یک محیط ساخت و تولید مهندسی و ماشین ابزار مورد نیاز آشنا می‌شوند.</p> <p>هدف از انجام این پروژه که در طول ترم تکمیل می‌گردد آشنایی دانشجویان با نحوه ساخت و برنامه‌ریزی یک مدل مکانرونیکی به صورت عملی می‌باشد. اگرچه مدل ارائه شده یک مدل ساده شده ربات می‌باشد ولی در طول ترم دانشجویان تمامی مراحل ساخت و مونتاژ و راه‌اندازی را پشت سر می‌گذارند. برای تاکید بیشتر بر روی یادگیری روش کار در مدت کوتاه‌تر عمدتاً از فلز آلومینیم و بعضاً قطعات پلاستیکی (چرخ‌ها) برای ماشین کاری و سوهانکاری استفاده می‌شود.</p> <p>اجزای مدل ربات شامل قسمت مکانیکی و قسمت الکترونیکی می‌باشد. در قسمت مکانیکی دانشجویان پس از یادگیری کار با ابزارهای صنعتی مختلف نظیر دستگاه تراش و دستگاه فرز و ... اجزای مختلف ربات را در هر مرحله می‌سازند و در نهایت به همراه قسمت‌های الکترونیکی در یک جلسه آنها را بر روی هم سوار می‌کنند. در قسمت الکترونیکی دانشجویان پس از آشنایی با قطعات الکترونیکی و نحوه لحیم کاری قطعات الکترونیکی را بر اساس نقشه‌ای که داده می‌شود بر روی برد مدار چاپی لحیم می‌کنند. نقشه برد مدار چاپی در سایت درس قرار داده می‌شود که دانشجویان می‌باید با مراجعه به این سایت و گرفتن نقشه برای سفارش و ساخت برد اقدام نمایند.</p> <p>پس از انجام عملیات لحیم‌کاری برد و نشانیدن قطعات بر روی آن نوبت به مونتاژ نهایی ربات می‌باشد که شامل اسمبل کردن برد الکترونیکی و اجزای مختلف مکانیکی می‌باشد. در این مرحله تمامی اجزای ساخته شده در بخش مکانیکی و الکترونیکی با نظارت مربی آزمایشگاه در کنار یکدیگر قرار می‌گیرند. همچنین چرخ‌ها و سایر اجزا به ربات متصل می‌گردد.</p> <p>پس از اسمبل نمودن اجزای مختلف ربات، مرحله تست برد آغاز می‌گردد که شامل کار با برد تستر و همچنین برنامه‌ریزی و تست نمودن اجزا و قطعات مختلف ربات می‌باشد. در این مرحله کلیه درایورها و اجزای ربات می‌باید تست شوند. در این مرحله نحوه کار با نرم‌افزارهای پروگرام کردن پردازنده مرکزی ربات، مقدمه‌ای پیرامون الگوریتم نویسی و ساختار برنامه‌سازی می‌باید توسط مربی آزمایشگاه ارائه گردد.</p> <p>پس از تست قسمت‌های مختلف ربات و اطمینان از فرمان پذیری اجزای مختلف ربات نوبت به برنامه‌سازی ربات می‌رسد به گونه‌ای که با سنسورهای موجود بر روی ربات بتواند مسیرهای مختلفی که توسط مربیان ارائه شده است را ببیماید. مسیرهای مختلف می‌تواند دارای تنوع و نکات انحرافی باشد. در نهایت ربات طراحی شده می‌باید توانایی تشخیص و پیمودن مسیرهای متنوع را دارا باشد که نمره نهایی درس بر اساس میزان توانایی هر ربات در پیمودن مسیرهای ارائه شده می‌باشد.</p>	



نتایج درس	<p>دانشجویانی که این درس را با موفقیت پشت سر بگذارند بینش مناسبی در موارد زیر خواهند داشت:</p> <ol style="list-style-type: none"> <li>۱- آشنایی با نقشه، تفرانس، و نحوه دنبال کردن نقشه در ساخت دقیق اجزای یک محصول</li> <li>۲- توانایی کار عملی با دستگاه‌های تراش، فرز، سوراخ‌کاری، سوهان‌کاری، و برش فلزات</li> <li>۳- آشنایی با نحوه مونتاژ قطعات مکانیکی از روی نقشه</li> <li>۴- سفارش ساخت برد مدار چاپی و تهیه قطعات الکترونیکی و لحیم کاری آن</li> <li>۵- برنامه‌ریزی میکرو کنترلر برد و کنترل موتور و خواندن سنسورهای اپتیک از طریق ترمینال‌های آن</li> <li>۶- آزمون و راه‌اندازی یک سیستم ساده مکانیکی، الکترونیکی و کامپیوتری و طی مسیر مورد نظر با برنامه‌ریزی میکرو کنترلر</li> <li>۷- امکان طراحی و ساخت ربات‌های پیچیده‌تر</li> </ol>
فهرست مباحث	<ol style="list-style-type: none"> <li>۱- آشنایی با نحوه کار با نقشه‌های فنی مکانیکی و الکتریکی</li> <li>۲- محدودیت‌ها و قابلیت‌های دستگاه‌های شکل دهی و برش قطعات مکانیکی</li> <li>۳- مراحل مونتاژ و تست محصول</li> <li>۴- تشخیص و نحوه سفارش قطعات الکترونیکی و مونتاژ آنها در یک برد مدار چاپی</li> <li>۵- درایورهای الکترونیکی موتورهای الکتریکی DC و AC و نحوه کنترل آنها با میکروکنترلر</li> <li>۶- قابلیت‌های میکروکنترلرها و نحوه برنامه‌ریزی آنها</li> <li>۷- تست یک سیستم مکانیکی ساده و عیب یابی مرحله به مرحله</li> </ol>
نرم افزارهای مورد نیاز	کامپایلر زبان برنامه‌سازی C و نرم‌افزار CodeVision
تکالیف پیشنهادی	
پروژه‌های پیشنهادی	
نمره‌دهی پیشنهادی	<p>حضور مرتب و اجرای برنامه هفتگی ۶۰٪</p> <p>لحیم کاری و راه‌اندازی بردهای الکترونیکی ۱۰٪</p> <p>برنامه‌ریزی ربات و طی کردن صحیح مسیر ۳۰٪</p>
سایر مراجع	کلیه نقشه‌ها و مدارک فنی و فهرست قطعات و راهنماهای مورد نیاز اساتید و دانشجویان در وبگاه دانشکده مهندسی برق و کامپیوتر دانشگاه تهران به آدرس <a href="http://ece.ut.ac.ir/gws/">http://ece.ut.ac.ir/gws/</a> موجود است.



و الحمد لله رب العالمین